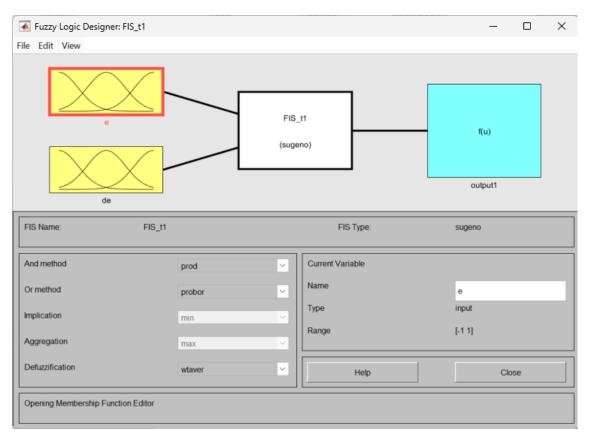
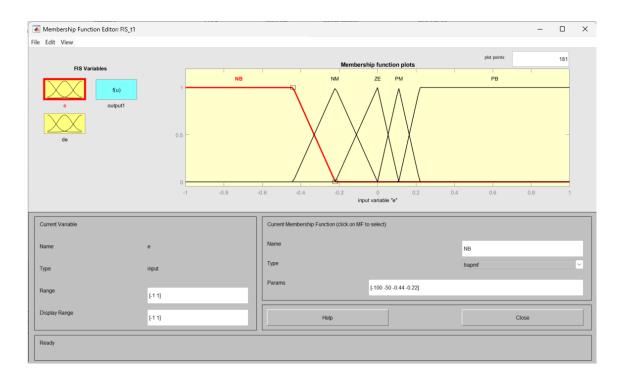
FUZZY logika

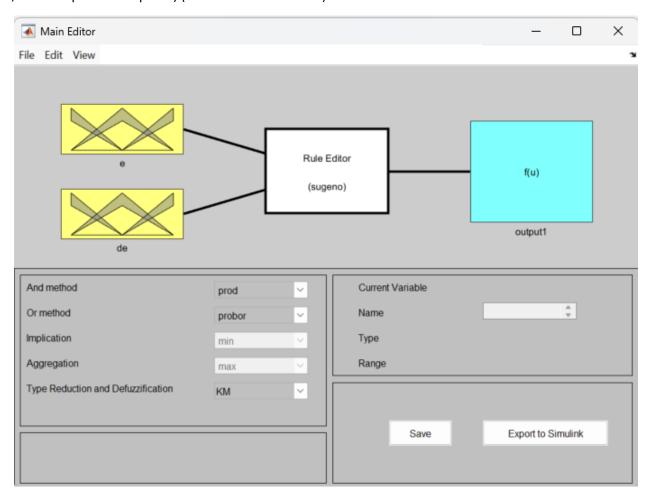
Mladen Ilić E1 28/2023

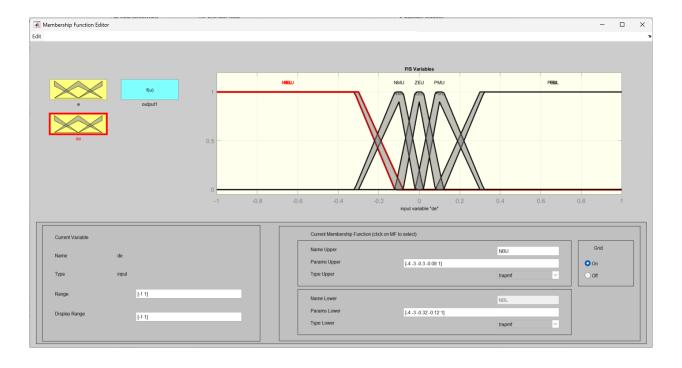
b) Sugeno FIS tipa 1 koji ima dve ulazne fazi varijable koje se zovu "e" (od "error"), i "de" (od "error derivate", izvod greške po vremenu, ili brzina greške, ili promena greške u vremenu) čije su membership funkcije (MF-je) zadate na slici 1 i slici 2 u tekstu zadatka i jedna izlazna "krisp" (crisp, oštru, non-fuzzy) izlazna varijabla, i 25 pravila. Pravila su ista i za "e" i za "de".



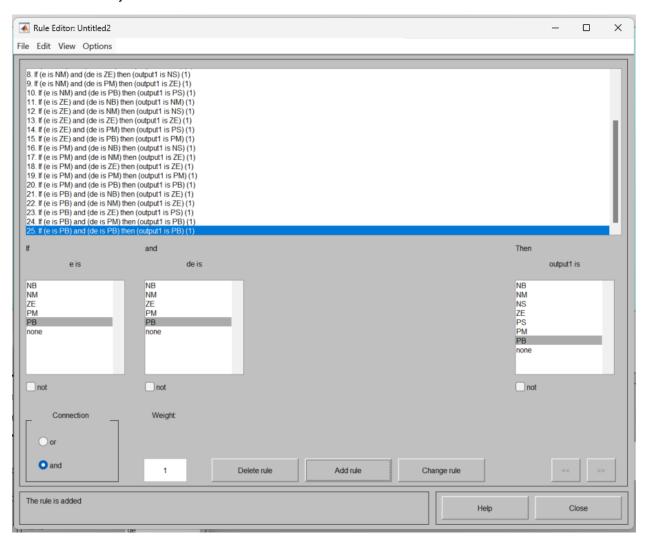


c) Sugeno FIS tipa 2 koji ima dve ulazne fazi varijable koje se zovu "e" i "de", čije su membership funkcije (MF-je) zadate na slici 5 i slici 6 u tekstu zadatka i jedna intervalna izlazna varijabla čije su membership funkcije zadate na slici 7 u tekstu zadatka, i istih 25 pravila kao pod b) (slika 4 u tekstu zadatka).





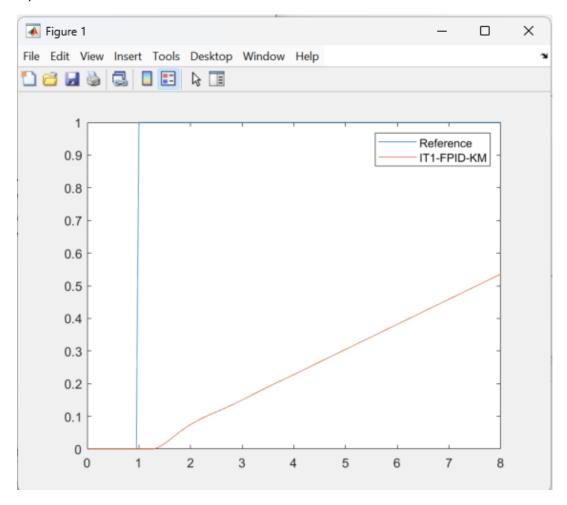
Pravila su ista za oba slučaja.



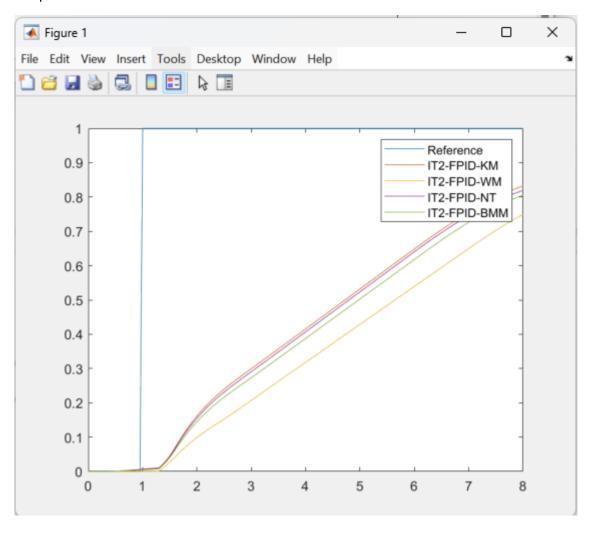
d) Uvucite dva FIS-a koja ste razvili (FIS Tipa-1 pod b) i FIS Tipa-2 pod c)) u FLC PID kontroler dat u priloženom toolbox-u, nacrtajte grafik kako izlazni signal prati jedinični ulazni (referentni) signal, i uporedite FLC PID kontroler Tipa-1 i Tipa-2.

U folderu Fuzzy_logic se nalaze potrebni fajlovi kako bi se u Matlab-u repliciralno sve što je prikazano na slikama koje se nalaze u nastavku ovog dokumenta.

i) FIS Tipa-1



ii) FIS Tipa-2



U nastavku se nalaze slike rezultata nakon pokretanja runControlSystemExample.m i runControlSystemExample_FIS1.m fajlova.

