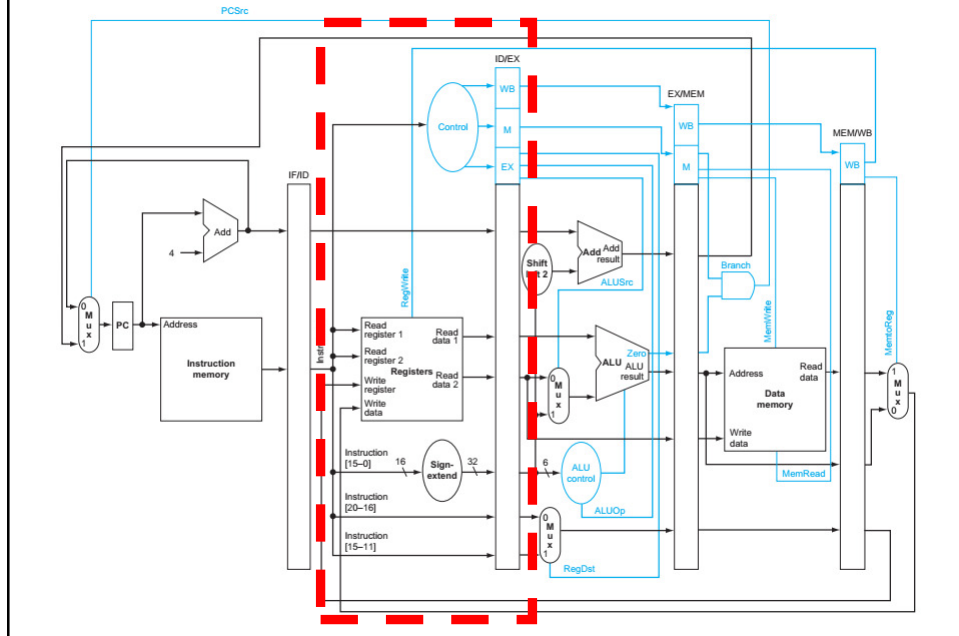
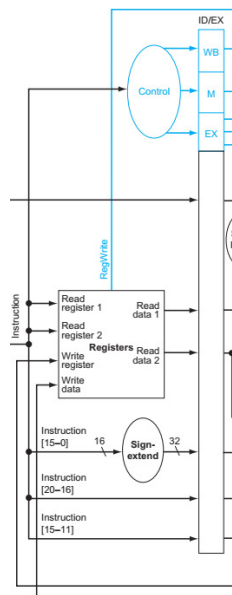


Segunda Etapa

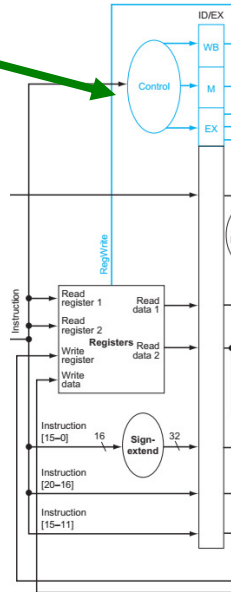


Segunda Etapa



Segunda Etapa

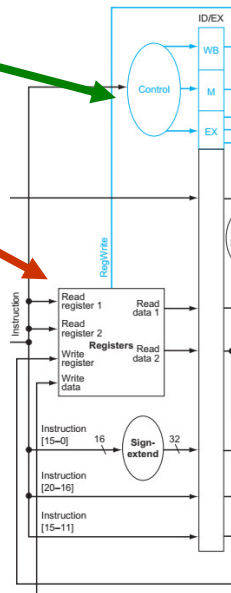
Modelar UC



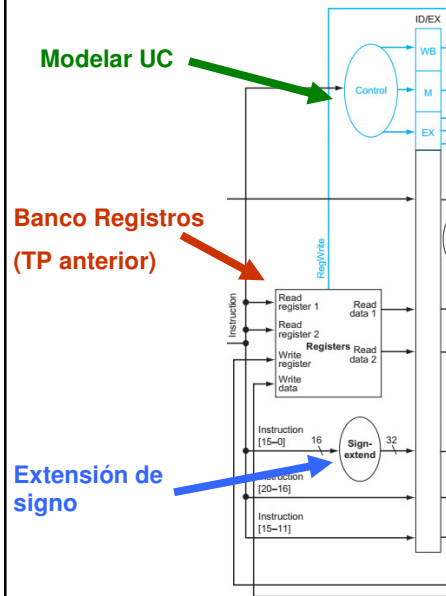
Segunda Etapa

Modelar UC

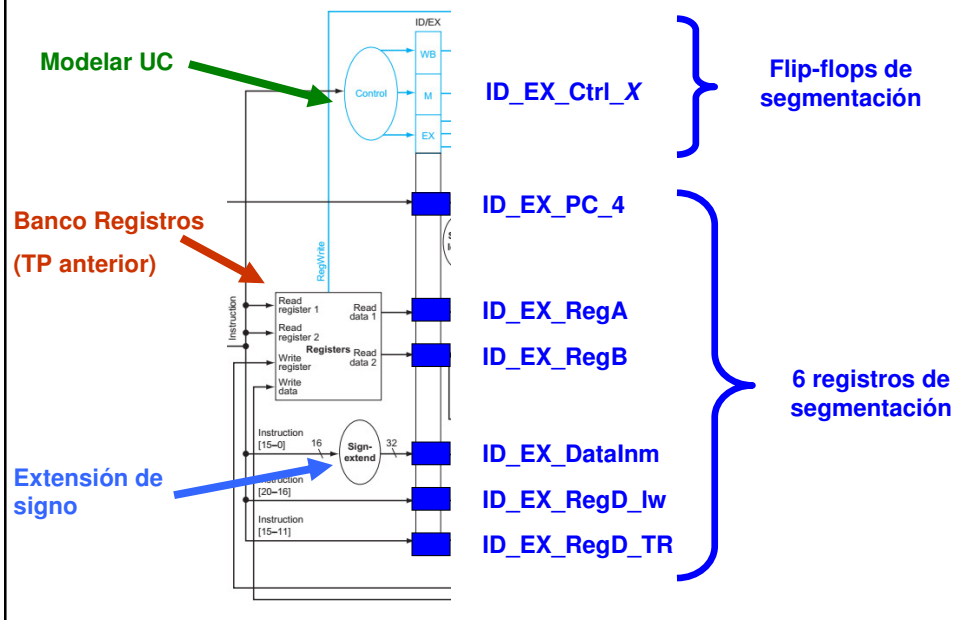
Banco Registros
(TP anterior)



Segunda Etapa



Segunda Etapa



Unidad de Control

Se debe implementar esta tabla en proceso/s combinacional/es

Instruction	RegDst	ALUSrc	Memto-Reg	Reg-Write	Mem-Read	Mem-Write	Branch	ALUOp1	ALUOp0
R-format	1	0	0	1	0	0	0	1	0
lw	0	1	1	1	1	0	0	0	0
sw	X	1	X	0	0	1	0	0	0
beq	X	0	X	0	0	0	1	0	1

En esta tabla **NO** se están considerando las instrucciones Tipo-I:

lui, bne, addi, andi y ori