Zadanie 6. Wydrukuj tablice rekordów relokacji z sekcji «.rel.text» i «.rel.data» pliku «swap.o» przy pomocy polecenia «readelf -r». Na podstawie [1, §7.7.1] wytłumacz uczestnikom zajęć składowe rekordów relokacji «Elf64_Rela» [2, 4-23]. Wyjaśnij jak na podstawie tablicy rekordów relokacji polecenie «objdump -d -r swap.o» identyfikuje w zdeasemblowanym kodzie miejsca, które konsolidator będzie musiał uzupełnić w trakcie generowania pliku wykonywalnego. Czy możliwe jest by asembler utworzył sekcję «.rel.bss»?

```
mluczynski@mluczynski:~/Desktop/studia/ask/Lista 8/lista_8$ readelf -r swap.o
Relocation section '.rela.text' at offset 0x300 contains 8 entries:
                                                                           Sym. Name + Addend
  Offset
                                                          Sym. Value
                                        Type
                 000100000002 R X86 64 PC32
000000000006
                                                      000000000000000 .bss - 5
                 000500000002 R X86 64 PC32
00000000000f
                                                      0000000000000000 .LC0 - 4
000000000017
                 000100000002 R X86 64 PC32
                                                      0000000000000000 .bss + 4
                 000100000002 R X86 64 PC32
00000000001f
                                                      0000000000000000 .bss + 4
000000000026
                 000200000002 R X86 64 PC32
                                                      000000000000000 .LC1 - 4
000000000030
                 000f00000004 R X86 64 PLT32
                                                      0000000000000000 printf - 4
000000000049
                 001100000002 R X86 64 PC32
                                                      0000000000000000 bufp0 - 4
                                                      0000000000000000 buf - 4
                 001200000002 R X86 64 PC32
000000000053
Relocation section '.rela.data.rel' at offset 0x3c0 contains 1 entry:
                                                                           Sym. Name + Addend
  Offset
                                                          Sym. Value
                                        Type
000000000000 001200000001 R X86 64 64
                                                      0000000000000000 buf + 0
      rekordy relokacji zawierajoz informacje niezbędne do powiązania referencji symbolu z jego adresem w ostatecznym pliku
        czyli instrukcje dotyczące odpowiednich modyfikacji swoich sekcji
                                    r_offset;
r_info;
r_addend;

lokalizacja miejska w którym
potrzebna jest relokacja
(względem początku sekcju)
r_offset;
r_info;
r_indeks symbolu, którego
dotyczy relokacja + typ
relokacji
   typedef struct {
               Elf64 Addr
               Elf64 Xword
               Elf64 Sxword
   } Elf64 Rela;
                                         stota potrzebna do wykrzenia wartości, która ma być wstawiona w pde, którego dotyczy relokacja
               objdump identyfikuje te miejsca non podstawie pól r-offset

tutajto fajnie widać objdump-d swa
                                                                  objdump -d swap. 0
                                                        34 <incr+0x34>
         2f:
                 e8 00 00 00 00
                                                                       readelf - r swap.0
                0x30 - luka na printf
```

0000000000000000 printf - 4

assembler moze wygenerować sekije rel bss

 $\underline{\text{https://stackoverflow.com/questions/37055896/what-does-an-elf-relocation-in-bss-but-relative-to-bss-mean}}$

000f00000004 R X86 64 PLT32

000000000030

Step 2. Relocation. Compilers and assemblers generate code and data sections that start at address 0. The linker relocates these sections by associating a memory location with each symbol definition, and then modifying all of the references to those symbols so that they point to this memory location. The linker blindly performs these relocations using detailed instructions, generated by the assembler, called relocation entries.