به نام خدا

گزارش پروژه معماری کامپیوتر

محمدمهدی آقاجانی

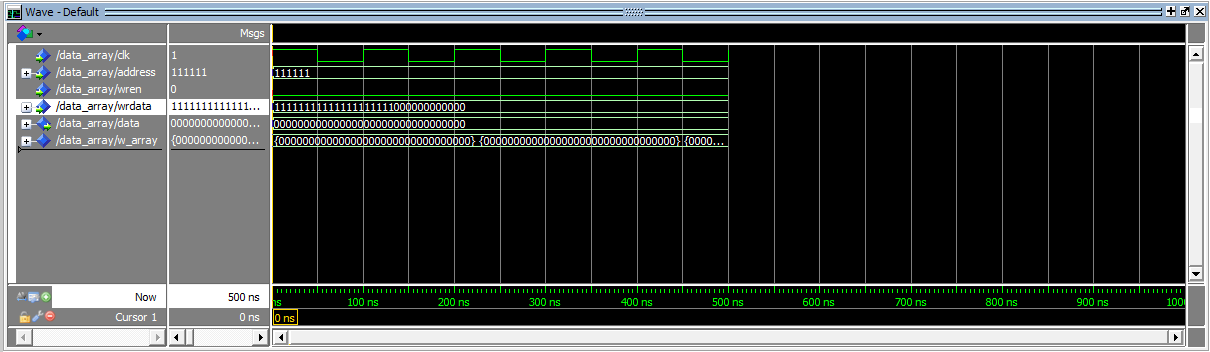
9331056

آرایه داده ای (data array )

آرایه ای از std logic vector ها ست که در واقع 64 عنصر دارد. این ماژول حساس به لبه بالارونده کلاک است و اگر سیگنال wren فعال باشد اقدام به نوشتن می کنده در غیر این صورت از همین آرایه داده مربوطه را می خواند و در خروجی قرار میدهد.

شکل موج خروجی وقتی که wren = 0 :

در این حالت داده در آدرس 111111 که در واقع 00000000000000000000000000000000 است در خروجی قرار گرفته است :



شکل موج خروجی وقتی wren = 1 است :

در این حالت داده wrdata در خانه آدرس که 000000 است قرار گرفته همچنین به خاطر این جایگزینی موفق داده در خروجی نیز قرار گرفته است :

