

به نام خدا

تمرین سوم

محمد مهدی آقاجانی

۹۳۳۱۰۵۶

استاد دکتر پدرام

سوال ۲

Address	Little Endian	Big Endian
N	D1	De
N+1	De	C0
N+2	C0	De
N+3	De	D1

سوال ۳

دو بار رجیستر اضافه میکنیم در نتیجه باید به ازای هر یک ۴ بایت کم شود که میشود : 0x00002218

سوال ۴

Neg r3,r6 ; r3 <= -r6;

ADD r3,00001000; r3 <= r3(-r6) + 1000;

NEG r3,r3; r3 <= r3 : r3<=r6 - 1000;

MOV r6,r3; r6<=r3 : r6<= r6 - 1000;

سوال ۵

ldr r1,0x1234_5678

ldr r2,0x7894_5612

mul r3,r1,r2

str r3,0x2000_0010

سوال ۶

به کار بردن دستور های BLX باعث میشود تا instruction set تغییر بنماید در حالیکه در BL اینطور نیست و استفاده از BLX باعث تغییر معماری به thumb2 میشود.

