| Лабораторная работа №3 | Б10 | 2022 | | | |
|------------------------|--------------------------------|------|--|--|--|
| ISA | Барковская Мария Александровна | | | | |
| | 1 | 1 | | | |

Цель работы: знакомство с архитектурой набора команд RISC-V.

Инструментарий и требования к работе: работа выполнена на C++ с использованием компилятора "Apple clang version 13.1.6 (clang-1316.0.21.2.5)"

Описание: необходимо написать программу-транслятор (дизассемблер), с помощью которой можно преобразовывать машинный код в текст программы на языке ассемблера.

Описание системы кодирования команд RISC-V

RISC-V — открытая и свободная система команд и процессорная архитектура на основе концепции RISC (англ.: reduced instruction set computer — вычислитель с набором упрощённых/редуцированных команд — архитектурный подход к проектированию процессоров, в которой быстродействие увеличивается за счёт такого кодирования инструкций, чтобы их декодирование было более простым, а время выполнения — меньшим) для микропроцессоров и микроконтроллеров.

В архитектуре RISC-V имеется базовое подмножество команд (набор инструкций I — Integer), обязательных для реализации, и несколько стандартных опциональных расширений. В базовый набор входят инструкции условной и безусловной передачи управления/ветвления, минимальный набор арифметических/битовых операций на регистрах, операций с памятью (load/store), а также небольшое число служебных инструкций.

В RISC-V предусмотрены реализации архитектур с 32, 64 и 128-битными регистрами общего назначения и операциями: RV32I, RV64I и RV128I соответственно (при одинаковой кодировке инструкций).

Упомянем несколько стандартных опциональных расширений:

- C Compressed extension: для наиболее часто используемых инструкций стандартизовано применение их аналогов в более компактной (16-битной) кодировке.
- **M Multiply extension:** операции умножения, деления и вычисления остатка (они не входят в минимальный набор инструкций)
- A Atomic extension: набор атомарных операций

Согласно нашему заданию, должен поддерживаться следующий набор команд: RISC-V RV32I, RV32M, то есть базовый набор с целочисленными операциями (32-битный) и целочисленное умножение и деление соответственно.

Система кодирования RISC-V строится, как показано на рисунке 1, где орсоdе (operation code) и funct (что 3, что 7) определяют выполняемую операцию, rd (register destination) – регистр, куда попадает результат, rs (register source) – регистр, откуда берется значение (причем rs1 — номер регистра в котором находится первый операнд, rs2 — номер регистра в котором находится второй операнд), imm (immediate) в терминах RISC это константа, которую мы можем получить из кода, не обращаясь к памяти.

| 31 | 27 | 26 | 25 | 24 | | 20 | 19 | 15 | 14 | 12 | 11 | 7 | 6 | 0 | |
|-----------------------|-----------|------|------|----|-----|----|----|----|-----|-----|-----|----------|-----|-----|--------|
| | funct7 | | | | rs2 | | rs | 1 | fun | ct3 | | rd | opc | ode | R-type |
| | in | nm[| 11:0 |)] | | | rs | 1 | fun | ct3 | | rd | opc | ode | I-type |
| | imm[11:5 | 5] | | | rs2 | | rs | 1 | fun | ct3 | im | m[4:0] | opc | ode | S-type |
| i | mm[12 10] |):5] | | | rs2 | | rs | 1 | fun | ct3 | imm | [4:1 11] | opc | ode | B-type |
| imm[31:12] | | | | | | | | | rd | opc | ode | U-type | | | |
| imm[20 10:1 11 19:12] | | | | | | | | | rd | opc | ode | J-type | | | |

Рисунок 1 – Типы Команд

На рисунке 1 наглядно видно, что инструкции бывают нескольких типов. К какому типу относится команда можно определить, используя opcode и funct3. Чтобы же определить команду внутри типа для типа R ещё добавляется funct7. Для примера, на рисунке 2 показаны все конструкции типа R, где различные значения funct7 + funct3 определяют различные команды.

| 0000000 | rs2 | rs1 | 000 | $^{\mathrm{rd}}$ | 0110011 | ADD |
|---------|-----|-----|-----|---------------------|---------|----------------------|
| 0100000 | rs2 | rs1 | 000 | rd | 0110011 | SUB |
| 0000000 | rs2 | rs1 | 001 | rd | 0110011 | SLL |
| 0000000 | rs2 | rs1 | 010 | rd | 0110011 | SLT |
| 0000000 | rs2 | rs1 | 011 | rd | 0110011 | SLTU |
| 0000000 | rs2 | rs1 | 100 | rd | 0110011 | XOR |
| 0000000 | rs2 | rs1 | 101 | rd | 0110011 | ceil SRL |
| 0100000 | rs2 | rs1 | 101 | rd | 0110011 | SRA |
| 0000000 | rs2 | rs1 | 110 | rd | 0110011 | OR |
| 0000000 | rs2 | rs1 | 111 | rd | 0110011 | AND |
| | | | | | | |

Рисунок 2: Примеры конструкций RV32I типа R.

Теперь, чуть подробнее о типах инструкций:

- **R инструкции**: используются для работы на регистрах (данные считываются из rs1, rs2 и результат записывается в rd)
- І инструкции: используются для действий, где одна из переменных берётся прямо из инструкции из imm.
- **S инструкции:** используются для записи значений в память (imm используются для определения дополнительного сдвига адреса памяти)
- В инструкции: используются для условных переходов
- **Ј инструкции:** используются для того, что совершить переход ("прыжок") в другое место.
- **U инструкции:** используются для записи верхних 20 бит в какой-либо регистр.

RISC-V имеет 32 (или 16 для встраиваемых применений) целочисленных регистра (команды для вещественных используют дополнительные «вещественные» регистры). Целочисленные регистры обозначаются как

сочетание "х" и номера регистра (для вещественных используется буква "f"). На рисунке 3 можно увидеть соглашение по названию регистров.

| Register name | Symbolic name | Description | Saved by | | | | | | |
|----------------------|----------------|--|----------|--|--|--|--|--|--|
| 32 integer registers | | | | | | | | | |
| x0 | Zero | | | | | | | | |
| x1 | ra | Return address | Caller | | | | | | |
| x2 | sp | Stack pointer | Callee | | | | | | |
| х3 | gp | Global pointer | | | | | | | |
| x4 | tp | Thread pointer | | | | | | | |
| x5 | tO | Temporary / alternate return address | Caller | | | | | | |
| x6-7 | t1–2 | Temporary | Caller | | | | | | |
| x8 | s0/fp | Saved register / frame pointer | Callee | | | | | | |
| x9 | s1 | Saved register | Callee | | | | | | |
| x10-11 | a0-1 | Function argument / return value | Caller | | | | | | |
| x12-17 | a2–7 | Function argument | Caller | | | | | | |
| x18–27 | s2-11 | Saved register | Callee | | | | | | |
| x28-31 | t3–6 Temporary | | Caller | | | | | | |
| | 32 fl | oating-point extension registers | | | | | | | |
| f0-7 | ft0-7 | Floating-point temporaries | Caller | | | | | | |
| f8–9 | fs0-1 | Floating-point saved registers | Callee | | | | | | |
| f10–11 | fa0-1 | Floating-point arguments/return values | Caller | | | | | | |
| f12–17 | fa2-7 | Floating-point arguments | Caller | | | | | | |
| f18–27 | fs2-11 | Floating-point saved registers | Callee | | | | | | |
| f28–31 | ft8-11 | Floating-point temporaries | Caller | | | | | | |

Рисунок 3 - соглашение по названию регистров

Описание структуры файла ELF

ELF (англ. Executable and Linkable Format — формат исполнимых и компонуемых файлов) — формат исполняемых двоичных файлов, используемый во многих современных UNIX-подобных операционных системах, таких как FreeBSD, Linux, Solaris и др. Он определяет структуру бинарных файлов, библиотек, и файлов ядра и позволяет операционной системе корректно интерпретировать содержащиеся в файле машинные команды. Файл elf имеет двоичный формат и, как правило, является результирующим файлом работы компилятора или линкера.

Рассмотрим структуру elf-файла. Каждый elf файл состоит из следующих частей: заголовок файла и сами данные. Подробнее стоит поговорить про заголовок, так как основные взаимодействия происходят с ним или через него. Заголовок elf -файла состоит из трёх частей - сам elf header, Program header и Section Header-ы.

В elf header-е дана основная информация о файле: тип, версия формата, архитектура процессора, размеры, смещения остальных частей файла. Он имеет размер 52 байта для 32-битных файлов (индексация с 0).

Первые четыре байта — так называемые "магические" числа самого elf -файла — 0x7F и идущие за ними закодированные буквы ELF (45 4c 46). Дальше идёт байт формата файла (1/2 для 32-/64-битного формата соответственно). За ним байт, который определяет endian (1/2 для little/big endian соответственно). Дальше идёт байт версии elf, всегда должно равняться 1. Стоит упомянуть еще e_shoff, который хранит в себе смещение таблицы заголовков секций от начала файла в байтах, e_shentsize, который хранит в себе размер одного section header-a, e_shnum, который хранит в себе количество section header-ов, e_shstrndx хранит индекс секции, которая хранит в себе индекс записи, описывающей таблицу названий секций. Полную информацию о структуре elf header-а можно увидеть на рисунке 4

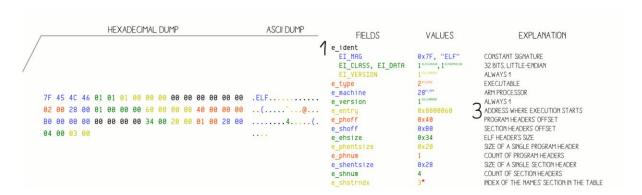


рисунок 4 - структура elf header-a

Блок section header-ов хранит в себе секции, на которые разбит весь код. В разных секуиях лежат данные разного назначения. Так, из тех секций, которые нам пригодятся, есть text — это основной исполняемый код, symbol table (symtab) — здесь хранится вся информация, чтобы найти или переместить нужные переменные и ссылки, string table (strtab) — здесь хранится информация про имена переменных, shstrtab — здесь хранятся названия всех секций (название каждой секции — это строка из символов таблицы названий секций начиная с индекса sh_name и заканчивая символом "\0", не включая его), индекс к которой нам известен из упомянутого выше е shstrndx.

Вернёмся к section header-ам. На начало первого указывает e_shoff. У каждой секции есть собственный section header размера e_shentsize, которые идут в памяти друг за другом. Аналогично в заголовке каждой секции есть немало полезной информации, но для нас будут иметь значения sh_offset — начало секции по сравнению с началом файла, sh_size — размер самой секции в байтах.

Описание работы написанного кода

Схема работы программы довольна простая:

- Открываем elf file;
- Считываем elf_header, проверяем некоторые из значений (то, что файл действительно elf (e_ident[1]+..+e_ident[3] = 'ELF'), то, что он 32-битный, в little endian и для risc-v)
- Считываем все section header-ы
- Прочитаем секцию shrtrtab, чтобы узнать имена всех секций и, таким образом, найти индексы секций symtab, text и strtab (то есть, их местоположение (и их section header-ов) относительно остальных)
- Парсим symtab (считывая все символы по порядку в цикле)
- Получаем имена символов (воспользовавшись вспомогательным адресом section_headers[elf_header.e_shstrndx].sh_offset, для каждого символа сдвигаемся от него (адреса) на symbol.st_name и считываем имя, параллельно запоминая имена функций в отдельный vector)
- Парсим и пишем в выходной файл text (disassembler): в цикле считываем команду и в зависимости от ее типа выводим соответствующую строку в выходной файл (то есть используем соответствующий формат строки) с информацией об этой строке кода
- Пишем в выходной файл symtab (просто в цикле для каждого символа выводим информацию о нем, такую как индекс, значение, тип, имя и так далее)

Стоит упомянуть также функцию format. Она позволяет форматировать std::string в привычном варианте, при этом работая с ofstream (реализация не моя, нашла в интернете (в источниках есть ссылка))

Результат работы написанной программы на приложенном к заданию файле (дизассемблер и таблицу символов)

Результат работы программы таков:

```
.text
00010074
           <main>:
  10074:
             ff010113
                             addi
                                        sp, sp, -16
  10078:
             00112623
                              SW
                                        ra, 12(sp)
                              jal
                                        ra, 0x100ac <mmul>
  1007c:
             030000ef
  10080:
             00c12083
                              lw
                                        ra, 12(sp)
  10084:
             00000513
                             addi
                                        a0, zero, 0
  10088:
             01010113
                             addi
                                        sp, sp, 16
             00008067
                             jalr
                                        zero, 0(ra)
  1008c:
  10090:
             00000013
                             addi
                                        zero, zero, 0
  10094:
             00100137
                              lui
                                        sp, 256
             fddff0ef
                                        ra, 0x10074 <main>
  10098:
                              jal
                                        a1, a0, 0
  1009c:
             00050593
                             addi
  100a0:
             00a00893
                             addi
                                        a7, zero, 10
  100a4:
             0ff0000f
                             unknown instruction
  100a8:
             00000073
                             ecall
000100ac
           <mmul>:
                              lui
                                        t5, 17
  100ac:
             00011f37
                             addi
                                        a0, t5, 292
  100b0:
             124f0513
  100b4:
             65450513
                             addi
                                        a0, a0, 1620
  100b8:
             124f0f13
                             addi
                                        t5, t5, 292
  100bc:
             e4018293
                             addi
                                        t0, gp, -448
                                        t6, gp, -48
  100c0:
             fd018f93
                             addi
             02800e93
                             addi
                                        t4, zero, 40
  100c4:
                                        t3, a0, -20
  100c8:
             fec50e13
                             addi
  100cc:
             000f0313
                             addi
                                        t1, t5, 0
                                        a7, t6, 0
  100d0:
             000f8893
                             addi
  100d4:
             00000813
                             addi
                                        a6, zero, 0
  100d8:
             00088693
                             addi
                                        a3, a7, 0
  100dc:
             000e0793
                             addi
                                        a5, t3, 0
  100e0:
             00000613
                             addi
                                        a2, zero, 0
             00078703
                               1b
                                        a4, 0(a5)
  100e4:
                                        a1, 0(a3)
  100e8:
             00069583
                               1h
             00178793
                             addi
                                        a5, a5, 1
  100ec:
                                        a3, a3, 40
  100f0:
             02868693
                             addi
             02b70733
                                        a4, a4, a1
  100f4:
                              mul
  100f8:
             00e60633
                              add
                                        a2, a2, a4
  100fc:
             fea794e3
                              bne
                                        a5, a0, 0x100e4 <L0>
  10100:
             00c32023
                               SW
                                        a2, 0(t1)
                             addi
  10104:
             00280813
                                        a6, a6, 2
  10108:
                             addi
             00430313
                                        t1, t1, 4
             00288893
                             addi
                                        a7, a7, 2
  1010c:
  10110:
             fdd814e3
                              bne
                                        a6, t4, 0x100d8 <L1>
                                        t5, t5, 80
             050f0f13
  10114:
                             addi
  10118:
             01478513
                             addi
                                        a0, a5, 20
                                        t5, t0, 0x100c8 <L2>
  1011c:
             fa5f16e3
                              bne
  10120:
             00008067
                             jalr
                                        zero, 0(ra)
```

| Symbol Value | Size | Type | Bind | Vis | Index | Name |
|---------------|------|---------|--------|---------|-------|------------------|
| [0] 0x0 | | NOTYPE | LOCAL | DEFAULT | UNDEF | Traine |
| [1] 0x10074 | | SECTION | LOCAL | DEFAULT | 1 | |
| [2] 0x11124 | 0 | SECTION | LOCAL | DEFAULT | 2 | |
| [3] 0x0 | 0 | SECTION | LOCAL | DEFAULT | 3 | |
| [4] 0x0 | 0 : | SECTION | LOCAL | DEFAULT | 4 | |
| | 0 | FILE | LOCAL | DEFAULT | ABS | test.c |
| [6] 0x11924 | 0 | NOTYPE | GLOBAL | DEFAULT | ABS | global_pointer\$ |
| [7] 0x118F4 | 800 | OBJECT | GLOBAL | DEFAULT | 2 | b |
| [8] 0x11124 | 0 | NOTYPE | GLOBAL | DEFAULT | 1 | SDATA_BEGIN |
| [9] 0x100AC | 120 | FUNC | GLOBAL | DEFAULT | 1 | mmul |
| [10] 0x0 | 0 | NOTYPE | GLOBAL | DEFAULT | UNDEF | _start |
| [11] 0x11124 | 1600 | OBJECT | GLOBAL | DEFAULT | 2 | С |
| [12] 0x11C14 | 0 | NOTYPE | GLOBAL | DEFAULT | 2 | BSS_END |
| [13] 0x11124 | 0 | NOTYPE | GLOBAL | DEFAULT | 2 | bss_start |
| [14] 0x10074 | 28 | FUNC | GLOBAL | DEFAULT | 1 | main |
| [15] 0x11124 | 0 | NOTYPE | GLOBAL | DEFAULT | 1 | DATA_BEGIN |
| [16] 0x11124 | 0 | NOTYPE | GLOBAL | DEFAULT | 1 | _edata |
| [17] 0x11C14 | 0 | NOTYPE | GLOBAL | DEFAULT | 2 | _end |
| [18] 0x11764 | 400 | OBJECT | GLOBAL | DEFAULT | 2 | a |

Список источников

- https://ru.wikipedia.org/wiki/RISC-V
- https://en.wikipedia.org/wiki/RISC-V#Immediates
- https://ru.wikipedia.org/wiki/RISC
- https://inst.eecs.berkeley.edu/~cs61c/resources/su18 lec/Lecture7.pdf
- https://ru.wikipedia.org/wiki/Executable and Linkable Format
- https://en.wikipedia.org/wiki/Executable_and_Linkable_Format
- https://upload.wikimedia.org/wikipedia/commons/e/e4/ELF_Executable_and_Linkable_Format_diagram_by_Ange_Albertini.png
- https://habr.com/ru/post/480642/
- https://docs.oracle.com/cd/E26502_01/html/E26507/chapter6-79797.html#chapter6-tbl-23 (это, кажется, ссылка только на symbol table, но на сайте, в целом, много полезных разделов)
- https://habr.com/ru/post/318962/ (отсюда была ползаимствована функция format, упомянутая ранее)
- https://riscv.org/wp-content/uploads/2017/05/riscv-spec-v2.2.pdf
- https://v2020e.ru/blog/sozdanie-protsessora-so-svobodnoj-arkhitekturoj-risc-v-chast-1

Листинг кода

```
main.cpp
#include <iostream>
#include <vector>
#include <fstream>
#include <string>
#include <stdarg.h>
#include <map>
std::map <unsigned int, std::string> symbol_types = {
         {0,"NOTYPE"},
         {1, "OBJECT"},
         {1, OBJECT },

{2, "FUNC"},

{3, "SECTION"},

{4, "FILE"},

{5, "COMMON"},

{6, "TLS"},
         {10,"LOOS"},
         {12, "HIOS"},
         {13, "LOPROC"},
         {15, "HIPROS"}
};
std::map <unsigned int, std::string> symbol_binds = {
         {0,"LOCAL"},
{1,"GLOBAL"},
{2,"WEAK"},
         {10,"LOOS"},
         {12,"HIOS"},
         {13, "LOPROC"},
         {15, "HIPROS"}
};
std::map <int, std::string> symbol_visibilities = {
         {0,"DEFAULT"},
         {1, "INTERNAL"},
         {2,"HIDDEN"},
{3,"PROTECTED"},
{4,"EXPORTED"},
         {5, "SINGLETON"},
         {6,"ELIMINATE"}
};
std::map <int, std::string> symbol_indexes = {
         {0,"UNDEF"},
         {0xff00,"LOPROC"},
          {0xff1f,"HIPROC"},
          (0xff20, "LOOS"),
         {0xfff1,"ABS"},
{0xfff2,"COMMON"},
         {0xffff, "HIRESERVE"}
};
struct elf_file_header {
    unsigned char e_ident[16];
     uint16_t e_type;
    uint16_t e_machine;
    uint32_t e_version;
     uint32_t e_entry;
```

```
uint32_t e_phoff;
    uint32_t e_shoff;
    uint32 t e flags;
    uint16_t e_ehsize;
    uint16_t e_phentsize;
    uint16_t e_phnum;
    uint16_t e_shentsize;
    uint16_t e_shnum;
    uint16_t e_shstrndx;
};
struct section header {
    uint32_t sh_name;
    uint32 t sh type;
    uint32 t sh flags;
    uint32 t sh addr;
    uint32_t sh_offset;
    uint32_t sh_size;
    uint32_t sh_link;
    uint32_t sh_info;
    uint32_t sh_addralign;
    uint32_t sh_entsize;
};
struct elf_symbol {
    uint32_t
                    st_name;
    uint32 t
                    st_value;
    uint32 t
                    st_size;
                    st_info;
    unsigned char
                    st other;
    unsigned char
    uint16_t
                    st_shndx;
};
int parse_symtab(std::ifstream& elf_file, section_header symtab_section_header,
std::vector<elf_symbol>& symtab) {
    elf_file.seekg(symtab_section_header.sh_offset, std::ios::beg);
    for (int i = 0; i < symtab_section_header.sh_size /</pre>
symtab_section_header.sh_entsize; i++) {
        elf_symbol elem;
        if (!elf_file.read((char*)&elem, symtab_section_header.sh_entsize).good()) {
            std::cerr <<"Error: Could not read symbol in symtab" << std::endl;</pre>
            return 1;
        }
        symtab.push_back(elem);
    }
    return 0;
}
std::string get_symbol_type(int index_of_symbol) {
    int index = index of symbol & 0xf;
    if (symbol_types.find(index) == symbol_types.end()) {
        index = 0;
    return symbol_types[index];
}
```

```
std::string get_symbol_bind(int index_of_symbol) {
    int index = index_of_symbol >> 4;
    if (symbol_binds.find(index) == symbol_binds.end()) {
        index = 0;
    }
    return symbol_binds[index];
}
std::string get_symbol_visability(int index_of_symbol) {
    int index = index of symbol & 0x3;
    if (symbol visibilities.find(index) == symbol visibilities.end()) {
        index = 0;
    }
    return symbol_visibilities[index];
}
std::string get_symbol_index (int index) {
    if (symbol_indexes.find(index) != symbol_indexes.end()) {
        return symbol_indexes[index];
    }
    return std::to_string(index);
}
std::string format(const char *fmt, ...) { //полезная функция позволяющая
форматировать на строках (нашла реализацию в интернете) //ТОDO: не забыть упомянуть
об этом в отчете
    va list args;
    va_start(args, fmt);
    std::vector<char> v(1024);
    while (true) {
        va_list args2;
        va_copy(args2, args);
        int res = vsnprintf(v.data(), v.size(), fmt, args2);
        if ((res >= 0) && (res < static_cast<int>(v.size()))) {
            va_end(args);
            va end(args2);
            return std::string(v.data());
        }
        size_t size;
        if (res < 0) {
            size = v.size() * 2;
        } else {
            size = static_cast<size_t>(res) + 1;
        }
        v.clear();
        v.resize(size);
        va_end(args2);
    }
}
```

```
int get names of symbols(std::vector<elf symbol> &symtab, std::ifstream& elf file,
int help_address, std::vector<std::string>& names_of_symbols, std::map<int,</pre>
std::string>& addresses of function names) {
    for (int i = 0; i < symtab.size(); i++) {</pre>
        elf_symbol symbol = symtab[i];
        std::string name;
        elf_file.seekg(help_address + symbol.st_name, std::ios::beg);
        char char buffer = ' ';
        while (char_buffer != '\0') {
            if (!elf_file.read((char *) &char_buffer, 1).good()) {
                std::cerr <<"Error: Could not read name of symbol" << i << std::endl;</pre>
                return 1;
            if (char buffer != '\0') {
                name += char buffer;
        }
        names_of_symbols.push_back(name);
        if (get_symbol_type(symbol.st_info) == "FUNC" and !name.empty()) {
            addresses_of_function_names[symbol.st_value] = name;
        }
    }
   return 0;
}
int write symtab(std::vector<elf symbol> &symtab, std::ifstream& elf file,
std::ofstream& fout, std::vector<std::string>& names_of_symbols) {
    fout << '\n' <<".symtab" << '\n';</pre>
   fout <<"Symbol Value</pre>
                                                                          Index Name" <<</pre>
                                       Size Type
                                                      Bind
                                                               Vis
'\n';
    for (int i = 0; i < symtab.size(); i++) {</pre>
        elf_symbol symbol = symtab[i];
        std::string temp str = format("[%4i] 0x%-15X %5i %-8s %-8s %-8s %6s %s", i,
symbol.st_value, symbol.st_size,
                get symbol type(symbol.st info).c str(),
get_symbol_bind(symbol.st_info).c_str(),
                get_symbol_visability(symbol.st_other).c_str(),
get_symbol_index(symbol.st_shndx).c_str(),
                names_of_symbols[i].c_str()
                );
        fout << temp_str << '\n';</pre>
    }
   return 0;
}
const uint32_t OPCODE_SIZE = 7;
const uint32_t RD_SIZE = 5;
const uint32_t FUNCT3_SIZE = 3;
const uint32_t RS_SIZE = 5;
const uint32_t FUNCT7_SIZE = 7;
std::map <int, std::string> reg = {
```

```
{0, "zero"},
                {0,"zero"
{1,"ra"},
{2,"sp"},
{3,"gp"},
{4,"tp"},
{5,"t0"},
{6,"t1"},
{7,"t2"},
{8,"s0"},
{9,"s1"},
                 {10,"a0"},
                 {11, "a1"},
                 {12, "a2"},
                 {13, "a3"},
                 {14, "a4"},
                 {15, "a5"},
                {15, a5 },

{16, "a6"},

{17, "a7"},

{18, "s2"},

{19, "s3"},

{20, "s4"},

{21, "s5"},

{22, "s6"},
                 {23, "s7"},
                 {24, "s8"},
                 {25, "s9"},
                 {26, "s10"},
{27, "s11"},
                 {28,"t3"},
{29,"t4"},
{30,"t5"},
{31,"t6"}
};
struct R_type {
        uint32_t
                                   opcode;
        uint32_t
                                   rd;
        uint32_t
                                   funct3;
        uint32_t
                                  rs1;
        uint32_t
                                  rs2;
        uint32_t
                                  funct7;
         std::map <std::vector <uint32_t>, std::string> command = {
                          {{0, 0},"add"},
{{(1 << 5), 0},"sub"},
                         {{0, 1}, "sll"},

{{0, 2}, "slt"},

{{0, 3}, "sltu"},

{{0, 4}, "xor"},

{{0, 5}, "srl"},
                          \{\{(1 << 5), 5\}, "sra"\},
                         {{1, 0}, "or"},
{{0, 6}, "or"},
{{0, 7}, "and"},
{{1, 0}, "mul"},
{{1, 1}, "mulh"},
{{1, 2}, "mulhsu"},
{{1, 3}, "mulhu"},
{{1, 4}, "div"},
{{1, 5}, "divu"}
                          {{1, 5}, "divu"},
                          {{1, 6},"rem"},
{{1, 7},"remu"}
```

```
};
    void parse (uint32 t command) {
         opcode = command % (1 << OPCODE_SIZE);</pre>
         command = command >> OPCODE_SIZE;
         rd = command % (1 << RD_SIZE);
         command = command >> RD_SIZE;
         funct3 = command % (1 << FUNCT3_SIZE);</pre>
         command = command >> FUNCT3_SIZE;
         rs1 = command % (1 << RS_SIZE);
         command = command >> RS SIZE;
         rs2 = command % (1 << RS_SIZE);
         command = command >> RS SIZE;
         funct7 = command;
    }
};
struct I_type {
    uint32_t
                 opcode;
    uint32_t
                 rd;
    uint32_t
                 funct3;
    uint32 t
                 rs1;
    int32_t
                 cnst;
    std::map <std::vector <uint32_t>, std::string> command = {
             {{3, 0},"lb"},
{{3, 1},"lh"},
{{3, 2},"lw"},
{{3, 4},"lbu"},
             {{3, 5},"lhu"},
             {{19, 0}, "addi"},
             {{19, 2}, "slti"},
             {{19, 3}, "sltiu"},
             {{19, 4}, "xori"},
             {{19, 6}, "ori"},
             {{19, 7}, "andi"}, {{19,1}, "slli"},
             {{19,5,0}, "srli'
             {{18,5,(1<<5)}, "srai"},
             {{103, 0}, "jalr"}
    };
    void parse (uint32_t command) {
         opcode = command % (1 <<OPCODE SIZE);</pre>
         command = command >> OPCODE_SIZE;
         rd = command % (1 << RD_SIZE);</pre>
         command = command >> RD_SIZE;
         funct3 = command % (1 << FUNCT3 SIZE);</pre>
         command = command >> FUNCT3 SIZE;
         rs1 = command % (1 << RS_SIZE);
         command = command >> RS_SIZE;
         cnst = command;
         cnst -= (command >> 11) * (2 << 11);</pre>
```

```
}
};
struct S_type {
    uint32_t
                 opcode;
    uint32_t
                 cnst4_0;
    uint32_t
                 funct3;
    uint32_t
                 rs1;
    uint32_t
                 rs2;
    uint32_t
                 cnst11_5;
    int32_t
                 cnst;
    std::map <std::vector <uint32_t>, std::string> command = {
             {{35, 0}, "sb"},
             {{35, 1}, "sh"},
             {{35, 2}, "sw"},
    };
    void parse (uint32_t command) {
         opcode = command % (1 << OPCODE_SIZE);</pre>
         command = command >> OPCODE_SIZE;
         cnst4_0 = command % (1 << RD_SIZE);</pre>
         command = command >> RD_SIZE;
         funct3 = command % (1 << FUNCT3_SIZE);</pre>
         command = command >> FUNCT3_SIZE;
         rs1 = command % (1 << RS_SIZE);
         command = command >> RS_SIZE;
         rs2 = command \% (1 << RS SIZE);
         command = command >> RS_SIZE;
         cnst11_5 = command;
         cnst = (cnst11_5 << 5) + cnst4_0;
         cnst -= (cnst >> 11) * (2 << 11);</pre>
    }
};
struct B_type {
    uint32 t
                 opcode;
    uint32_t
                 funct3;
    uint32_t
                 rs1;
    uint32_t
                 rs2;
                 cnst4_1;
    uint32_t
    uint32_t
                 cnst10_5;
    uint32 t
                 cnst11;
                 cnst12;
    uint32_t
    int32_t
                 cnst;
    std::map <std::vector <uint32_t>, std::string> command = {
             {{99, 0},"beq"},
{{99, 1},"bne"},
{{99, 4},"blt"},
{{99, 5},"bge"},
             {{99, 6}, "bltu"},
             {{99, 7}, "bgeu"},
    };
    void parse (uint32_t command) {
```

```
opcode = command % (1 << OPCODE_SIZE);</pre>
        command = command >> OPCODE_SIZE;
        cnst11 = command \% (1 << 1);
        command = command >> 1;
        cnst4_1 = command \% (1 << 4);
        command = command >> 4;
        funct3 = command % (1 << FUNCT3_SIZE);</pre>
        command = command >> FUNCT3_SIZE;
        rs1 = command % (1 << RS_SIZE);
        command = command >> RS SIZE;
        rs2 = command % (1 << RS_SIZE);
        command = command >> RS_SIZE;
        cnst10_5 = command \% (1 << 6);
        command = command >> 6;
        cnst12 = command;
        cnst = ((((((cnst12 << 1) + cnst11) << 6) + cnst10_5) << 4) + cnst4_1) << 1;
        cnst -= (cnst >> 12) * (2 << 12);</pre>
    }
};
struct U_type {
    uint32_t
                opcode;
    uint32 t
                rd;
    int64_t
                 cnst;
    std::map <std::vector <uint32_t>, std::string> command = {
            {{55}, "lui"}, {{23}, "auipc"}
    };
    void parse (uint32_t command) {
        opcode = command % (1 << OPCODE_SIZE);</pre>
        command = command >> OPCODE_SIZE;
        rd = command % (1 << RD SIZE);
        command = command >> RD_SIZE;
        cnst = command;
    }
};
struct J_type {
    uint32_t
                opcode;
    uint32_t
                rd;
                cnst 19 12;
    uint32 t
    uint32 t
                cnst_11;
    uint32_t
                cnst_10_1;
    uint32_t
                cnst_20;
    int64_t
                cnst;
    std::map <std::vector <uint32_t>, std::string> command = {
            {{111}, "jal"}
    };
```

```
void parse (uint32_t command) {
        opcode = command % (1 << OPCODE SIZE);</pre>
        command = command >> OPCODE_SIZE;
        rd = command % (1 << RD_SIZE);</pre>
        command = command >> RD_SIZE;
        cnst_19_12 = command \% (1 << 8);
        command = command >> 8;
        cnst 11 = command \% (1 << 1);
        command = command >> 1;
        cnst 10 1 = command \% (1 << 10);
        command = command >> 10;
        cnst_20 = command;
        cnst = (((((cnst_20 << 8) + cnst_19_12) << 1) + cnst_11) << 10) + cnst_10_1)
<< 1;
        cnst -= (cnst >> 20) * (2 << 20);
    }
};
int parse_and_write_text_or_disassembler(std::vector<elf_symbol> &symtab,
std::ifstream& elf file, std::ofstream& fout, section header text, std::map<int,
std::string>& addresses_of_function_names) {
    uint32_t addr = text.sh_addr;
    fout << ".text" << '\n';
    int counter = 0;
    for (int i = 0; i < text.sh_size / 4; i++) {
        if (addresses_of_function_names.count(addr)) {
            std::string temp_str = format("%08x <%s>:\n", addr,
addresses_of_function_names[addr].c_str());
            fout << temp_str;</pre>
        }
        uint32 t command;
        elf_file.seekg(text.sh_offset + i * 4, std::ios::beg);
        if (!elf_file.read((char *) &command, sizeof(command)).good()) {
            std::cerr <<"Error: Could not read command" << std::endl;</pre>
            return 1;
        }
        uint32_t opcode = command % (1 << OPCODE_SIZE);</pre>
        if (opcode == 51) {
            R_type type;
            type.parse(command);
            std::string temp str = format("
                                               %05x:\t%08x\t%7s\t%s, %s, %s\n", addr,
command.
                      type.command[{type.funct7, type.funct3}].c_str(),
                      reg[type.rd].c_str(), reg[type.rs1].c_str(),
reg[type.rs2].c_str()
                );
```

```
fout << temp str;</pre>
        } else if (opcode == 3 || opcode == 19 || opcode == 103) {
            I type type;
            type.parse(command);
            std::string temp_str;
            if (opcode == 19) {
                if (type.funct3 == 5) {
                    if ((type.cnst >> RS_SIZE) == 0) {
                        temp_str = format(" %05x:\t%08x\t%7s\t%s, %s, %s\n", addr,
command,
                                           "srli", reg[type.rd].c_str(),
reg[type.rs1].c str(),
                                           std::to_string(type.cnst).c_str()
                         );
                    } else {
                        temp_str = format("
                                               %05x:\t%08x\t%7s\t%s, %s, %s\n", addr,
command,
                                            "srai", reg[type.rd].c_str(),
reg[type.rs1].c_str(),
                                           std::to_string(type.cnst - (1 <<</pre>
10)).c_str()
                        );
                    }
                } else {
                    temp_str = format("
                                           %05x:\t%08x\t%7s\t%s, %s, %s\n", addr,
command,
                                       type.command[{opcode, type.funct3}].c_str(),
                                       reg[type.rd].c_str(), reg[type.rs1].c_str(),
                                       std::to_string(type.cnst).c_str()
                    );
                }
            } else {
                                       %05x:\t%08x\t%7s\t%s, %s(%s)\n", addr, command,
                temp_str = format("
                                               type.command[{opcode,
type.funct3}].c_str(),
                                               reg[type.rd].c_str(),
                                                std::to_string(type.cnst).c_str(),
reg[type.rs1].c_str()
                );
            fout << temp str;</pre>
        } else if (opcode == 35) {
            S_type type;
            type.parse(command);
            std::string temp str = format("
                                               %05x:\t%08x\t%7s\t%s, %s(%s)\n", addr,
command,
                       type.command[{opcode, type.funct3}].c_str(),
reg[type.rs2].c_str(),
                       std::to_string(type.cnst).c_str(), reg[type.rs1].c_str()
            );
            fout << temp_str;</pre>
        } else if (opcode == 99) {
            B_type type;
            type.parse(command);
            std::string temp_str;
```

```
if (addresses_of_function_names.count(addr+type.cnst)) {
                temp str = format("
                                     %05x:\t%08x\t%7s\t%s, %s, 0x%05x <%s>\n", addr,
command,
                                   type.command[{opcode, type.funct3}].c_str(),
                                   reg[type.rs1].c_str(), reg[type.rs2].c_str(), addr
+ type.cnst,
                                   addresses_of_function_names[addr+type.cnst].c_str()
                );
            } else {
                temp_str = format("
                                       %05x:\t%08x\t%7s\t%s, %s, 0x%05x <L%d>\n",
addr, command,
                                   type.command[{opcode, type.funct3}].c str(),
                                   reg[type.rs1].c_str(), reg[type.rs2].c_str(), addr
+ type.cnst, counter
                );
                addresses of function names[addr + type.cnst] = ("L" +
std::to_string(counter));
                counter++;
            fout << temp str;</pre>
        } else if (opcode == 23 || opcode == 55) {
            U_type type;
            type.parse(command);
            std::string temp_str = format("
                                             %05x:\t%08x\t%7s\t%s, %s\n", addr,
command,
                        type.command[{opcode}].c str(),
                        reg[type.rd].c_str(), std::to_string(type.cnst).c_str()
            );
            fout << temp_str;</pre>
        } else if (opcode == 111) {
            J_type type;
            type.parse(command);
            std::string temp_str;
            if (addresses_of_function_names.count(addr + type.cnst)) {
                temp str = format("
                                     %05x:\t%08x\t%7s\t%s, 0x%05x <%s>\n", addr,
command,
                                   type.command[{opcode}].c str(),
                                   reg[type.rd].c_str(), addr + type.cnst,
addresses of function names[addr + type.cnst].c str()
                );
            } else {
                                       \%05x:\t\%08x\t\%7s\t\%s, 0x\%05x < L\%d > n, addr,
                temp_str = format("
command,
                                   type.command[{opcode}].c_str(),
                                   reg[type.rd].c_str(), addr + type.cnst, counter
                );
                addresses_of_function_names[addr + type.cnst] = ("L" +
std::to_string(counter));
                counter++;
            }
            fout << temp_str;</pre>
        } else if (opcode == 115) {
            uint32_t parse_command = command;
            parse_command = parse_command >> (OPCODE_SIZE + RD_SIZE + FUNCT3_SIZE +
RS SIZE);
            uint32_t rd = (command >> OPCODE_SIZE) % (1 << RD_SIZE);</pre>
```

```
uint32 t funct3 = (command >> (OPCODE SIZE + RD SIZE)) % (1 <<</pre>
FUNCT3 SIZE);
            uint32 t rs = (command >> (OPCODE SIZE + RD SIZE + FUNCT3 SIZE)) % (1 <<
RS SIZE);
            uint32_t cnst = int32_t (parse_command - (parse_command >> 11) * (2 <</pre>
11));
            if (rd == 0 && funct3 == 0 && rs == 0) {
                if (cnst == 0) {
                     std::string temp_str = format("
                                                        %05x:\t%08x\t%s\n", addr,
command, "
             ecall");
                     fout << temp str;</pre>
                } else {
                     std::string temp str = format("
                                                        %05x:\t%08x\t%s\n", addr,
command, "
             ebreak");
                    fout << temp_str;</pre>
                }
            } else {
                std::string temp_str = format(" %05x:\t%08x\t%s\n", addr, command,"
unknown instruction");
                fout << temp_str;</pre>
        } else {
            std::string temp_str = format(" %05x:\t%08x\t%s\n", addr, command,"
unknown_instruction");
            fout << temp_str;</pre>
        }
        addr += 4;
    }
    return 0;
}
int parse_elf_file(std::ifstream& elf_file, std::string fout_name) {
    elf_file_header elf_header;
    if (!elf file.read((char*)&elf header, sizeof(elf header)).good()) {
        std::cerr <<"Error: Could not read e_ident" << std::endl;</pre>
        return 1;
    }
    if (!(elf header.e ident[1] == 'E' && elf header.e ident[2] == 'L' &&
elf_header.e_ident[3] == 'F')) {
        std::cerr <<"Error: Wrong file format (not elf file)\n";</pre>
        return 1;
    }
    if ((elf header.e ident[4] != 1)) {
        std::cerr <<"Error: Wrong file format (work only with ELFCLASS32)\n";</pre>
        return 1;
    }
    if ((elf header.e ident[5] != 1)) {
        std::cerr <<"Error: Wrong file format (work only with ELFDATA2LSB (little
endian))\n";
        return 1;
    }
    if (elf_header.e_machine != 0xF3) {
        std::cerr <<"Error: Wrong file format (work only with EM RISCV system)\n";
        return 1;
```

```
}
    std::vector<section_header> section_headers;
    elf_file.seekg(elf_header.e_shoff, std::ios::beg);
    for (int i = 0; i < elf_header.e_shnum; i++) {</pre>
        section_header temp;
        if (!elf_file.read((char*)&temp, sizeof(section_header)).good()) {
            std::cerr <<"Error: Could not read section header with number:" << i <<</pre>
std::endl;
            return 1;
        section_headers.push_back(temp);
    }
    int index_of_symtab = -1;
    int index_of_text = -1;
    int index_of_strtab = -1;
    int help_address = section_headers[elf_header.e_shstrndx].sh_offset;
    for (int i = 0; i < elf_header.e_shnum; i++) {</pre>
        std::string name;
        elf_file.seekg(help_address + section_headers[i].sh_name, std::ios::beg);
        char char_buffer = ' ';
        while (char_buffer != '\0') {
            if (!elf_file.read((char *) &char_buffer, 1).good()) {
                std::cerr <<"Error: Could not read name of section header with</pre>
number:" << i << std::endl;</pre>
                return 1;
            if (char_buffer != '\0') {
                name += char buffer;
            }
        }
        if (name == ".symtab") {
            index of symtab = i;
        } else if (name == ".text") {
            index_of_text = i;
        } else if (name == ".strtab") {
            index_of_strtab = i;
        }
    }
    if (index_of_symtab == -1) {
        std::cerr <<"Error: Could not find symtab block" << std::endl;</pre>
        return 1;
    if (index of text == -1) {
        std::cerr <<"Error: Could not find text block" << std::endl;</pre>
        return 1;
    }
    if (index of strtab == -1) {
        std::cerr <<"Error: Could not find strtab block" << std::endl;</pre>
```

```
return 1;
    }
    std::ofstream fout;
    fout.open(fout_name, std::ios::binary);
    if (!fout.is_open()) {
        std::cerr <<"Error: Could not open output file" << std::endl;</pre>
        return 1;
    }
    std::vector<std::string> names of symbols;
    std::map<int, std::string> addresses_of_function_names;
    std::vector<elf symbol> symtab;
    if (parse_symtab(elf_file, section_headers[index_of_symtab], symtab)) {
        std::cerr <<"Error: Could not parse symtab" << std::endl;</pre>
        return 1;
    }
    if (get_names_of_symbols(symtab, elf_file,
section_headers[index_of_strtab].sh_offset, names_of_symbols,
addresses_of_function_names)) {
        std::cerr <<"Error: Could not get names of symbol" << std::endl;</pre>
        return 1;
    }
    if (parse_and_write_text_or_disassembler(symtab, elf_file, fout,
section_headers[index_of_text], addresses_of_function_names)) {
        std::cerr <<"Error: Could not work with text" << std::endl;</pre>
        return 1;
    }
    if (write_symtab(symtab, elf_file, fout, names_of_symbols)) {
        std::cerr <<"Error: Could not write symtab" << std::endl;</pre>
        return 1;
    fout.close();
    return 0;
}
int main(int argc, char const* argv[]) {
    const char* fin_name = argv[1];
    const char* fout_name = argv[2];
    std::ifstream fin;
    fin.open(fin_name, std::ios::binary);
    if (!fin.is_open()) {
        std::cerr <<"Error: Could not open elf file" << std::endl;</pre>
        return 0;
    }
    if (parse_elf_file(fin, fout_name) == 1) {
        std::cerr <<"Error: Could not parse elf file" << std::endl;</pre>
        return 0;
    }
    fin.close();
    return 0;
};
```