						St	rict '	Triple	t Di	star	nce	Inn	er Node	Loss
					Policy	Tili	ted	Hyb	rid	Ste	ady	Tilted	Hybrid	Steady
Scenario	Unit	Population Size	Downsample	Num Generations	Size (bits)									
drift					32	В		В			w	В		w
		4096	500	100000	64	В					W	В	В	w
					256	В		В			W		В	W
	bit				32		w	В		В		В	В	W
		65536	500	100000	64							В	В	W
					256							В	В	W
			8000	100000	32		W	В	w	В		В		W
					64								В	W
					256 256	В						D	В	W
	hvto	4096	500 500	100000 100000	256	В	147	B		В	W	B B		W
	byte	65536	8000	100000	256		w	В		В		В		w
mild structure		4096	500	100000	32	В	VV	-		В	w	В		w
	bit				64	В					w	В		w
					256	В		В			w	В		w
		65536	500	100000	32	В		В			w	В		w
					64	В		В			w	В		w
					256	В					w	В	В	w
			8000	100000	32	В		В			W	В		W
					64	В					w	В		w
					256	В		В			W	В		W
	byte	4096	500	100000	256	В					w	В		W
		65536	500	100000	256	В					W	В		W
			8000	100000	256	В					w	В		w
	b.ia	4096 65536	500	100000	32	В					W	В		W
					64	В					W	В		W
					256	В		В			W	В		W
plain					32	В					W	В		W
	bit				64 256	В		В			w	B	В	W
					32	В		В			w	В	В	w
			8000	100000	64	В					w	В		w
					256	В		В			w	В		w
		4096	500	100000	256	В					w	В		w
	byte		500	100000	256	В					w	В		w
		65536	8000	100000	256	В					w	В		w
					32								В	w
		4096	500	100000	64	В		В			w		В	w
					256								В	w
					32	В			w		w	В		W
	bit		500	100000	64	В		В			W	В	В	w
rich		65536			256	В		В			W	В	В	W
structure				100000	32	В		В			W	В		W
			8000	100000	64	В		В			w	В		W
		4006	F00	100000	256	В		В			w	В	В	W
		4096	500	100000	256							В		W
	byte	65536	500	100000	256							В		W
		05550	8000	100000	256	В		В	w		w	В		w