Базовые методы ускорения

Феоктистов Дмитрий, @trandelik

Материалы занятия

- Лекция Максима Рябинина

https://github.com/mryab/efficient-dl-systems/blob/main/week03_fast_pipelines/lecture.pdf

- Лекция Егора Швецов

https://github.com/On-Point-RND/Efficient-Al-Models/blob/main/Week%203/Lectures/Met hods%20JIT%20and%20Compile.pdf

Как понять, что надо ускорять?

Как понять, что надо ускорять?

- Работает медленно

Как понять, что надо ускорять?

- Работает медленно
- GPU плохо утилизирована

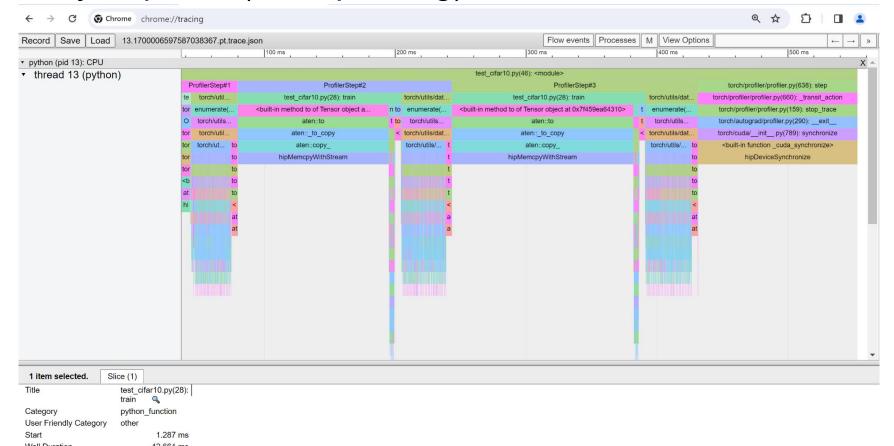
```
sh-4.2$ nvidia-smi
Wed Dec 11 09:52:10 2019
 NVIDIA-SMI 418.87.01 Driver Version: 418.87.01 CUDA Version: 10.1
                 Persistence-M | Bus-Id Disp.A | Volatile Uncorr. ECC
 GPU Name
 Fan Temp Perf Pwr: Usage/Cap| Memory-Usage | GPU-Util Compute M.
   0 Tesla K80
                        On | 00000000:00:1E.0 Off |
 N/A
       44C
             PO 60W / 149W | 11292MiB / 11441MiB |
                                                                Default
 Processes:
                                                              GPU Memory
  GPU
            PID
                 Type
                        Process name
                                                              Usage
                        ...naconda3/envs/tensorflow p36/bin/python 11012MiB
    0
           9389
                        ...naconda3/envs/tensorflow p36/bin/python
    0
          21268
```

- SM утилизация
- > 40 % = > пойдет
- nvidia-smi dmon

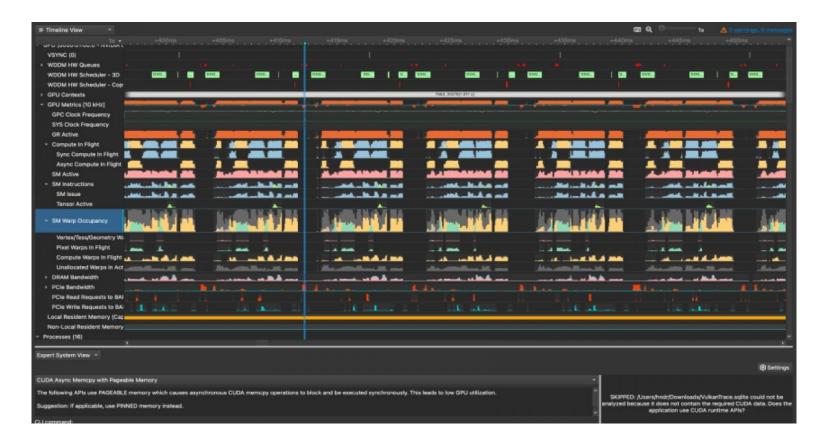
#	gpu	pwr	gtemp	mtemp	sm	mem	enc	dec	mclk	pclk
#	Idx	W	C	Ċ	%	%	%	%	MHz	MHz
	0	60	34	_	0	0	0	0	7000	1350
	1	56	44	_	0	0	0	0	7000	1350
	0	60	34	_	1	0	0	0	7000	1350
	1	86	45	_	1	0	0	0	7000	1350
	^	60	2.4		0	0	^	0	7000	4350

- Model FLOPS utilization: отношение flops кода к теоретическому максимуму на данном железе
- MFU > 45 % = > хорошо
- Надо считать руками, но есть неплохие аппроксимации

Что ускорять? (torch profiling)



Что ускорять? (nsight systems)



А как ускорять?

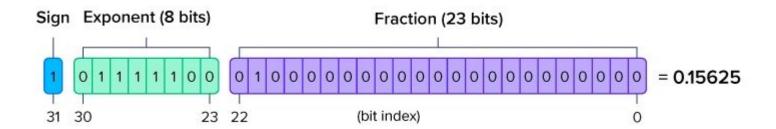


А как ускорять?

Давайте попробуем ускорить базовые операции - умножение матриц и свертки



Стандартный вариант хранения вещественных чисел - FP32



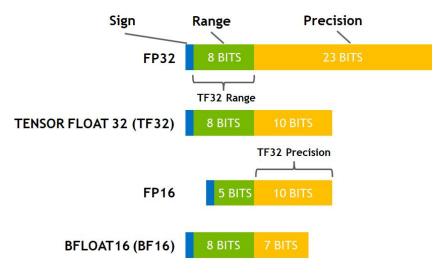
Может, стоит уменьшить точность?

Может, стоит уменьшить точность?

- Будет требоваться меньше памяти
- Быстрее: больше вычислений в те же ресурсы/нужно копировать меньше данных
- Можно использовать специальное железо

Может, стоит уменьшить точность?

- Будет требоваться меньше памяти
- Быстрее: больше вычислений в те же ресурсы/нужно копировать меньше данных
- Можно использовать специальное железо
- Незабываемый экспириенс с нестабильностью



- fp16 => CUDA 8+
- bf16 = > cospemenhate GPU
- tf32 = > Ampere +

Tensor Cores:

- Специальный железный блок современных GPU (Volta+), который нацелен на перемножение матриц и свертки
- Специализируются на операции AB + C
- Живут в TF32, но при этом принимают и fp16/bf16 и даже int8/int4
- Все работает автоматически

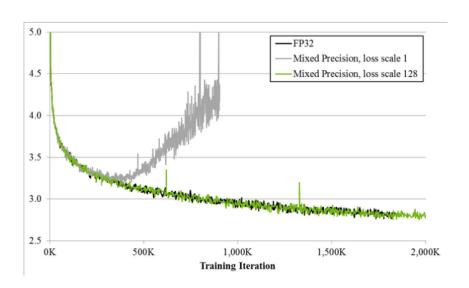
Table 1. Tensor Core requirements by cuBLAS or cuDNN version for some common data precisions. These requirements apply to matrix dimensions M, N, and K.

Tensor Cores can be used for	cuBLAS version < 11.0	cuBLAS version ≥ 11.0		
	cuDNN version < 7.6.3	cuDNN version ≥ 7.6.3		
INT8	Multiples of 16	Always but most efficient with multiples of 16; on A100, multiples of 128.		
FP16	Multiples of 8	Always but most efficient with multiples of 8; on A100, multiples of 64.		
TF32	N/A	Always but most efficient with multiples of 4; on A100, multiples of 32.		
FP64	N/A	Always but most efficient with multiples of 2; on A100, multiples of 16.		

https://docs.nvidia.com/deeplearning/performance/dl-performance-matrix-multiplication/index.html#requirements-tc

- Незабываемый экспириенс с нестабильностью

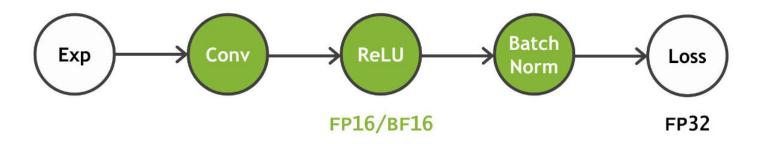
А как быть с этим?



https://docs.nvidia.com/deeplearning/performance/mixed-precision-training/index.html

- Просто в fp16 не выйдет
- Перемножать матрицы в fp16 еще можно, а вот softmax/layernom/batchnorm уже не стоит

- Просто в fp16 не выйдет
- Перемножать матрицы в fp16 еще можно, а вот softmax/layernom/batchnorm уже не стоит
 - => mixed precision



А как быть с оптимизацией? Допустим, у Adam есть деление в шаге, что плохо для низкой точности => Будем хранить state в fp32. Итого:

Algorithm 1: The Basic Adam Optimizer

Require:

- 1: Initialized parameter θ_0 , step size η , batch size N_B
- 2: Exponential decay rates β_1 , β_2 , ε dataset $\{(x_i, y_i)\}_{i=1}^N$ Initialize: $m_0 = 0$, $v_0 = 0$

3: **For** all
$$t = 1, ..., T$$
 do

- 4: Draw random batch $\{(x_{ik}, y_{ik})\}_{k=1}^{NB}$ from dataset
- 5: $g_t \leftarrow \sum_{k=1}^N \nabla [\{(x_{ik}, y_{ik}, \theta_{t-1})\}] // f'(\theta_{t-1})$

- 6: $m_t \leftarrow \beta_1 \cdot m_{t-1} + (1 \beta_1) \cdot g_t \text{ // moving Average}$ 7: $v_t \leftarrow \beta_2 \cdot m_{t-1} + (1 \beta_2) \cdot g_t^2$ 8: $m_t^{\hat{}} \leftarrow \frac{m_t}{1 \beta_1^t} \cdot v_t^{\hat{}} \leftarrow \frac{v_t}{1 \beta_2^t}$ // correction bias
- 9: $\theta_t \leftarrow \theta_{t-1} \eta \cdot \frac{m_t^2}{|v_0^2| + \varepsilon}$
- 10: end for
- return final parameter θ_T

А как быть с оптимизацией? Допустим, у Adam есть деление в шаге, что плохо для низкой точности => Будем хранить state в fp32. Итого:

- 2 байта на параметр
- 4 байт на мастер-параметр
- 8 байт на статистики
- 2/4 байта на градиент

Итого 16-18 байт на параметр => нет экономии на весе модели!

Algorithm 1: The Basic Adam Optimizer

Require:

- 1: Initialized parameter θ_0 , step size η , batch size N_B
- 2: Exponential decay rates β_1 , β_2 , ε dataset $\{(x_i, y_i)\}_{i=1}^N$ Initialize: $m_0 = 0$, $v_0 = 0$

3: **For** all
$$t = 1, ..., T$$
 do

- Draw random batch $\{(x_{ik}, y_{ik})\}_{k=1}^{NB}$ from dataset
- 5: $g_t \leftarrow \sum_{k=1}^{N} \nabla [\{(x_{ik}, y_{ik}, \theta_{t-1})\}] // f'(\theta_{t-1})$

- 6: $m_t \leftarrow \beta_1$. $m_{t-1} + (1 \beta_1)$. g_t // moving Average 7: $v_t \leftarrow \beta_2$. $m_{t-1} + (1 \beta_2)$. g_t^2 8: $m_t^{\hat{}} \leftarrow \frac{m_t}{1 \beta_1^t}$, $v_t^{\hat{}} \leftarrow \frac{v_t}{1 \beta_2^t}$ // correction bias
- 9: $\theta_t \leftarrow \theta_{t-1} \eta \cdot \frac{m_t^2}{\sqrt{n_t^2 + s}}$
- end for
- return final parameter θ_T

А как быть с оптимизацией? Допустим, у Adam есть деление в шаге, что плохо для низкой точности => Будем хранить state в fp32. Итого:

- 2 байта на параметр
- 4 байт на мастер-параметр
- 8 байт на статистики
- 2/4 байта на градиент

Итого 16-18 байт на параметр => нет экономии на весе модели!

Но есть на активациях и это важно!

Algorithm 1: The Basic Adam Optimizer

Require:

- 1: Initialized parameter θ_0 , step size η , batch size N_B
- 2: Exponential decay rates β_1 , β_2 , ε dataset $\{(x_i, y_i)\}_{i=1}^N$ Initialize: $m_0 = 0$, $v_0 = 0$

3: **For** all
$$t = 1, ..., T$$
 do

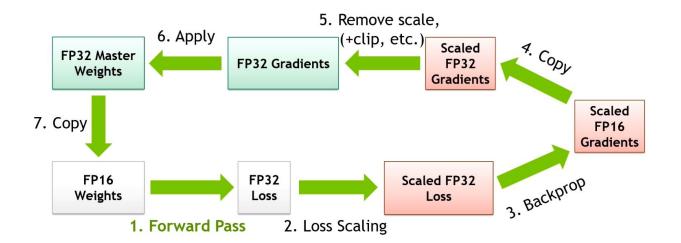
- Draw random batch $\{(x_{ik}, y_{ik})\}_{k=1}^{NB}$ from dataset
- 5: $g_t \leftarrow \sum_{k=1}^{N} \nabla \{(x_{ik}, y_{ik}, \theta_{t-1})\} // f'(\theta_{t-1})$

- 6: $m_t \leftarrow \beta_1$. $m_{t-1} + (1 \beta_1)$. g_t // moving Average 7: $v_t \leftarrow \beta_2$. $m_{t-1} + (1 \beta_2)$. g_t^2 8: $m_t^{\hat{}} \leftarrow \frac{m_t}{1 \beta_1^t}$, $v_t^{\hat{}} \leftarrow \frac{v_t}{1 \beta_2^t}$ // correction bias
- $\theta_t \leftarrow \theta_{t-1} \eta \cdot \frac{m_t^2}{\sqrt{p_t^2 + \epsilon}}$
- end for
- return final parameter θ_T

А как быть с тем, что градиент в fp16 может быть 0/inf?

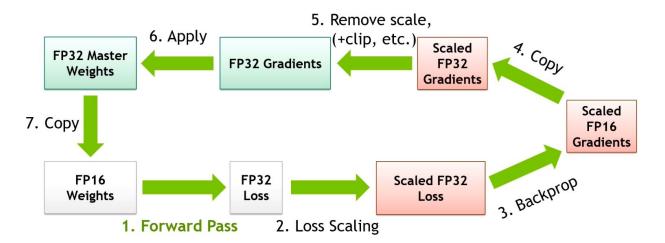
А как быть с тем, что градиент в fp16 может быть 0/inf?

MIXED PRECISION TRAINING



А как быть с тем, что градиент в fp16 может быть 0/inf?

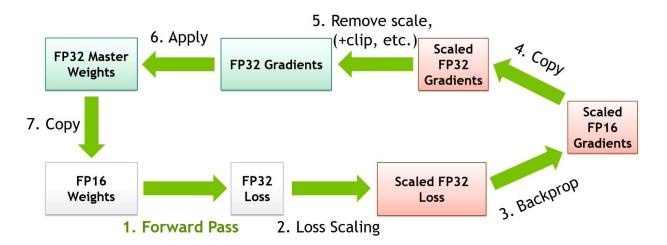
MIXED PRECISION TRAINING



C bf16 scaling не нужен (почему?)

А как быть с тем, что градиент в fp16 может быть 0/inf?

MIXED PRECISION TRAINING



C bf16 scaling не нужен (почему?), но более сложная схема нужна с fp8

Может, ускорим что-то еще?

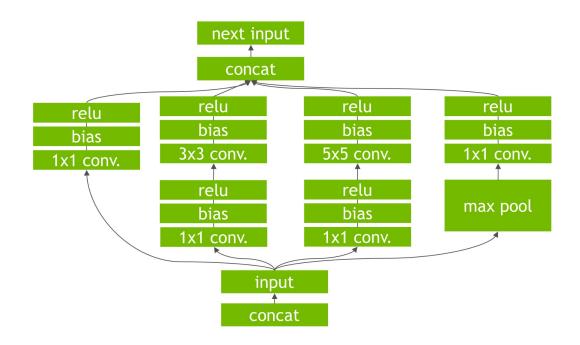


А как ускорять?

Давайте попробуем ускорить базовые операции - умножение матриц и свертки

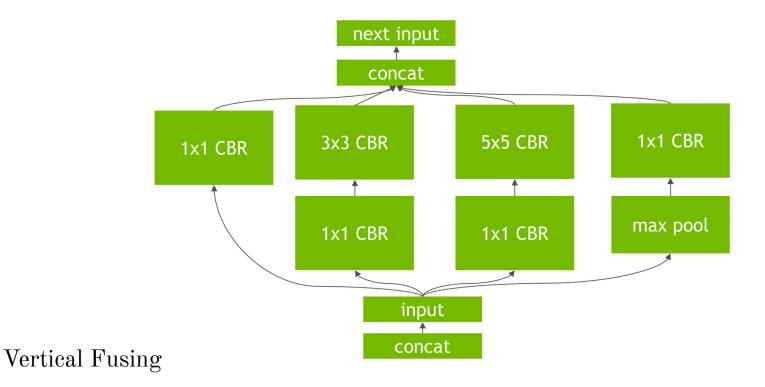


Kernel Fusing

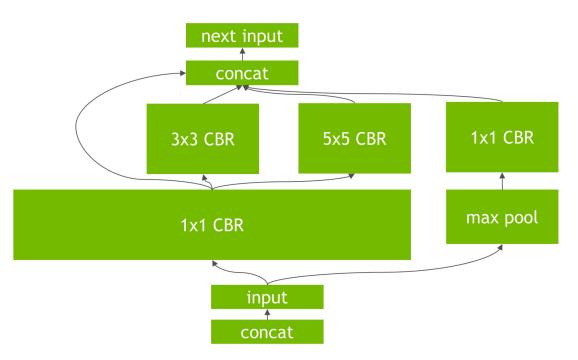


Можно ли сэкономить на графе вычислений?

Kernel Fusing



Kernel Fusing



Horizontal Fusing

Fusing example: conv + BN (at inference)

$$z = W * x + b$$

$$\mathrm{BN}(z) = \gamma \cdot \frac{z - \mu}{\sqrt{\sigma^2 + \epsilon}} + \beta$$

$$\mathrm{BN}(W*x+b) = \gamma \cdot \frac{W*x+b-\mu}{\sqrt{\sigma^2+\epsilon}} + \beta$$

$$\mathrm{BN}(W*x+b) = \alpha \cdot (W*x+b) + \beta - \alpha \cdot \mu = \alpha \cdot W*x + (\alpha \cdot b + \beta')$$

Activation fusing: cuBLAS предлагает специальный кернел

Как такое провернуть?

- JIT компиляция -> преобразуем код в какое-то промежуточное представление и в процессе соптимизируем его
- torch.jit.trace: модель + образец данных = ускорение + замороженная логическая структура
- torch.jit.script: модель + статическая оптимизация содержимого nn.Module

```
def f(x, y):
    if x.sum() < 0:
        return -y
    return custom_cpp_library.f(y)</pre>
```

Как такое провернуть?

- PyTorch 2.0 = torch.compile
- **TorchDynamo** analyzes your PyTorch code and extracts a computation graph. This graph represents the sequence of operations in your code, identifying opportunities for optimization. It handles Python control flow and data-dependent operations by introducing "guards" that check for changes in input properties (like shape or data type) and trigger recompilation if necessary.
- **TorchInductor.** The extracted graph is then passed to TorchInductor, which further optimizes the graph and compiles it into highly efficient machine code, often leveraging specialized hardware features like Tensor Cores on GPUs. TorchInductor can generate kernels using various backends, including Triton, a high-performance language for writing GPU kernels.

Вывод

Вывод

- blackbox штука => мы не знаем, что там происходит внутри
- Универсальная штука => тупая, можно сильно лучше, если подумать

Ну давайте подумаем?



Ну давайте подумаем?

Может, ускорим популярные операции?



Наивное решение:

```
for param in params:
    # Retrieve necessary data for the current parameter
    # Perform operations (add, multiply, lerp, etc.)
    # Update the parameter
```

Algorithm 1: The Basic Adam Optimizer

Require:

- 1: Initialized parameter θ_0 , step size η , batch size N_B
- 2: Exponential decay rates β_1 , β_2 , ε dataset $\{(x_i, y_i)\}_{i=1}^N$

Initialize:
$$m_0 = 0$$
, $v_0 = 0$

- 3: For all t = 1, ..., T do
- Draw random batch $\{(x_{ik}, y_{ik})\}_{k=1}^{NB}$ from dataset
- $g_t \leftarrow \sum_{k=1}^{N} \nabla [\{(x_{ik}, y_{ik}, \theta_{t-1})\} // f'(\theta_{t-1})]$
- 6: $m_t \leftarrow \beta_1 \cdot m_{t-1} + (1 \beta_1) \cdot g_t // \text{ moving Average}$
- 7: $v_t \leftarrow \beta_2 \cdot m_{t-1} + (1 \beta_2) \cdot g_t^2$ 8: $m_t^{\hat{}} \leftarrow \frac{m_t}{1 \beta_1^t} , v_t^{\hat{}} \leftarrow \frac{v_t}{1 \beta_2^t}$ // correction bias
- $\theta_t \leftarrow \theta_{t-1} \eta \cdot \frac{m_t}{\sqrt{v_t^2 + \varepsilon}}$
- return final parameter θ_T

- Наивное решение:

```
for param in params:
    # Retrieve necessary data for the current parameter
    # Perform operations (add, multiply, lerp, etc.)
    # Update the parameter
```

- Foreach - параллельные операции над листом тензоров, но все еще нужно несколько кернелов (стандарт в PyTorch)

Algorithm 1: The Basic Adam Optimizer

Require:

- 1: Initialized parameter θ_0 , step size η , batch size N_B
- 2: Exponential decay rates β_1 , β_2 , ε dataset $\{(x_i, y_i)\}_{i=1}^N$

Initialize: $m_0 = 0$, $v_0 = 0$

- 3: For all t = 1, ..., T do
- 4: Draw random batch $\{(x_{ik}, y_{ik})\}_{k=1}^{NB}$ from dataset
- 5: $g_t \leftarrow \sum_{k=1}^N \nabla [\{(x_{ik}, y_{ik}, \theta_{t-1})\}] // f'(\theta_{t-1})$
- 6: $m_t \leftarrow \beta_1$. $m_{t-1} + (1 \beta_1)$. g_t // moving Average
- 7: $v_t \leftarrow \beta_2 . m_{t-1} + (1 \beta_2) . g_t^2$
- 8: $m_t^{\hat{}} \leftarrow \frac{m_t}{1-\beta_t^t}$, $v_t^{\hat{}} \leftarrow \frac{\dot{v_t}}{1-\beta_t^t}$ // correction bias
- 9: $\theta_t \leftarrow \theta_{t-1} \eta \cdot \frac{m_t}{\sqrt{\nu_t^2 + \varepsilon}}$
- 10: end for
- 11: **return** final parameter θ_T

- Наивное решение:

```
for param in params:
    # Retrieve necessary data for the current parameter
    # Perform operations (add, multiply, lerp, etc.)
    # Update the parameter
```

- Foreach зафьюеженые операции над листом тензоров, но все еще нужно несколько кернелов (стандарт в PyTorch)
- FusedAdam один кернел (изначально было в Арех, но дошло и до PyTorch)

Algorithm 1: The Basic Adam Optimizer

Require:

- 1: Initialized parameter θ_0 , step size η , batch size N_B
- 2: Exponential decay rates β_1 , β_2 , ε dataset $\{(x_i, y_i)\}_{i=1}^N$

Initialize:
$$m_0 = 0$$
, $v_0 = 0$

- 3: For all t = 1, ..., T do
- 4: Draw random batch $\{(x_{ik}, y_{ik})\}_{k=1}^{NB}$ from dataset
- 5: $g_t \leftarrow \sum_{k=1}^{N} \nabla [\{(x_{ik}, y_{ik}, \theta_{t-1})\}] // f'(\theta_{t-1})$
- 6: $m_t \leftarrow \beta_1 \cdot m_{t-1} + (1 \beta_1) \cdot g_t // \text{ moving Average}$
- 7: $v_t \leftarrow \beta_2 \cdot m_{t-1} + (1 \beta_2) \cdot g_t^2$
- 8: $m_t^{\hat{}} \leftarrow \frac{m_t}{1-\beta_t^t}$, $v_t^{\hat{}} \leftarrow \frac{\dot{v_t}}{1-\beta_t^t}$ // correction bias
- 9: $\theta_t \leftarrow \theta_{t-1} \eta \cdot \frac{m_t}{\sqrt{\nu_t^2 + \varepsilon}}$
- 10: end for
- 11: **return** final parameter θ_T

- Наивное решение:

```
for param in params:
    # Retrieve necessary data for the current parameter
    # Perform operations (add, multiply, lerp, etc.)
    # Update the parameter
```

- Foreach зафьюеженые операции над листом тензоров, но все еще нужно несколько кернелов (стандарт в PyTorch)
- FusedAdam один кернел (изначально было в Арех, но дошло и до РуТогсh)
- В некоторых задачах дает ускорение в 30 процентов

Algorithm 1: The Basic Adam Optimizer

Require:

- 1: Initialized parameter θ_0 , step size η , batch size N_B
- 2: Exponential decay rates β_1 , β_2 , ε dataset $\{(x_i, y_i)\}_{i=1}^N$

Initialize:
$$m_0 = 0$$
, $v_0 = 0$

- 3: **For** all t = 1, ..., T **do**
- 4: Draw random batch $\{(x_{ik}, y_{ik})\}_{k=1}^{NB}$ from dataset
- 5: $g_t \leftarrow \sum_{k=1}^{N} \nabla [\{(x_{ik}, y_{ik}, \theta_{t-1})\}] // f'(\theta_{t-1})$
- 6: $m_t \leftarrow \beta_1 \cdot m_{t-1} + (1 \beta_1) \cdot g_t // \text{ moving Average}$
- 7: $v_t \leftarrow \beta_2 . m_{t-1} + (1 \beta_2) . g_t^2$
- 8: $m_t^{\hat{}} \leftarrow \frac{m_t}{1-\beta_1^t}$, $v_t^{\hat{}} \leftarrow \frac{v_t^2}{1-\beta_2^t}$ // correction bias
- 9: $\theta_t \leftarrow \theta_{t-1} \eta \cdot \frac{m_t}{\sqrt{\nu_t^2 + \varepsilon}}$
- 10: end for
- 11: **return** final parameter θ_T

- Доехало в torch.compile, но не до конца
- Работает для оптимизаторов, у которых есть foreach версия
- Не работает с, например, SparseAdam и L-BFGS
- Часто все равно нужно писать свои кернелы

```
optimizer = torch.optim.AdamW(model.parameters())
@torch.compile(fullgraph=False)
def compiled_step():
    optimizer.step()

# ... training loop
compiled_step()
```

Fused LayerNorm

$$y = \frac{x - E[x]}{\sqrt{Var[x] + \epsilon}} * \gamma + \beta$$

Fused LayerNorm

$$y = \frac{x - E[x]}{\sqrt{Var[x] + \epsilon}} * \gamma + \beta$$

- В РуТогсh используется наивная реализация: два прохода для вычисления дисперсии, запуск нескольких кернелов

Fused LayerNorm

$$y = \frac{x - E[x]}{\sqrt{Var[x] + \epsilon}} * \gamma + \beta$$

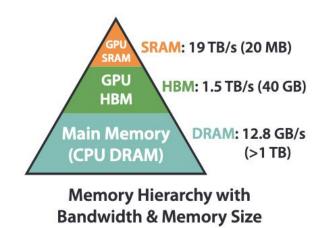
- В РуТогсh используется наивная реализация: два прохода для вычисления дисперсии, запуск нескольких кернелов
- Nvidia APEX: Welford's алгоритм + fusing

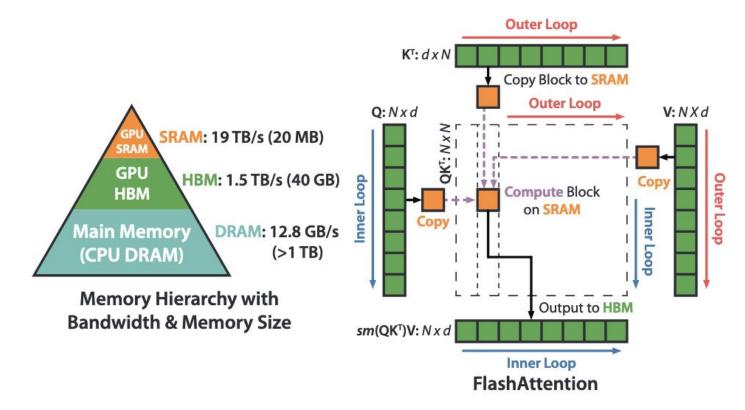
$$egin{aligned} ar{x}_n &= rac{(n-1)\,ar{x}_{n-1} + x_n}{n} = ar{x}_{n-1} + rac{x_n - ar{x}_{n-1}}{n} \ & \sigma_n^2 &= rac{(n-1)\,\sigma_{n-1}^2 + (x_n - ar{x}_{n-1})(x_n - ar{x}_n)}{n} = \sigma_{n-1}^2 + rac{(x_n - ar{x}_{n-1})(x_n - ar{x}_n) - \sigma_{n-1}^2}{n} \ & s_n^2 &= rac{n-2}{n-1}\,s_{n-1}^2 + rac{(x_n - ar{x}_{n-1})^2}{n} = s_{n-1}^2 + rac{(x_n - ar{x}_{n-1})^2}{n} - rac{s_{n-1}^2}{n-1}, & n>1 \ & \text{the periodicing eighbold} \end{aligned}$$

Algorithm 0 Standard Attention Implementation

Require: Matrices $\mathbf{Q}, \mathbf{K}, \mathbf{V} \in \mathbb{R}^{N \times d}$ in HBM.

- 1: Load \mathbf{Q} , \mathbf{K} by blocks from HBM, compute $\mathbf{S} = \mathbf{Q}\mathbf{K}^{\mathsf{T}}$, write \mathbf{S} to HBM.
- 2: Read **S** from HBM, compute P = softmax(S), write **P** to HBM.
- 3: Load **P** and **V** by blocks from HBM, compute $\mathbf{O} = \mathbf{PV}$, write \mathbf{O} to HBM.
- 4: Return O.
 - $O(Nd + N^2)$ обращений в HBM





- Нарежем Q, K, V на блоки, влезающие в кэш (tiling)
- QK считаем через произведение блочных матриц
- Софтмакс можно тоже вычислять блочно

$$m(x) := \max_{i} x_{i}, \quad f(x) := \left[e^{x_{1}-m(x)} \dots e^{x_{B}-m(x)}\right], \quad \ell(x) := \sum_{i} f(x)_{i}, \quad \text{softmax}(x) := \frac{f(x)}{\ell(x)}.$$

Как вычисляется softmax

For vectors $x^{(1)}, x^{(2)} \in \mathbb{R}^B$, we can decompose the softmax of the concatenated $x = [x^{(1)} \ x^{(2)}] \in \mathbb{R}^{2B}$ as:

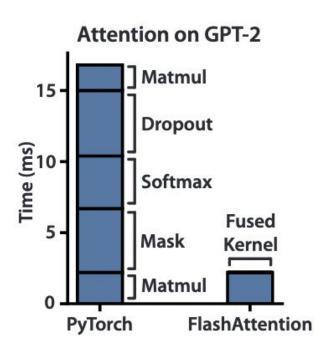
$$\begin{split} m(x) &= m(\left[x^{(1)} \ x^{(2)}\right]) = \max(m(x^{(1)}), m(x^{(2)})), \quad f(x) = \left[e^{m(x^{(1)}) - m(x)} f(x^{(1)}) \quad e^{m(x^{(2)}) - m(x)} f(x^{(2)})\right], \\ \ell(x) &= \ell(\left[x^{(1)} \ x^{(2)}\right]) = e^{m(x^{(1)}) - m(x)} \ell(x^{(1)}) + e^{m(x^{(2)}) - m(x)} \ell(x^{(2)}), \quad \text{softmax}(x) = \frac{f(x)}{\ell(x)}. \end{split}$$

Слияние softmax из разных блоков

- На бекварде можно не хранить S, P (нужны для вычисления градиентов), если знать нормализационные факторы (см аппендикс статьи)
- Но нужно больше вычислений, так как мы будем пересчитывать некоторые вещи
- Зато меньше лезем в глобальную память

- На бекварде можно не хранить S, P (нужны для вычисления градиентов), если знать нормализационные факторы (см аппендикс статьи)
- Но нужно больше вычислений, так как мы будем пересчитывать некоторые вещи
- Зато меньше лезем в глобальную память
- O(Nd + N) обращений в HBM

- Также пофьюзим кернелы



Algorithm 1 FlashAttention

```
Require: Matrices \mathbf{Q}, \mathbf{K}, \mathbf{V} \in \mathbb{R}^{N \times d} in HBM, on-chip SRAM of size M.
  1: Set block sizes B_r = \begin{bmatrix} \frac{M}{4d} \end{bmatrix}, B_c = \min(\begin{bmatrix} \frac{M}{4d} \end{bmatrix}, d).
  2: Initialize \mathbf{O} = (0)_{N \times d} \in \mathbb{R}^{N \times d}, \ell = (0)_N \in \mathbb{R}^N, m = (-\infty)_N \in \mathbb{R}^N in HBM.
 3: Divide Q into T_r = \begin{bmatrix} \frac{N}{B_r} \end{bmatrix} blocks \mathbf{Q}_1, \dots, \mathbf{Q}_{T_r} of size B_r \times d each, and divide \mathbf{K}, \mathbf{V} in to T_c = \begin{bmatrix} \frac{N}{B_c} \end{bmatrix} blocks
       \mathbf{K}_1, \dots, \mathbf{K}_{T_n} and \mathbf{V}_1, \dots, \mathbf{V}_{T_n}, of size B_c \times d each.
  4: Divide O into T_r blocks \mathbf{O}_i, \ldots, \mathbf{O}_{T_r} of size B_r \times d each, divide \ell into T_r blocks \ell_i, \ldots, \ell_{T_r} of size B_r each,
       divide m into T_r blocks m_1, \ldots, m_{T_r} of size B_r each.
  5: for 1 \le j \le T_c do
           Load \mathbf{K}_i, \mathbf{V}_i from HBM to on-chip SRAM.
           for 1 \le i \le T_r do
                Load \mathbf{Q}_i, \mathbf{O}_i, \ell_i, m_i from HBM to on-chip SRAM.
                On chip, compute \mathbf{S}_{ij} = \mathbf{Q}_i \mathbf{K}_i^T \in \mathbb{R}^{B_r \times B_c}.
                On chip, compute \tilde{m}_{ij} = \text{rowmax}(\mathbf{S}_{ij}) \in \mathbb{R}^{B_r}, \tilde{\mathbf{P}}_{ij} = \exp(\mathbf{S}_{ij} - \tilde{m}_{ij}) \in \mathbb{R}^{B_r \times B_c} (pointwise), \tilde{\ell}_{ij} =
10:
                \operatorname{rowsum}(\tilde{\mathbf{P}}_{i,i}) \in \mathbb{R}^{B_r}.
                On chip, compute m_i^{\text{new}} = \max(m_i, \tilde{m}_{ij}) \in \mathbb{R}^{B_r}, \ell_i^{\text{new}} = e^{m_i - m_i^{\text{new}}} \ell_i + e^{\tilde{m}_{ij} - m_i^{\text{new}}} \tilde{\ell}_{ii} \in \mathbb{R}^{B_r}.
11:
                Write \mathbf{O}_i \leftarrow \operatorname{diag}(\ell_i^{\text{new}})^{-1}(\operatorname{diag}(\ell_i)e^{m_i-m_i^{\text{new}}}\mathbf{O}_i + e^{\tilde{m}_{ij}-m_i^{\text{new}}}\tilde{\mathbf{P}}_{ij}\mathbf{V}_i) to HBM.
12:
                Write \ell_i \leftarrow \ell_i^{\text{new}}, m_i \leftarrow m_i^{\text{new}} to HBM.
13:
14:
            end for
15: end for
16: Return O.
```

https://arxiv.org/abs/2205.14135

Model implementations	OpenWebText (ppl)	Training time (speedup)
GPT-2 small - Huggingface [87]	18.2	$9.5 \text{ days } (1.0 \times)$
GPT-2 small - Megatron-LM [77]	18.2	$4.7 \text{ days } (2.0 \times)$
GPT-2 small - FlashAttention	18.2	$2.7 ext{ days } (3.5 \times)$
GPT-2 medium - Huggingface [87]	14.2	$21.0 \text{ days } (1.0\times)$
GPT-2 medium - Megatron-LM [77]	14.3	$11.5 \text{ days } (1.8 \times)$
GPT-2 medium - FlashAttention	14.3	$\textbf{6.9 days} \; \textbf{(3.0} \times \textbf{)}$

Model implementations	Context length	OpenWebText (ppl)	Training time (speedup)
GPT-2 small - Megatron-LM	1k	18.2	$4.7 \text{ days } (1.0 \times)$
GPT-2 small - FlashAttention	1k	18.2	$\textbf{2.7 days} \ (\textbf{1.7} \times)$
GPT-2 small - FlashAttention	2k	17.6	$3.0 \text{ days } (1.6 \times)$
GPT-2 small - FlashAttention	$4\mathrm{k}$	17.5	$3.6 \text{ days } (1.3\times)$

О чем мы забыли?

По секрету всему свету

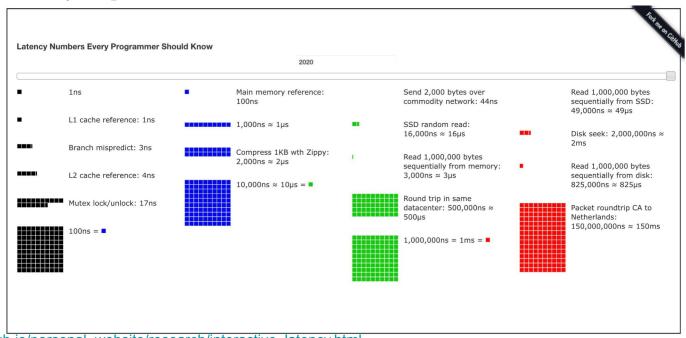
- DL - наука о данных

По секрету всему свету

- DL наука о данных
- И даже для ускорения часто важнее всего они

По секрету всему свету

- DL наука о данных
- И даже для ускорения часто важнее всего они



https://colin-scott.github.io/personal_website/research/interactive_latency.html

И как нам с этим жить?



Как хранить данные?

- Сырые данные (тексты/картинки) удобны для изучения, но неэффективны с точки зрения хранения
- Они часто занимают много места (много читаем с диска)
- Они требуют нетривиальную обработку

Как хранить данные?

- Сырые данные (тексты/картинки) удобны для изучения, но неэффективны с точки зрения хранения
- Они часто занимают много места (много читаем с диска)
- Они требуют нетривиальную обработку
- Ее можно сделать до начала обучения. Например:
 - Для картинок можно сделать заранее преобразования, которые не будут случайными в обучении
 - Для текстов можно сделать токенизацию заранее

Загрузка картинок

- Обычно это делается с помощью PIL.image
- Это медленно
- Можно сильно лучше, если использовать jpegturbo или nvJPEG

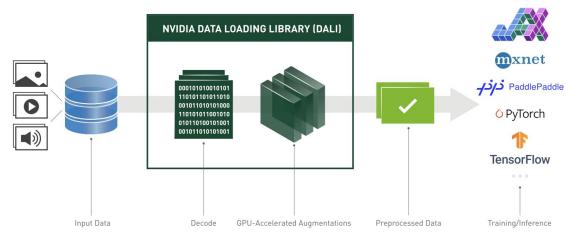


Предобработка картинок

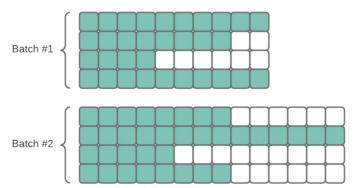
- В РуTorch функции предобработки и аугментаций сделаны на CPU
- Это медленно!

Предобработка картинок

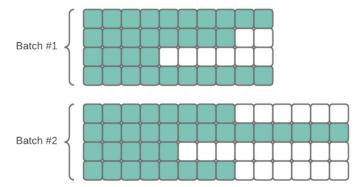
- В РуTorch функции предобработки и аугментаций сделаны на СРU
- Это медленно!
- Большинство из них можно перенести на GPU
- Есть библиотека NVIDIA DALI
- Подобное верно и для других доменов (аудио, видео, даже таблички и графы)



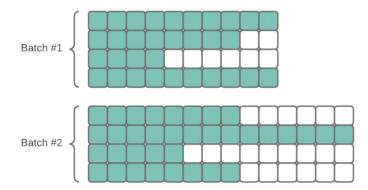
- Нужно делать padding в батче, это занимает время. Можно ускорять



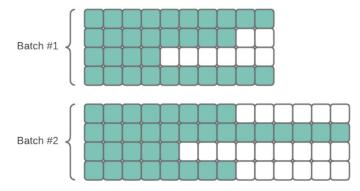
- Нужно делать padding в батче, это занимает время. Можно ускорять
- Паддинг всего датасета => ужас



- Нужно делать padding в батче, это занимает время. Можно ускорять
- Паддинг всего датасета => ужас
- Паддинг в collate_fn => лучше

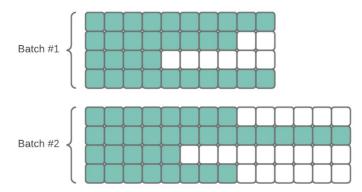


- Нужно делать padding в батче, это занимает время. Можно ускорять
- Паддинг всего датасета => ужас
- Паддинг в collate_fn => лучше
- Можно объединять последовательности похожей длины в один батч
- Обучение теперь станет не iid, но зато можем сильно ускориться



Предобработка текстов

- Нужно делать padding в батче, это занимает время. Можно ускорять
- Паддинг всего датасета => ужас
- Паддинг в collate_fn => лучше
- Можно объединять последовательности похожей длины в один батч
- Обучение теперь станет не iid, но зато можем сильно ускориться
- А можно объединять короткие последовательности в одну
- Подобное верно и для других доменов с последовательностями



- num_workers

- num workers
- pin_memory (физически выходы dataloader будут складываться в одном месте в RAM, что убирает приколы с виртуализацией и позволяет быстрее загружать данные на GPU и даже делать это асинхронно)

- num_workers
- pin_memory (физически выходы dataloader будут складываться в одном месте в RAM, что убирает приколы с виртуализацией и позволяет быстрее загружать данные на GPU и даже делать это асинхронно)
- prefetch factor

https://docs.pytorch.org/docs/stable/data.html



CPU&GPU синхронизации!



СРU&GPU синхронизации!

- CPU и GPU могут выполняться асинхронно, то есть пока вы делаете, например, backward можно подгружать следующий батч



СРИ&GРИ синхронизации!

- CPU и GPU могут выполняться асинхронно, то есть пока вы делаете, например, backward можно подгружать следующий батч
- Синхронизации убивают это
- Например, loss.item() делает ее



CPU&GPU синхронизации!

- CPU и GPU могут выполняться асинхронно, то есть пока вы делаете, например, backward можно подгружать следующий батч
- Синхронизации убивают это
- Например, loss.item() делает ее
- A loss.detach() нет



CPU&GPU синхронизации!

- CPU и GPU могут выполняться асинхронно, то есть пока вы делаете, например, backward можно подгружать следующий батч
- Синхронизации убивают это
- Например, loss.item() делает ее
- A loss.detach() нет
- Вычисление метрик на sklearn
- Синхронизация + перекладывание в numpy + метрика на CPU

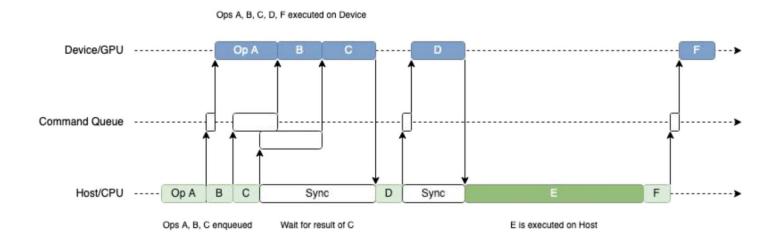


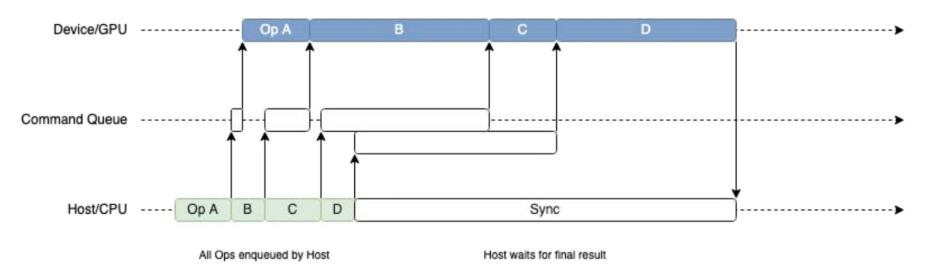
СРИ&GРИ синхронизации!

- CPU и GPU могут выполняться асинхронно, то есть пока вы делаете, например, backward можно подгружать следующий батч
- Синхронизации убивают это
- Например, loss.item() делает ее
- A loss.detach() нет
- Вычисление метрик на sklearn
- Синхронизация + перекладывание в numpy + метрика на CPU

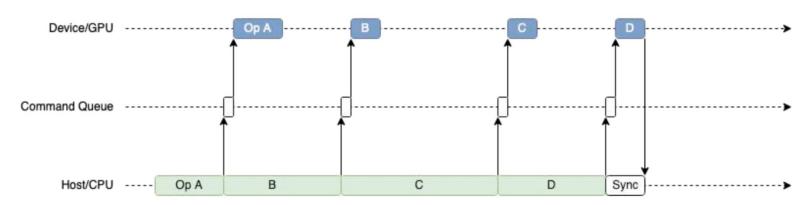
batch_size (я серьезно)





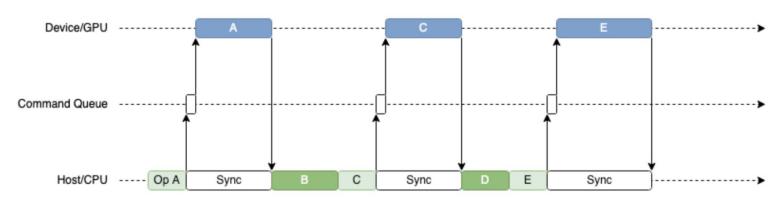


Device executes ops faster than Host can dispatch



Ops enqueued by Host are fine-grained

Op computation is interleaved between Device (A, C, E) and Host (B, D)



Because ops are sequentially dependent constant synchronization is required