Outline

1 2002_A rquitectura Piramide

2 2003_P iramideMultiresolucion

Una Arquitectura FPGA para la Pirámide Multiresolución

- Proyecto de asignatura de maestría: Implementación de la Pirámide en la tarjeta RC100 de Celoxica.
- Entrada: Video en RCA, Salida a monitor VGA.





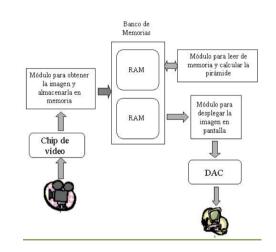


^{*} Marco Aurelio Nuño-Maganda. Una Arquitectura FPGA para la Pirámide Multiresolución. Tesis de Licenciatura con Magación Honorifica.

Universidad Americada de Acapulco. Facultad de Ingeniería en Computación (incorporada a la Universidad Nacional Autónoma de México). Dec.

Arquitectura Propuesta

- Procesamiento de video en tiempo real.
- Procesamiento simultaneo (doble búffer): Un proceso almacenaba un frame de memoria, mientras que otro procesaba el frame previamente almacenado.
- Lenguaje: Handel-C (RIP).
- DK1 Design Suite.
- FPGA: Spartan-II.
- Tarjeta: RC-100 de Celoxica.



Outline

1 2002_ArquitecturaPiramide

2 2003_P iramideMultiresolucion

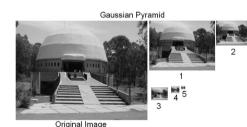
"Three Video Applications using an FPGA based pyramids implementation: Tracking, Mosaics and Stabilization"

En ese artículo se reportan dos arquitecturas hardware:

- Estimación de la pirámide de imágenes
- Calcular la correlación entre dos imágenes

Tres aplicaciones:

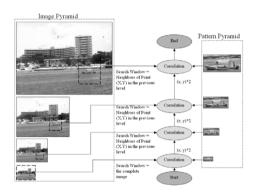
- Seguimiento.
- Estabilización.
- Generación de mosaicos.

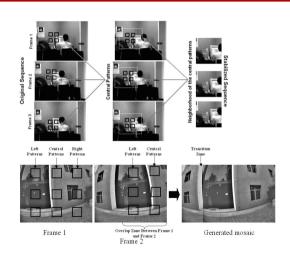


Original Imag

^{*} Marco Aurelio Nuño-Maganda, Miguel Arias-Estrada, and Claudia Feregrino-Uribe. "Three Video Applications using an FPGA based pyramids implementation: Tracking, Mosaics and Stabilization". In: IEEE International Conference on Field Programmable Technology. https://doi.org/10.1109/FPT.2003.1275771 ISBN: 978-0-7803-8320-3. Dec. 2003, pp. 336–339

Seguimiento, Estabilización y Mosaicos





Resultados

