Una Arquitectura FPGA para la Pirámide Multiresolución

- Proyecto de asignatura de maestría: Implementación de la Pirámide en la tarjeta
 RC100 de Celoxica
- Entrada: Video en RCA, Salida a monitor VGA.







^{*} Marco Aurelio Nuño-Maganda. Una Arquitectura FPGA para la Pirámide Multiresolución. Tesis de Licenciatura con Magación Honorifica.

Universidad Americada de Acapulco. Facultad de Ingeniería en Computación (incorporada a la Universidad Nacional Autónoma de México). Dec.

Arquitectura Propuesta

- Procesamiento de video en tiempo real.
- Procesamiento simultaneo (doble búffer): Un proceso almacenaba un frame de memoria, mientras que otro procesaba el frame previamente almacenado.
- Lenguaje: Handel-C (RIP).
- DK1 Design Suite.
- FPGA: Spartan-II.
- Tarjeta: RC-100 de Celoxica.

