

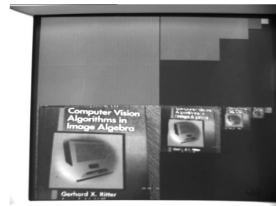
# Outline

1 2002<sub>A</sub>*arquitecturaPiramide*

2 2003<sub>P</sub>*iramideMultiresolucion*

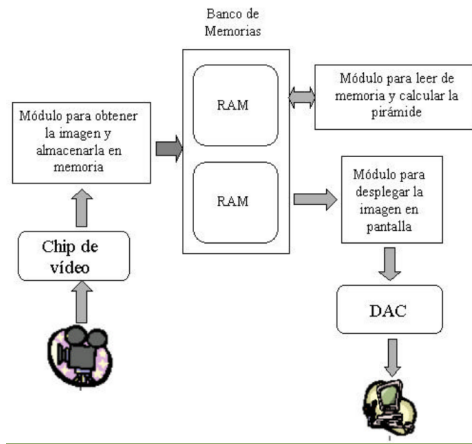
# Una Arquitectura FPGA para la Pirámide Multiresolución

- Proyecto de asignatura de maestría: Implementación de la Pirámide en la tarjeta RC100 de Celoxica.
- Entrada: Video en RCA, Salida a monitor VGA.



# Arquitectura Propuesta

- Procesamiento de video en tiempo real.
- Procesamiento simultaneo (doble búffer): Un proceso almacenaba un frame de memoria, mientras que otro procesaba el frame previamente almacenado.
- Lenguaje: Handel-C (RIP).
- DK1 Design Suite.
- FPGA: Spartan-II.
- Tarjeta: RC-100 de Celoxica.



# Outline

1 2002<sub>Arquitectura</sub>Piramide

2 2003<sub>piramide</sub>Multiresolucion

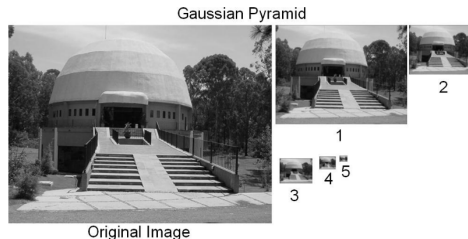
# “Three Video Applications using an FPGA based pyramids implementation: Tracking, Mosaics and Stabilization”

En ese artículo se reportan dos arquitecturas hardware:

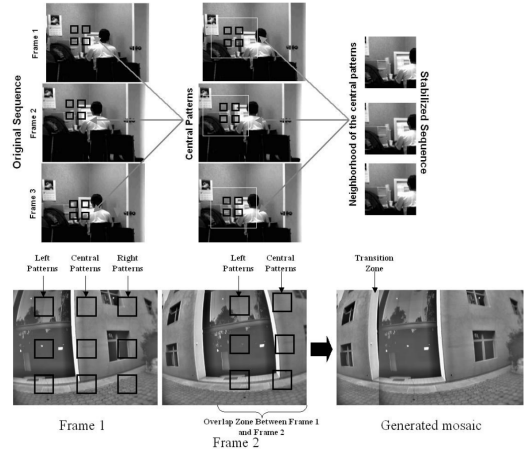
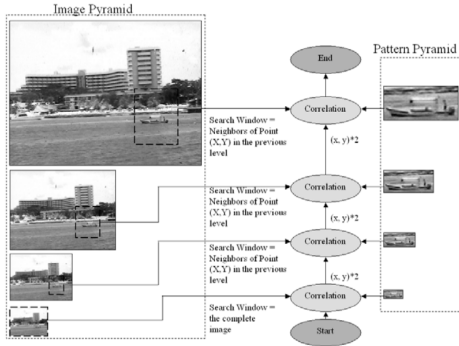
- Estimación de la pirámide de imágenes
- Calcular la correlación entre dos imágenes

Tres aplicaciones:

- Seguimiento.
- Estabilización.
- Generación de mosaicos.



# Seguimiento, Estabilización y Mosaicos



# Resultados

