Міністерство освіти і науки України

Національний технічний університет України «КПІ» імені Ігоря Сікорського Кафедра обчислювальної техніки ФІОТ

3BIT

з лабораторної роботи №4

з навчальної дисципліни «Архітектура комп'ютерів-2. Процесори»

Тема:

Підготовка та налаштування плати ВВВ

Виконав:

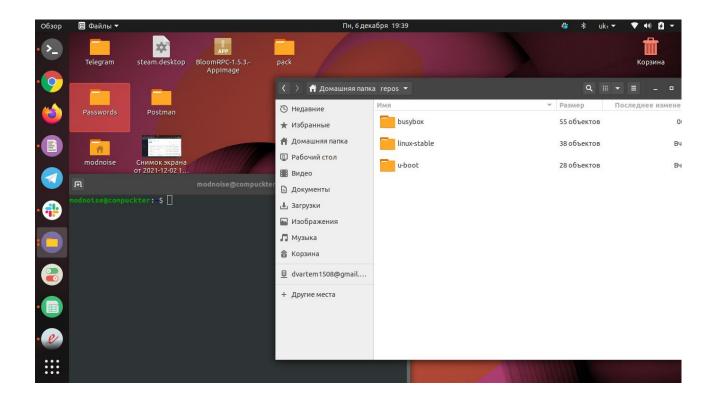
Студент 3 курсу кафедри ОТ ФІОТ,

Навчальної групи IB-93

Дромашко А.І.

Перевірив:

Нікольський С. С.



Dromashko Artem

