

# Результаты 1 итерации по проекту “Продвинутые лабораторные работы по RISC-V”

# План для 1 итерации

1. Созвон с заказчиком, уточнение вопросов по проекту.
2. Составление требования для 1 итерации.
3. Распределение задач на итерацию.
4. Ознакомление с технологиями, используемые в проекте.

# Результаты 1 итерации

Тестирование эмулятора mini-rv32ima:

[https://github.com/moevm/mse1h2025-riscv/tree/main/test\\_mini-rv32ima](https://github.com/moevm/mse1h2025-riscv/tree/main/test_mini-rv32ima)

Тестирование эмулятора mini-rv32ima:

[https://github.com/moevm/mse1h2025-riscv/tree/main/test\\_spike\\_sim](https://github.com/moevm/mse1h2025-riscv/tree/main/test_spike_sim)

Составленные идеи для лабораторных работ по отладке:

<https://github.com/moevm/mse1h2025-riscv/tree/main/variantsLab>

Добавление простейшей лабораторной работы:

[https://github.com/moevm/mse1h2025-riscv/tree/main/test\\_lab](https://github.com/moevm/mse1h2025-riscv/tree/main/test_lab)

# План на следующую итерацию

1. Общение с заказчиком с предоставлением результатов 1 итерации.
2. Добавление новых лабораторных работ.