Überprüfung der Eeprom-Inhalte nach der Reorganisation - Kanal 1

Adresse\Offset +0x00 +0x01 +0x02 +0x03 +0x04 +0x05 +0x07 +0x08 +0x09 +0x0A +0x0D +0x0E +0x0F +0x06 +0x0B +0x0C 0x0000 OxFF 0xFF OxFF 0xFF OxFF 0xFF OxFF 0xFF OxFF OxFF OxFF OxFF OxFF OxFF OxFF OxFF 0x0010 0xFF 0x0020 0xFF 0x0030 0xFF 0x0040 0xFF 0x0070 0xFF 0x0080 0xFF 0x0090 0xFF 0x00A0 0xFF 0x00B0 0xFF 0x00C0 0xFF 0x00D0 0xFF 0x00E0 0xFF 0x00F0 0xFF 0x0100 0xFF 0x0110 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF 0x0120 0xFF 0x0130 0xFF 0x0140 0xFF OxFF 0xFF OxFF 0xFF OxFF 0xFF 0x0150 0xFF 0x0160 0xFF 0x0170 0xFF 0x0180 0xFF 0x0190 0xFF 0x01A0 0xFF 0x01B0 0xFF 0x01C0 0xFF 0x01D0 0xFF 0x01E0 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF 0x01F0 0xFF 0xFF 0x0200 0x0210 0x0220 0xFF 0xFF 0xFF 0xFF 0x0230 0xFF 0x0240 0xFF 0x0250 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF Over 0xFF 0xFF 0x0260 0xFF 0x0270 0xFF 0x0280 0xFF 0x0290 0xFF 0x02A0 0xFF 0x02B0 0xFF 0x02C0 0xFF 0x02D0 0xFF 0x02E0 0xFF 0x02F0 0xFF 0x0300 0xFF 0x0310 0xFF 0x0320 0xFF 0x0330 0xFF 0x0340 0xFF 0x0350 0xFF 0x0360 0xFF 0x0370 0xFF 0x0380 0xFF 0x0390 0xFF 0x03A0 0xFF 0x03B0 0xFF 0x03C0 0xFF 0x03D0 0xFF 0x03E0 0xFF 0x03F0 0xFF 0x0400 0xFF 0x0410 0xFF 0x0420 0xFF 0x0430 0xFF 0x0440 0xFF 0x0450 0xFF 0xFI 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF 0xFF

Auflistung der reorganisierten Daten

Adresse	Beschreibung	We	rt	Adresse	Beschreibung	Wert
0x0016	ADC-Wandlerrate	0x40AB3333	5,35			
0x010E	SPI-Fehlerzähler	0x00		0x010F	Flag 'Kein Reset bei SPI-Fehler'	0x01
0x0110	RS232-Baudrate	0x00002580		0x0114	CODE 'RS232-Sperre'	0x00000000
0x01B4	Proportionalanteil 'SetDAC'	0x32			·	
0x01F4	Statistikspeicher					
<u> </u>						
L						
0x0418	Softwareversion	0x000004B0				
<u> </u>						