**به نام خدا**



**عنوان**

**پروژه جبرانی امتحان پایانترم درس طراحی سیستم‌های دیجیتال**

**استاد**

**دکتر فصحتی**

**نام و شماره دانشجویی**

**محمد علیزاده 401106244**

1. **پاسخ سوال 8**
2. ماژول طراحی شده در ادامه قرار داده خواهد شد. صرفا برخی از فرضیات مورد استفاده برای این سوال را ذکر می‌کنیم.

* ظرفیت پارکینگ 700 خودرو است.
* ماشین اعضای دانشگاه، در جایگاه سایر افراد نیز می‌تواند قرار بگیرد ولی برعکس این اتفاق ممکن نیست. به عبارت دیگر، فضای خالی برای اعضای دانشگاه، برابر فضای خالی پارکینگ بوده ولی فضای خالی اعضای خارج دانشگاه، برابر فضای خالی‌ای است که اولویت آن‌ها برای اعضای دانشگاه نیست.
* ممکن است ظرفیت انسان‌های عادی منفی باشد! این در صورتی رخ می‌دهد که با تغییر بازه زمانی، ظرفیت ممکن آن‌ها کاهش یابد و تعداد ماشین‌هایی که داخل هستند از ظرفیت بیشتر شوند.
* در صورتی که ظرفیت برای گروهی 0 یا منفی شود، امکان وارد شدن ماشینی از آن گروه وجود ندارد. به عبارتی ماشین امکان ورود دارد اگر و تنها اگر ظرفیت گروه آن نامنفی باشد.

در ادامه هر کجا عملی به منظور قابل سنتز بودن کد انجام شده بود، به رنگ ارغوانی نشان داده خواهد شد.

ماژول طراحی شده به صورت تکه تکه آورده شده و توضیح داده می‌شود. فایل مربوط به این ماژول تحت عنوان "PARKING\_CU.v" ضمیمه می‌شود.

* ورودی و خروجی‌ها و همچنین اعضای داخلی

module PARKING\_CU (

    uni\_parked\_car,

    parked\_car,

    uni\_vacated\_space,

    vacated\_space,

    uni\_is\_vacated\_space,

    is\_vacated\_space,

    is\_uni\_car\_entered,

    car\_entered,

    car\_exited,

    is\_uni\_car\_exited,

    clk

    );

    output integer uni\_parked\_car = 'd0,

        parked\_car = 'd0,

        uni\_vacated\_space = 'd700,

        vacated\_space = 'd500;

    output reg uni\_is\_vacated\_space = 'd1,

        is\_vacated\_space = 'd1;

    input car\_entered,

        is\_uni\_car\_entered,

        car\_exited,

        is\_uni\_car\_exited,

        clk;

    integer sec = 'd0,

        daytime = 'd0,

        uni\_entrances = 'd0,

        reg\_entrances = 'd0,

        uni\_departures = 'd0,

        reg\_departures = 'd0,

        reg\_capacity = 'd500;

ورودی‌های اضافه به ترتیب به منظورات زیر اضافه شده‌اند:

* + sec

هر کلاک را معادل یک ثانیه در نظر گرفته و ثانیه گذشته از شروع ساعت فعلی را نگه می‌دارد.

* + daytime

ساعت روز فعلی را نگه می‌دارد.

* + uni\_entrance

این متغیر تعداد دانشجویان وارد شده به پارکینگ را نگه می‌دارد.

* + uni\_departures

این متغیر تعداد دانشجویان خارج شده از پارکینگ را نگه می‌دارد.

* + reg\_intrances

این متغیر تعداد افراد عادی وارد شده به پارکینگ را نگه می‌دارد.

* + reg\_departures

این متغیر تعداد افراد عادی خارج شده از پارکینگ را نگه می‌دارد.

* + reg\_capacity

ظرفیت مربوط به افراد عادی در ساعت فعلی

دلیل اینکه چهار متغیر نشان داده شده چگونه بر قابلیت سنتز ماژول ما اثر می‌گذارند در ادامه بررسی شده است.

* بخش مربوط به بروزرسانی زمان با خوردن کلاک

    always @(posedge clk) begin

        if (sec == 'd3599) begin // each hour is 3600 time units(seconds)

            sec = 'd0;

            if (daytime == 'd23) begin

                daytime = 'd0;

            end

            else begin

                daytime = daytime + 'd1;

            end

            if (daytime >= 'd8 && daytime < 'd13)

                reg\_capacity = 'd200;

            else if (daytime == 'd13)

                reg\_capacity = 'd250;

            else if (daytime == 'd14)

                reg\_capacity = 'd300;

            else if (daytime == 'd15)

                reg\_capacity = 'd350;

            else

                reg\_capacity = 'd500;

        end

        else begin

            sec = sec + 'd1;

        end

    end

در این بخش، با خوردن کلاک ثانیه یک عدد زیاد شده و با رسیدن ثانیه‌های سپری شده به 3600، یک ساعت می‌گذرد. همچنین با توجه به ساعت فعلی، ظرفیت انسان‌های عادی تایین می‌شود.

* بخش مربوط به ورود و خروج

ن

    always @(posedge car\_exited) begin

        if (is\_uni\_car\_exited) begin

            if (uni\_entrances > uni\_departures)

                uni\_departures = uni\_departures + 'd1;

        end else begin

            if (reg\_entrances > reg\_departures)

                reg\_departures = reg\_departures + 'd1;

        end

    end

    always @(posedge car\_entered) begin

        if (is\_uni\_car\_entered) begin

            if (uni\_vacated\_space > 0) begin

                uni\_entrances = uni\_entrances + 'd1;

            end

        end else begin

            if (vacated\_space > 0) begin

                reg\_entrances = reg\_entrances + 'd1;

            end

        end

    end

با توجه به اینکه دانشجو وارد/خارج شده یا انسان عادی، این دو قسمت به صورت مستقل از هم متغیرهای مربوط به تعداد ورودی یا خروجی مربوطه را دستخوش تغییر می‌کنند.

* بروزرسانی خروجی‌ها

    always @(\*) begin

        parked\_car = reg\_entrances - reg\_departures; // Number of regular people, whose car is currently inside the parking.

        uni\_parked\_car = uni\_entrances - uni\_departures; // Number of university students, whose car is currently inside the parking.

        uni\_vacated\_space = 'd700 - parked\_car - uni\_parked\_car; // As university students can park as regular people, they can park within any space available just without priority.

        if ('d700 - reg\_capacity < uni\_parked\_car) // If there was at least one person from university who parked as a regular person, It means no university student is going to have priority. So all the left space belongs to regular people.

            vacated\_space = 'd700 - parked\_car - uni\_parked\_car;

        else // If there was no university student inside regular positions, The capacity is going to be calculated this way.

            begin

            vacated\_space = reg\_capacity - parked\_car; // $display(vacated\_space, reg\_capacity, parked\_car);

            end

        if (uni\_vacated\_space > 'd0) // If there was a space for university students, make this output 1. ow. 0.

            uni\_is\_vacated\_space = 'd1;

        else

            uni\_is\_vacated\_space = 'd0;

        if (vacated\_space > 'd0) // If there was a space for regular people, make this output 1. ow. 0.

            is\_vacated\_space = 'd1;

        else

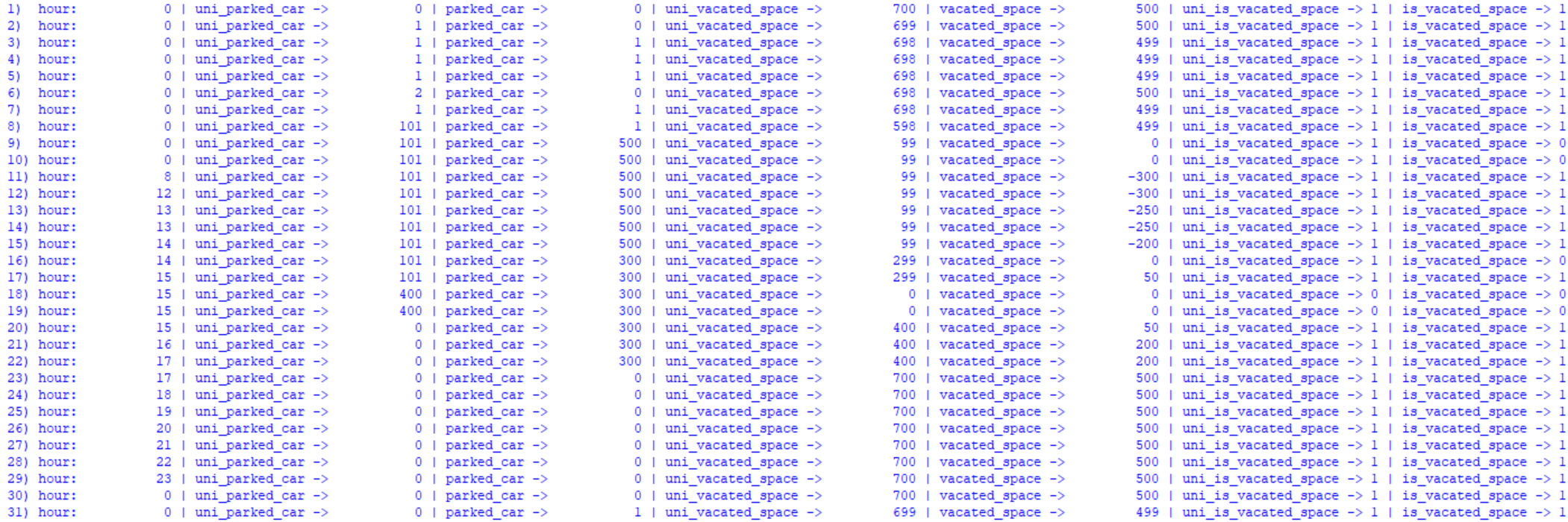
            is\_vacated\_space = 'd0;

        // Notice: the above capacities can be negetive based on the paritioning changes during the day.

    end

این ماژول خروجی‌ها را بروز می‌کند. کامنت‌گذاری‌ها به خوبی انجام گرفته‌اند. دلیل مربوط به 4 متغیر مذکور در بالا این است که اگر این متغیرها وجود نداشتند، parked\_car و uni\_parked\_car می‌بایست در دو always مربوط به ورود و خروج دستخوش تغییر می‌شد. همانطور که می‌دانیم، برای اینکه کد ما قابل سنتز باشد، نباید هیچ متغیری را در دو بلاک متفاوت مقدار دهی کنیم.

حال ماژول تست بنچ مربوطه را بررسی می‌کنیم. فایل مربوط به این ماژول تحت عنوان "TB.v" ضمیمه شده است. خروجی این تست بنچ به صورت زیر است. دلیل هر بخش آن را به اختصار توضیح می‌دهیم. لطفا کد مربوطه را به هنگام خواندن این قسمت بررسی کنید.

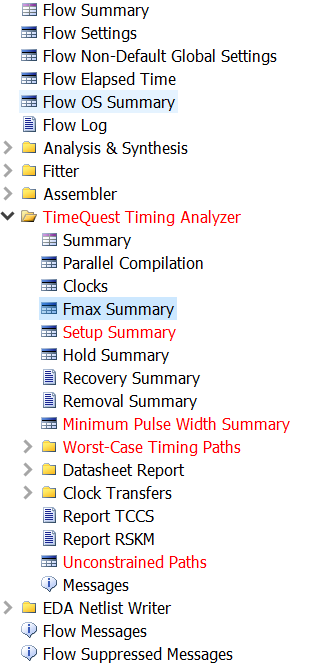


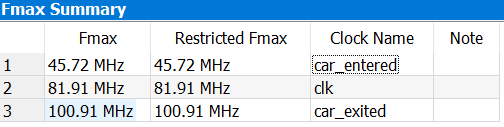
به ترتیب هر بخش را بررسی می‌کنیم:

1. مقدار اولیه
2. اضافه کردن یک دانشجو
3. اضافه کردن یک انسان عادی
4. اضافه کردن و حذف کردن یک انسان عادی به صورت همزمان
5. اضافه کردن و حذف کردن یک دانشجو به صورت همزمان
6. اضافه کردن یک دانشجو و حذف یک انسان عادی
7. اضافه کردن یک انسان عادی و حذف یک دانشجو
8. اضافه کردن 100 دانشجو
9. اضافه کردن 499 انسان عادی و پر شدن ظرفیت. همانطور که می‌بینیم خروجی فضای خالی عادی 0 شده است.
10. اضافه کردن یک انسان عادی دیگر. همانطور که انتظار می‌رفت، ماشینی به پارکینگ اضافه نشد.
11. منتظر ماندن تا زمانی که ساعت 8 شود. همچنین یک کلاک صبر می‌کنیم تا تغییرات مربوط به ظرفیت‌ها اعمال شود. همانطور که پیداست، ظرفیت انسان‌های عادی منفی می‌شود که این یعنی بیشتر از حد مجاز در پارکینگ حضور دارند. لذا طبق فرض اولیه دیگر حق ورود ندارند و فقط می‌توانند خارج شوند.
12. صبر کردن تا زمانی که ساعت 12 شود. به دلیل عدم تغییر ظرفیت‌ها، تغییری مورد انتظار نیست که خروجی انتظارات را براورده می‌کند.
13. صبر تا زمانی که ساعت 13 شود. چون ظرفیت انسان‌های عادی بیشتر می‌شود ظرفیت منفی بیشتر می‌شود.
14. یک انسان عادی اضافه می‌شود تا نشان داده شود با ظرفیت منفی کسی به پارکینگ اضافه نمی‌تواند بشود.
15. انتظار تا زمانی که ساعت 14 شود. ظرفیت انسان‌های عادی 50 تا بیشتر می‌شود لذا مقدار منفی آن به 0 نزدیک‌تر می‌شود.
16. خروج 200 انسان عادی و 0 شدن ظرفیت آن‌ها.
17. 15 شدن ساعت و افزایش 50 تایی ظرفیت انسان‌های عادی.
18. ورود 299 دانشجو و پر شدن پارکینگ. همانطور که می‌بینیم هر دو خروجی وجود فضای خالی 0 شدند.
19. اضافه شدن یک دانشجوی دیگر. همانطور که انتظار داشتیم تغییری رخ نداد چرا که پارکینگ پر است.
20. خروج 410 دانشجو. همانطور که انتظار می‌رود، 400 دانشجو خارج می‌شوند و برای 10 تای دیگر اتفاقی نمی‌افتد.
21. رسیدن ساعت به 16.
22. رسیدن ساعت به 17.
23. خارج شدن 310 انسان عادی. همانطور که انتظار می‌رود 300 نفر خارج می‌شوند و برای 10 نفر دیگر اتفاقی نمی‌افتد.
24. رسیدن ساعت به 18.
25. رسیدن ساعت به 19.
26. رسیدن ساعت به 20.
27. رسیدن ساعت به 21.
28. رسیدن ساعت به 22.
29. رسیدن ساعت به 23.
30. تمام شدن روز و بازگشت ساعت به 0.
31. خروج یک انسان عادی و ورود دیگری. از آنجا که پارکینگ خالی است کسی خارج نمی‌شود و صرفا یک نفر وارد می‌شود.
32. **سنتز**

برای سنتز کد وریلاگ زده شده، از نرم‌افزار کوارتوس و MAX V به عنوان FPGA خود استفاده می‌کنیم.

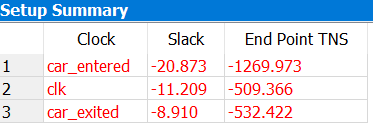
ابتدا فایل وریلاگ PARKING\_CU.v را به پروژه کوارتوس خود اضافه کرده و پس از انتخاب آن به عنوان top level entity پروژه را کامپایل می‌کنیم. برای یافتن گزارشات مربوط به فرکانس و زمانبندی، پس از کامپایل، از پوشه TimeQuestTimingAnalyser، گزینه Fmax summary را باز می‌کنیم.



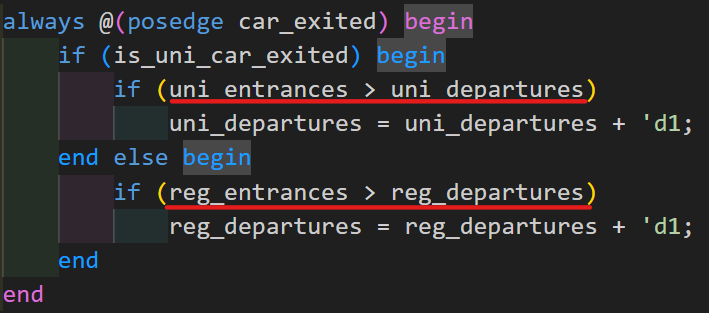


بیشترین فرکانس برای هر کدام از ورودی‌های مدار ما مطابق جدول بالا است. اما با توجه به اینکه ورودی‌های ما آسنکرون هستند، تایین یک فرکانس کلی بیشینه برای مدار معنای خاصی ندارد. اما اگر بخواهیم فرکانس بیشینه مشترکی که هیچ ورودی‌ای مشکل‌دار نشود اخذ کنیم، جواب 45.72 خواهد بود.

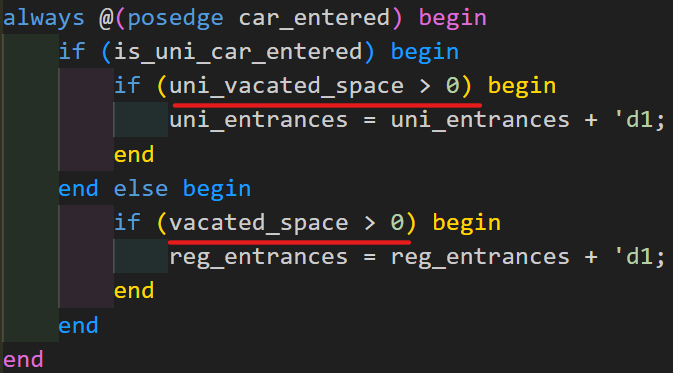
متوجه می‌شویم فرکانس ورودی ماشین‌ها به طور چشمگیری کمتر از سایرین است. حال برای فهمیدن دلیل این موضوع بررسی می‌کنیم که آیا این اختلاف فرکانس بخاطر ستاپ تایم است یا هلد تایم. با توجه به عکس زیر این اختلاف فرکانس از ستاپ تایم ناشی می‌شود. حال علت آن را بررسی می‌کنیم.

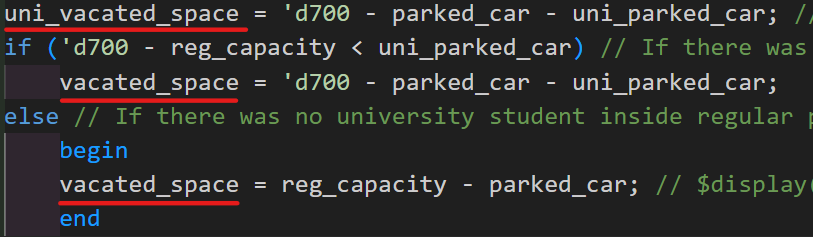


علت این موضوع به شروط موجود در آلویزهای مربوطه است. اگر دقت کنیم در آلویز مربوط به خروج خودرو، یک مقایسه ساده با دو ورودی انجام گرفته است.



این در حالی است که در مقایسه‌های صورت گرفته در آلویز مربوط به ورود، یک مقایسه با صفر وجود دارد که یکی از طرفین آن حاصل عبارت زیر است:





به وضوح پیچیدگی مقایسه دوم(در واقع مسیر بحرانی آن) از مقایسه اول بیشتر است. این موضوع باعث می‌شود زمان مورد نیاز برای اجرای این آلویز بیشتر شود که این باعث می‌شد زمان نهایی مورد نیاز برای آماده سازی این آلویز برای دور بعد زیاد شود. این امر باعث کاهش فرکانس می‌شود.