/Q31_Four_Bit_Register_TB/rst	:n							<u> </u>				
/Q31_Four_Bit_Register_TB/cl	lk								-	·		
/Q31_Four_Bit_Register_TB/	/I		1010		-	-	1100		•	·		
/Q31_Four_Bit_Register_TB/	A 0000		-		-	1010	-	1100	0000	·		1100
	0  +14	8 ps	12 ps	16 ps 20	ps 24 ps	28 ps	32 ps	36 ps 40	ps 44 ps	48 ps	52 ps	56 ps 60 ps