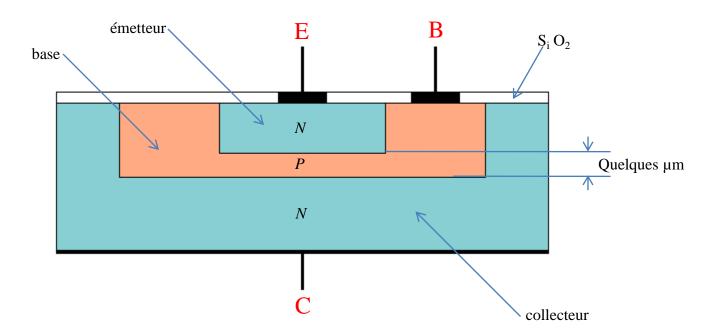
### 1.1 Constitution

a) Un transistor bipolaire est constitué d'une puce de semi-conducteur (silicium en général) comportant trois zones dopées successivement *NPN* ou *PNP*, donc présentant **deux jonctions** *PN* **ayant des sens passants opposés**.

la figure ci-dessous montre un transistor bipolaire NPN de type PLANAR.

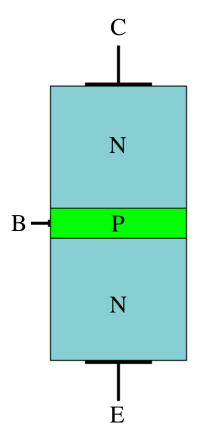


- b) La couche, appelée base, comprise entre les deux jonction est:
- extrêmement mince (quelques μm),
- moins dopée que les deux autre zones (les majoritaires y sont relativement peut nombreux). La zone constituée par le *substrat* est appelée **collecteur**; la 3<sup>ème</sup> zone porte le nom d'**émetteur**.
- c) Un transistor bipolaire est donc un composant à trois électrodes reliées respectivement aux trois zones de la pastille; il est conventionnellement représenté par l'un des deux schémas de la figure suivante.



La flèche indique le sens passant de la jonction émetteur-base, c'est-à-dire celui allant de P vers N : elle permet de distinguer les transistors *NPN* des transistors *PNP* 

d) Les transistors NPN étant les plus nombreux, nous adopterons généralement ce type de composant dans nos montages; de plus nous raisonnerons sur le modèle simple de la figure suivante:



### 1.2 Principe de fonctionnement

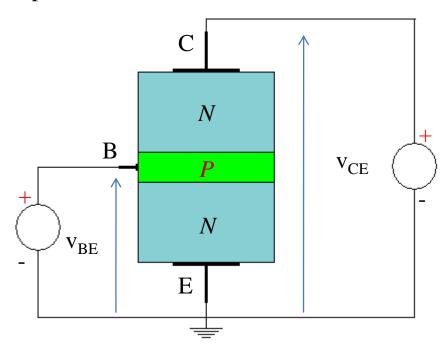
On appelle fonctionnement normal d'un transistor bipolaire celui pour lequel :

- •La jonction EB (émetteur-base) est polarisée en sens direct,
- •La jonction CB (collecteur-base) est polarisée en sens inverse,

C'est ce fonctionnement que nous allons étudier dans cette partie. Pour cela, nous raisonnerons sur un transistor bipolaire *NPN* polarisé par deux générateur tels que

$$v_{BE} > 0$$
 et  $v_{CE} > v_{BE}$ 

La figure ci-dessous montre la polarisation du transistor



### 1.2 Principe de fonctionnement

#### a) Diffusion des minoritaire à travers la base

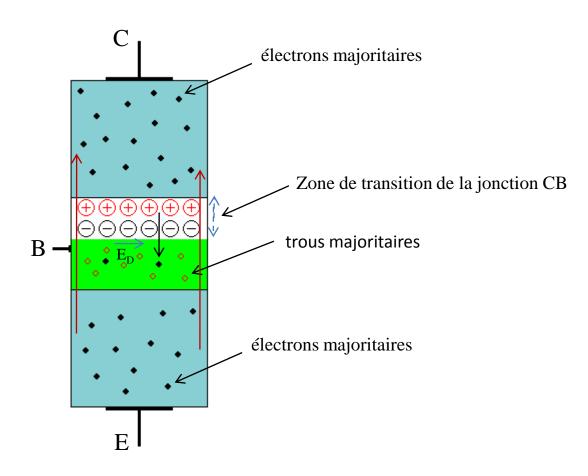
- Les électrons majoritaire de E (émetteur) diffuse à travers la jonction EB polarisée en sens direct; il deviennent alors minoritaire puisque B (base) est de type P.
- Ces électrons relativement nombreux au voisinage de la jonction *EB*, diffusent jusqu'à la jonction *CB*.
- Au cour de cette diffusion
- Quelque électrons se recombinent avec les trous majoritaires de B.
- Les plus nombreux atteignent la jonction CB très proche (l'épaisseur de la base vaut quelques μm).
- Cette jonction (CB) polarisée en inverse, est le siège d'un champ Ed intense (voir chapitre jonction *PN*) dirigé de *C* vers *B* : les électron qui à partir de *B* pénètrent dans la zone de transition correspondante sont propulsés dans *C*.
- Comme la base est extrêmement mince et peu dopée, le plus grand nombre d'électrons issus de E atteint *C*.

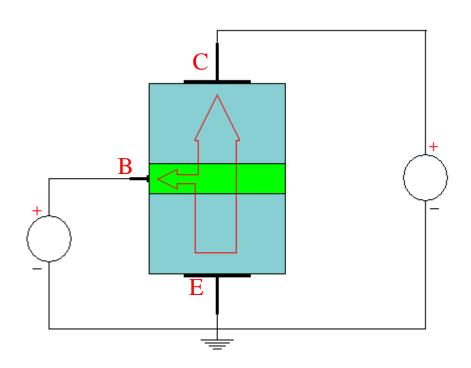
### b) Courant d'émetteur, de collecteur et de base

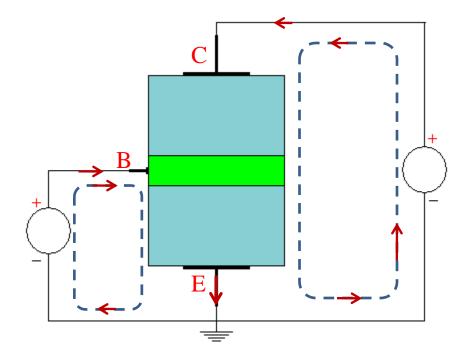
1 Le courant d'émetteur  $i_E$  (c'està-dire celui circulant dans le fil relié à E)est pratiquement constitué par le flux des électrons injectés depuis E dans B.

Le courant de collecteur  $i_C$  est dû au flux des électrons passant de B en C.

La proportion des recombinaison dans B étant très faible , on a:  $i_C \approx i_E$ 







Déplacement des électrons

Circulations des courants

Bien que la jonction CB soit polarisée en inverse, elle est traversée par un courant relativement important, pratiquement le courant direct de la jonction EB; cela résulte du fait que les deux jonctions appartiennent à un même cristal et sont très proches l'une de l'autre.

- 2 le courant de base est dû essentiellement à l'recombinaison dans la base de quelques électrons issus de E: tout se passe comme si les électrons qui ne se retrouvent pas dans  $i_C$  constituaient le courant  $i_B$
- 3 le courant  $i_B$  circulant le long de la maille 1 Le courant  $i_C$  circulant le long de la maille 2 Par conséquent :

$$i_E = i_C + i_B$$
 avec  $i_B << i_C$ 

#### c) Effet transistor

1 en fonctionnement normal la proportion d'électrons se recombinant dans la base dépend de l'épaisseur du dopage de cette zone : c'est donc une *constante* pour un transistor donné est il en est de même du rapport  $i_B/i_E$ , c'est-à-dire pratiquement du rapport  $i_B/i_C$ 

L'inverse de ce rapport constant, soit iC/iB, est lui-même constant: il est représenté par la lettre  $\beta$  (beta) et porte le nom d'amplification statique  $i_C/i_B = \beta$ 

Pour un transistor bipolaire en fonctionnement normal, le courant de collecteur iC est lié au courant de base iB par la relation :  $i_C = \beta i_B$ 

En injectant un courant  $i_B$  très faible dans la base, on peut commander un courant de collecteur  $i_C$  beaucoup plus intense

B pouvant atteindre des valeur supérieur à 100.

C'est l'effet transistor

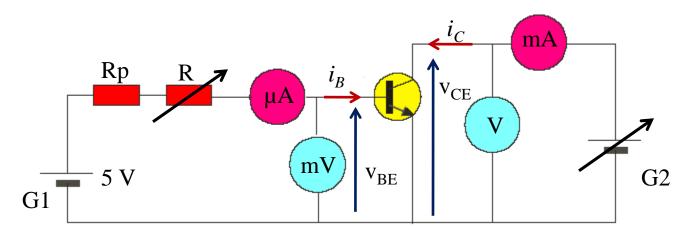
### Caractéristiques statiques

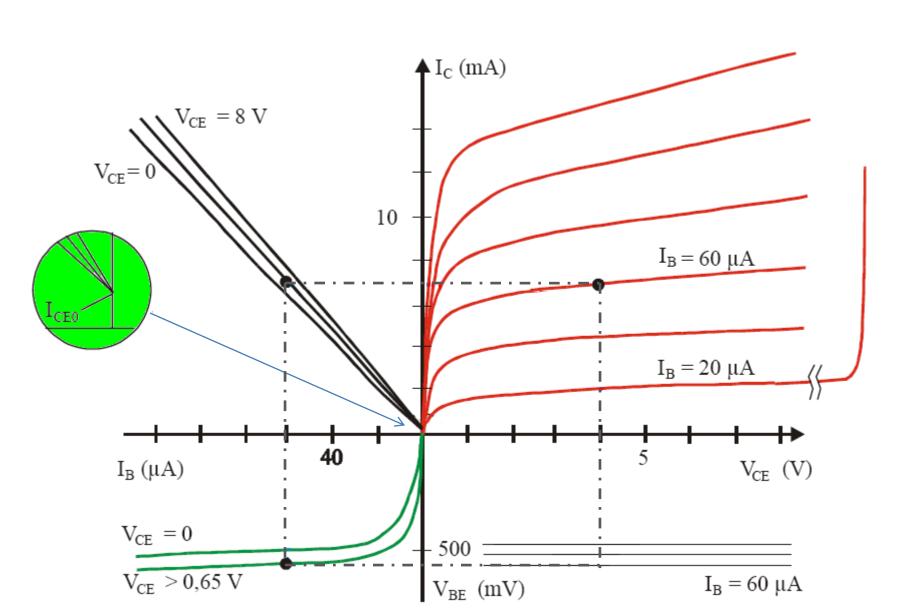
Le fonctionnement d'un transistor bipolaire est caractérisé par quatre grandeurs:

Entre B et E, la d.d.p  $v_{BE}$  et le courant  $i_{B}$ .

Entre C et E, la d.d.p  $v_{CE}$  et le courant  $i_C$ 

Le montage utilisé pour déterminer le réseau de caractéristiques est le suivant;





### Caractéristique d'éntrée

C'est  $i_B = f(V_{BE})$  avec  $V_{CE} = cte$  (coefficient  $H_{11}^{-1}$ ).

### Caractéristique de transfert en courant

C'est  $i_C = f(i_B)$  avec VCE=cte (coefficient  $H_{21}$ ).

### Caractéristique de sortie

C'est  $i_C = f(V_{CE})$  avec  $i_B = \text{cte}$  (coefficient  $H_{22}$ ).

### Caractéristique de transfert en tension

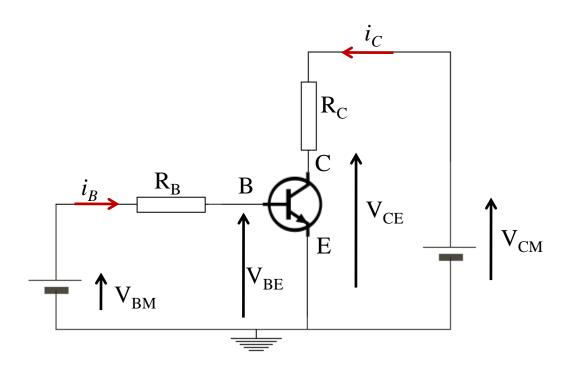
 $V_{BE} = f(V_{CE})$  avec  $i_B = cte$  (coefficient  $H_{12}$ ).

### Effet Early

D'après le réseau de caractéristiques de sortie, on remarque que la courant croit avec la tension de sortie  $V_{CE}$ . En réalité, le courant  $i_C$ = $\beta iB+i_{CE0}+k.V_{CE}$  Plus la tension VCE croît, plus la zone ou se recombinent les électrons et les trous devient étroite. Cette dépendance du courant avec la tension de sortie s'appelle *l'Effet Early* Les prolongements des parties rectilignes des caractéristiques vers les  $V_{CE}$  négatifs coupent l'axe  $V_{CE}$  au point  $V_{CE}$  = Vearly  $\approx (-50 \text{ à} -100 \text{ V})$ 

#### Point de fonctionnement d'un transistor bipolaire

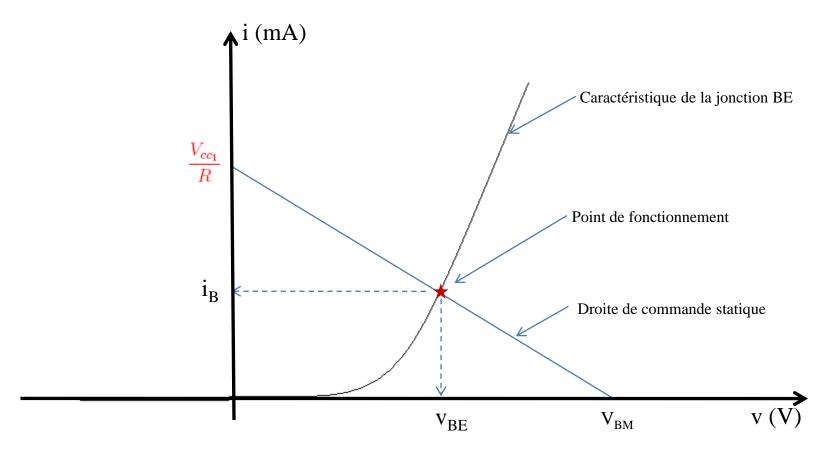
Le montage ci-dessous représente le montage usuel pour la polarisation d'un transistor bipolaire. En régime constant : un générateur de f.e.m.  $V_{BM}$  et une résistance  $R_{B_i}$  d'une part, un générateur de f.e.m  $V_{CM}$  et une résistance  $R_{C}$  d'autre part, représentent les éléments des générateurs de Thévenin équivalents branchés respectivement entre la base et la masse, et entre le collecteur et la masse



#### Point de fonctionnement d'un transistor bipolaire

a) Circuit de base

En appliquant la loi des maille on obtient :  $v_{BE} = V_{BM} - R_B i_B$ Dans le plan  $(v_{BE}, i_B)$  cette relation imposée par  $V_{BM}$  et  $R_B$  du circuit de base se traduit par une droite dite *droite de commande statique* (droite de charge)



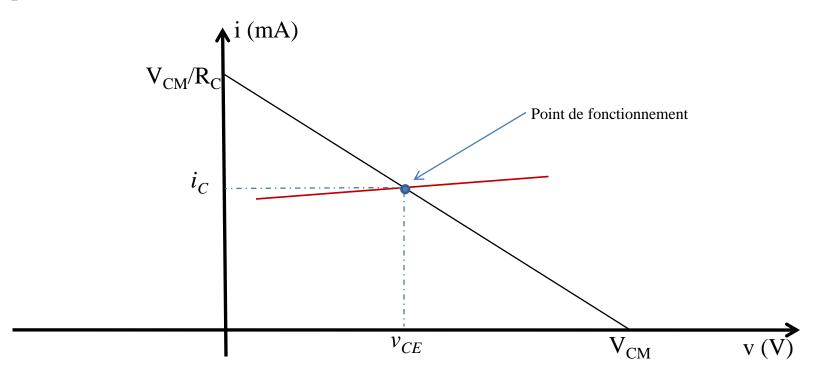
Dans ces conditions, le courant de base est tel que  $iB = (V_{BM} - v_{BE})/R_B$ 

#### b) Circuit du collecteur

En appliquant la loi des maille en sortie, la tension  $v_{CE}$  s'exprime comme suit:

$$v_{CE} = V_{CM} - R_C i_C$$

Dans le plan  $(v_{CE}, i_C)$  cette relation imposée par  $V_{CM}$  et  $R_C$  du circuit du collecteur se traduit par une droite dite *droite de charge statique*.



Connaissant la valeur de  $\beta$  et ayant déterminer la valeur du courant  $i_B$  et sachant que  $iC = \beta$  iB  $v_{CE} = V_{CM} - R_C i_C$ 

#### Circuit équivalent d'un transistor

En regardant les caractéristiques du transistor, on remarque qu'il y a des zones où son comportement est pratiquement linéaire. En choisissant le point de fonctionnement dans ces zones linéaires, les variations des grandeurs d'entrée et de sortie peuvent s'écrire comme suit :

$$\begin{bmatrix} \mathbf{v}_{\mathtt{BE}} \\ \mathbf{i}_{\mathtt{C}} \end{bmatrix} = \begin{bmatrix} \mathbf{h}_{11} & \mathbf{h}_{12} \\ \mathbf{h}_{21} & \mathbf{h}_{22} \end{bmatrix} \begin{bmatrix} \mathbf{i}_{\mathtt{B}} \\ \mathbf{v}_{\mathtt{CE}} \end{bmatrix}$$

Cette matrice possède des paramètres hybrides h<sub>ij</sub> qui sont les dérivées des paramètres H<sub>ij</sub> autour du point de fonctionnement.

 $h_{11} = v_{BE}/i_B$ : représente la résistance d'entrée du transistor, qui n'est autre que la pente de la caractéristique d'entrée. Il est défini aussi avec l'expression suivante :

$$h_{11} \approx 26 \frac{\beta}{I_C}$$
 ( $h_{11}$  en  $\Omega$ ,  $I_C$  en mA)

 $h_{21}=i_C/i_B$ : c'est le gain en courant du transistor, il est très proche de  $\beta$  qui est la pente de la caractéristique de transfert en courant.

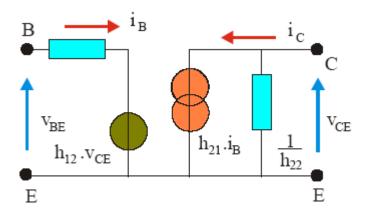
 $h_{22} = i_C / v_{CE}$ : c'est l'admittance de sortie du transistor, elle est en général faible et correspond à la pente des caractéristiques du réseau de sortie ;  $h_{22}$  est fonction du courant collecteur ;  $h_{22}^{-1}$ 

est de l'ordre de  $20 \text{ k}\Omega$  pour des courants collecteurs de l'ordre de quelques milliampères.  $h_{22} = v_{BE}/v_{CE}$ : C'est la pente des caractéristiques du réseau de transfert en tension. Ce paramètre étant voisin de zéro (typiquement  $10^{-5}$  à  $10^{-6}$ ) sera toujours négligé.

#### Schéma équivalent simplifié

En fait, il existe des capacités entre les électrodes d'un transistor. Ces capacités sont faibles et présentent en basse fréquence des impédances si grandes que l'on peut négliger leurs effets. Par contre en haute fréquence, les impédances de ces capacités parasites modifient le fonctionnement du transistor.

Si on néglige les capacités entre les électrodes, on obtient le schéma équivalent suivant, valable uniquement en basse fréquence, qui est la traduction graphique du modèle hybride du transistor. Il relie donc les variations des grandeurs d'entrée et de sortie.

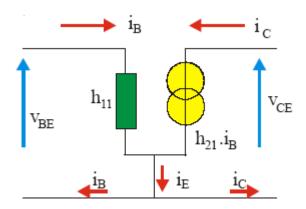


#### Schéma équivalent simplifié

On suppose que le transistor est placé à son point de fonctionnement, dans la zone linéaire des caractéristiques, par application de potentiels continus convenables sur les trois électrodes.

Cette opération se nomme la **polarisation du** transistor. Comme  $h_{12}$  est voisin de 0 et que  $h_{22}$  est petit, on peut encore simplifier le schéma. Dans ce modèle, le transistor se ramène à un circuit d'entrée qui est la résistance  $h_{11}$  et à un circuit de sortie constitué par un générateur de courant  $i_C = \beta i_B$ .

Les variations du courant de sortie sont égales à fois celles du courant d'entrée.



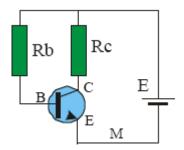
#### Polarisation d'un transistor

Le montage de polarisation vu précédemment possède un inconvénient; il nécessite deux sources de tension. En pratique, les transistors sont polarisés en utilisant une seul source de tension continue. Il existe plusieurs montage de polarisation.

#### Polarisation par résistance de base

Le montage de polarisation est simple et utilise une seul source de tension. Cependant ce dernier est sensible à la dérive thermique . En effet :  $IC = \beta I_B + I_{CE0}$ . Un accroissement du courant IC entraı̂ne une élévation de température de la jonction BC et un accroissement de  $I_{CE0}$  et par suite de  $I_C$ .

Ce type de polarisation ne devrait *jamais être employé pour un transistor utilisé en amplificateur*. Mais ce montage est tolérable pour un transistor utilisé en commutation.

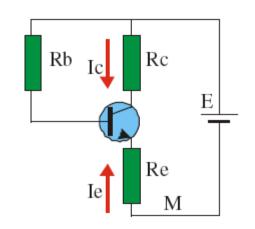


#### Polarisation par réaction d'émetteur

L'introduction d'une résistance entre l'émetteur et la masse est une façon de compenser les variations de  $\beta$ . Si le gain augmente, IC et donc IE augmentent. Le potentiel d'émetteur ( $V_{EM} = RE.IC$ ) croît ainsi que le potentiel de base (VBE » 0,65 V) ce qui diminue ainsi le courant base puisque IB = (E - VBM)/RB.

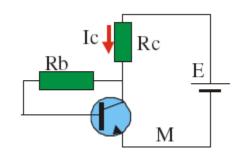
Le mot « réaction » signifie qu'une grandeur de sortie (IC) fait varier une grandeur d'entrée (IB).

L'élément de réaction (commun à l'entrée et à la sortie) est ici la résistance d'émetteur.



#### Polarisation par réaction de collecteur

Si le gain augmente, IC augmente donc VCE diminue (en effet VCE = E - RC.IC) ainsi que la différence de potentiel aux bornes de la résistance de base. Le courant base diminue et contrebalance l'accroissement du gain. Cette méthode, bien que meilleure que la précédente, n'est pas très satisfaisante.



#### Polarisation par pont de base et résistance d'émetteur

Pour rendre indépendant le courant collecteur des variations du gain, on utilise un diviseur de tension nommé « pont de base ».

Le pont diviseur maintient constant  $V_{BM}$  à condition que les variations du courant base puissent être négligées devant le courant  $I_1$  qui circule dans les résistances du pont de base.

$$V_{BM} = R2.I_1$$

$$V_{BM} = V_{BE} + V_{EM}$$
 et  $V_{BE} \approx (0.65 \text{ V})$ .

$$I_E = V_{EM}/RE = (R2.I1 - 0.65)/RE$$

Mais comme IB << IC

on a :  $IC \approx IE$ 

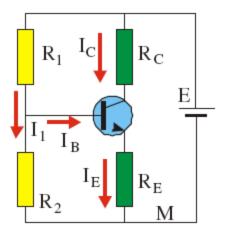
La valeur de IC est indépendante du gain.

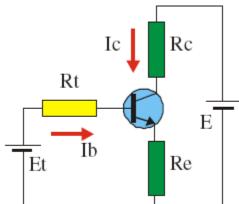
En imposant le potentiel de la base, on impose le potentiel de l'émetteur donc le courant d'émetteur et donc le courant de collecteur.

En remplaçant E, R1 et R2 par le générateur de

Thévenin

équivalent, on tire : 
$$E_T = E \frac{R_2}{R_1 + R_2}$$
 ;  $R_T = \frac{R_1 \cdot R_2}{R_1 + R_2}$ 





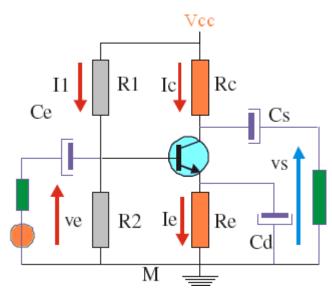
Soit : 
$$V_{BM} = E_T - R_T I_B$$

Si 
$$I_B \ll I_1$$
 alors  $V_{BM} = E_T$ 

#### Montage Emmeteur Commun

Le transistor est placé, par la polarisation, dans une zone où ses caractéristiques sont linéaires ( $IB_F$ ,  $VBE_F$ ,  $IC_F$  et  $VCE_F$ ). On applique sur sa base un signal variable qui va provoquer des variations  $i_B$  du courant base  $IB_F$ . Ces variations sont amplifiées par le transistor et son courant de sortie IC présente des variations  $i_C$  par rapport à la valeur au repos ICF. Le générateur continu E permet la polarisation. C'est aussi lui qui fournira l'énergie nécessaire à l'amplification du signal.

Le montage adéquat est celui qui utilise une polarisation par pont de base est une résistance d'émetteur.



#### Montage Emmeteur Commun

CE et CS sont des *condensateurs de liaison*. Leur rôle est de permettre le passage des signaux d'entrée et de sortie sans que les potentiels continus présents sur la base et le collecteur du transistor influent sur le fonctionnement du générateur et de l'étage suivant. Leur impédance infinie en continu doit être très faible en régime variable. On utilise des condensateurs polarisés de forte valeur (> 50µF) pour que leurs impédances restent très faibles même pour les basses fréquences.

La résistance d'émetteur RE est nécessaire pour polariser correctement le transistor, mais sa présence diminue beaucoup le gain en régime variable. On place, en parallèle à cette résistance, un condensateur de forte valeur (CD) qui se comporte comme un court-circuit en alternatif et comme une impédance infinie en continu. CD est un condensateur de découplage. Ce montage est nommé:

« émetteur commun découplé ».

#### Montage Emmeteur Commun

La tension de repos entre le collecteur et l'émetteur est choisie pour obtenir  $VCE_F = Vcc/2$ . Ce choix sera justifié ultérieurement. Les valeurs des résistances du montage sont calculées pour obtenir le point de fonctionnement choisi. La valeur du courant de collecteur  $IC_F$  est choisie en fonction de l'application envisagée (et des étages qui peuvent suivre).

Pour la droite de charge, on a : VCE = Vcc - RC.IC + RE.IE.

Comme IB << IC, cette relation s'écrit :

VCE = Vcc - (RC + RE).IC