

Les 10 commandements du VHDL-RTL

- 👁 Tu décomposeras tes systèmes en **PC** et **PO**
- 👁 Tu sépareras la **combinatoire** des **registres**
- 👁 Pour faire de la **combinatoire**, tu **suivras** les règles suivantes:
 - Tu listeras tous les signaux utilisés dans le `process` dans la **liste de sensibilité**
 - Tu **affecteras un signal au moins une fois** entre le début et la fin du `process`
 - Tu ne feras **pas de de boucles** combinatoire
 - Tu **n'affecteras et n'utiliseras pas** un signal dans le **même** `process`
 - Tu n'utiliseras que la **valeur** d'un signal, sans détecter de front
 - Tu n'affecteras un **signal** que dans **un seul** `process`
 - Tu n' **utiliseras pas d'instruction d'attente** entre le début et la fin du `process`
- 👁 Tu ne génèreras **pas d'horloge** ni avec des portes combinatoires ni avec des registres
- 👁 Tu seras **concis**, en regroupant les registres dans un seul `process` séquentiel