

# رشته تحصیلی: مهندسی کامپیوتر انبه اول 1402–1401 مقطع تحصیلی: مهندسی کامپیوتر امتحان: 90 دقیقه امتحان و کامپیوتر امتحان به صورت جزوه: باز امتحان به صورت جزوه: باز امتحان: 3 امتحان به صورت جزوه: باز امتحان: 3 امتحان به صورت جزوه: باز امتحان: 3 امتحان به صورت عزوه: باز امتحان: 400 دقیقه امتحان: 400 دقیقه امتحان: 5 امتحان به صورت عزوه: باز امتحان باز ا

#### لطفا به نكات زير توجه فرماييد:

- امتحان در دو بخش برگزار می شود
- در بخش اول که به عنوان میان ترم برگزار می شود در زمان امتحان مسیر داده و کنترلر سوال را طراحی می کنید و در ایلرن آپلود می کنید.
- در بخش دوم که تا آخر وقت روز امتحان مهلت دارید، باید کد وریلاگ شبیه سازی شده را با رعایت ساختاری که در تمرین انجام داده اید آپلود
- به همراه کدها باید یک گزارش آپلود کنید که صراحتا مشخص کنید مسیر داده و کنترلر طراحی شده در بخش اول امتحان چه مشکلات احتمالی داشته و چگونه بر طرف شده است و مسیر داده و کنترلر جدید (در صورت نیاز) با مشخص شدن تفاوتها آپلود شود.

به روش FSM + Datapath) FSMD) ماژولی طراحی کنید که یک ماتریس 5 در 5 در 64، مطابق توضیحات زیر را از ورودی دریافت کرده و تابع colParity که در ادامه آمده است را روی آن اعمال کند. سعی کنید در طراحی مسیرداده و کنترلر از حداقل مدارهای محاسباتی استفاده کنید.

#### فایل های ورودی:

نام فایلهای ورودی به صورت "input\_i.txt" است که در آن i شماره فایل است. تمامی این فایل ها در فولدر "tests" قرار دارند. هر فایل شامل 64 خط می باشد که در هر خط ۲۵ درایه یک صفحه در محور z-x آورده شده است. ترتیب این صفحات از راستای y=63 تا y=63 است. یعنی در خط اول ۲۵ درایه جلوترین صفحه و در خط آخر، ۲۵ درایه عقب ترین صفحه آورده شده است.

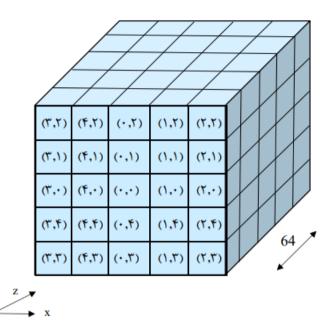
ترتیب ۲۵ درایه واقع در هر خط، بدین صورت است که از خانه پایین چپ (x, z) = (3, 3) شروع کرده و با حرکت به سمت راست و بالا به خانه بالا راست (x, z) = (2, 2) می رسیم. مسیر خواندن خانه این درایه ها در چند مرحله اول به شکل زیر است:

 $(3,3) \Rightarrow (4,3) \Rightarrow (0,3) \Rightarrow (1,3) \Rightarrow (2,3) \Rightarrow (3,4) \Rightarrow (4,4) \dots$  iکته مهم: برای خواندن ورودی تنها مجاز به استفاده از یک رجیستر 25 بیتی هستید.



# رشته تحصیلی: مهندسی کامپیوتر انبمال اول 1402–1401 دانشکده برق و کامپیوتر مقطع تحصیلی: کارشناسی مدت امتحان: 90 دقیقه امتحان و کامپیوتر امتحان تاریخ امتحان تام استاد:

شكل ماتريس ورودى:



#### فایل های خروجی:

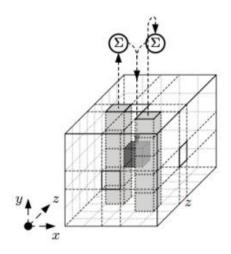
نام این فایل ها را به صورت "output\_i.txt" در نظر بگیرید که در آن i شماره فایل است. تمامی فایل های خروجی را در همان فولدر "tests" بسازید و ذخیره کنید. درایه ها را به همان ترتیبی که خوانده اید(پس از اجرای تابع)، در فایل خروجی بنویسید.

### تابع colParity:

تابع colParity برای هر بیت در ماتریس A به صورت زیر تعریف می شود:

 $A[i][j][k] = A[i][j][k] \oplus parity(A[i-1][0...4][z]) \oplus parity(A[i+1][0...4][z-1])$  اين تابع به ازاى هر بيت در ماتريس، parity دو ستون مشخص شده در فرمول بالا را محاسبه کرده و عمليات xor را بين نتايج بدست آمده و مقدار خانه انتخاب شده انجام مىدهد.

شکل زیر، عملیات colParity را برای یکی از خانه های ماتریس نشان میدهد:



راهنمایی: parity یک مجموعه بیت مشخص می کند که تعداد یک ها در این مجموعه زوج است یا فرد. در صورت فرد بودن، نتیجه عملیات یک بیت 1 و در غیر اینصورت یک بیت 0 است.



ě	پردیس دانشکده های فنی دانشگاه تهران	رشته تحصیلی: مهندسی کامپیوتر	نيمسال اول 1402–1401
30320	دانشکده برق و کامپیوتر	مقطع تحصیلی: <b>کارشناسی</b>	مدت امتحان: <b>90 دقیقه</b>
	نام درس: طراحی کامپیوتری سِستمهای دیجیتال	تاريخ امتحان 1401/10/12	امتحان به صورت جزوه: <b>باز</b>
	نام استاد:	ساعت:	صفحه 3 از 3
	نام و نام خانوادگی: .	شماره دانشجویی:	گرایش:



## نکات پیاده سازی:

- مقدار هر خانه در ماتریس باید حتما با استفاده از الگوی بالا محاسبه شود و استفاده از مقادیر hard code
- فرآیند پیمایش ماتریس باید با استفاده از controller صورت بگیرد و استفاده از حلقه های for به هیچ وجه مجاز نیست.
  - عدم رعایت هر یک موارد فوق منجر به کسر بخشی از نمره این سوال می گردد.
- بخش زیادی از نمره نهایی شما، مربوط به اجرای درست برنامه میشود. بنابراین با بررسی تست کیسهای مختلف و متنوع از اجرای درست برنامه خود مطمئن شوید.

#### مواردی که باید تحویل دهید:

- گزارش شامل طراحی کنترلر (FSM) و مسیر داده بر روی کاغذ
- تمامی فایل های لازم برای اجرای پروژه (فایل های hdl، تست بنج و...).

موفق باشيد