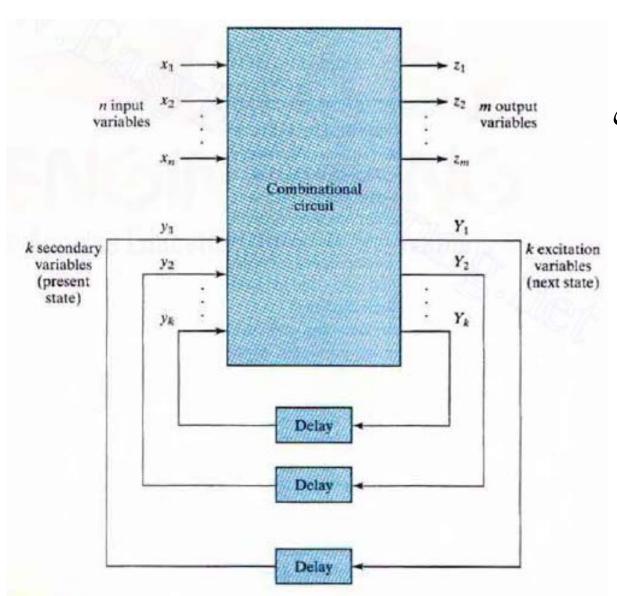
المنطق التتابعي غير المتزامن

Asynchronous Sequential Logic

1/9 مقدمة: Introduction



• المخطط الصندوقي لدارة تتابعية غير متزامنة

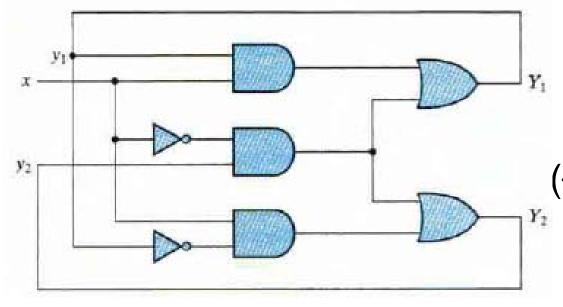
2/9 عملية التحليل: Analysis Process

- تتكون عملية تحليل الدارات التتابعية غير المتزامنة من استنتاج جدول أو مخطط يشرح تتابع الحالات الداخلية والمخارج كتابع لمتغيرات الدخل.
- نسشرح في البداية عملية تحليل هذه الدارات التي فيها مسارات تغذية راجعة بدون مواسك latches.
- نوضح التحليل بثلاثة أمثلة محددة الأول يوضح مفهوم جدول العبور transition table والثاني يحدد جدول التدفق Flow table والثاني يحدد جدول التدفق والثالث يتعلق باستقرار هذا النوع من الدارات.

جدول العبور: Transition Table

- مثال: حلل دارة الشكل جانبا؟
 - التعرف على الدارة:

للدارة متغير دخل χ وحالتين داخليتين (حلقتي تغذية راجعة) للحالتين الداخليتين متغيري تحريض $\gamma_2 \ \gamma_1$ ومتغيرين ثانويين $\gamma_2 \ \gamma_2$.



تبدأ عملية التحليل بدراسة متغيرات التحريض excitation variables كمخارج والمتغيرات الثانوية كمداخل بعدها نستنتج التعابير البوليانية لمتغيرات التحريض كتوابع للدخل وللمتغيرات الثانوية يتم الحصول على هذه التعابير من المخطط المنطقى

$$Y_1 = xy_1 + x'y_2$$

 $Y_2 = xy_1' + x'y_2$

الخطوة التالية هي رسم Y_1 و Y_2 في مخططين كما هو مبين بالشكل التالي.

- نستخدم القيم الثنائية المشفرة للمتغيرات الثانوية y في تسمية السطور كما نستخدم متغير الدخل x في تسمية الأعمدة.
- نحصل على جدول العبور من المخططين بتجميع القيم الثنائية في المربعات المتقابلة وهو يبين قيمة ٢=٢₁٢₂ داخل

کل مربع (1)**(10)** (a) Map for (b) Map for (c) Transition table

 $Y_2 = xy'_1 + x'y_2$

 $Y_1 = xy_1 + x'y_2$

Now consider the effect of a change in the input variable. The square for x = 0 and y = 00in the transition table shows that Y = 00. Since Y represents the next value of y, this is a stable condition. If x changes from 0 to 1 while y = 00, the circuit changes the value of Y to 01. This represents a temporary unstable condition, because Y is not equal to the present value of y. What happens next is that as soon as the signal propagates to make Y = 01, the feedback path in the circuit causes a change in y to 01. This change is manifested in the transition table by a transition from the first row (y = 00) to the second row, where y = 01. Now that y = Y, the circuit reaches a stable condition with an input of x = 1. In general, if a change in the input takes the circuit to an unstable state, the value of y will change (while that of x remains the same) until it reaches a stable (circled) state. Using this type of analysis for the remaining squares of the transition table, we find that the circuit repeats the sequence of states 00, 01, 11, 10 when the input repeatedly alternates between 0 and 1.

Note the difference between a synchronous and an asynchronous sequential circuit. In a synchronous system, the present state is totally specified by the flip-flop values and does not change if the input changes while the clock pulse is inactive. In an asynchronous circuit, the internal state can change immediately after a change in the input. Because of this rapid change, it is sometimes convenient to combine the internal state with the input value together and call it the *total* state of the circuit. The circuit whose transition table is shown in Fig. 9.3(c) has four stable total states— $y_1y_2x = 000, 011, 110, \text{ and } 101$ —and four unstable total states—001, 010, 111, and 100.

يشبه جدول العبور للدارات غير المتزامنة جدول الحالة للدارات المتزامنة. نحصل على جدول الحالة راهنة ومتغيرات الثانوية كحالة راهنة ومتغيرات التحريض كحالة تالية وهو مبين كالتالي:

Present		Next State				
	ate	x =	= 0	x =	: 1	
0	0	0	0	0	1	
0	1	1	1	0	1	
1	0	0	0	1	0	
1	1	1	1	1	0	

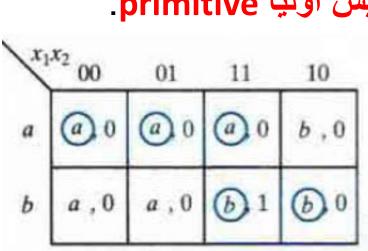
• بعد الحصول على جدول العبور يمكن تحليل سلوك الدارة بملاحظة عبور الحالة كتابع للتغيرات في متغيرات الدخل.

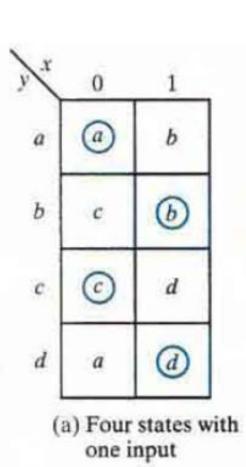
في حالتنا إذا تغير x من 0 إلى 1 وبقي 900 فستغير الدارة قيمة Y إلى 01 وهي حالة غير مستقرة مؤقتة لأن Y لا يساوي القيمة الراهنة لـ y.

ما يحدث لاحقا هو أنه حالما تنتشر الإشارة لجعل $\gamma=0$ فسيسبب مسار التغذية الراجعة تغيرا في $\gamma=0$ إلى $\gamma=0$ يبدو هذا التغير في جدول العبور من السطر الأول ($\gamma=0$) إلى السطر الثاني حيث $\gamma=0$. الآن $\gamma=0$ والدارة تبلغ حالة مستقرة مع الدخل $\gamma=0$.

جدول التدفق: Flow Table

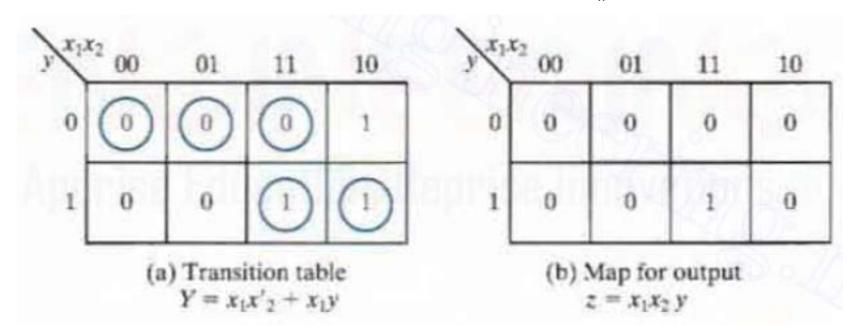
- من الأنسب أثناء تصميم الدارات غير المتزامنة تسمية الحالات بالأحرف يدعى مثل هذا الجدول بجدول التدفق وهو مشابه لجدول العبور كما أنه قد يضم قيم الخرج للدارة بالنسبة لكل حالة مستقرة
 - يمثل الجدول التالي جدول التدفق للدارة السابقة:
- وهذا جدول تدفق آخر بمدخلین ومتغیر ثانوی واحد (حالتین) وخرج واحد وله أكثر من حالة مستقرة فی السطر لذا فهو لیس أولیا primitive:





للحصول على الدارة من جدول التدفق من الضروري تخصيص قيمة ثنائية مختلفة لكل حالة ثنائية وهنا نعود إلى جدول العبور والذي نستطيع منه الحصول على المخطط المنطقى.

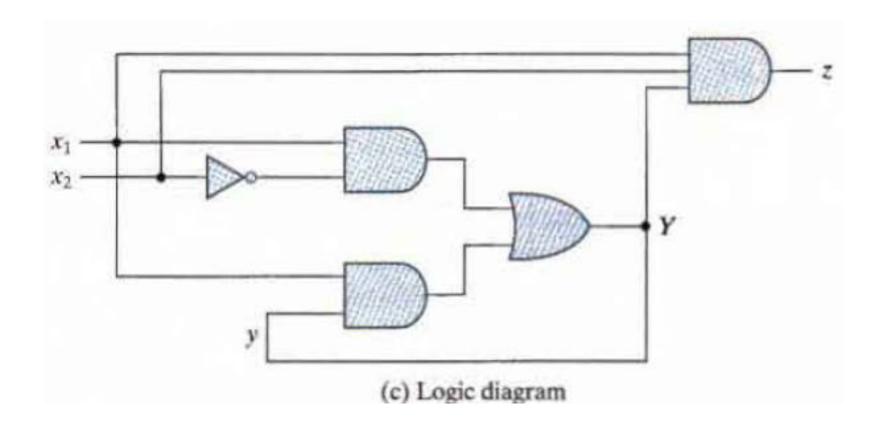
 في جدول التدفق السابق أحادي المتغير الثانوي y إذا خصصنا القيمة 0 للحالة a والقيمة 1 للحالة d نحصل على جدول العبور التالي:



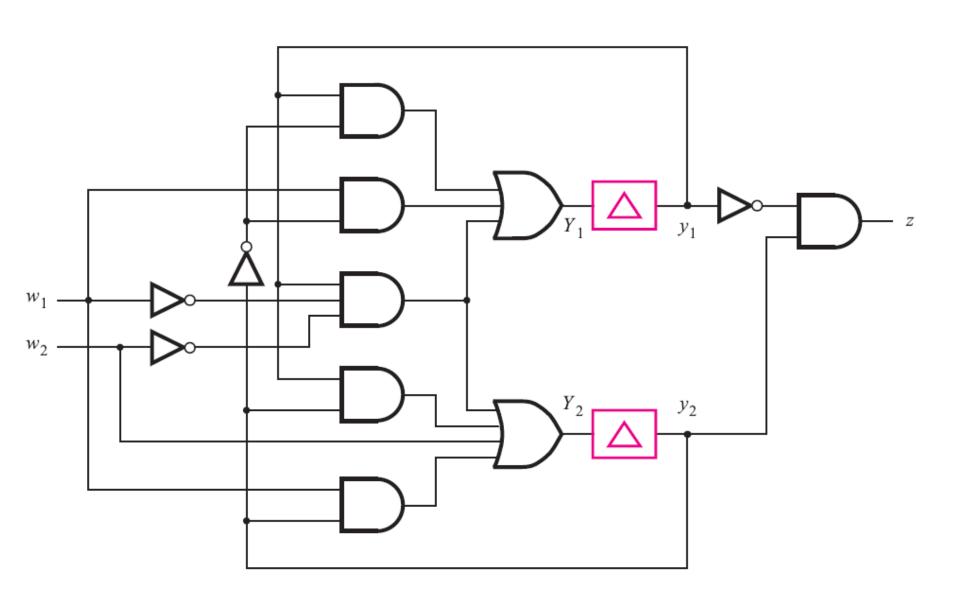
والمخطط المنطقي للدارة المحددة بجدول التدفق هو التالي:

$$Y=x_1x_2' + x_1y$$

 $z=x_1x_2y$



مثال 9/3: حلل دارة الشكل التالي:



معادلات متغيرات التحريض والخرج هي:

$$Y_1 = y_1 \overline{y}_2 + w_1 \overline{y}_2 + \overline{w}_1 \overline{w}_2 y_1$$

$$Y_2 = y_1 y_2 + w_1 y_2 + w_2 + \overline{w}_1 \overline{w}_2 y_1$$

$$z = \overline{y}_1 y_2$$

جدولي التحريض والتدفق هما:

Present]				
state	$w_2w_1 = 00$	01	10	11	Output
<i>y</i> 2 <i>y</i> 1	$Y_2 Y_1$	Y_2Y_1	$Y_2 Y_1$	$Y_2 Y_1$	Z
00	00	01	10	11	0
01	11	01	11	11	0
10	00	(10)	(10)	(10)	1
11	(11)	10	10	10	0

(a) Excitation table

Present	Next state				Output	
state	$w_2w_1=00$	01	10	11	Z	
A	A	В	С	D	0	
В	D	B	D	D	0	
С	A	(C)	\bigcirc	\bigcirc	1	
D	D	C	C	С	0	

(b) Flow table

مخطط الحالة للدارة:

• استنتج من المخطط السابق

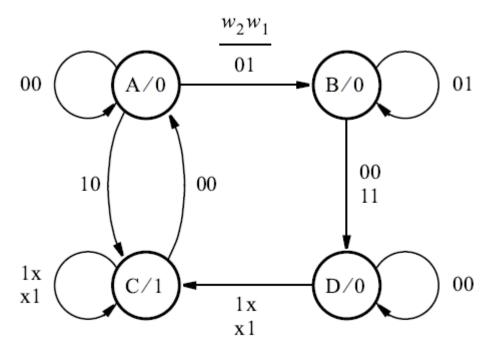


Figure 9.11 State diagram for Example 9.3.

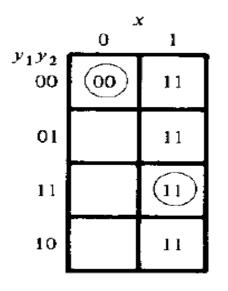
حالات السباق: Race Conditions

- يقال أن هناك حالة سباق في الدارة التتابعية غير المتزامنة عند تغير قيمة متغيري حالة ثنائية أو أكثر كاستجابة للتغير في متغير دخل واحد
 - عند مصادفة تأخيرات غير متساوية يمكن أن تتسبب حالة السباق في تغير متغيرات الحالة بطريقة لا يمكن التنبؤ بها
- مثلا لو وجب أن تتغير متغيرات الحالة من 00 إلى 11 نتيجة تغير متغير الدخل من 0 إلى 1 مثلا فقد يتسبب الفرق في التأخيرات أن يتغير المتغير الأول أسرع من الثاني والنتيجة هي تغير في متغيرات الحالة بالتتابع
 - من 00 إلى 10 ومن ثم إلى 11.
 - إذا تغير المتغير الثاني أسرع من الأول فستتغير متغيرات الحالة وفق التتابع من 00 إلى 01 ومنه إلى 11.

إذا لم تعتمد الحالة المستقرة الأخيرة التي تبلغها الدارة على الترتيب الذي تتغير به متغيرات الحالة يدعى السباق عندها بالسباق غير الحرج (الخطير) noncritical race.

يبين المثالين في الشكل جانبا سباقات غير حرحة

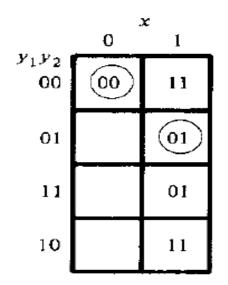
ومن $y_1y_2x = 000$ 11 بها متغير ات الحالة



(a) Possible transitions:

$$00 \rightarrow 11$$

 $00 \rightarrow 01 \rightarrow 11$
 $00 \rightarrow 10 \rightarrow 11$



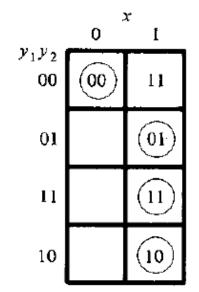
(b) Possible transitions:

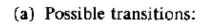
$$00 \rightarrow 11 \rightarrow 01$$

 $00 \rightarrow 01$
 $00 \rightarrow 10 \rightarrow 11 \rightarrow 01$

إذا أمكن للسباق أن ينتهي في حالتين مستقرتين مختلفتين أو أكثر اعتمادا على الترتيب الذي تتغير به متغيرات الحالة عندئذ يدعى بالسباق الحرج (الخطير) critical Race. لتحقيق التشغيل المناسب يجب تجنب السباقات الحرجة.

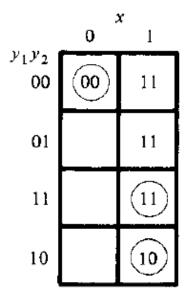
- تبين جداول العبور في الشكل التالي السباقات الحرجة نبدأ بالحالة الإجمالية الكلية $y_1y_2x = 000$ ومن ثم نغير الدخل من 0 إلى 1. يجب أن تتغير متغيرات الدخل الثانوية من 00 إلى 11.
 - إذا تغيرت معا (بنفس اللحظة) تكون الحالة المستقرة الإجمالية النهائية هي 111.
- في جدول العبور الجزء (أ) إذا تغيرت Y_2 إلى القيمة 1 قبل Y_1 بسبب تأخير الانتشار غير المتساوي عندئذ تنتقل الدارة إلى الحالة المستقرة الإجمالية 011 وتبقى هناك.
- على الجانب الآخر إذا تغير Y₁ أولا تصبح الحالة الداخلية 10 وستبقى الدارة في الحالة الإجمالية المستقرة 101. وعليه يكون السباق حرجا لأن الدارة تنتقل إلى الحالات المستقرة المختلفة اعتمادا على الترتيب الذي تتغير به متغيرات الحالة





$$00 \rightarrow 11$$
$$00 \rightarrow 01$$

$$00 \rightarrow 10$$



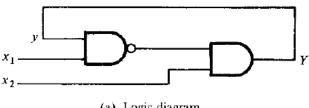
(b) Possible transitions:

$$00 \rightarrow 01 \rightarrow 11$$

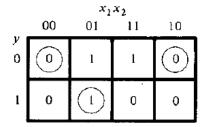
$$00 \rightarrow 10$$

دراسة الاستقرار Stability Consideration

- بسبب وجود وصلة التغذية الراجعة الموجودة في الدارات التتابعية غير المتزامنة يجب أخذ الحيطة لضمان أن لا تصبح الدارة غير مستقرة.
 - يسبب شرط عدم الاستقرار اهتزاز الدارة بين الحالات غير المستقرة.
 - تعتبر طريقة جدول العبور للتحليل مفيدة في كشف عدم الاستقرار.



(a) Logic diagram



(b) Transition table

ادرس مثلا دارة الشكل التالي. دالة التحريض هي:

$$Y = (x_1 y)'x_2 = (x_1' + y')x_2 = x_1'x_2 + x_2 y'$$

- يبدو جدول العبور للدارة في الشكل ذاته تمت إحاطة قيم Y المساوية لقيمة y بالدائرة وهي تمثل حالات مستفر ة.
- تبین المداخل غیر المحاطة بالدائر ة حالات غیر مستقرة للحظ أن العمود 11 ليس له حالات مستقرة. هذا يعنى أنه مع ثبات الدخل x₁x₂ عند القيمة 11 لا تكون قيم ٧ و٧ هي ذاتها.
- إذا كان y=0 عندئذ يكون 1 = Y والذي يسبب عبورا V = 0 يكون V = 1 يكون V = 0مما يسبب عبورا راجعا (عكسيا) إلى السطر الأول والنتيجة هي تناوب متغير الحالة بين 0 و1 بشكل غير منته طالما بقى الدخل هو 11.

- يمكن كشف حالة عدم الاستقرار مباشرة من المخطط المنطقي. بفرض $x_1=1$ و $x_2=1$ و $x_1=1$ مساويا $x_2=1$ و خرج بوابة AND مساويا $x_1=1$ و خرج بوابة $x_1=1$ مساويا $x_1=1$ و النتيجة هي أن $x_2=1$ و النتيجة هي أن المنتيد و النتيجة هي أن المنتيد و النتيجة و النت
 - الآن إذا كان y=0 يكون خرج بوابة NAND مساويا 1 وخرج بوابة $Y \neq y$ مساويا 1 مما يجعل $Y \neq y$ والنتيجة هي أن $Y \neq y$.
- بفرض أن لكل بوابة تأخير انتشار قدره 5 نانو ثانية (ويشمل تأخير الأسلاك) فإننا سنجد أن ٢ سيكون 0 لمدة 10 نانو ثانية و1 بالنسبة للعشرة نانو ثانية التالية. سينتج هذا شكل موجة مربعة ذات دور قدره 20 نانو ثانية ويكون تردد الاهتزاز هو مقلوب الدور ويساوي 50 ميجا هرتز.

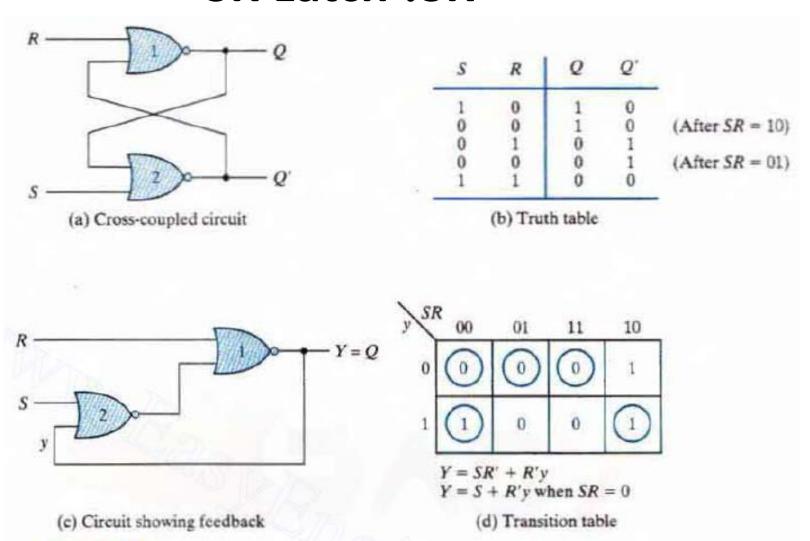
٩/٣ الدارات ذات المواسك: Circuits with Latches

- يمكن تنفيذ الدارات التتابعية غير المتزامنة باستخدام الماسك SR.
- يقدم استخدام المواسك في الدارات غير المتزامنة نماذج أكثر ترتيبا والتي قد تؤدي الى تصميم دارة أبسط.
 - الميزة المضافة هي أن الدارة ستشبه الدارة المتزامنة من حيث امتلاكها عناصر ذاكرة مميزة تخزن وتحدد الحالات الداخلية.
 - خرج ماسك بوابات NOR يستنتج من الشكل التالي وهو:

$$Y = [(S + y)' + R]' = (S + y)R' = SR' + R'y$$

تحليل سلوك الدارة كماسك: يمكننا الآن تفحص سلوك الماسك SR من جدول العبور. عندما SR = 10 يكون الخرج C = Y = 1 ويقال عن الماسك أنه في حالة وضع C = Y = 0 عندما C = Y = 0 يكون الخرج C = Y = 0 ويقال عن الماسك أنه في حالة تصفير C = Y = 0 تصفير C = X = 0 تصفير C = X = 0

SR Latch :SR



الشكل 10/ 9 الماسك SR ببوابات NOR

the reset state. These conditions are also listed in the truth table. The circuit exhibits some difficulty when both S and R are equal to 1. From the truth table, we see that both Q and Q' are equal to 0, a condition that violates the requirement that these two outputs be the complement of each other. Moreover, from the transition table, we note that going from SR = 11 to SR = 00 produces an unpredictable result. If S goes to 0 first, the output remains at 0, but if R goes to 0 first, the output goes to 1. In normal operation, we must make sure that 1's are not applied to both the S and R inputs simultaneously. This condition can be expressed by the Boolean function SR = 0, which states that the ANDing of S and R must always result in a 0.

Coming back to the excitation function, we note that when we OR the Boolean expression SR' with SR, the result is the single variable S:

$$SR' + SR = S(R' + R) = S$$

From this, we infer that SR' = S when SR = 0. Therefore, the excitation function derived previously, namely,

$$Y = SR' + R'y$$

can be expressed in Fig. 9.10(d) as the reduced excitation function

$$Y = S + R'y$$
 when $SR = 0$

To analyze a circuit with an SR latch, we must first check that the Boolean condition SR = 0 holds at all times. We then use the reduced excitation function to analyze the circuit. However, if it is found that both S and R can be equal to 1 at the same time, then it is necessary to use the original excitation function.

مثال تحلیل یستخدم مواسك SR

- يمكن تركيب الدارات غير المتزامنة باستخدام مواسك SR مع أو بدون مسارات تغذية راجعة خارجية وذلك لوجود حلقة تغذية راجعة ضمن الماسك نفسه.
 - سنبین عملیة التحلیل بمثال محدد ومنه یمکن تعمیم خطوات التحلیل علی دارات مماثلة.
 - في دارة الشكل التالي هناك ماسكا SR بمخرجي التحريض Y_1 و هناك دخلان هما X_2 و حلقتي تغذية راجعة خارجية تقدمان المتغيرات الثانوية Y_2 و Y_3 لاحظ أن هذه الدارة تشبه الدارة التتابعية التقليدية بمواسك تسلك سلوك القلابات بدون نبضات ساعة.

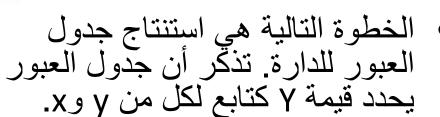
• يتطلب تحليل الدارة الحصول في البداية على الدوال

$$S_1 = x_1 y_2$$
 $S_2 = x_1 x_2$
 $R_1 = x_1' x_2'$ $R_2 = x_2' y_1$

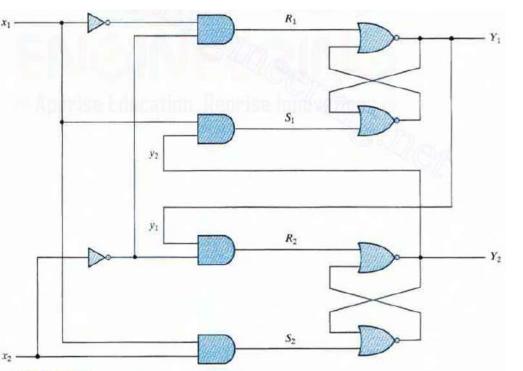
$$S_1 R_1 = x_1 y_2 x_1' x_2' = 0$$

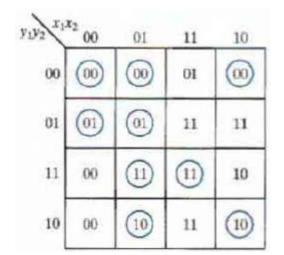
$$S_2 R_2 = x_1 x_2 x_2' y_1 = 0$$

والنتيجة هي 0 لأن $x_1x_1' = x_2x_2' = 0$



• تستنتج دوال التحریض من العلاقة: Y = S + R'y $Y_1 = S_1 + R_1'y_1$ $Y_2 = S_2 + R_2'y_2$





خطوات تحليل الدارات التتابعية غير المتزامنة باستخدام مواسك SR:

- y_i ب المي كل خرج ماسك ب Y_i وكل خط تغذية راجعة خارجي (إذا وجد) ب اi=1, 2, ..., k من أجل
 - ٢. استنتج الدوال البوليانية للمداخل S_i في كل ماسك.
- ٣. اختبر ما إذا كان SR= 0 بالنسبة لكل ماسك NOR أو ما إذا كان S'R' = 0
 بالنسبة لكل ماسك NAND. إذا لم يتحقق هذا الشرط فقد لا تعمل الدارة بشكل مناسب
 - ٤. احسب قيم Y = S + R'y بالنسبة لكل ماسك NOR أو y = S' + Ry بالنسبة لكل ماسك NAND.
 - o. أنشئ مخطط بحيث تمثل y السطور وتمثل المداخل x الأعمدة.
 - $Y = Y_1 Y_2 ... Y_k$ منع قيم عنم قيم عنم آب.
 - ٧. ضع دائرة حول كل الحالات المستقرة حيث Y = Y عندئذ يكون المخطط الناتج هو جدول العبور.