

# بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۱۳۹۸ تمرین هفتم



#### دانشكده مهندسي كامپيوتر

#### تحویل در روز سهشنبه مورخ ۱۳۹۸/۰۹/۱۲ ساعت ۲۳:۵۵ فقط از طریق سایت درس

نام و نامخانوادگی: شماره دانشجویی: استاد درس:

#### دستور کار:

- در فایل پاسخ تمرینات، فیلدهای نام و نام خانوادگی، شماره دانشجویی و استاد درس را پر کنید.
- دانشجویان میتوانند در حل تمرینات به صورت چندنفره با یکدیگر همفکری و بحث نمایند ولی هر شخص میبایست در نهایت جواب و استدلال خودش را به صورت انفرادی بنویسد. در صورت شباهت جوابهای دو یا چند نفر، تمامی افراد نمره منفی معادل ۱۰۰ دریافت میکنند.
  - تحویل تمرینات فقط به صورت الکترونیکی و در سایت درس خواهد بود.
- از ارسال تمرینها به صورت ایمیل، تلگرام، ... اجتناب نمایید. به تمرینهایی که از هر روشی غیر از سایت درس ارسال شوند نمرهای تعلق نخواهد گرفت و مشابه عدم تحویل تمرین است.
- برای تحویل نسخه الکترونیکی، تمرینات را قبل از موعد تحویل در صفحه ی درس در سایت کوئرا و فرمت  $\underline{\mathbf{pdf}}$
- نام فایل ارسالی شما **باید** مطابق فرمت زیر باشد: **YourID\_YourName\_HW#.pdf** به عنوان مثال: **97123456\_Vahid Amini\_HW7.pdf** در صورت عدم رعایت این فرمت، تمرین شما تصحیح نخواهد شد.
  - پاسخها و روال حل مسائل را به صورت دقیق و شفاف بیان کنید.
  - پاسخ تمرینات میبایست به صورت خوانا و بدون خط خوردگی تهیه شود.
- اگر فکر میکنید سوالی چندین تفسیر دارد، با درنظر گرفتن فرضهای منطقی و بیان شفاف آنها در برگه، اقدام به حل آن نمایید.
- دانشجویان عزیز، تمرینات مشخصشده در «بخش اول: سؤالات اختیاری» برای تمرین بیشتر شما طراحی شده است و نیازی به تحویل جواب آنها نیست.
- برای دریافت تمرینهای اختیاری به کتاب موریس مانو که در fileserver قرار دارد مراجعه کنید و در صورت بروز ابهام یا سؤال در حل این تمرینها، در زمان کلاس حل تمرین، به تدریسیار خود مراجعه نمایید.



# بسمه تعالی طراحی مدارهای منطقی نیمسال اول ۱۳۹۸ تمرین هفتم



دانشکده مهندسی کامپیوتر

## تحویل در روز سهشنبه مورخ ۱۳۹۸/۰۹/۱۲ ساعت ۲۳:۵۵ فقط از طریق سایت درس

# سوالهای اختیاری (نمرهای به حل این سوالها تعلق نمی گیرد و تنها به منظور تمرین بیشتر قرار دادهشدهاند)

سوالات ۴-۱۷، ۴-۲۰، ۴-۲۲ و ۴-۲۸ از فصل چهارم کتاب مانو (ویرایش پنجم)

# سوالات اصلی (حل این سوالات اجباری است و به آنها نمره تعلق می گیرد)

- ۱- با استفاده از گیتهای XOR ،NOR و NOT ابتدا یک تمام جمع کننده/تفریق کننده طراحی کنید. سپس با استفاده از این مدار، جمع کننده/تفریق کننده چهاربیتی با رقم نقلی آبشاری طراحی کنید.
  - ۲- با استفاده از جمع کننده و ضرب کننده های ۳-بیتی یک ضرب کننده ۱۲-بیتی طراحی کنید.
  - ۳- مداری طراحی کنید که یک رقم BCD را دریافت و مکمل ۹  $(9's \ complement)$  آن را تولید کند.
- ۴- با استفاده از مالتیپلکسرهای ۲ به ۱ و سایر مدارهای ترکیبی مناسب مداری طراحی کنید که ورودیهای آن دو دسته ۸-بیتی از دادههای بدون علامت X و Y و یک ورودی کنترلی MIN/MAX' است. همچنین خروجی آن یک داده ۸-بیتی است. اگر X=Y باشد، خروجی صفر میشود. در غیر اینصورت اگر خروجی min(X, Y) باشد، خروجی min(X, Y) با بازگر بازگ
- $^{0}$  انکدری در سطح گیت طراحی کنید که ۱۰ بیت ورودی و ۴ بیت خروجی دارد. در هر لحظه فقط یکی از ورودی های انکدر فعال است. خروجی این مدار مقدار BCD معادل با آن ورودی است. یک خروجی دیگر هم در نظر بگیرید که تعیین کند آیا ورودی فعال شده یا خیر.

## سوالات امتیازی (حل این سوالات اختیاری است و به آنها نمره اضافه تعلق می گیرد)

۶- توصیف سوال ۴ را در نظر بگیرید. اکنون فرض کنید که اعداد ورودی این مدار علامت دارند و در سیستم
مکمل دو نشان داده میشوند. مدار توصیف شده را طراحی کنید.

موفق باشید وحید امینی

-

<sup>\</sup> Carry Ripple Adder