بسمه تعالى



گزارش کار آزمایش ۲ ریزپردازنده و اسمبلی A

غزاله طالبیان، ۹۸۲۴۳۰۳۶ محسن کربلائی امینی، ۹۸۲۴۲۱۲۸ ۲۷ اسفند ۱۴۰۱

بخش A ا:

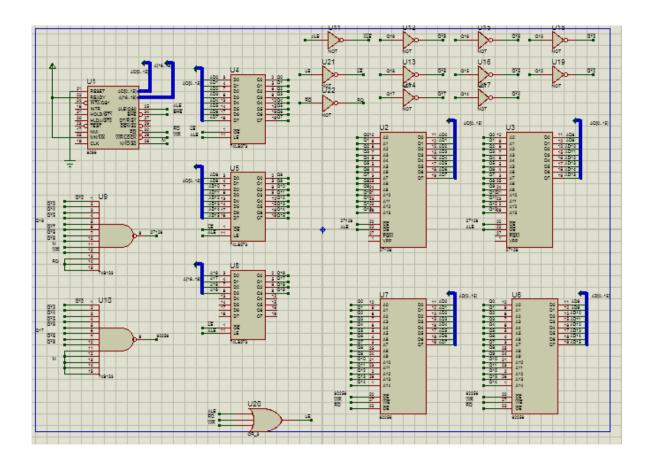
شماتیک:

در بخش اول حافظه ها به صورت ۴k*۱۶ پیادهسازی شدهاند و به همین دلیل تنها به صورت و به جای addressable قابل فراخوانی میباشند. همچنین تغییری نسبت به صورت سوال ایجاد شده که به جای استفاده از تراشه دیکودر، از گیتهای ۱۳ AND ورودی و در نگهداری از مقادیر آدرس نیز از تراشههای استفاده شده است.

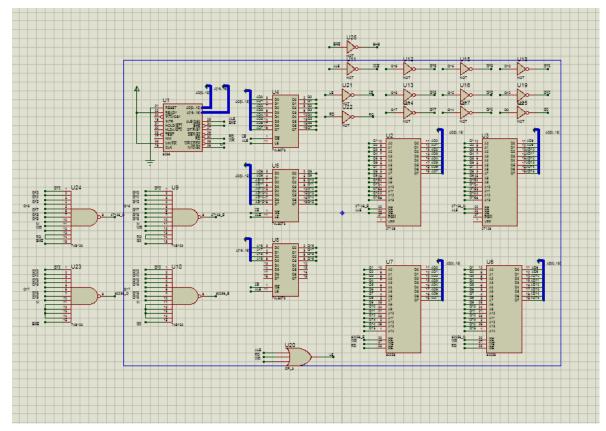
وضعیت دیکودینگ ادرس ها به شرح زیر میباشد:

EPROM: from \.... H to \.FFFH

RAM: from Y · · · · H to Y · FFFH



در شماتیک مربوط به قسمت ۴، جهت پیادهسازی فراخوانی byte addressable در قالب بانکهای زوج و فرد از سیگنال های Q۰ و BHE استفاده شده و گیتهای AND جدید برای جداسازی CS هر تراشه اضافه شدهاند.

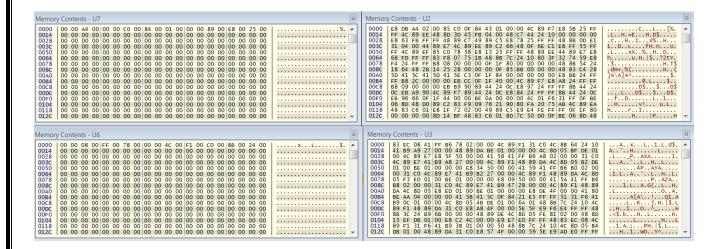


کد و نتیجه شبیهسازی:

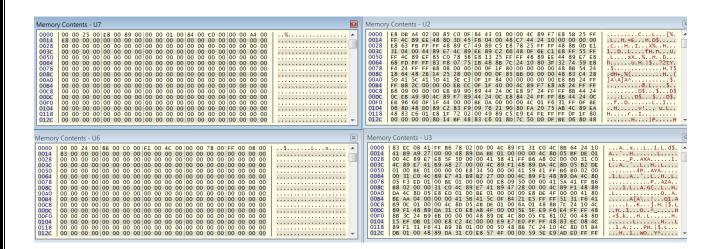
```
N dW 20
.code
main proc far
 mov ax,@data
mov ds,ax
MOV SI,0
MOV AX, N
CALL CPY
MOV SI,0
MOV AX, N
MOV DI, N
CALL INVCPY
JMP ENDALL
CPY PROC NEAR
        CMP SI,AX
         MOV CX,1000H
        MOV ES,CX
MOV BX,ES:[SI]
        MOV CX,2000H
         MOV ES:[SI],BX
         INC SI
         CALL CPY
ENDLOOP1:
CPY ENDP
INVCPY PROC NEAR
         CMP SI,AX
         JGE ENDLOOP2
         MOV CX,1000H
         MOV BX, ES: [SI]
         MOV CX,2000H
        MOV ES,CX
MOV ES:[DI],BX
         DEC DI
 ENDLOOP2:
INVCPY ENDP
ENDALL:
int 21h
main endp
```

نتيجه CPY۱:

به دلیل word addressable بودن قسمت یک، آدرس های حافظه فقط در هنگام فراخوانی اعداد word addressable بودن قسمت یک، آدرس های حافظه فقط در هنگام فراخوانی اعداد زوج منتقل شده اند (یکی در میان). در تصویر زیر U به U به U و U به U مپ میشوند.



نتيجه INCPY۱:



کد مربوط به بخش ۴:

```
.stack 64
N dW 20
main proc far
mov ax,@data
mov ds,ax
MOV SI,0
MOV AX, N
CALL CPY
MOV SI,0
MOV AX, N
MOV DI, N
CALL INVCPY
JMP ENDALL
CPY PROC NEAR
        MOV CX,1000H
        MOV BX, ES: [SI]
        MOV CX,2000H
        MOV ES:[SI],BX
         INC SI
        CALL CPY
ENDLOOP1:
CPY ENDP
INVCPY PROC NEAR
        CMP SI,AX
         JGE ENDLOOP2
        MOV CX,1000H
        MOV BX, ES: [SI]
        MOV CX, 2000H
        MOV ES,CX
MOV ES:[DI],BX
        CALL INVCPY
ENDLOOP2:
INVCPY ENDP
int 21h
main endp
```

نتیجه شبیهسازی قسمت ۴:

در این قسمت با توجه به جداسازی بانکهای زوج و فرد قابلیت فراخوانی byte addressable حافظهها تامین شده و جابهجاییها به صورت یشت هم انجام شدهاند.

INCPY* CPY*

