

# UART writing

---

와이솔

September 25, 2017

---

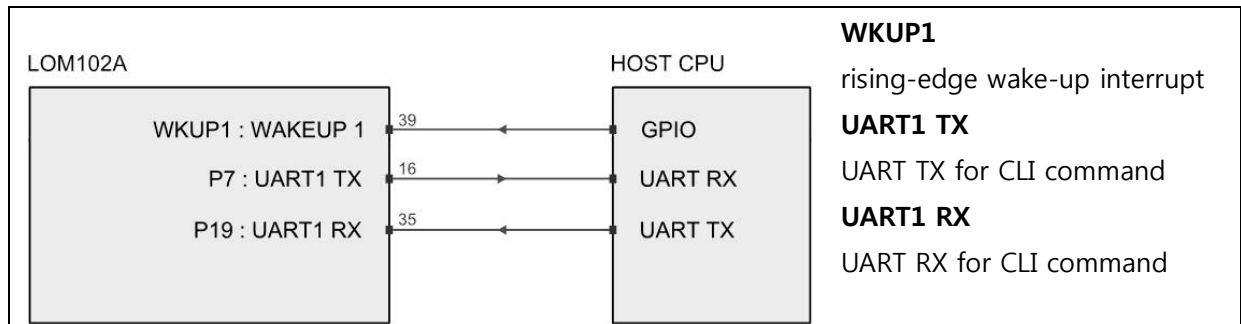
## 목차

UART writing	.....	1
--------------	-------	---

## UART writing

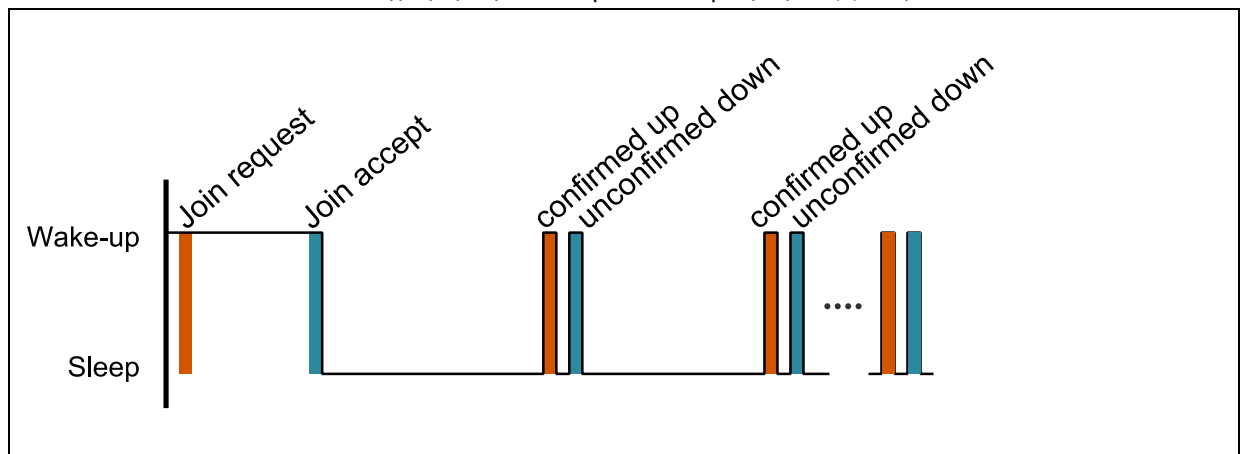
### Hardware 구성

LOM102A 모듈과 UART 인터페이스를 통해 CLI command read/write 를 하기 위해서는 아래의 그림과 같이 회로를 구성한다.



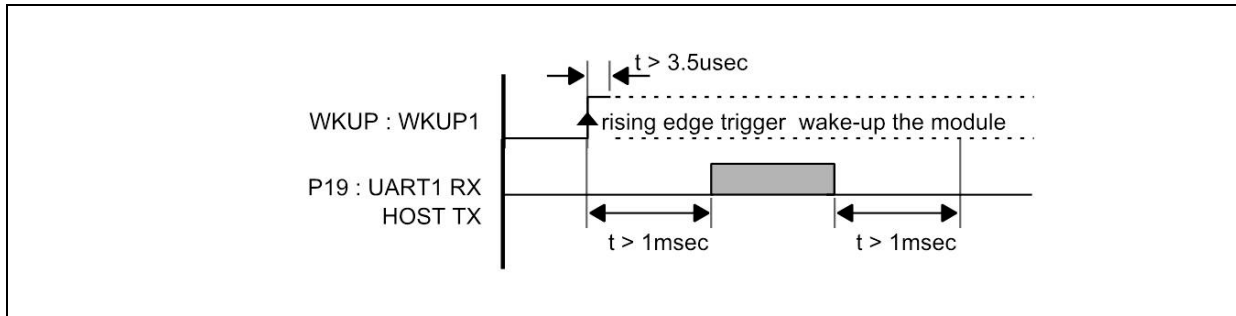
[ 그림. UART 인터페이스 예시 회로 ]

LOM102A 모듈은 LoRaWAN 규격에 따른 Sleep/Wake-up 주기를 갖는다.



[ 그림. LOM102A Sleep/Wake-up 주기 예 ]

Sleep/Wake-up 주기에서 모듈이 Sleep 상태에 있는 경우에는 HOST CPU 로부터의 UART 인터페이스를 통한 CLI command 를 받아들일 수 없게 된다. LOM102A 가 sleep mode 상태에 있을 때 UART TX 를 하기 위해서는 강제로 wake-up 을 해야 한다. UART TX 에 대한 timing sequence는 아래와 같다.



[ 그림. UART TX timing sequence ]

WKUP1(Pin 39)은 rising edge에 의해 트리거 되며, rising 이후 최소 3.5usec 이상 high 상태를 유지하도록 한다. UART 입력은 rising edge 시작 기준 최소 1msec이상의 시간 이후에 진행 한다.