

Instr	RTL	Registers							Memory			
		A	B	C	PC	IR	MAR	MBR	20 (X)	22 (Y)	24 (Z)	26 (W)
Initial	–	??	??	??	00	20	??	??	10	02	FD	00
LOAD Z (20)	$MAR \leftarrow Z$ $MBR \leftarrow M[MAR]$ $A \leftarrow MBR$ $PC \leftarrow PC + 2$ $IR \leftarrow M[PC]$	FD	??	??	02	10	24	FD	10	02	FD	00
MOV C, A (10)	$C \leftarrow A$ $PC \leftarrow PC + 2$ $IR \leftarrow M[PC]$	FD	??	FD	04	20	24	FD	10	02	FD	00
LOAD Y (20)	$MAR \leftarrow Y$ $MBR \leftarrow M[MAR]$ $A \leftarrow MBR$ $PC \leftarrow PC + 2$ $IR \leftarrow M[PC]$	02	??	FD	06	10	22	02	10	02	FD	00
MOV B, A (10)	$B \leftarrow A$ $PC \leftarrow PC + 2$ $IR \leftarrow M[PC]$	02	02	FD	08	20	22	02	10	02	FD	00
LOAD X (20)	$MAR \leftarrow X$ $MBR \leftarrow M[MAR]$ $A \leftarrow MBR$ $PC \leftarrow PC + 2$ $IR \leftarrow M[PC]$	10	02	FD	0A	50	20	10	10	02	FD	00

SUB A, B (50)	$A \leftarrow A - B$ $PC \leftarrow PC + 2$ $IR \leftarrow M[PC]$	0E	02	FD	0C	40	20	10	10	02	FD	00
ADD A, C (40)	$A \leftarrow A + C$ $PC \leftarrow PC + 2$ $IR \leftarrow M[PC]$	0B	02	FD	0E	30	20	10	10	02	FD	00
STORE W (30)	$MAR \leftarrow W$ $MBR \leftarrow A$ $M[MAR] \leftarrow MBR$ $PC \leftarrow PC + 2$ $IR \leftarrow M[PC]$	0B	02	FD	10	00	26	0B	10	02	FD	0B