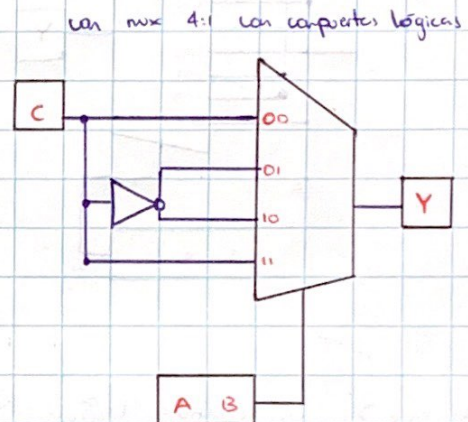
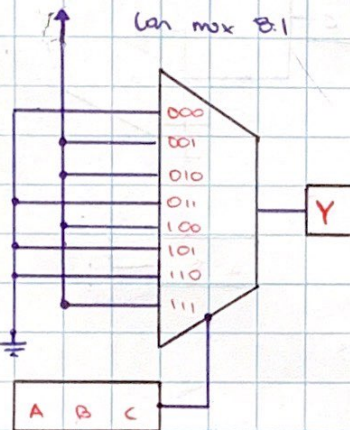


Laboratorio #5:

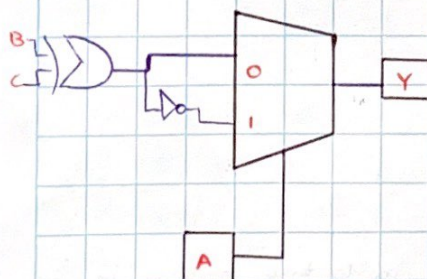
• Problema #1:

• Tabla CI:

A	B	C	Y
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

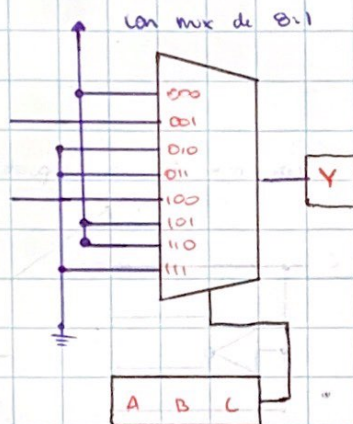


Can mux 2:1 con compuertas lógicas

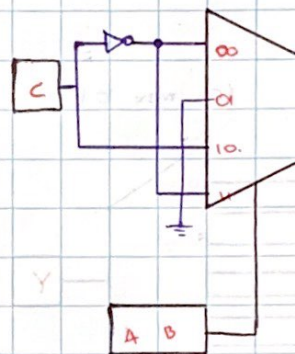


• Tabla 02

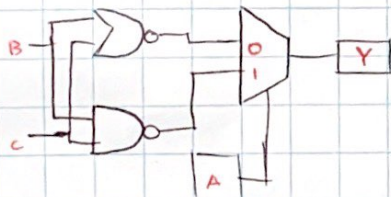
A	B	C	Y
0	0	0	1
0	0	1	X
0	1	0	0
0	1	1	0
1	0	0	X
1	0	1	1
1	1	0	1
1	1	1	0



Con mux 4:1 con compuertas lógicas



Con mux 2:1 con compuertas lógicas:



• Ejercicio #5:

• ¿Qué es propagation delay?

Es el tiempo que tarda la señal en llegar a su destino, y por lo tanto, modificar la señal de salida del circuito a su estado final.

• ¿Qué es contamination delay?

Es el tiempo mínimo desde que una entrada cambia hasta que cualquier salida comience a cambiar su valor.

- ¿Qué es Ruta crítica?

Es la ruta en la que un cambio de señal tardará más en modificar la salida del circuito a su estado final.

- ¿Qué es Ruta corta?

Es la ruta en la que un cambio de señal tardará menos tiempo en comenzar a afectar el valor del circuito a su estado final.

$$Z = t_{pd} = 15$$

$$t_{cd} = 10$$

$$y = t_{pd} = 125$$

$$t_{cd} = 95$$

$$x = t_{pd} = 170$$

$$t_{cd} = 130$$

$$w = t_{pd} = 125$$

$$t_{cd} = 95$$

- $t_{pu} = 100$
- $t_{cd} = \text{negro}$

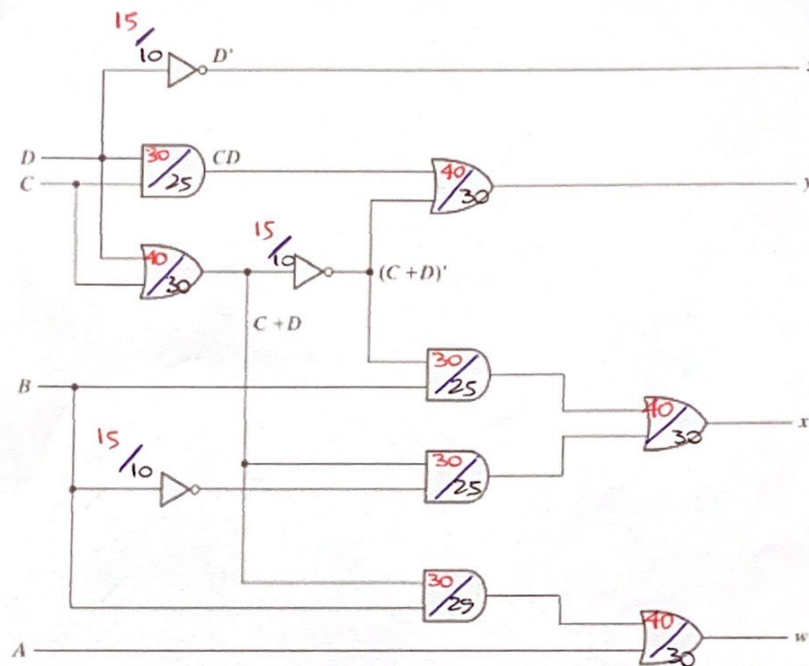


Figure 5: Circuito 04