

Finite State Machine

découverte de LTSA

Objectif

L'objectif de ce TD est de de vous faire découvrir un outil permettant de compiler un ensemble d'automates communicants en "Labelled Transition System". L'outil (et une extension de layout et de simulation) est disponible ici: <http://lvl.info.ucl.ac.be/Tools/LTSAdeForge>.

Instructions

Après avoir testé l'exemple concernant les mutex que je vous ai montré en cours (disponible sur la page où se trouvent les Tds), vous exprimerez une sous partie simple de votre modélisation du projet ainsi qu'une propriété de logique temporelle. Vous utiliserez alors l'outil pour vérifier si la contrainte est vérifiée ou non.

Des exemples et explications sur l'outil se trouvent ici: <http://www.doc.ic.ac.uk/ltsa/> et une page de rappel de la syntaxe se trouve là: <http://www.doc.ic.ac.uk/~jnm/book/ltsa/Appendix-A-2e.html>. Finalement, si vous en avez vraiment besoin, des exemples et des slides se trouvent ici: <http://www.doc.ic.ac.uk/~jnm/book/>