

# 計算機方式論

## 第2章 CPUの制御方式 #1

1

## CPUの制御方式

- CPUの**制御部**  
……コンピュータの各装置を制御
- CPUの制御方式  
**布線論理制御**  
**マイクロプログラム制御**

2

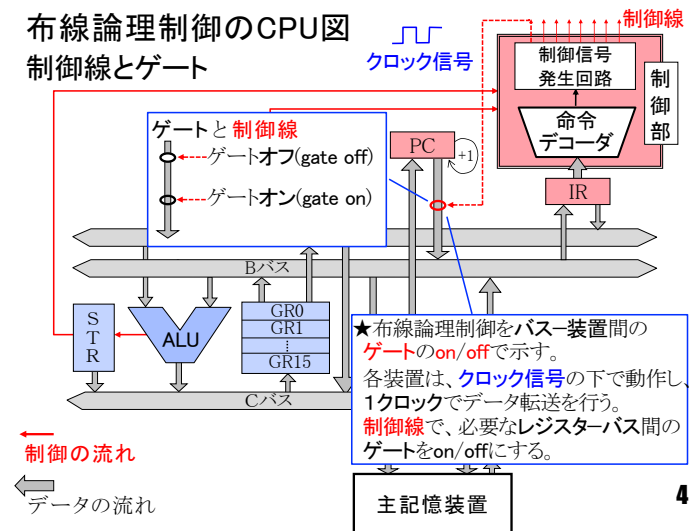
## 布線論理制御

(配線論理制御, wired-logic control)

- 命令デコーダでIR中の命令を**解釈**し、順序回路で構成される制御信号発生回路の制御線を通して**各論理ゲート**や**各装置**(バス、レジスタ、ALU、主記憶装置等)の制御を行う。
- つぎのCPUの図における制御信号発生回路から制御線が出る。  
マイクロプログラム制御との比較:  
長所…**高速**  
短所…制御回路の設計・修正が**困難**

3

## 布線論理制御のCPU図 制御線とゲート



4

