ISPIT IZ OSNOVA ELEKTRONIKE

ODSEK ZA TELEKOMUNIKACIJE I INFORMACIONE TEHNOLOGIJE ODSEK ZA SIGNALE I SISTEME

- 1. U pojačavaču sa slike 1, svi tranzistori su identičnih karakteristika sa: $\beta_F = \beta_0 = 100$, $V_{BE} = 0.6$ V, $V_{CES} = 0.2$ V, $r_{ce} \rightarrow \infty$, a poznato je i $R_1 = 9.4$ k Ω , $R_2 = 1.7$ k Ω , $R_3 = 5.4$ k Ω , $R_4 = 8.8$ k Ω , $R_5 = 5.2$ k Ω , $R_6 = 8$ k Ω . Pojačavač se napaja pomoću dve baterije za napajanje: $V_{CC} = 10$ V i $V_{EE} = -4$ V. Odrediti:
- a) [3] Kolektorske struje svih tranzistora u mirnoj radnoj tački;
- b) [3] Naponsko pojačanje pojačavača $a = v_i / v_g$;
- c) [2] Ulaznu otpornost pojačavača R_u ;
- d) [2] Izlaznu otpornost pojačavača R_i .
- 2. a) [3] Nacrtati detaljnu realizaciju dvostepenog pojačavača sa diferencijalnim pojačavačem sa strujnim izvorom na ulazu i pojačavačem u spoju sa zajedničkim kolektorom na izlazu, koji se napaja iz dve baterije za napajanje.
 - b) [3] Izračunati ulaznu, izlaznu otpornost i pojačanje pojačavača iz tačke a).
 - c) [1] Od pojačavača iz tačke a) primenom negativne povratne sprege napraviti jedinični bafer.
 - d) [3] Izračunati ulaznu, izlaznu otpornost i pojačanje jediničnog bafera iz tačke c).
- **3.** a) [3] Nacrtati detaljnu šemu rednog stabilizatora napona sa operacionim pojačavačem.
 - b) [2] Nacrtati zavisnost napona na potrošaču od otpornosti potrošača za kolo iz tačke a).
 - c) [3] Modifikovati šemu pod a) tako se obezbedi zaštita rednog tranzistora od kratkog spoja potrošača.
 - d) [2] Nacrtati zavisnost napona na potrošaču od otpornosti potrošača za kolo iz tačke c).
- **4.** [10] U kolu sa slike 4, operacioni pojačavači su idealni i napajaju se iz baterija $V_{CC} = 12$ V i $V_{EE} = -12$ V, diode su idealne sa $V_D = 0.6$ V, a poznato je i $I_0 = 100$ μA, $R_1 = 50$ kΩ i $R_2 = 10$ kΩ. Odrediti i nacrtati zavisnost $V_I = V_I(V_G)$ ako se ulazni napon menja u granicama $V_{EE} \le V_G \le V_{CC}$.

