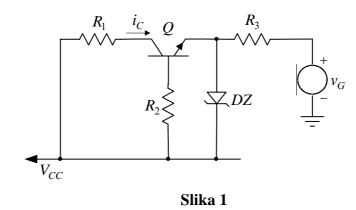
PRVI KOLOKVIJUM IZ OSNOVA ELEKTRONIKE

22.12.2007.

ODSEK ZA TELEKOMUNIKACIJE I INFORMACIONE TEHNOLOGIJE ODSEK ZA SIGNALE I SISTEME PRVA GRUPA

1. [10] Parametri tranzistora u kolu sa slike 1 su: $\beta_F = 100$, $V_{BE} = V_{\gamma} = V_{BES} = 0.7$ V, $V_{CES} = 0.2$ V, Zener dioda je idealna sa parametrima $V_D = 0.6$ V i $V_Z = 3.3$ V, a poznate su i otpornosti otpornika $R_1 = 100 \,\Omega$, $R_2 = 5 \,\mathrm{k}\Omega$ i $R_3 = 49.5 \,\Omega$, kao i $V_{CC} = 6$ V. Ako se ulazni napon menja u granicama $6\mathrm{V} \ge v_G \ge 0$ V, odrediti i nacrtati karakteristiku $i_C(v_G)$.



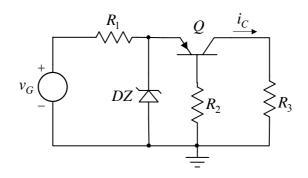
- **2.** a) [3] Nacrtati dvostepeni pojačavač sa diferencijalnim pojačavačem sa PMOS tranzistorima na ulazu i pojačavačem sa NMOS tranzistorom u spoju sa zajedničkim sorsom na izlazu.
 - b) [2] Izračunati pojačanje pojačavača iz tačke a).
 - c) [1] Izračunati ulaznu otpornost pojačavača iz tačke a).
 - d) [1] Izračunati izlaznu otpornost pojačavača iz tačke a).
 - e) [3] Nacrtati vremenske dijagrame napona na drejnovima svih tranzistora pojačavača iz tačke a) za sinusoidalan napon pobudnog generatora.

PRVI KOLOKVIJUM IZ OSNOVA ELEKTRONIKE

22.12.2007.

ODSEK ZA TELEKOMUNIKACIJE I INFORMACIONE TEHNOLOGIJE ODSEK ZA SIGNALE I SISTEME **DRUGA GRUPA**

1. [10] Parametri tranzistora u kolu sa slike 1 su: $\beta_F = 100$, $V_{EB} = V_{\gamma} = V_{EBS} = 0.7$ V, $V_{ECS} = 0.2$ V, Zener dioda je idealna sa parametrima $V_D = 0.6$ V i $V_Z = 3.3$ V, a poznate su i otpornosti otpornika $R_1 = 49.5$ Ω, $R_2 = 5$ kΩ, $R_3 = 100$ Ω. Ako se ulazni napon menja u granicama 0 V ≤ $v_G \le 6$ V, odrediti i nacrtati karakteristiku $i_C(v_G)$.



Slika 1

- **2.** a) [3] Nacrtati dvostepeni pojačavač sa diferencijalnim pojačavačem sa NMOS tranzistorima na ulazu i pojačavačem sa PMOS tranzistorom u spoju sa zajedničkim sorsom na izlazu.
 - b) [2] Izračunati pojačanje pojačavača iz tačke a).
 - c) [1] Izračunati ulaznu otpornost pojačavača iz tačke a).
 - d) [1] Izračunati izlaznu otpornost pojačavača iz tačke a).
 - e) [3] Nacrtati vremenske dijagrame napona na drejnovima svih tranzistora pojačavača iz tačke a) za sinusoidalan napon pobudnog generatora.