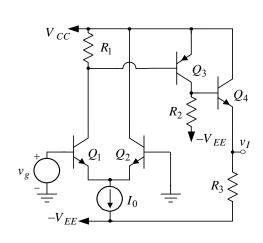
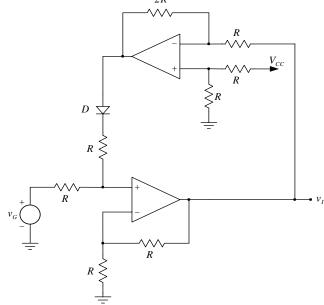
ODSEK ZA TELEKOMUNIKACIJE I INFORMACIONE TEHNOLOGIJE ODSEK ZA SIGNALE I SISTEME

- 1. U kolu pojačavača sa slike 1, upotrebljeni su tranzistori sa $\beta_F = \beta_0 = 100$, $r_{CE} \rightarrow \infty$, $\left| V_{BE} \right| = 0,7$ V i $\left| V_{CES} \right| = 0,2$ V, a poznato je: $V_{CC} = V_{EE} = 12$ V, $I_0 = 200 \mu \text{A}$. Odrediti:
- a) [3] Nepoznate otpornosti tako da je u mirnoj radnoj tački $I_{C3O} = \text{lmA}$, $I_{C4O} = \text{l0mA}$ i $V_{IO} = \text{0V}$;
- b) [3] Naponsko pojačanje $a = v_i / v_g$;
- c) [2] Ulaznu otpornost;
- d) [2] Izlaznu otpornost.
- 2. a) [4] Nacrtati pojačavač sa zajedničkim kolektorom i aktivnim opterećenjem u obliku prostog strujnog izvora.
- b) [3] Izračunati ulaznu, izlaznu otpornost i pojačanje u mirnoj radnoj tački pojačavača iz tačke a).
- c) [3] Nacrtati izlaznu karakteristiku $v_I = f(v_U)$ i zavisnost pojačanja za male signala $a = \frac{dv_I}{dv_U}$ od ulaznog napona v_U pojačavača iz tačke a).
- **3.** a) [6] Nacrtati izvor za napajanje, koji se sastoji od transformatora sa sekundarom sa srednjim izvodom, usmerača sa dvostranim ispravljačem, prostog kapacitivnog filtra i rednog stabilizatora napona.
 b) [4] Nacrtati vremenske dijagrame napona na izlazima sekundara transformatora u odnosu na srednji izvod kao referentni potencijal, na krajevima prostog kapacitivnog filtra i na izlazu rednog stabilizatora napona.
- **4.** [10] Operacioni pojačavači u kolu sa slike 4 su idealni i napajaju se iz jedne baterije $V_{CC} = 5$ V, dioda je idealna sa $V_D = 0.7$ V, a poznato je i R = 10 kΩ. Odrediti i nacrtati karakteristiku $v_I = v_I(v_G)$, ako se v_G menja u granicama $-5V \le v_G \le 5V$.



Slika 1



Slika 4