



PEC - Estat del Processador

Primavera 2024

Pau Morillas Muñoz

Roger Ortega Castilló

Universitat Politècnica de Catalunya

Índex

Índex	2
1. Instruccions implementades	3
2. Llistat d'accions	4

1.Instruccions implementades

Aquí tenim un llistat de totes les instruccions implementades durant les etapes finals (de l'etapa 5 fins a l'etapa 8, inclosa). A cada instrucció a la seva dreta indiquem com funcionen a partir del resultat dels jocs de proves simulats i executats en la FPGA:

INSTRUCCIÓ	PROVA
Operacions Lògiques i Aritmètiques	Funciona correctament
Comparació amb/sense signe	Funciona correctament
Suma amb immediat	Funciona correctament
LOAD/LOAD byte	Funciona correctament
STORE/STORE byte	Funciona correctament
Moure immediat	Funciona correctament
Salt condicional relatiu al PC	Funciona correctament
Trencament de seqüència mode registre	Funciona correctament
Extensió aritmètica	Funciona correctament
Instruccions IN/OUT	Funciona correctament
Instruccions de control d'interrupcions	Funciona correctament
Instruccions de sistema (CALLS)	Funciona correctament
Instruccions de TLB	Funciona correctament

2. Llistat d'accions

Aquí tenim un llistat de totes les accions implementades durant tot el procesador (de l'etapa 1 fins a l'etapa 8, inclosa). A cada instrucció a la seva dreta indiquem com funcionen a partir del resultat dels jocs de proves simulats i executats en la FPGA:

ACCIONS	PROVA
Controlador de memoria	Funciona correctament
Controlador VGA i PS2	Funciona correctament
Interrupcions	Funciona correctament
Excepcions	Funciona correctament
Mode sistema	Funciona correctament
TLB	Funciona correctament