

Nr	Name	Bank	Pin	Gruppe	Alternate	Typ	Anmerkung
					Function		
1	USR_BUTTON	C	13	Control	No	GPIO-In	Alternativer Eingang für den Referenzschalter
2	LED_GREEN	B	0	Control	No	GPIO-Out	Status LED
3	LED_RED	B	14	Control	No	GPIO-Out	Status LED
4	DEBUG_UART_RX	D	9	Control	Yes	UART RX	Konsoleneingabe
5	DEBUG_UART_TX	D	8	Control	Yes	UART TX	Konsolenausgabe
6	LED_BLUE	B	7	Control	No	GPIO-Out	Status LED
7	SPINDLE_SI_R	A	0	Spindle	No	GPIO-In	Status der Spindel-H-Brücke L
8	SPINDLE_SI_L	E	0	Spindle	No	GPIO-In	Status der Spindel-H-Brücke R
9	SPINDLE_ENA_L	E	14	Spindle	No	GPIO-Out	Freischaltung der H-Brücke L
10	SPINDLE_ENA_R	E	15	Spindle	No	GPIO-Out	Freischaltung der H-Brücke R
11	SPINDLE_PWM_L	B	10	Spindle	Yes	TIM PWM	Spindel-PWM für H-Brücke L
12	SPINDLE_PWM_R	B	11	Spindle	Yes	TIM PWM	Spindel-PWM für H-Brücke R
13	STEP_SPI_SCK	A	5	Stepper	Yes	SPI Clock	SPI für L6474 Chip
14	STEP_SPI_MISO	A	6	Stepper	Yes	SPI Din	SPI für L6474 Chip
15	STEP_SPI_MOSI	A	7	Stepper	Yes	SPI Dout	SPI für L6474 Chip
16	STEP_SPI_CS	D	14	Stepper	No	GPIO-Out	SPI für L6474 Chip
17	STEP_RSTN	F	12	Stepper	No	GPIO-Out	Reset für L6474
18	STEP_DIR	F	13	Stepper	No	GPIO-Out	Richtungssignal für L6474
19	STEP_FLAG	F	15	Stepper	No	GPIO-In	Optionales Fehlersignal des L6474
20	STEP_PULSE	D	15	Stepper	n.a.	n.a.	Bewegungspulssignal für L6474
21	REFERENCE_MARK	B	8	Stepper	No	GPIO-In	Schalter für Referenzmarke, unbetätigt spannungsführend
22	LIMIT_SWITCH	B	9	Stepper	No	GPIO-In	Grenztaster, unbetätigt spannungsführend