

# Efektywno SMT solverów dla klasycznych problemów NP-trudnych

Tetiana Mossur

Uniwersytet Jana Dugosza w Czystochowie

SMT (Satisfiability Modulo Theories) stanowi aktywny obszar badań w informatyce, umożliwiający efektywne rozwiązywanie problemów z użyciem metod wnioskowania logicznego. Dzięki postępowi w technologii SMT, zaawansowane solvery znajdują zastosowanie w wielu dziedzinach, od weryfikacji procesorów po analizy statyczne. Niniejsza praca ma na celu zbadanie i ocenę efektywności trzech popularnych SMT solverów - Z3, Yices i CVC5 w rozwiązywaniu klasycznych problemów NP-trudnych. Analiza uzyskanych wyników pozwoli ocenić efektywność każdego solvera, co stanowi istotny wkład w zrozumienie ich praktycznego zastosowania w różnych obszarach.

# Rozdział 1: Teoretyczne podstawy Satisfiability Modulo Theories

W pierwszym rozdziale zawaram teoretyczne fundamenty Satisfiability Modulo Theories (SMT), wprowadzając czytelnika w główne aspekty tej dziedziny. Omówiam kluczowe pojęcia, biorąc pod uwagę rozwój SMT-solverów i ich praktyczne zastosowania w realnych sytuacjach, takich jak te związane z klasami problemów NP-trudnych.

## Rozdział 2: Problemy NP-trudne

Drugi rozdział przedstawia podstawowe pojęcia złożoności obliczeniowej oraz koncepcji spelnialności, dwóch kluczowych aspektów niezbędnych do zrozumienia, czym są problemy obliczeniowe w kontekście SMT. Następnie dokonywana jest definicja klasy problemów NP-trudnych, które stanowi centralny temat niniejszej pracy magisterskiej.

## Rozdział 3: Przegląd SMT Solverów: Z3, Yices, CVC5

W rozdziale trzecim zawaram szczegółowy przegląd trzech popularnych SMT-solverów: Z3, Yices i CVC5, podkreślając ich cechy, mocne strony i potencjalne ograniczenia. Czytelnik zdobywa wgląd w różnice między tymi narzędziami, co stanowi podstawę dla późniejszych badań.

# Rozdział 4: Kodowanie problemów

content...

## Rodzina 5: Eksperymenty i analiza wyników

Rodzina 5 powołany jest praktycznym eksperymentom, wykorzystując wyżej przedstawione solvery do rozwiązywania wybranych problemów obliczeniowych. Analiza wyników pozwoli określić efektywność każdego z nich i wyciągnąć wnioski co do ich zastosowania.

SMT jest dynamiczną i bardzo rozwijającą się dziedziną badań o wielu praktycznych zastosowaniach. Kluczową rolę odgrywają prace naukowe autorstwa Leonardo de Moura i Nikolaj Bjørner. Ich wkład w rozwój SMT obejmuje różnorodne aspekty, od podstaw teoretycznych po praktyczne zastosowania. Moura i Bjørner byli współtwórcami SMT solvera Z3, który jest szeroko stosowany, w tym w mojej pracy magisterskiej. Ich praca 'Satisfiability Modulo Theories: An Appetizer' zawiera krótki przegląd SMT i głównych koncepcji technicznych: wprowadza do logiki propozycyjnej, omawiając podstawowe pojęcia, takie jak: formuły propozycyjne, spelnialność, walidność i równoważność; przechodzi również przez konwersję formuły propozycyjnej do postaci koniunktywnej normalnej (CNF); przedstawia efektywne techniki analizy przypadków oraz pojęcie teorii, prezentując różne teorie integrowane z rozwiązywaczami SMT, takie jak arytmetyka liniowa, różnicowa, nieliniowa, arytmetyka bitów, teoria tablic, itp.



# Przegląd literatury

Kolejne autorzy, Clark Barrett i Cesare Tinelli, s wiodcymi badaczami w dziedzinie weryfikacji formalnej. Znani ze swojego znacznego wkładu w SMT, rozwinli integracj rozumowania teorii w narzdziach do automatycznej weryfikacji. Ich wspólna praca przyczynia si do ukształtowania podstaw i praktycznych zastosowa SMT w obszarach takich jak sprawdzanie modeli i weryfikacja oprogramowania. Rozdzia 11 z ksiki 'Handbook of Model Checking' - praca Barretta i Tinelliego - zawiera kompleksowy przegląd SMT z naciskiem na łeniwe podejcie", powszechn metod implementacji solverów SMT. Rozdzia ten obejmuje podstawy techniczne, wprowadza współprac midzy SAT i solverami teorii oraz bada solvery teorii dla rónych teorii ta. Omówiono take techniki czenia solverów teorii i przedstawiono rozszerzenia podejcia leniwego. Wyjaniono równie alternatywne podejcie, eager approach", wykorzystujce solvery SAT w bardziej bezporedni sposób, a ponadto, podkreła kluczowe funkcje nowoczesnych solverów SMT wykraczajce poza sprawdzanie satysfakcji, pokazujc ich znaczenie w zastosowaniach takich jak sprawdzanie modeli.

Dennis Yurichev, następny autor w tym przeglądzie literatury, jest znaczącą postacią w dziedzinie walidacji oprogramowania. Jego praca, "SAT/SMT by Example", służy jako praktyczny przewodnik po implementacji solverów SAT i SMT. Dzięki swojemu dowiadczeniu w tej dziedzinie, Yurichev dostarcza cennych spostrzeżeń poprzez ilustrujące przykłady, dzięki czemu książka jest niezbędnym źródłem informacji zarówno dla początkujących, jak i doświadczonych specjalistów zainteresowanych praktycznymi aplikacjami i implementacjami technik rozwiązywania SAT i SMT.

Dzikuj za uwag!