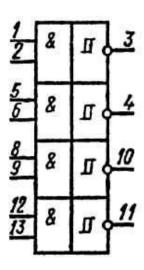
КР1561**ТЛ**1, **КФ**1561**ТЛ**1

Микросхемы представляют собой четыре триггера Шмитта. Корпус типа 201.14-1, масса не более 1 г и 4311.14-1.

Назначение выводов: 1, 2, 5, 6, 8, 9, 12, 13 - входы; 3, 4, 10, 11 - выходы; 7 - общий; 14 - напряжение питания.



Условное графическое обозначение КР1561ТЛ1, КФ1561ТЛ1

Электрические параметры

Напряжение литания	318 В
Выходное напряжение низкого уровня:	
- при U _п = 5 B, U ¹ _{вх} = 5 B	≤ 0,05 B
- при U _п = 5 B, U ¹ _{вх} = 2,8 B	≤ 0,5 B
- при U _п = 10 B, U ¹ _{вх} = 10 B	≤ 0,05 B
- при U _п = 10 B, U ¹ _{вх} = 5,2 B	≤1 B
- при U _п = 15 B, U ¹ _{вх} = 15 B	≤ 0,05 B
- при U _п = 15 B, U _{вх} = 7,4 B	≤ 1,5 B
Выходное напряжение высокого уровня:	
- при U _п = 5 B, U ⁰ _{вх} = 0	≥ 4,95 B
- при U _п = 5 B, U ⁰ _{вх} = 2,2 B	≥ 4,5 B
- при U _п = 10 B, U ⁰ _{вх} = 0	≥ 9,95 B
- при U _п = 10 B, U ⁰ _{вх} = 4,6 B	≥ 9 B
- при U _п = 15 B, U ⁰ _{вх} = 0	≥ 14,95 B
- при U _п = 15 B, U ⁰ _{вх} = 6,8 B	≥ 13,5B
Ток потребления:	
- при U _п = 5 В	≤ 1 мкА
- при U _п = 10 В	≤ 2 мкА
- при U _п = 15 В	≤ 4 MKA

Входной ток низкого уровня при U _п = 15 В ≤ -0,3 мкА
Входной ток высокого уровня при U _п = 15 В≤ 0,3 мкА
Выходной ток низкого уровня:
- при U _п = 5 В≥ 0,44 мА
- при U _п = 10 B≥ 1,1 мА
- при U _п = 15 B≥ 3 мА
Выходной ток высокого уровня:
- при $U_n = 5$ В, $U_{BMX}^1 = 2.5$ В ≥ $\left -1.36 \right $ мА
- при U_n = 5 B, $U^1_{\text{вых}}$ = 4,6 B
- при U_n = 10 B, $U_{\text{вых}}^1$ = 9,5 В ≥ $\left -1,1 \right $ мА
- при U _п = 15 B, U _{вых} = 13,5 B≥ -3 мА
Время задержки распространения при включении (выключении)
- при U _п = 5 В≤ 300 нс
- при U _п = 10 В≤ 180 нс
- при U _п = 15 В≤ 130 нс

Предельно допустимые режимы эксплуатации

Напряжение питания	315 B
Напряжение на входах	0U _n
Емкость нагрузки	≤ 55 пФ
Температура окружающей среды	45+85 °C

Общие рекомендации по применению

Допустимое значение статического потенциала не более 100 В.

Микросхемы пригодны для монтажа в аппаратуре методом групповой пайки и паяльником.

Не рекомендуется подведение каких-либо электрических сигналов (в том числе и напряжение с шин «питание») к выводам микросхем, не использованным согласно электрической схеме.

Пайку начинать с выводов питания. Пайку остальных выводов разрешается производить в любой последовательности.

При эксплуатации и испытаниях микросхем, когда входные цепи, цепи питания и коммутируемые цепи подключены к различным источникам питания, следует соблюдать следующий порядок включения и выключения.

При включении: подключать вывод «общий»; подать напряжение питания; подать входное напряжение, напряжение на входы управления (для аналоговых ключей); подать коммутируемые напряжения (для аналоговых ключей).

При выключении: снять коммутируемые напряжения (для аналоговых ключей); снять входные напряжение, напряжение со входов управления (для

аналоговых ключей); снять напряжение питания.

Неиспользованные входы подключать к шинам «питание» или «общий».