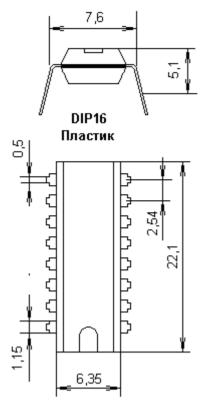
К561,К564,К176, К561ЛС2

Четыре логических элемента И-ИЛИ



Таблица истинности

Входы										Выходы			
A_{l}	B_1	A_2	B_2	A_3	B_3	A_4	B_4	K_{A}	K_B	D1	D2	D3	D4
0	0	0	0	0	0	0	0	0	0	0	0	0	0
0	0	0	0	0	0	0	0	0	1	0	0	0	0
0	0	0	0	0	0	0	0	1	0	0	0	0	0
0	0	0	0	0	0	0	0	1	1	0	0	0	0
0	1	0	1	0	1	0	1	0	0	0	0	0	0
0	1	0	1	0	1	0	1	0	1	1	1	1	1
0	1	0	1	0	1	0	1	1	0	0	0	0	0
0	1	0	1	0	1	0	1	1	1	1	0	0	0
1	0	1	0	1	0	1	0	0	0	0	0	0	0
1	0	1	0	1	0	1	0	0	1	0	0	0	0
1	0	1	0	1	0	1	0	1	0	1	1	1	1
1	0	1	0	1	0	1	0	1	1	1	1	1	1
1	1	1	1	1	1	1	1	0	0	0	0	0	0
1	1	1	1	1	1	1	1	0	1	1	1	1	1
1	1	1	1	1	1	1	1	1	0	1	1	1	1
1	1	1	1	1	1	1	1	1	1	1	1	1	1



Тип микросхемы	К561ЛС2				
Фирма производитель	СНГ				
Функциональное назначение	4 элемента И-ИЛИ				
T,C	-10+70				
Vdd minVdd max,B	-0.5+18				
Pd,мВт	200				
Напр.сиг.	A.B-Q				
Vil(Vnl),В при Vdd=5В	1.5				
Vih(Vnh),В при Vdd=5В	3.5				
TpHL tip,нс при Vdd=5В	100				
TpLH tip,нс при Vdd=5В	100				
TpHL max,нс при Vdd=5В	150				
TpLH max,нс при Vdd=5В	150				
Vil(Vnl),В при Vdd=15В	4				
Vih(Vnh),В при Vdd=15В	11				
ТрHL tip,нс при Vdd=15В	40				
TpLH tip,нс при Vdd=15В	40				
TpHL max,нс при Vdd=15В	50				
TpLH max,нс при Vdd=15В	50				
Корпус	16DIP				