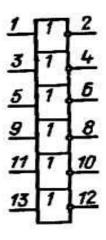
К561**ЛН**2, **ЭКФ**561**ЛН**2

Микросхемы представляют собой шесть логических элементов НЕ с буферным выходом. ИС не имеют защитных диодов, подключенных анодами к шине питания, что позволяет подавать на вход микросхем напряжение, превышающее напряжение питания. Поэтому они могут быть использованы для согласования выходных уровней КМОП с входами ТТЛ-схем. Содержат 19 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и 4306.14-А.



Условное графическое обозначение К561ЛН2, ЭКФ561ЛН2

Назначение выводов: 1 - вход X1; 2 - выход $\overline{Y1}$; 3 - вход X2; 4 - выход $\overline{Y2}$; 5 - вход X3; 6 - выход $\overline{Y3}$; 7 - общий; 8 - выход $\overline{Y4}$; 9 - вход X4; 10 - выход $\overline{Y5}$; 11 - вход X5; 12 - выход $\overline{Y6}$; 13 - вход X6; 14 - напряжение питания.

Электрические параметры

Напряжение питания	315 В
Выходное напряжение низкого уровня при воздействии помехи:	
- при U _п = 10 B	≤ 2,9 B
- при U _п = 5 В	≤0,95 B
Выходное напряжение высокого уровня при воздействии помехи	:
- при U _п = 10 B	≤ 7,2 B
- при U _п = 5 B	≤ 3,6 B
Ток потребления:	
- при U _п = 15 B	≤2 мкА
- при U _п = 18 B	≤ 20 мкА
Входной ток низкого (высокого) уровня при U _п = 18 В	≤0,3 мкА
Выходной ток низкого уровня:	
- при U _п = 10 B	≥8 MA
- при U _п = 5 В	≥ 2,6 mA

Выходной ток высокого уровня	≥ 1,25 MA
Ток утечки закрытого ключа при U _п = 15 В	≥ 1 мкА
Время задержки распространения при включении:	
- при U _п = 10 B	≤ 50 нс
- при U _п = 5 B	≤ 110 нс
Время задержки распространения при выключении:	
- при U _п = 10 B	≤ 90нс
- при U _п = 5 В	≤ 120 нс
Входная емкость при U _п = 10 В	≤ 30 пФ