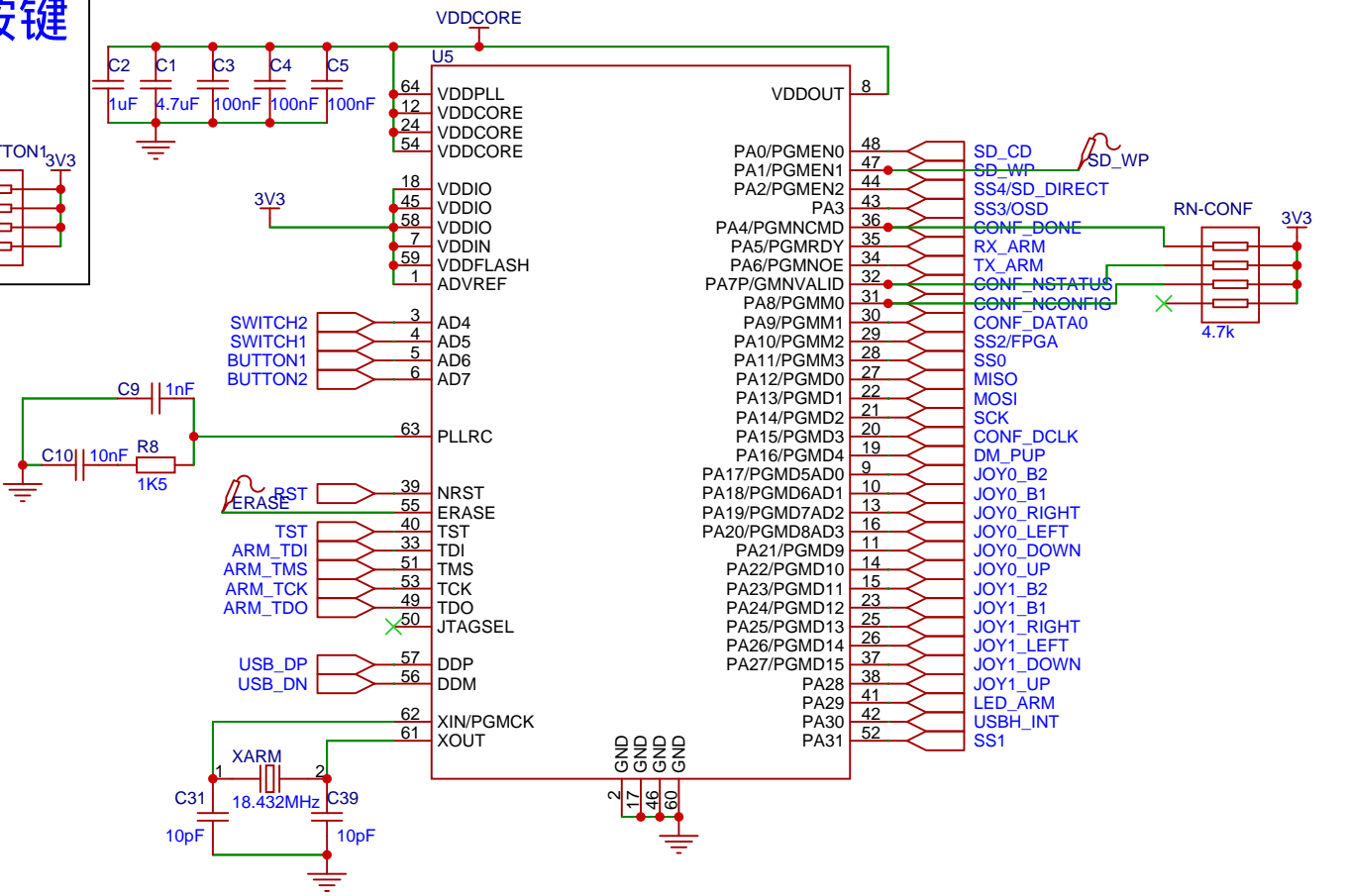
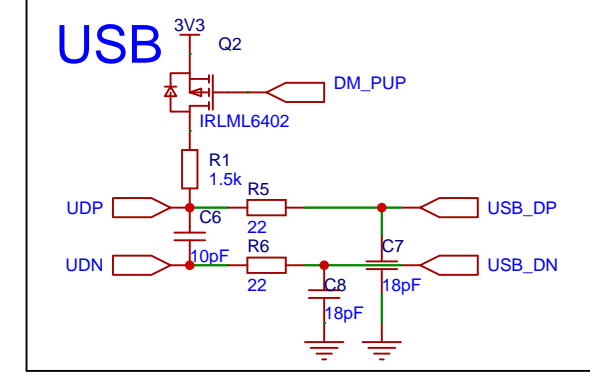
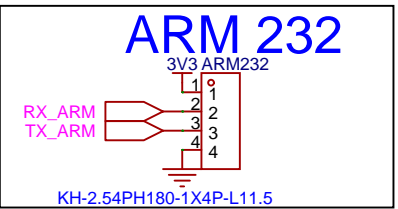
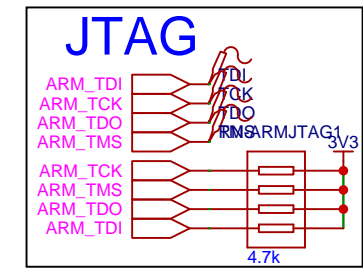
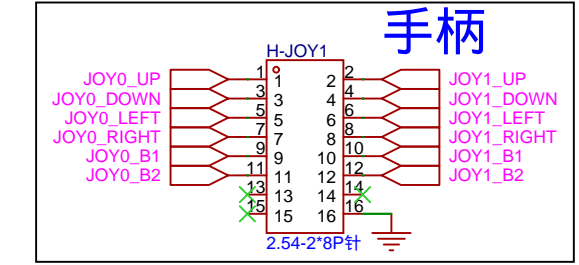
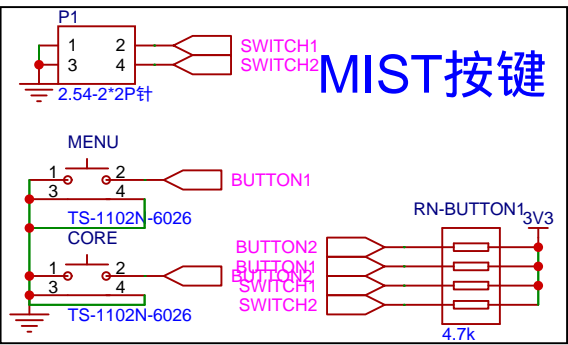
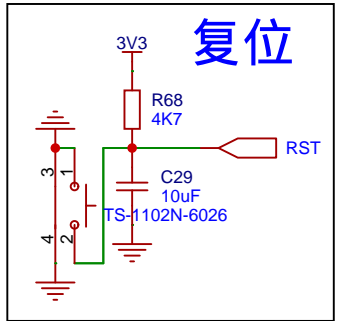
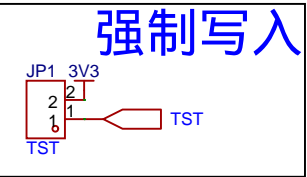
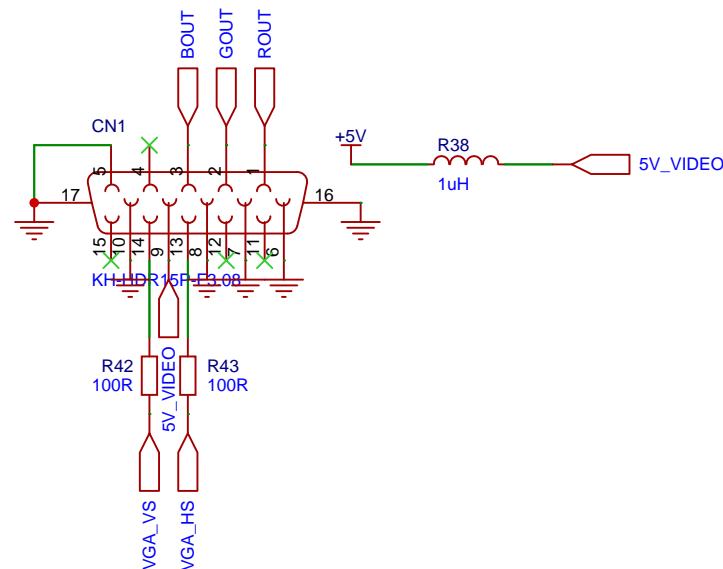
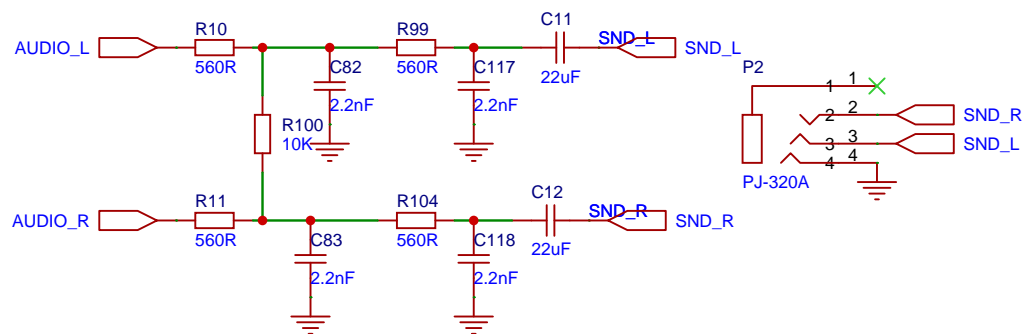
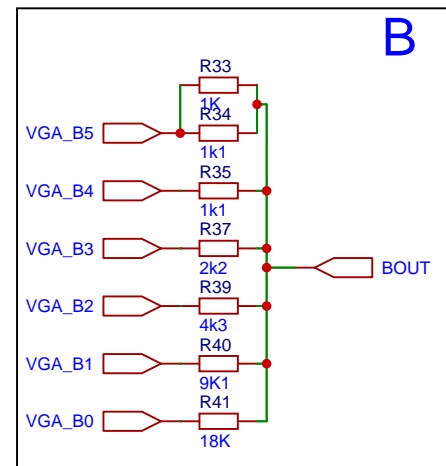
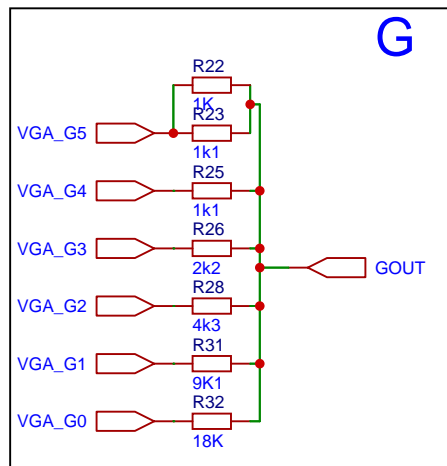
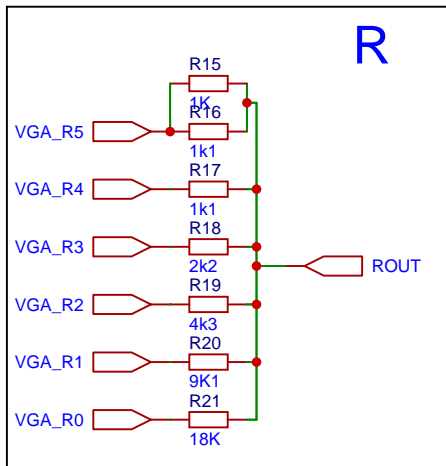


原理图	Schematic1			创建日期	2025-07-06
板子	V1.1			更新日期	2025-07-06
绘制	MiST-324			图页	SDRAM
审阅					
		版本	尺寸	页 3 共 9	
嘉立创EDA		V1.0	A4	嘉立创EDA	

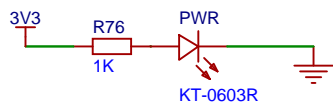
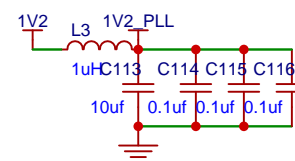
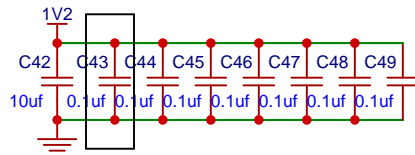
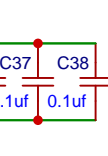
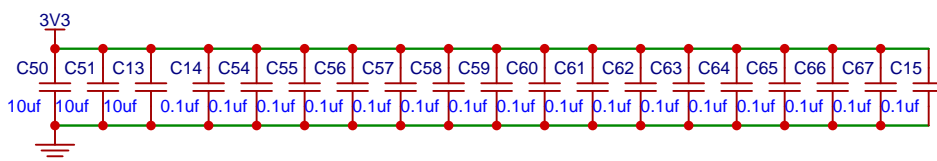
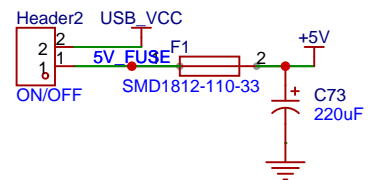



原理图	Schematic1			创建日期	2025-07-06
				更新日期	2025-07-06
板子	V1.1			图页	MCU
绘制		MiST-324			
审阅					
		版本	尺寸	页	4 共 9
		V1.0	A4	嘉立创EDA	

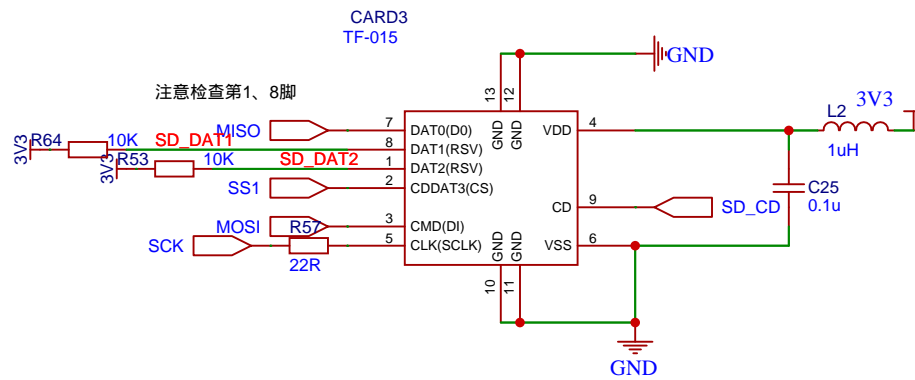


原理图	Schematic1			创建日期	2025-07-06
板子	V1.1			更新日期	2025-07-06
绘制				图页	VGA&SND
审阅				MiST-324	
				版本	尺寸
				页 5 共 9	
嘉立创EDA		V1.0	A4	嘉立创EDA	





原理图	Schematic1			创建日期	2025-07-06
				更新日期	2025-07-06
板子	V1.1			图页	Power
绘制	MiST-324				
审阅					
		版本	尺寸	页    7    共    9	
		V1.0	A4	嘉立创EDA	



原理图	Schematic1			创建日期	2025-07-06
板子	V1.1			更新日期	2025-07-06
绘制		MiST-324			
审阅					
		版本	尺寸	页 8 共 9	
嘉立创EDA		V1.0	A4	嘉立创EDA	



