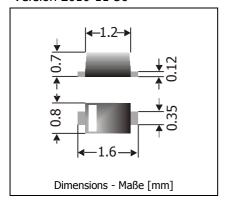


BAS216WT

Fast Switching Surface Mount Si-Planar Diodes Schnelle Si-Planar-Dioden für die Oberflächenmontage

Version 2010-11-30



Power dissipation – Verlustleistung

Repetitive peak reverse voltage

Periodische Spitzensperrspannung

Plastic case – Kunststoffgehäuse

SOD-523

Weight approx. – Gewicht ca.

0.01 g

Plastic material has UL classification 94V-0 Gehäusematerial UL94V-0 klassifiziert

Standard packaging taped and reeled Standard Lieferform gegurtet auf Rolle



Maximum ratings $(T_A = 25^{\circ}C)$

Grenzwerte ($T_A = 25$ °C)

		BAS216WT	
Power dissipation – Verlustleistung	P _{tot}	150 mW ¹)	
Max. average forward current – Dauergrenzstrom (dc)	\mathbf{I}_{FAV}	150 mA ¹)	
$ \begin{array}{ll} \text{Non repetitive peak forward surge current} & t_p \leq 1 \text{ s} \\ \text{Stoßstrom-Grenzwert} & t_p \leq 1 \text{ µs} \end{array} $	$I_{FSM} \ I_{FSM}$	0.5 A 2 A	
Repetitive peak reverse voltage – Periodische Spitzensperrspannung		85 V	
Junction temperature – Sperrschichttemperatur Storage temperature – Lagerungstemperatur	T_{j} T_{S}	-55+150°C -55+150°C	

Characteristics $(T_i = 25^{\circ}C)$

Kennwerte ($T_i = 25$ °C)

Forward voltage ²) Durchlass-Spannung ²)		$\begin{split} I_{\text{F}} &= 1 \text{ mA} \\ I_{\text{F}} &= 10 \text{ mA} \\ I_{\text{F}} &= 50 \text{ mA} \\ I_{\text{F}} &= 150 \text{ mA} \end{split}$	$egin{array}{c} V_{F} \ V_{F} \ V_{F} \end{array}$	< 715 mV < 855 mV < 1.0 V < 1.25 V
Leakage current Sperrstrom	$T_j = 25$ °C	$V_R = 75 \text{ V}$	\mathbf{I}_{R}	< 1 μΑ
	$T_{\rm j} = 150 {\rm ^{\circ}C}$ $T_{\rm j} = 150 {\rm ^{\circ}C}$		$\begin{matrix} I_{R} \\ I_{R} \end{matrix}$	< 30 μA < 50 μA
Max. junction capacitance – Max. Sperrschichtkapazität $V_{\text{R}}=0\ \text{V},\ \text{f}=1\ \text{MHz}$			C _T	1.5 pF
Reverse recovery time – Sperrverzug $I_{\text{F}}=10$ mA über/through $I_{\text{R}}=10$ mA bis/to $I_{\text{R}}=1$ mA		t _{rr}	< 4 ns	
Thermal resistance junction to ambient air Wärmewiderstand Sperrschicht – umgebende	Luft		R _{thA}	< 620 K/W ¹)

Mounted on P.C. board with 3 mm² copper pad at each terminal Montage auf Leiterplatte mit 3 mm² Kupferbelag (Lötpad) an jedem Anschluss

² Tested with pulses $t_p = 300~\mu s$, duty cycle $\leq 2\%$ — Gemessen mit Impulsen $t_p = 300~\mu s$, Schaltverhältnis $\leq 2\%$



