!req

req

db

idl_rd

cmp_dl

!hit & db

req₀

hit & !req

!hit & !db

!db

req₁

!req

req

WS = 0

db

WS = 0

sync

!de & !HCLK

!de & req

!db

rd1_keep

!de & HCLK

!de

de

!de

rd₇ rd₆ rd₅ rd₄ rd₃ rd₂ rd₁ rd₀

!de !de !de !de !de !de

de de de de de de de de

Name	Description
req	HSEL && !HRWITE && HREADY
hit	(TAGSRAM_output[TAG] == SAVE0_HADDR) && TAGSRAM_output[VALID]
db	baz
de	foobar
WS	adsf

1