Санкт-Петербургский политехнический университет Петра Великого Кафедра компьютерных систем и программных технологий

Отчёт по лабораторной работе №4

Дисциплина: Низкоуровневое программирование

Тема: Программирование RISC-V

Выполнил студент гр. 3530901/10005		Кашин В.А.
		(подпись)
Преподаватель _		Коренев Д. А.
		(подпись)
"	,,	2022 г

Санкт-Петербург

2022

Текст программы

```
#include "sorted.h"

#include <stddef.h>

void sorted(int *array, size_t size){
    int min, temp;
    for(int i =0; i < size; i++){
        min = i;
        for (int k = i + 1; k < size; k++)
            if(array[k] < array[min])
            min = k;
        temp = array[i];
        array[i] = array[min];
        array[min] = temp;
}</pre>
```

sorted.c(Основной файл)

```
#include <stddef.h>
=#ifndef SORTED_H

#define SORTED_H

extern void sorted (int *array, size_t size);

#endif
```

sorted.h(Заголовочный файл)

```
#include <stdio.h>
#include "sorted.h"

#define size 7

int main(void) {
    int array[size];
    for (int i = 0; i < size; i++)
        scanf("%i", array[i]);
    sorted(array, size);
    for (int i = 0; i < size; i++)
        printf("%i ", &array[i]);
    return 0;
}</pre>
```

main.c(Тестовый файл)

Сборка программы

1.Препроцессирование

Препроцессирование файлов main.c и sorted.c, чтобы получить файлы main.i и sorted.i: riscv64-unknown-elf-gcc -march=rv32ic -mabi=ilp32 -O1 -E 4\main.c -o 4\main.i riscv64-unknown-elf-gcc -march=rv32ic -mabi=ilp32 -O1 -E 4\sorted.c -o 4\sorted.i

Параметры:

- -march=rv32ic -mabi=ilp32 целевым является процессор с базовой архитектурой системы команд RV32I;
- -О1 выполнять простые оптимизации генерируемого кода;
- -Е остановить процесс сборки после препроцессирования;

-о – путь к выходному файлу.

```
# 2 "4\\sorted.h" 2
# 5 "4\\sorted.h"
extern void sorted (int *array, size_t size);
# 2 "4\\sorted.c" 2
# 1 "c:\\riscv64-unknown-elf\\lib\\gcc\\riscv64-unknown-elf\\10.2.0\\include\\stddef.h" 1 3 4
# 3 "4\\sorted.c" 2
void sorted(int *array, size_t size){
 int min, temp;
 for(int i =0; i < size; i++){
 min = i;
  for (int k = i + 1; k < size; k++)
  if(array[k] < array[min])</pre>
    min = k;
  temp = array[i];
  array[i] = array[min];
  array[min] = temp;
```

(sorted.i)

```
# 2 "4\\main.c" 2
# 1 "4\\sorted.h" 1
# 1 "c:\\riscv64-unknown-elf\\lib\\gcc\\riscv64-unknown-elf\\10.2.0\\include\\stddef.h" 1 3 4
# 2 "4\\sorted.h" 2

# 5 "4\\sorted.h" 2

# 5 "4\\sorted.h" 2

int main(void) {
   int array[7];
   for (int i = 0; i < 7; i++)
        scanf("%i", array[i]);
        sorted(array, 7);
   for (int i = 0; i < 7; i++)
        printf("%i ", &array[i]);
        return 0;
}</pre>
```

2. Компиляция

Компиляция файлов main.i и sorted.i сохранив результат (на языке ассемблера) в файлы main.s и sieve.s:

riscv64-unknown-elf-gcc -march=rv32ic -mabi=ilp32 -O1 -S -fpreprocessed 4\main.i - o 4\main.s

riscv64-unknown-elf-gcc -march=rv32ic -mabi=ilp32 -O1 -S -fpreprocessed 4\sorted.i -o 4\sorted.s

- -S остановить процесс сборки после компиляции, не запуская ассемблер;
- -fpreprocessed выполняется компиляция файла, уже отработанного процесса;

```
.file "main.c
            .option nopic
            .attribute arch, "rv32i2pθ_c2pθ"
.attribute unaligned_access, θ
            .attribute stack_align, 16
            .text
            .section
                          .rodata.strl.4, "aMS", @progbits,1
            .align 2
      ⊡.LCθ:
            .string "%i"
            .align 2
      .string "%i "
            .text
             .alion 1
             .globl main
             .type main, @function
      -main:
            addi
                     sp,sp,-64
            sw ra,6θ(sp)
            sw sθ,56(sp)
sw s1,52(sp)
sw s2,48(sp)
            sw s3,44(sp)
            addi
                     sθ,sp,4
            addi
                     s2,sp,32
            mv sl,sθ
            lui s3,%hi(.LC0)
      戸.L2:
            lw a1,θ(s1)
                    aθ,s3,%lo(.LCθ)
            addi
            call
                     scanf
                     s1,s1,4
            addi
            bne s1,s2,.L2
            li a1,7
            addi
                     aθ,sp,4
            call
            lui s1,%hi(.LC1)
      Ē.L3:
            mv al,sθ
            addi
                     aθ,s1,%lo(.LC1)
                     printf
sθ,sθ,4
            call
            addi
            bne sθ,s2,.L3
li aθ,θ
            lw ra,60(sp)
            lw s0,56(sp)
lw s1,52(sp)
lw s2,48(sp)
48
49
5θ
51
52
            lw s3,44(sp)
            addi
                     sp,sp,64
            jr ra
            .size main, .-main
.ident "GCC: (SiFive GCC-Metal 10.2.0-2020.12.8) 10.2.0"
```

```
.file
             .option nopic
             .attribute arch, "rv32i2p0_c2p0"
             .attribute unaligned_access, 0
             .attribute stack_align, 16
             .align
             .globl sorted
.type sorted, @function
       ⊡sorted:
             beq al,zero,.L1
             mv t1,a0
mv t3,a1
li a7,0
                  .L6
         .14
             addi
                       a4,a4,1
             addi
                       a3,a3,4
19
20
             bleu
                       a1,a4,.L3
         L5
             slli
                       a5,a2,2
             add a5,a0,a5
             lw a6,4(a3)
lw a5,0(a5)
             bge a6,a5,.L4
             mv a2,a4
j .L4
27
28
29
        .L3
             lw a5,0(t1)
             slli a2,a2,2
             add a2,a0,a2
             lw a4,0(a2)
sw a4,0(t1)
             sw a5,0(a2)
35
36
             addi
                      t1,t1,4
             beq a7,t3,.L1
         .L6
             mv a2,a7
             addi a7,a7,1
bleu a1,a7,.L3
             mv a3,t1
mv a4,a7
                  .L5
             j
             ret
                      sorted, .-sorted
"GCC: (SiFive GCC-Metal 10.2.0-2020.12.8) 10.2.0"
             .size
```

(sorted.s)

3. Ассемблирование

Ассемблирование файлов main.s и sorted.s:

riscv64-unknown-elf-gcc -march=rv32ic -mabi=ilp32 -O1 -c 4\main.s -o 4\main.o riscv64-unknown-elf-gcc -march=rv32ic -mabi=ilp32 -O1 -c 4\sorted.s -o 4\sorted.o

riscv64-unknown-elf-objdump -h 4\main.o:

```
Sections:
Idx Name
                 Size
                           VMA
                                     LMA
                                               File off
                                                         Algn
                 00000060
                           00000000
                                     00000000
                                               00000034
                                                         2**1
 0 .text
                                               READONLY,
                 CONTENTS, ALLOC, LOAD, RELOC,
                                                         CODE
                                               00000094
                                                         2**0
                 00000000 00000000 00000000
 1 .data
                 CONTENTS, ALLOC, LOAD, DATA
 2 .bss
                 00000000
                           00000000
                                    00000000
                                               00000094
                                                         2**0
                 ALLOC
 3 .rodata.str1.4 00000008 00000000 00000000 00000094
                                                          2**2
                 CONTENTS, ALLOC, LOAD, READONLY, DATA
                 00000031 00000000 00000000 0000009c
                                                         2**0
 4 .comment
                 CONTENTS, READONLY
  5 .riscv.attributes 00000021 00000000 00000000 000000cd 2**0
                 CONTENTS, READONLY
```

riscv64-unknown-elf-objdump -h 4\sorted.o

```
Sections:
                                                             Algn
Idx Name
                             VMA
                                        LMA
                                                  File off
                  Size
 0 .text
                  0000004c
                             00000000 00000000
                                                  00000034
                                                             2**1
                  CONTENTS, ALLOC, LOAD, RELOC, READONLY, CODE
                  00000000 00000000 00000000
CONTENTS, ALLOC, LOAD, DATA
  1 .data
                                       00000000 00000080
                  00000000 00000000 00000000 00000080 2**0
  2 .bss
                  ALLOC
  3 .comment
                             00000000
                                       00000000
                                                  0800000
                  00000031
                  CONTENTS, READONLY
 4 .riscv.attributes 00000021
                                 00000000 00000000
                                                      000000b1
                                                                 2**0
                  CONTENTS, READONLY
```

В файлах main.o и sorted.o появились такие секции как:

text — секция кода, в которой содержатся коды инструкций (название секцииобусловлено историческими причинами);

.data – секция инициализированных данных;

.bss — секция неинициализированных статических переменных (названиесекции также обусловлено историческими причинами);

.rodata – аналог .data для неизменяемых данных

.comment – секция данных о версиях размером 12 байт

.riscv.attributes – информация про RISC-V

riscv64-unknown-elf-objdump -t 4\main.o:

```
file format elf32-littleriscv
4\main.o:
SYMBOL TABLE:
00000000 1
             df *ABS*
                       00000000 main.c
00000000 1
             d
                .text
                       00000000 .text
                .data 00000000 .data
00000000 1
             d
000000000 1
             d .bss
                       00000000 .bss
00000000 1
             d .rodata.str1.4 00000000 .rodata.str1.4
000000000 1
                 .rodata.str1.4 00000000 .LC0
00000004 1
                 .rodata.str1.4 00000000 .LC1
00000018 1
                 .text 00000000 .L2
0000003c 1
                 .text 00000000 .L3
00000000 1
                               00000000 .comment
             d
                .comment
000000000 1
             d .riscv.attributes
                                       00000000 .riscv.attributes
00000000 g
              F .text 00000060 main
00000000
                *UND*
                       00000000 scanf
00000000
                 *UND*
                       00000000 sorted
00000000
                 *UND*
                       00000000 printf
```

riscv64-unknown-elf-objdump -t 4\sorted.o:

```
4\sorted.o:
                 file format elf32-littleriscv
SYMBOL TABLE:
00000000 1 df *ABS* 00000000 sorted.c
            d .text 00000000 .text
d .data 00000000 .data
00000000 1
000000000 1
000000000 1
             d .bss 00000000 .bss
0000004a 1
                 .text 00000000 .L1
0000003c 1
                  .text 00000000 .L6
                 .text 00000000 .L3
00000026 1
0000000a l .text 00000000 .L4
00000012 l .text 00000000 .L5
00000000 l d .comment 00000000 .comment
                 .text 00000000 .L4
0000000a 1
00000000 1
             d .riscv.attributes 00000000 .riscv.attributes
00000000 g
              F .text 0000004c sorted
```

.text riscv64-unknown-elf-objdump -s -j .text 4\sorted.o 4\main.o:

```
Contents of section .text:
0000 a9c52a83 2e8e8148 15a80507 9106637c ..*...H.....c
0010 b7009317 2600aa97 03a84600 9c43e356 ....&.....F...C.V
                                          ..:....'....*..B
0020 f8fe3a86 ddb78327 03000a06 2a961842
0030 2320e300 1cc21103 6389c801 46868508 # .....c...F...
0040 e3f3b8fe 9a864687 e9b78280
            file format elf32-littleriscv
4∖main.o:
Contents of section .text:
                                          9q..".&.J.N.@...
0000 397106de 22dc26da 4ad84ed6 40001309
0010 0102a284 b7090000 8c401385 09009700
                                          . . . . . . . . . . @ . . . . . .
0020 0000e780 00009104 e39824ff 9d454800
                                          .....$..EH.
0030 97000000 e7800000 b7040000 a2851385 .....
0040 04009700 0000e780 00001104 e31824ff
0050 0145f250 6254d254 4259b259 21618280 .E.PbT.TBY.Y!a..
```

riscv64-unknown-elf-objdump -d -M no-aliases -j .text 4\sorted.o 4\main.o:

```
4\sorted.o:
               file format elf32-littleriscv
Disassembly of section .text:
00000000 <sorted>:
  0:
       c5a9
                                       a1,4a <.L1>
                               c.beqz
  2:
       832a
                                       t1,a0
                               c.mv
                               c.mv
  4:
       8e2e
                                       t3,a1
  6:
       4881
                               c.li
                                       a7,0
  8:
       a815
                               c.j
                                       3c <.L6>
0000000a <.L4>:
       0705
                               c.addi a4,1
  a:
       0691
                               c.addi a3,4
  c:
  e:
       00b77c63
                               bgeu
                                       a4,a1,26 <.L3>
00000012 <.L5>:
                               slli
                                       a5,a2,0x2
 12:
       00261793
                                       a5,a0
                               c.add
 16:
       97aa
 18:
       0046a803
                               lw
                                       a6,4(a3)
                               c.lw
 1c:
       439c
                                       a5,0(a5)
 1e:
       fef856e3
                               bge
                                       a6,a5,a <.L4>
 22:
       863a
                               c.mv
                                       a2,a4
       b7dd
 24:
                                       a <.L4>
                               c.j
00000026 <.L3>:
 26:
       00032783
                               lw
                                       a5,0(t1)
                               c.slli
                                       a2,0x2
       060a
 2a:
                               c.add
 2c:
       962a
                                       a2,a0
 2e:
       4218
                               c.lw
                                       a4,0(a2)
 30:
       00e32023
                                       a4,0(t1)
                               SW
 34:
       c21c
                                       a5,0(a2)
                               C.SW
 36:
       0311
                               c.addi t1,4
 38:
       01c88963
                               beq
                                       a7,t3,4a <.L1>
0000003c <.L6>:
       8646
 3c:
                               c.mv
                                       a2,a7
       0885
                               c.addi
                                       a7,1
 3e:
       feb8f3e3
 40:
                               bgeu
                                       a7,a1,26 <.L3>
 44:
       869a
                               c.mv
                                       a3,t1
 46:
       8746
                               c.mv
                                       a4,a7
                                       12 <.L5>
 48:
       b7e9
                               c.j
0000004a <.L1>:
       8082
 4a:
                               c.jr
                                       ra
```

(sorted.o)

```
4\main.o:
              file format elf32-littleriscv
Disassembly of section .text:
000000000 <main>:
        7139
                                c.addi16sp
  0:
                                                sp,-64
   2:
       de06
                                c.swsp ra,60(sp)
                                c.swsp s0,56(sp)
  4:
       dc22
  6:
       da26
                                c.swsp s1,52(sp)
  8:
       d84a
                                c.swsp s2,48(sp)
                                c.swsp s3,44(sp)
  a:
       d64e
       0040
                                c.addi4spn
  c:
                                               s0,sp,4
       02010913
                                addi
  e:
                                        s2,sp,32
  12:
       84a2
                                c.mv
                                        s1,s0
 14:
       000009b7
                                lui
                                        s3,0x0
00000018 <.L2>:
       408c
                                c.lw
                                        a1,0(s1)
 18:
       00098513
  1a:
                                addi
                                        a0,s3,0 # 0 <main>
  1e:
       00000097
                                auipc
                                        ra,0x0
  22:
       000080e7
                                jalr
                                        ra,0(ra) # 1e <.L2+0x6>
                                c.addi s1,4
  26:
       0491
       ff2498e3
  28:
                                bne
                                        s1,s2,18 <.L2>
       459d
                                c.li
 2c:
                                        a1,7
 2e:
       0048
                                c.addi4spn
                                                a0,sp,4
       00000097
                                auipc
  30:
                                        ra,0x0
                                jalr
lui
  34:
       000080e7
                                        ra,0(ra) # 30 <.L2+0x18>
       000004b7
 38:
                                        s1,0x0
0000003c <.L3>:
       85a2
                                c.mv
                                        a1,s0
 3c:
 3e:
       00048513
                                addi
                                        a0,s1,0 # 0 <main>
 42:
       00000097
                                auipc
                                        ra,0x0
 46:
       000080e7
                                jalr
                                        ra,0(ra) # 42 <.L3+0x6>
 4a:
       0411
                                c.addi s0,4
 4c:
       ff2418e3
                                bne
                                        s0,s2,3c <.L3>
 50:
       4501
                                c.li
                                        a0,0
 52:
       50f2
                                c.lwsp ra,60(sp)
 54:
       5462
                                c.lwsp s0,56(sp)
       54d2
 56:
                                c.lwsp s1,52(sp)
       5942
 58:
                                c.lwsp s2,48(sp)
       59b2
                                c.lwsp s3,44(sp)
  5a:
       6121
                                c.addi16sp
 5c:
                                                sp,64
       8082
 5e:
                                c.jr
                                        ra
```

(main.o)

4. Компоновка

riscv64-unknown-elf-gcc -march=rv32ic -mabi=ilp32 4\main.o 4\sorted.o -o 4\res riscv64-unknown-elf-objdump -j .text -d -M no-aliases 4\res >4\res.ds

```
00010110 <main>:
   10110: 7139
                                    c.addil6sp sp,-64
                                    c.swsp ra,60(sp)
c.swsp s0,56(sp)
   10112:
           de06
   10114:
           dc22
   10116:
            da26
                                     c.swsp s1,52(sp)
                                    c.swsp s2,48(sp)
c.swsp s3,44(sp)
           d84a
   10118:
   1011a:
           d64e
   1011c:
            0040
                                    c.addi4spn s0,sp,4
   1011e:
            02010913
                                addi s2,sp,32
   10122:
            84a2
                                    C.MV
                                            s1,sθ
   10124:
            00026967
                                lui s3,0x26
   10128:
                                c.lw a1,0(s1)
addi a0,s3,1728 # 266c0 <__clzsi2+0x3e>
            408c
   1012a:
            6c098513
                                   c.jal 10324 <scanf>
c.addi s1,4
   1012e:
            2add
   10130:
            0491
   10132:
            ff249be3
                                bne s1,s2,10128 <main+0x18>
   10136:
           459d
                                    c.li a1,7
   10138:
           0048
                                    c.addi4spn aθ,sp,4
   1013a:
            2015
                                     c.jal 1015e <sorted>
                                lui s1,0x26
   1013c:
           000264Ь7
   10140:
                                c.mv al,sθ
addi aθ,s1,1732 # 266c4 <__clzsi2+θx42>
           85a2
   10142:
            6c448513
                                    c.jal 102fa <printf>
c.addi s0,4
   10146:
            2a55
  10148:
           0411
   1014a:
            ff241be3
                                bne s0,s2,10140 <main+0x30>
                                   c.li αθ,θ
   1014e:
            4501
                                    c.lwsp ra,60(sp)
c.lwsp s0,56(sp)
c.lwsp s1,52(sp)
   10150:
           50f2
   10152:
            5462
   10154:
            54d2
   10156:
           5942
                                    c.lwsp s2,48(sp)
   10158:
            59Ь2
                                    c.lwsp s3,44(sp)
                                    c.addil6sp sp,64
   1015a:
           6121
   1015c: 8082
                                    c.jr
                                           ra
0001015e <sorted>:
   1015e: c5a9
                                    c.beqz a1,101a8 <sorted+0x4a>
                                             t1,aθ
   10160:
            832a
                                    C.MV
   10162:
           8e2e
                                             t3,a1
                                    C.MV
   10164:
           4881
                                    c.li
                                             a7,θ
   10166:
           a815
                                    c.j 1019a <sorted+0x3c>
   10168:
           9795
                                    c.addi a4,1
   1016a:
           0691
                                    c.addi a3,4
                                bgeu a4,a1,10184 <sorted+0x26>
slli a5,a2,0x2
   1016c:
           00b77c63
   10170:
           00261793
   10174:
            97aa
                                   c.add
                                            a5, aθ
   10176:
           0046a803
                                lw a6,4(a3)
                                    c.lw a5,θ(a5)
   1017a:
           439c
   1017c:
            fef856e3
                                 bge a6,a5,10168 <sorted+0xa>
                                    c.mv a2,a4
c.j 10168 <sorted+0xa>
   10180:
           863a
   10182:
           b7dd
           00032783
                                lw a5,θ(t1) # 10106 <frame_dummy+0x12>
   10184:
   10188:
            060a
                                    c.slli a2,θx2
   1018a:
            962a
                                     c.add a2,aθ
   1018c:
            4218
                                             a4,θ(a2)
                                    c.lw
   1018e:
           00e32023
                                 sw a4,θ(t1)
                                    c.sw a5,0(a2)
c.addi t1,4
   10192:
            c21c
   10194:
           0311
   10196:
           01c88963
                                 beq a7,t3,101a8 <sorted+0x4a>
                                    c.mv a2,a7
c.addi a7,1
   1019a:
            8646
   1019c:
            0885
   1019e:
            feb8f3e3
                                bgeu a7,a1,10184 <sorted+0x26>
                                    c.mv a3,t1
c.mv a4,a7
   1θ1a2:
            869a
   101a4:
           8746
                                             a4,a7
                                    c.j 10170 <sorted+0x12>
   101a6:
           b7e9
   101a8:
           8082
                                     c.jr ra
```

Создание статистической библиотек

riscv64-unknown-elf-ar -rsc 4\lib.a 4\sorted.o Используем makefile:

```
putput: main.o lib.a
gcc main.o lib.a -o output
main.o: main.c
gcc -c main.c

lib.a: sorted.o sorted.h
ar -rsc lib.a sorted.o

sorted.o:
gcc -c sorted.c

clean:
del .o.a
```