



**Budapesti Műszaki és Gazdaságtudományi Egyetem**  
Villamosmérnöki és Informatikai Kar  
Méréstechnika és Információs Rendszerek Tanszék

# Rendszerarchitektúrák

Házi feladat

**AXI - SPI perifériaillesztő**

Kardos Bálint, ZI84PX  
Murányi Péter, A74MW9  
Konzulens: Raikovich Tamás

2018. május 3.

# Tartalomjegyzék

<b>1.</b>	<b>1</b>
<b>2.</b>	<b>1</b>
2.1.	1
2.2.	1
2.3.	1
2.3.1.	1
2.3.2.	1
<b>3.</b>	<b>1</b>
3.1.	1
3.2.	1
<b>4.</b>	<b>1</b>
4.1.	1
4.2.	1
<b>5.</b>	<b>1</b>
5.1.	1
5.2.	1
5.2.1.	1
5.2.2.	1
5.3.	1
5.3.1.	1
5.4.	1
5.4.1.	1
<b>6.</b>	<b>1</b>
<b>Hivatkozások</b>	<b>2</b>

1.

2.

2.1.

2.2.

2.3.

2.3.1.

2.3.2.

3.

3.1.

3.2.

4.

4.1.

4.2.

5.

5.1.

5.2.

5.2.1.

5.2.2.

5.3.

5.3.1.

5.4.

5.4.1.

6.

## Hivatkozások

[1] 2018. május 3.

[2]  
2018. május 3.

[3]  
2018. május 3.

[4]  
2018. május 3.

[5]

[6]  
2018. május 3.