ABB Technikerschule

Technik. Informatik. Wirtschaft. Management → L6234 12VDC **Topologie Hardware BLP ELT UR Erweiterung EPS_FPGA_DC ENC** MAX10 Notebook FTDI 2232H **FPGA OS Windows ⋖**—USB +**→** TCK-**JTAG** Quartus **⋖**—USB -**→** -TDO-Python -TDIpyftdi CS-- CLK--MOSI-- MISO-Level **Shifter** 5V=>3.3V MCP3201 MCP6022 OPAMP ADC Rpi oder ESP32 -CS1 -CLK-12Bit Codesys **−**0-2.5V--CS0-■—MISO-Python -CLK--MOSI-Tri MCP3201 MCP6022 ■MISO OPAMP State ADC -CLK-12Bit **⋖**-0-2.5V--MISO-MCP23S17 Ю CLK-Expander **←**MOSI-MCP3201 MCP6022 ADC OPAMP Tri -MISO-**→** -CLK-12Bit -0-5V− State **−**0-2.5V− **←**MISO-MCP6022 MCP4921 **OPAMP** DAC 12Bit -0-5V--0-2.5V-RGB → MOSI-Leucht- **LDAC**dioden -DATA-MCP1525 2.5V -2.5V-Referenzspannung