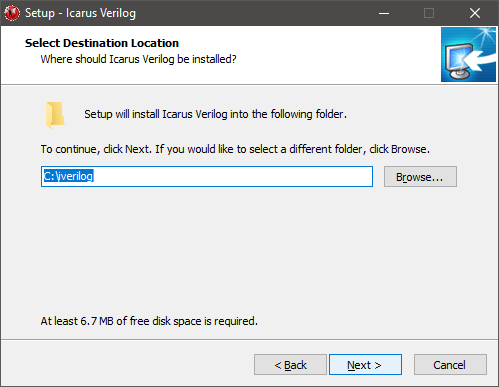
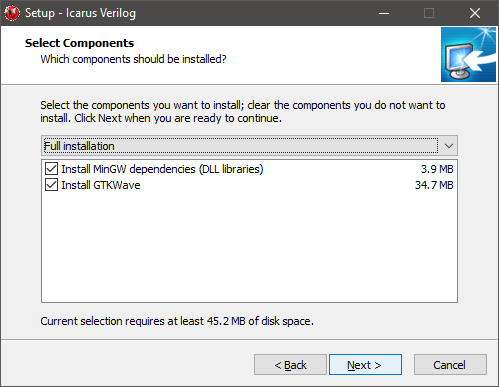
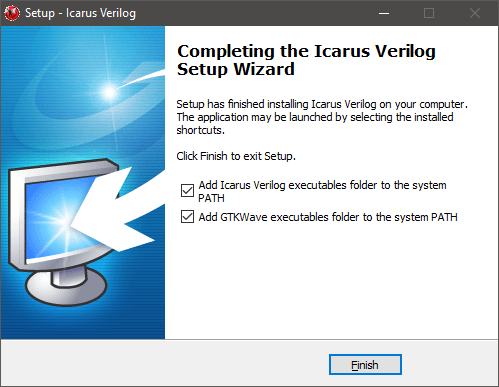
Icarus Verilogsimulator

<http://bleyer.org/icarus/>

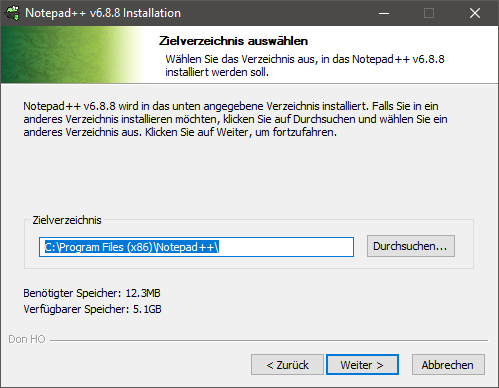
iverilog-10.1.1-x64\_setup.exe

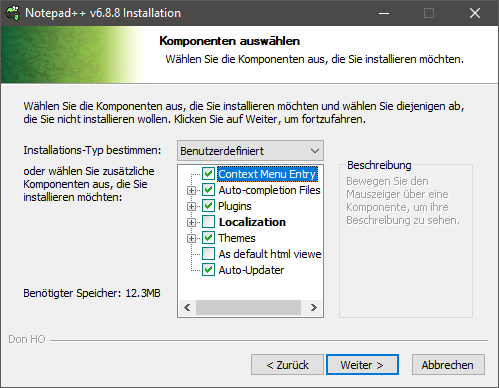


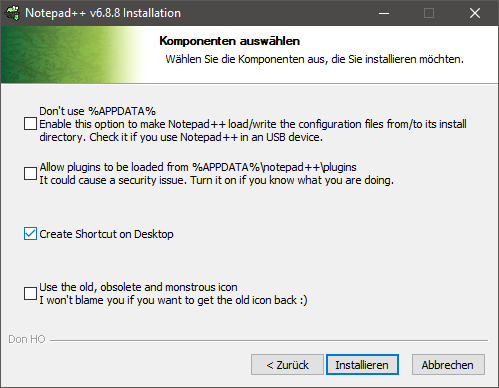




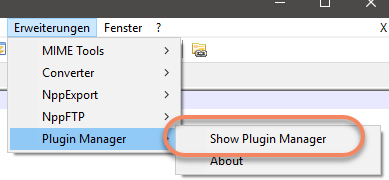
npp.6.8.8.Installer.exe



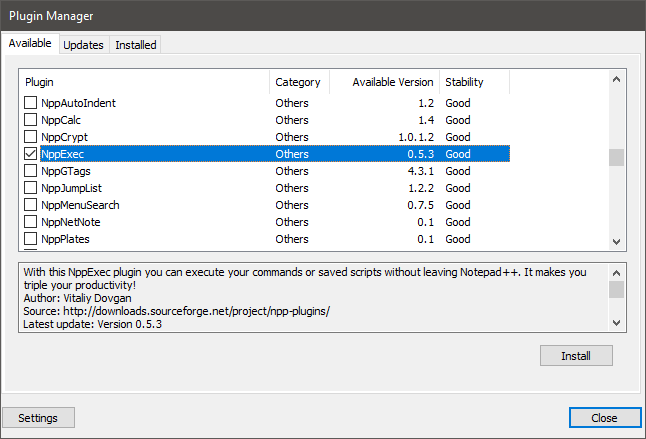


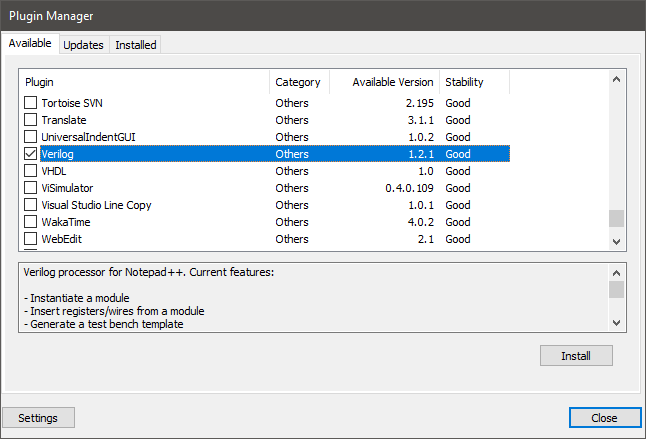


Erweiterungen => Plugin Manager => Show Plugin Manager



Auswahl der Plugins NppExec und Verilog

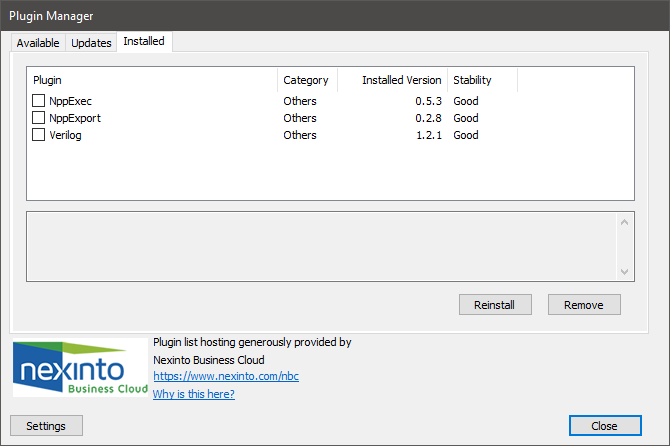




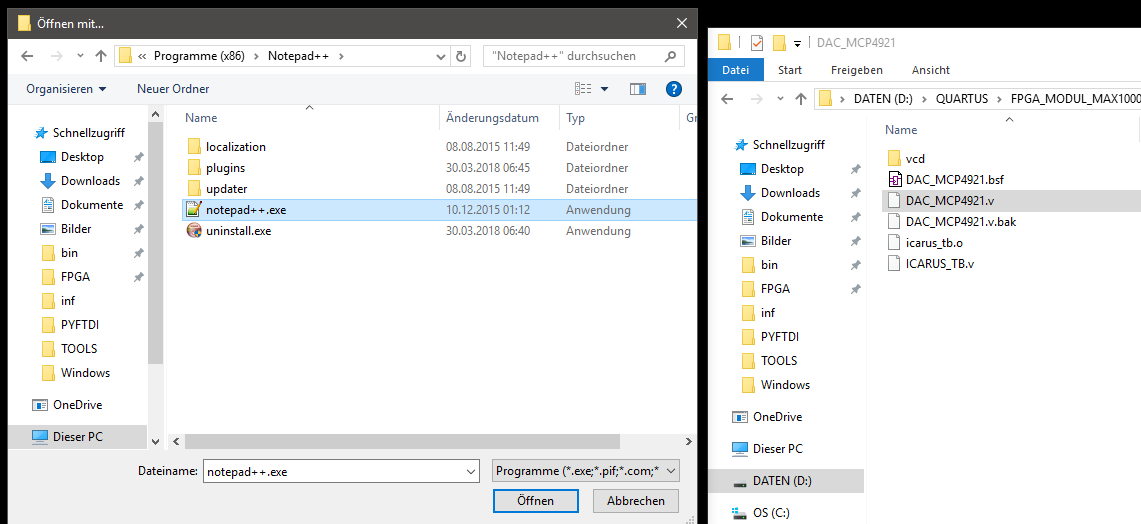
Install

Kontrolle ob die Plugins korrekt installiert worden sind

Erweiterungen => Plugin Manager => Show Plugin Manager



Windowsanspassung um Verilogdateien standardmässig mit Notepad++ zu öffnen



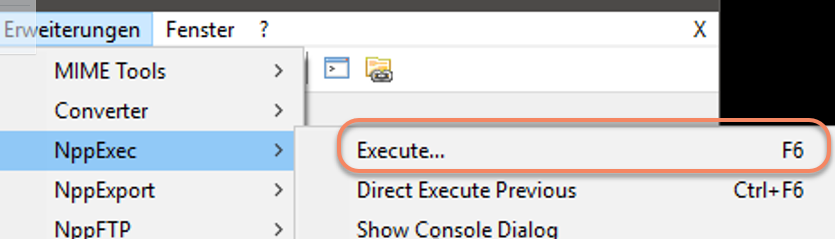
1. Rechte Maustaste auf eine .v Datei
2. Oeffnen mit
3. Auswahl Notepad++.exe

Kompilierung der Verilogdatei

Die Kompilierung einer Verilogdatei wird am Beispiel folgender Dateien exemplarisch aufgezeigt:

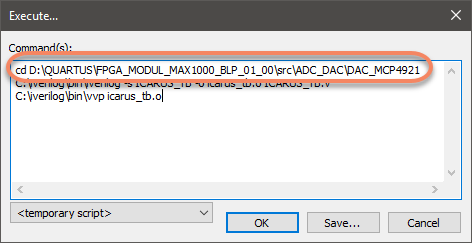
…\FPGA\_MODUL\_MAX1000\_BLP\_01\_00\src\ADC\_DAC\DAC\_MCP4921\ICARUS\_TB.v  
…\FPGA\_MODUL\_MAX1000\_BLP\_01\_00\src\ADC\_DAC\DAC\_MCP4921\DAC\_MCP4921.v

Erweiterungen => NppExec => Execute oder F6 bzw. Ctrl+F6



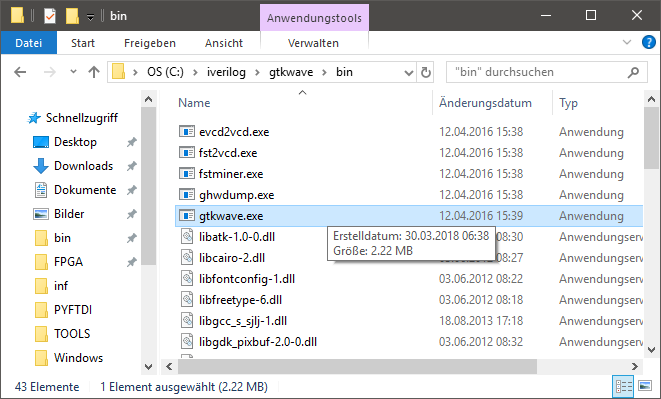
Kommandos für die korrekte Kompilierung.   
Hinweis: Der Dateipfad in der ersten Zeile muss entsprechend angepasst werden

cd D:\QUARTUS\FPGA\_MODUL\_MAX1000\_BLP\_01\_00\src\ADC\_DAC\DAC\_MCP4921  
C:\iverilog\bin\iverilog -s ICARUS\_TB -o icarus\_tb.o ICARUS\_TB.v  
C:\iverilog\bin\vvp icarus\_tb.o



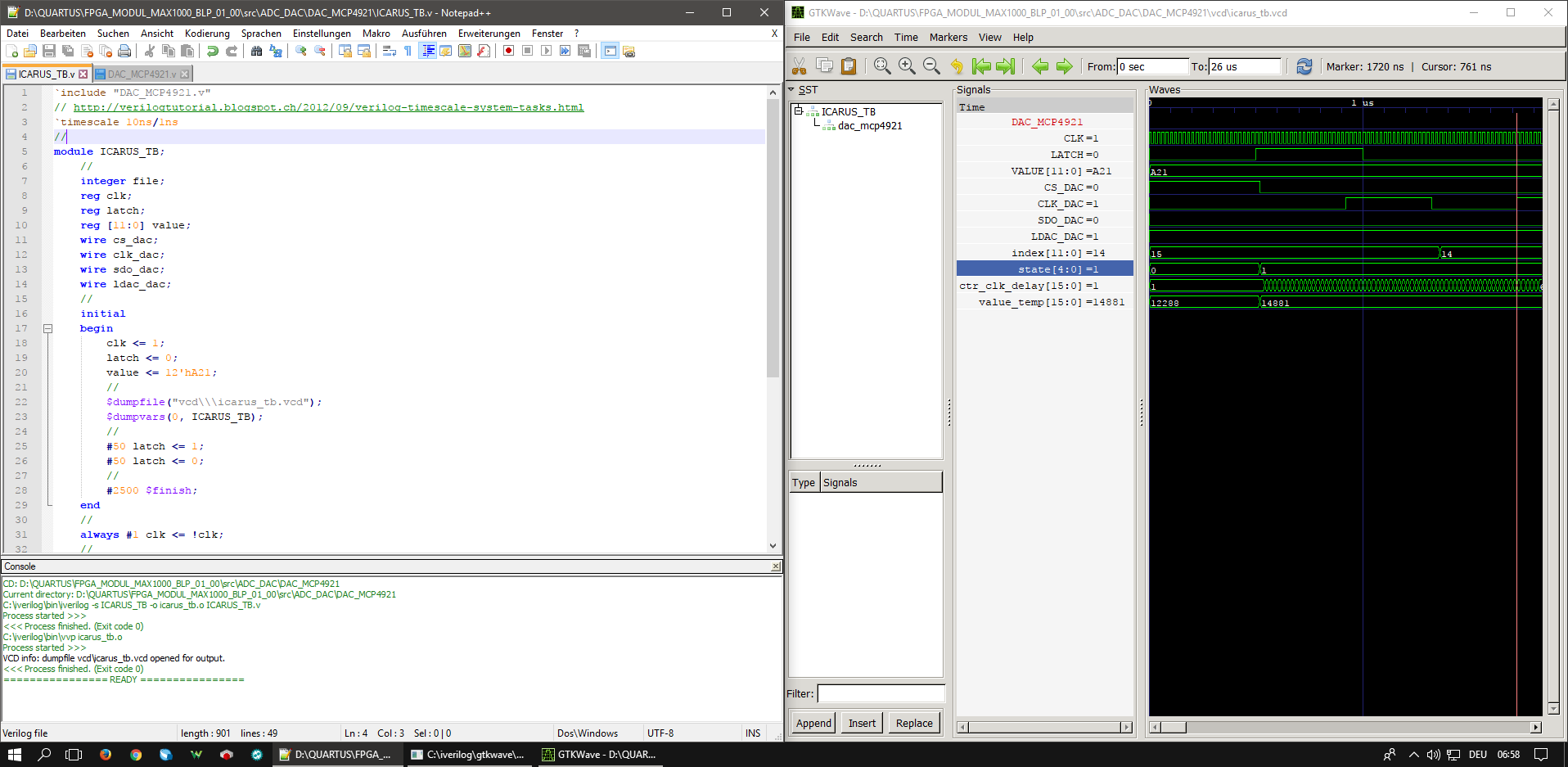
GTKWave

C:\iverilog\gtkwave\bin\gtkwave.exe



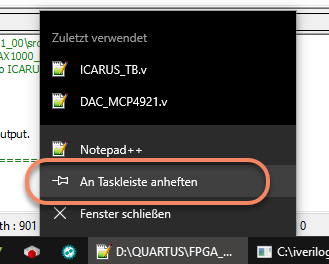
File Open new Tab

D:\QUARTUS\FPGA\_MODUL\_MAX1000\_BLP\_01\_00\src\ADC\_DAC\DAC\_MCP4921\vcd\default.gtkw



Erstellung von Schellzugriffen zu Notepadd++ und GTKWave

Rechte Maustaste => An Taskleiste anheften



Die Dokumentation zu GTKWave ist im Ordner