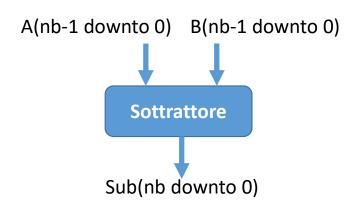
Schemi a blocchi dei circuiti descritti nel Tutorial 3

Schema interamente combinatorio



Schema con registri

