’

POR

CLR

Contador Crescente/Decrescente

0 a 15

CK

POR

Circuito Lógico

Q3

Q2

Q1

Q0

SVD

SAZ

LED VD

LED AZ

Registrador de Deslocamento

à Direita

(9 bits)

D8

D7

D6

D5

D4

D3

D2

D1

D0

Q8

Q7

Q6

Q5

Q4

Q3

Q2

Q1

Q0

ES

LD

ck

MRR

Matriz de LEDs

Q8

Q7

Q6

Q5

Q4

Q3

Q2

Q1

Q0