



注意：

- (1) D1二极管预留接上，防止模块断电时，通过单片机TX引脚向模块灌入电流。
- (2) J1用于下载，下载时接地，正常启动时悬空。
- (3) PD\_N、GPIO6、GPIO7已内置上拉电阻。
- (4) 特别需要注意，为防止干扰，需要在靠近PD\_N引脚处放置2.2uF电容，3.3v电源线或者其他有强干扰的信号线，避开PD\_N引脚走线。
- (5) 3.3v电源最大输出能力需要大于500mA。

Title			
M0-01S 参考原理图			
Size	Document Number	Rev	
A4	<Doc>	<RevCode>	
Date:	Wednesday, April 11, 2018	Sheet	1 of 1