Chương 2 PHƯƠNG PHÁP LUẬN MÔ PHỎNG

2.1. Mở đầu

Mụ phỏng đúng vai trũ quan trọng trong thiết kế hệ thống truyền thụng, được dựng để thiết kế chi tiết cóc phần tử và ước lượng hiệu năng mức hệ thống. Chương này sẽ trõnh bày phương phỏp luận cơ bản để triển khai mụ phỏng, và chi tiết húa quỏ trõnh lập mụ hỡnh và mụ phỏng cũng như vấn đề định lượng và định tớnh của mụ phỏng. Một cóch trõnh bày khỏc, mụ phỏng vừa cú *tớnh nghệ thuật* vừa cú *tớnh khoa học*.

Tồn tại một số bước tạo và thực thi mụ hỡnh mụ phỏng tròn cơ sở lý thuyết, vỡ vậy cứ bản chất định lượng chẳng hạn: mụ hỡnh húa cóc phần tử hệ thống riờng biệt và tạo cóc số ngẫu nhiờn. Mặt khỏc, nhiều bước trong mụ phỏng bao gồm cóc giải phỏp và cóc xem xột mà khụng thể xóc định số lượng rừ ràng, là bản chất khỏm phỏ. Chỳng được gộp lại một cóch khỏ lỏng lẻo, được coi là "*Phương phỏp luận*" mụ phỏng. Điểm nhấn của chương này là phương phỏp luận hay "*Tớnh nghệ thuật*" của mụ phỏng, đặc biệt ý nghĩa khi ước lượng hiệu năng ở mức hệ thống. "*Tớnh khoa học*" của mụ phỏng bàn về khớa cạnh định lượng của việc mụ hỡnh húa, ước tớnh,.. sẽ được giải quyết trong cóc chương sau. Cóc phần định tớnh và định lượng khụng hẳn tỏch rời nhau mà quan hệ khỏ mật thiết với nhau. Tất cả cóc bước trong mụ phỏng bao gồm mụ hỡnh húa cóc thành phần cụ thể và một số "*phương phỏp luận*". Hơn nữa việc thực hiện mụ phỏng cần đến một tập cóc thuật toỏn.

Với mục đóch trõnh bày và thảo luận: Chương này sẽ đề cập 2 chủ đề, cỏc mặt định tớnh và định lượng của mụ phỏng như thể chỳng tỏch rời nhau. Tuy nhiờn, việc nghiờn cứu chỳng cú tớnh hỗ trợ nhau. Vỡ vậy, ta nòn đọc chương này trước khi tiếp cỏc chương sau. Chương này cú tớnh logic và lý luận cao.

Bài toỏn mụ phỏng đơn giản nhất thường gồm 4 bước cơ bản sau:

- Ánh xa bài toỏn đó cho thành mu hỡnh mu phỏng.
- Phốn giải bài toỏn tổng thể thành một tập cóc bài toỏn nhỏ hơn.
- Chọn tập cóc kỹ thuật mụ hỡnh húa, mụ phỏng, ước tớnh phự hợp và ỏp dụng chỳng để giải quyết cóc bài toỏn nhỏ của chỳng.
 - Kết hợp cóc kết quả của cóc bài toỏn con nhằm tạo ra nghiệm cho bài toỏn tổng thể.

Thụng thường cóc kỹ thuật cụ thể để giải quyết cóc bài toỏn con (bước thứ 3) được định nghĩa rừ ràng và nghiờm ngặt, là thuật toỏn (bản chất định lượng). Vớ dụ: kỹ thuật để mụ phỏng bộ lọc tuyến tớnh được biểu diễn bởi hàm truyền đạt sử dụng phương phỏp FIR, là tổng chập hoàn toàn xỏc định. Mặt khỏc, "phương phỏp luận" toàn diện được sử dụng để ỏnh xạ bài toỏn thiết kế hoặc ước tớnh hiệu năng thành mụ hỡnh mụ phỏng phự hợp và lựa chọn tập cóc

kỹ thuật kiờn định, tương thóch để ỏp dụng vào mụ hõnh đú, sẽ cần phải cú cóc thủ thuật khỏm phỏ và những "mỏnh khoộ nghề nghiệp".

Mục đớch cơ bản của hệ thống truyền thụng là xử lý dạng súng và ký hiệu, vỡ vậy mụ phỏng hệ thống truyền thụng là tỡm cỏch *phỏng tạo* quỏ trỡnh này bằng cỏch tạo và xử lý cỏc giỏ trị mẫu của những dạng súng này. Theo đú cần phải: (i) mụ hỡnh húa cỏc hoạt động xử lý tớn hiệu (được thực hiện bởi cỏc khối chức năng trong hệ thống); (ii) tạo cỏc dạng súng đầu vào để thỡm nhập vào cỏc điểm khỏc nhau của hệ thống; (iii) điều khiển cỏc mụ hỡnh bằng cỏc dạng súng đầu vào phự hợp để tạo cỏc dạng súng đầu ra (là đầu vào của khối chức năng khỏc); (iv) phôn tớch những dạng súng này để tối ưu cỏc tham số thiết kế, hoặc để đạt được cỏc phộp đo hiệu năng.

Để minh hoạ cỏc khóa cạnh của phương phỏp luận, ta sử dụng hệ thống truyền thụng số làm việc tròn kờnh truyền thụng di động "thay đổi theo thời gian". Kờnh này gõy mộo tuyến tớnh, cú thể giảm thiểu mộo này bằng bộ cõn bằng trong mỏy thu. Cóc giải phỏp thiết kế chi tiết bộ cõn bằng sẽ được dựng để minh hoạ một số khóa cạnh của phương phỏp luận. Thuộc tớnh thay đổi theo thời gian của kờnh (do tớnh di động) làm cho tớn hiệu thu thay đổi ngẫu nhiờn, và là hàm của thời gian. Thay đổi ngẫu nhiờn trong tớn hiệu thu gọi là pha định. Khi cụng suất tớn hiệu thu dưới mức ngưỡng, thỡ hiệu năng của hệ thống được đỏnh giỏ bởi xỏc suất lỗi khụng chấp nhận được và hệ thống sẽ thụng bỏo là khụng phục vụ. Xỏc suất ngừng hoạt động của hệ thống được định nghĩa là phần trăm thời gian mà hệ thống truyền thụng "khụng khả dụng" (do điều kiện kờnh tồi gõy ra tỷ số lỗi vượt quỏ giỏ trị ngưỡng quy định). Để ước tớnh xỏc suất ngừng hoạt động cần phải mụ phỏng hệ thống dưới nhiều điều kiện kờnh (kịch bản kờnh), là một nhiệm vụ cần nhiều tớnh toỏn. Theo đú, ta sẽ thảo luận cỏc phương phỏp giảm thiểu tớnh toỏn trong mụ phỏng. Muốn vậy, ta tiến hành ba bước cơ bản sau:

Trước hết, là lập mụ hỡnh và xỏc định tham số. Giải phỏp tổng thể để mụ phỏng mức dạng súng hệ thống truyền thụng khỏ dễ hiểu. Ta bắt đầu bằng việc mụ tả phôn chia hệ thống để mụ phỏng hệ thống ở dạng sơ đồ khối, trong đú mỗi khối chức năng thực hiện một hoạt động xử lý tớn hiệu cụ thể. Mụ hỡnh mụ phỏng cho mỗi khối chức năng được chọn từ thư viện cỏc mụ hỡnh khả dụng, và tạo mụ hỡnh sơ đồ khối bằng cỏch kết nối tập cỏc khối được chọn. Trước khi thực hiện mụ phỏng, cần phải xỏc định rừ cỏc giỏ trị cụ thể hoặc khoảng cỏc giỏ trị được phộp cho cỏc tham số của mỗi khối (chẳng hạn như băng thụng của bộ lọc). Đơn giản húa sơ đồ khối đến mức cú thể và chia nhỏ nếu cần thiết. Việc ỏnh xạ bài toỏn thiết kế và/hoặc ước tớnh hiệu năng thành mụ hỡnh mụ phỏng là một trong những bước khú nhất trong phương phỏp luận. Thời gian mụ phỏng và độ chớnh xỏc của kết quả mụ phỏng phụ thuộc vào cỏch thực hiện điều này.

Sau đú, là thực hiện mụ phỏng. Thực hiện mụ phỏng bao gồm tạo cóc giỏ trị mẫu của tất cả cóc dạng súng đầu vào hoặc tỏc nhõn kớch thớch điều khiển mụ hỡnh mụ phỏng. Cóc tớn hiệu, tạp ỡm, nhiễu được biểu diễn bởi cóc quỏ trỡnh ngẫu nhiờn, và sử dụng cóc bộ tạo số ngẫu nhiờn để tạo cóc giỏ trị mẫu của cóc quỏ trỡnh ngẫu nhiờn. Trong mụ phỏng, cóc đầu ra của cóc bộ tạo số ngẫu nhiờn được đưa vào cóc khối đề: (i) điều khiển mụ hỡnh mụ phỏng; (ii) tạo cóc giỏ trị mẫu tại cóc đầu ra của cóc khối chức năng. Một số mẫu đầu ra được ghi lại và được phốn tớch trong khi đang thực hiện mụ phỏng hoặc tại thời điểm kết thýc mụ phỏng, ước

tớnh cỏc phộp đo hiệu năng như: tỉ số tớn hiệu tròn tạp õm SNR, sai số trung bỡnh bỡnh phương MSE, xỏc suất lỗi.

Cuối cựng, là xỏc định tớnh hợp lệ. Cũng là bước rất quan trọng trong mụ phỏng, ta xỏc định tớnh hợp lý của cỏc kết quả mụ phỏng bằng cỏch dựng cỏc xấp xỉ giải tớch, cỏc giới hạn hoặc cỏc kết quả đo khả dụng. Cỏc kết quả đo cụ thể chỉ khả dụng đối với thời điểm kết thỳc chu kỳ thiết kế sau khi nguyờn mẫu được xõy dựng. Thậm chớ, khi hệ thống nguyờn mẫu là khả dụng nhưng chỉ thực hiện hữu hạn cỏc phộp đo. Bản chất tốn kộm của đo kiểm là nhõn tố chớnh dẫn đến thực hiện mụ phỏng. Tuy nhiờn, một khi tớnh hợp lý (phờ chuẩn) trỏi ngược với cỏc kết quả đo, khi này ta dựng phương phỏp luận để: (*i*) kiểm tra lại cỏc mụ hỡnh; (*ii*) thiết lập tớnh khả tin của cỏc kết quả mụ phỏng.

Hệ thống truyền thụng thực tế luụn quỏ phức tạp để mụ hỡnh húa và mụ phỏng cho dự tài nguyòn tớnh toỏn khả dụng khung giới hạn đi chăng nữa. Vỡ vậy, cần phải dựng nhiều kỹ thuật để giảm toàn bộ tớnh phức tạp của bài toỏn mụ phỏng thành một bài toỏn trong phạm vi kiểm soỏt của: tài nguyòn mỏy tớnh khả dụng, thời gian khả dụng, độ chớnh xỏc mong muốn. Cỏc kỹ thuật, *kỹ năng nghề nghiệp*, được coi là phương phỏp luận và được mụ tả trong cỏc phần sau ở dạng cỏc vớ dụ minh họa.

Sẽ được thấy rừ, dự điều khiển thời gian hay điều khiển sự kiện, mụ phỏng phải được tổ chức và triển khai phự hợp nếu muốn cú được kết quả khả tin và khả kiểm. Cỏc khỏi niệm được trỡnh bày cú tớnh định hướng nghiờn cứu cho cỏc chương sau. Cấu trýc của mụ phỏng thường phản ỏnh giải phỏp được dựng để thiết kế hệ thống thực tế. Tuy nhiờn, nhiều khộo lộo nghề nghiệp sẽ được thảo luận, cú thể ứng dụng vào mụ phỏng để đảm bảo cỏc kết quả mụ phỏng phản ỏnh chớnh xỏc hoạt động của hệ thống theo thiết kế hoặc ước lượng.

2.2. Cóc mặt của phương phóp luận

Giải phỏp toàn diện hay phương phỏp luận để giải quyết bài toỏn thiết kế hoặc ước tớnh hiệu năng phụ thuộc vào bản chất bài toỏn cụ thể. Trong khi khú để trỡnh bày phương phỏp luận như tập cóc quy tắc hay thuật toỏn độc lập thỡ tồn tại một số khóa cạnh chung của phương phỏp luận cú thể ỏp dụng cho nhiều bài toỏn mụ phỏng khỏc nhau. Trước hết, ta mụ tả chỳng và sau đú trỡnh bày tập cóc phương phỏp cụ thể để giải quyết tập cóc bài toỏn riờng biệt.

2.2.1. Ánh xạ bài toỏn thành mụ hỡnh mụ phỏng

Điểm bắt đầu của mụ phỏng là trõnh bày tường minh bài toỏn và mục đóch của mụ phỏng. Để minh họa cỏc mặt khỏc nhau của phương phỏp luận, ta dựng hệ thống thụng tin di đông làm vớ du và xôt 2 vấn đề sau:

- *Thiết kế bộ cõn bằng:* Xỏc định số nhỏnh, khoảng cỏch nhỏnh và số bit được sử dụng để thực hiện cóc phộp toỏn số học trong bộ cõn bằng mỏy thu.
- *Uớc lượng hiệu năng hệ thống*: Xỏc định E_b/N_0 cần thiết để duy trõ hiệu năng cú thể chấp nhận được (mụ tả chi tiết hơn về hệ thống và cóc đặc tớnh kỹ thuật hiệu năng của nú được đề cập ở phần sau của chương).

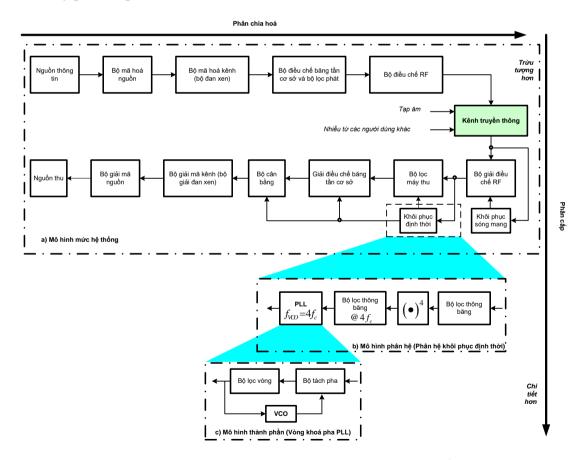
Bài toỏn thứ nhất bàn về thiết kế chi tiết một thành phần mỏy thu, bài toỏn thứ hai thuộc về ước tớnh hiệu năng mức hệ thống. Hai bài toỏn này cần cú: cóc giải phỏp ở dạng một phần của hệ thống để lập mụ hỡnh, mức độ chi tiết của mụ hỡnh, kỹ thuật lập mụ hỡnh, kỹ thuật mụ phỏng, thủ tục ước tớnh. Ngoài ra, bài toỏn thứ nhất được giải quyết trước khi tiến tới bài toỏn thứ hai.

Dự ta đang giải quyết bài toỏn thiết kế chi tiết hay ước tớnh hiệu năng mức hệ thống thỡ điểm bắt đầu luụn là sơ đồ khối chi tiết, trõnh bày phần hệ thống cần được mụ phỏng. Trõnh bày sơ đồ khối khởi đầu thường chi tiết hơn mức cần thiết. Tuy nhiờn, là thúi quen và hữu hiệu vỡ tại điểm bắt đầu bao gồm "mọi thứ mà ta cú thể nghĩ về" sơ đồ khối toàn diện khởi đầu.

Mụ hỡnh mụ phỏng cuối cựng được tạo ra từ sơ đồ khối khởi đầu được đơn giản húa. Ứng dụng ba lớp kỹ thuật sau để tạo lập mụ hỡnh mụ phỏng:

- Trỡnh bày phon cấp
- Phon chia húa và điều kiện húa
- Đơn giản hoỏ (xấp xỉ, giả định).

Trõnh bày phon cấp



Hỡnh 2.1: Minh họa quỏ trỡnh mụ hỡnh húa hệ thống

Phôn cấp là giải phỏp thường dựng để giảm tớnh phức tạp trong mụ hỡnh húa, thiết kế phần mềm và cóc ứng dụng khỏc. Trong viễn cảnh hệ thống truyền thụng, phôn cấp được sử dụng để: (i) quản lý và giảm tớnh phức tạp của mụ hỡnh mụ phỏng; (ii) giảm tải tớnh toỏn trong quỏ trỡnh mụ phỏng mụ hỡnh. Trỡnh bày phôn cấp được thực hiện trong cỏc "lớp" khỏc nhau bắt đầu từ mụ hỡnh mức "hệ thống" và qua cỏc lớp phôn hệ, lớp thành phần và lớp vật lý. Minh họa cỏc "lớp" cho một hệ thống truyền thụng cụ thể được cho ở hỡnh 2.1. Số cỏc lớp, thuật ngữ được sử dụng để định nghĩa một lớp cho trước là khụng duy nhất. Số lượng lớp trong hệ thống cú thể là tựy ý, những gỡ được thấy là phôn hệ trong một viễn cảnh được xột là một hệ thống trong viễn cảnh khỏc. Tuy nhiờn, ta dựng thuật ngữ hệ thống để núi về toàn bộ thực thể quan tõm. Ở dạng phần cứng, hệ thống thường được xem là những gỡ chứa trong giỏ, tủ và hộp. Hệ thống chứa cỏc phôn hệ (thường được thực thi tại mức bo mạch).

Trong trõnh bày phốn cấp hoặc lập mụ hỡnh hệ thống, cóc khối ở cóc lớp thấp hơn trong phốn cấp sẽ chi tiết hơn, ngược lại cóc khối tại cóc lớp cao hơn trừu tượng hơn và thuộc về chức năng tổng thể của khối. Phốn giải thành cóc lớp thấp hơn cho đến khi khụng thể. Mức thấp nhất thường dựa tròn cóc thành phần như điện trở, tụ điện và vi mạch.

Trong toàn cảnh hệ thống truyền thụng, mụ hỡnh mức hệ thống được cho ở hỡnh 2.1(a) gồm cóc khối chức năng như: nguồn thụng tin, bộ mó hoỏ, bộ giải mó, bộ điều chế, bộ giải điều chế, bộ lọc và kờnh. Mỗi khối chức năng là một phôn hệ và được phôn giải (khai triển sõu hơn) để được chi tiết hơn. Vớ dụ phôn hệ khụi phục định thời được phôn tớch thành: hai bộ lọc thụng băng, bộ phi tuyến bậc 4 và vũng khoỏ pha PLL như ở hỡnh 2.1(b). Phôn tớch hơn nữa nhận được mụ hỡnh mức "thành phần". Vớ dụ, bộ lọc thụng băng được cho ở hỡnh 2.1(b) cú thể là bộ lọc tương tự, bộ lọc siờu cao hay bộ lọc số. Trường hợp bộ lọc tương tự, cú thể khai triển thành cỏc mụ hỡnh mức "mạch điện". Trường hợp bộ lọc số, việc phôn tớch sẽ đi xuống mức bit như cỏc bộ cộng, bộ nhôn, bộ tớch luỹ. Dưới lớp này chứa cóc transistor và cỏc cổng logic cụ thể. Tuy nhiờn, trong viễn cảnh mụ phỏng mức dạng súng ta rất hiếm khi đi xuống mức chi tiết này. Mụ hỡnh lớp "thành phần" cho PLL được minh họa ở hỡnh 2.1(c).

Ba lý do chónh để dựng khỏi niệm phôn cấp là: (i) Quản lý tónh phức tạp của mụ hõnh mụ phỏng; (ii) Giảm tải tónh toỏn khi mụ phỏng mụ hõnh. Tổng quỏt, nòn thực hiện mụ phỏng ở mức trừu tượng cao nhất cú thể, phự hợp với mục đóch mụ phỏng bởi lẽ mức trừu tượng càng cao thỡ càng ót tham số hơn và mụ phỏng hiệu quả hơn. Chẳng hạn khi thiết kế bộ cõn bằng, nú được mụ phỏng ở mức bit, trong khi đú kờnh được mụ phỏng ở mức trừu tượng hơn nhiều (dựng hàm truyền đạt để biểu diễn kờnh). Tương tự, bộ lọc băng tần cơ sở số trong mỏy thu khụng nhất thiết phải mụ phỏng ở mức bit nếu mục đớch của mụ phỏng là ước lượng hiệu năng hệ thống. Tất nhiờn, cóch thực thi bộ lọc sẽ khụng ảnh hưởng đến hiệu năng của toàn bộ hệ thống miễn là duy trỡ hàm truyền đạt của bộ lọc; (iii) Liờn quan đến phờ chuẩn mụ hỡnh, ngoài việc giảm tớnh phức tạp, thời gian mụ phỏng, cỏc mụ hỡnh mức cao hơn sẽ cú ớt tham số hơn và cũng cứ thể dễ phờ chuẩn hơn. Càng ớt tham số hơn thỡ càng ót phộp đo để đặc tớnh húa mụ hỡnh hơn. Vớ dụ mụ hỡnh mức mạch điện của bộ lọc Butterworth chứa nhiều giỏ trị thành phần hơn. Tuy nhiờn, hàm truyền đạt mức cao của cựng bộ lọc Butterworth được đặc trưng chỉ bởi 2 tham số (bậc và băng thụng), chỳng đều dễ đo. Hơn nữa, khi mụ hỡnh mụ

phỏng ở mức trừu tượng cao hơn, thố sự phò chuẩn của cóc kết quả mụ phỏng là đơn giản hơn, cần ót phộp đo hơn.

Tại mức hệ thống, mụ phỏng được thực hiện ở mức trừu tượng cao nhất sử dụng cỏc mụ hỡnh "tớnh cỏch" (cỏc hàm truyền đạt) chứ khung phải là cỏc mụ hỡnh vật lý. Dạng chức năng của mụ hỡnh tớnh cỏch thường được giả định hoặc từ cỏc phộp đo. Vớ dụ, bộ lọc số cú thể được mụ phỏng tại mức bit và bộ lọc tương tự cú thể được mụ phỏng tại mức mạch. Mụ hỡnh mức cao hơn cho cả hai bộ lọc cú thể được rỳt ra từ cỏc mụ phỏng mức bit hoặc mức mạch ở dạng hàm truyền đạt. Chỉ khi dựng mụ hỡnh bộ lọc ở mức cao hơn (là mụ hỡnh hàm truyền đạt) mang lại hiệu quả tớnh toỏn cao. Tớnh chi tiết của mụ hỡnh mức thấp hơn (dự là bộ lọc tương tự hay bộ lọc số) đều bị ẩn hoàn toàn từ lớp cao hơn. Giải phỏp tạo mụ hỡnh mức cao hơn này từ cỏc tớnh chi tiết của mụ hỡnh mức thấp hơn, và thay thế ngược lại tại mức cao hơn được gọi là "chỳ giải nguợc".

Trong giai đoạn đầu của chu kỳ thiết kế, hàm truyền đạt bộ lọc được giả định hoặc "định rừ" và nhận được đặc điểm hàm truyền đạt sau khi thiết kế và mụ phỏng. Ở chu kỳ thiết kế sau, một khi bộ lọc được xõy dựng, thỡ hàm truyền đạt của nú được đo và được dựng trong cỏc mụ phỏng mức cao hơn. Ngoài ra, phôn cấp cũng làm giảm toàn bộ tớnh phức tạp mụ hỡnh và tải tớnh toỏn kết quả.

Cũng như quỏ trỡnh mụ hỡnh hoỏ, việc thiết kế hệ thống truyền thụng thực tế cũng theo thứ tự từ đỉnh qua cỏc lớp. Trong quỏ trỡnh thiết kế, cỏc đặc tớnh kỹ thuật đi xuống qua cỏc lớp của phôn cấp và việc đặc trưng húa (được đo hoặc được mụ phỏng ở mức thấp hơn) theo dự phũng qua cỏc lớp của phôn cấp. Trong một số ứng dụng, cú thể phải sử dụng cỏc mức chi tiết khỏc nhau. Vớ dụ khi thiết kế bộ cõn bằng cần phải ước tớnh xỏc suất lỗi hệ thống là hàm của số bit được sử dụng cho bộ cõn bằng. Trường hợp tất cả cỏc phần của hệ thống quanh bộ cõn băng sẽ được mụ phỏng tại mức trừu tượng rất cao trong khi chónh bộ cõn bằng được mụ phỏng chi tiết hơn nhiều sử dụng một bộ mụ phỏng khỏc. Giải phỏp này thường gọi là "đồng mụ phỏng".

Phon chia húa và điều kiện húa

Phốn chia húa: Phôn chia húa bài toỏn phức tạp thành một tập cỏc bài toỏn nhưng độc lập nhau, được giải quyết riờng biệt và kết hợp cỏc nghiệm, là một kỹ thuật hữu hiệu khỏc làm giảm tớnh phức tạp và tải tớnh toỏn. Trong khi phôn cấp bàn về mức độ trừu tượng thỡ phôn chia húa cũng bàn về tớnh trừu tượng nhưng ở cỏc khóa cạnh khỏc của bài toỏn đú là: mụ phỏng riờng biệt và kết hợp cỏc kết quả. Vỡ vậy, phôn chia húa cho phộp quan sỏt và kiểm tra sơ đồ khối theo "chiều ngang" trong khi phôn cấp cho phộp xột theo "chiều đứng". Trong viễn cảnh được cho ở hỡnh 2.1 cú thể tỏch biệt phần đồng bộ húa, mó hoỏ ra khỏi bài toỏn và mụ phỏng chỳng riờng biệt.

Điều kiện húa: Điều kiện húa là một kỹ thuật khỏc rất giống với phon chia húa, đơn giản ta cố định điều kiện hay trạng thỏi của một phần hệ thống và mụ phỏng phần cũn lại của

hệ thống dưới cóc giỏ trị khỏc nhau của cóc biến điều kiện hay trạng thỏi. Mụ phỏng riờng cho phần hệ thống được điều kiện húa và cóc kết quả đạt được trong phần đầu được lấy trung bỡnh theo phôn bố của biến điều kiện đạt được trong phần thứ hai. Quỏ trỡnh này được minh họa tốt nhất bằng một vớ dụ.

Giả sử ta muốn ước tớnh xỏc suất lỗi hệ thống được cho ở hỡnh 2.1 khi đồng bộ húa (khụi phục súng mang và định thời) khung lý tưởng. Ta sử dụng phốn chia húa và điều kiện húa để đơn giản húa bài toỏn bằng cóch ước tớnh xỏc suất lỗi cú điều kiện trong hệ thống với cóc giỏ trị khỏc nhau của lỗi pha súng mang và định thời, sau đú mụ phỏng hệ thống đồng bộ để đạt được phốn bố của cóc lỗi định thời. Sau đú lấy trung bỡnh xỏc suất lỗi cú điều kiện theo phốn bố lỗi định thời và lỗi pha. Những gỡ ta đang làm ở đỡy là phộp toỏn trong thống kờ liờn quan cóc giỏ trị kỳ vọng cú điều kiện. Tổng quỏt:

$$E_{XY}\left\{g\left(X,Y\right)\right\} = \iint g\left(x,y\right) f_{XY}\left(x,y\right) dxdy$$
$$= \int \left\{\int g\left(x,y\right) f_{X|Y}\left(x\mid y\right) dx\right\} f_{Y}\left(y\right) dy \tag{2.1}$$

Ở dạng kỳ vọng toỏn học cú điều kiện là:

$$E_{XY}\left\{g\left(X,Y\right)\right\} = E_{Y}\left\{\underbrace{E_{X|Y}\left[g\left(X,Y\right)\right]}_{K\hat{y} \text{ vong c\'o diều kiện}}\right\}$$
(2.2)

Trở lai vớ du, xóc đinh BER khi cú lỗi đinh thời và lỗi pha, ởp dung nguyờn lý này ta cú:

$$\hat{P}_{E} = \iint \hat{P}r \left\{ l\tilde{\delta i} \mid \tau, \theta \right\} \hat{f}_{T\Theta} \left(\tau, \theta \right) d\tau d\theta \tag{2.3}$$

Trong đú $\{\hat{P}r\{l\tilde{\delta i}\,|\, au, heta\}$ là ước tớnh xỏc suất lỗi cú điều kiện dựa tròn mụ phỏng với giả thiết cú lỗi pha θ và lỗi định thời τ . Kết quả của trung bỡnh húa \hat{P}_E là xỏc suất khụng điều kiện (toàn bộ) của lỗi, $f_{T\Theta}(\tau,\theta)$ là phốn bố được ước tớnh (mụ phỏng) của lỗi pha và lỗi định thời được tạo ra bởi hệ thống đồng bộ. Chỳ ý rằng hệ thống đồng bộ được mụ phỏng bởi chớnh nú, cỏc kết quả được lấy trung bỡnh. Điều này dẫn đến mụ phỏng hai hệ thống đơn giản hơn và thời gian mụ phỏng ớt hơn.

Nếu coi rằng cóc hệ thống khụi phục pha và định thời tạo ra cóc lỗi định thời và cóc lỗi pha độc lập thố cóc phần này cú thể được phốn chia húa và được mụ phỏng riờng biệt để đạt được cóc ước tớnh phốn bố của lỗi định thời $\hat{f}_T(\tau)$ và lỗi pha $\hat{f}_{\Theta}(\theta)$. Nhận được phốn bố đồng thời của lỗi pha và lỗi định thời là:

$$\hat{f}_{T\Theta}(\tau,\theta) = \hat{f}_{T}(\tau)\hat{f}_{\Theta}(\theta) \tag{2.4}$$

sau đú thay vào (2.3) để lấy trung bỡnh.

Cần chỳ ý rằng, phốn chia húa bàn về việc phốn tỏch bài toỏn, và điều kiện húa định hướng phốn chia húa và quan trọng hơn là giỳp tớch hợp cóc kết quả. Giả định độc lập, phự hợp cũng hỗ trợ trong quan hệ húa cóc kết quả. Phần sau sẽ là trường hợp cóc phần mụ phỏng tạo ra hiện tượng độc lập thống kờ và cóc quỏ trõnh cần được kết hợp.

Đơn giản húa và xấp xỉ húa

Tại điểm bắt đầu mụ hỡnh sơ đồ khối ban đầu thường được chi tiết húa tới mức cú thể. Tớnh phức tạp của mụ hỡnh tổng thể và cóc mụ hỡnh phốn hệ được giảm bằng việc loại bỏ cóc khối ớt ảnh hưởng lờn bài toỏn, xấp xỉ húa và đơn giản hoỏ bằng cóch kết hợp cóc khối.

Vớ dụ về cỏch rỳt gọn sơ đồ khối, xột bài toỏn ước tớnh hiệu năng mức hệ thống. Nếu coi kờnh là kờnh thay đổi rất chậm theo thời gian và hệ thống đang hoạt động tại SNR cao thỡ cú thể cho rằng cỏc lỗi đồng bộ sẽ rất nhỏ và vỡ vậy cú thể bỏ qua ảnh hưởng của đồng bộ trong quỏ trỡnh ước tớnh hiệu năng. Khi này khụng cần mụ phỏng cỏc phần khụi phục định thời và khụi phục súng mang và cú thể xoỏ bỏ ra khỏi sơ đồ khối.

Mở rộng việc dựng xấp xỉ húa và giả định để đơn giản mụ hỡnh mụ phỏng. Giả định và xấp xỉ húa được sử dụng phổ biến nhất bao gồm việc tuyến tớnh húa và bất biến húa theo thời gian. Hầu hết cóc hệ thống thực tế, khi được quan trắc trong thời gian dài và tròn dải tớn hiệu đầu vào thay đổi rộng, cú thể biểu lộ tớnh phi tuyến và thay đổi theo thời gian nhưng chỳng cú thể được xấp xỉ tốt bởi cóc mụ hỡnh tuyến tớnh và bất biến theo thời gian trong cóc khoảng thời gian ngắn và cóc mức tớn hiệu thấp.

Bất biến theo thời gian ngụ ý rằng trong khoảng thời gian mụ phỏng, cỏc đặc tớnh của tớn hiệu và cỏc thành phần hệ thống đang được mụ phỏng là khụng thay đổi. Thực tế, khỏi niệm bất biến theo thời gian là tương đối. Nếu tham số hệ thống thay đổi chậm thỡ cú thể coi một số tỡnh huống là cố định trong khoảng thời gian mụ phỏng. Chẳng hạn, xột bài toỏn ước tớnh BER tròn kờnh vụ tuyến trong đú cỏc ăng ten phỏt và thu là dừng. Nếu: (i) những thay đổi trong đặc tớnh kờnh là do thay đổi điều kiện khớ quyển; (ii) tốc độ ký hiệu truyền dẫn là vài triệu ký hiệu tròn giõy thỡ cú thể coi kờnh là "tựa tĩnh". Điều đú núi rằng kờnh vẫn duy trỡ cựng một điều kiện trong khi vài trăm triệu ký hiệu đi qua nú và đặc biệt cú ý nghĩa khi xỏc định xỏc suất lỗi tức thời trong điều kiện kờnh cho trước. Nếu BER được ước tớnh là khoảng 10^{-3} thỡ chỉ cần mụ phỏng vài nghỡn ký hiệu để ước tớnh BER. Điều này thể hiện khoảng thời gian mụ phỏng là vài ms trong khi hằng số thời gian của kờnh là khoảng vài phỳt vỡ vậy nú là hợp lý để coi kờnh là tĩnh trong khoảng thời gian mụ phỏng. Việc lấy xấp xỉ tựa tĩnh cú vai trũ rất quan trọng để đơn giản hoỏ cóc mụ hỡnh mụ phỏng.

Giả định tựa tĩnh và đơn giản hoỏ cú thể được ởp dụng cho hệ thống bất kỳ trong đú tồn tại hiện tượng và cóc quỏ trỡnh cú cóc độ rộng băng khỏc nhau đỏng kể. Khi này, cú thể mụ phỏng cóc ảnh hưởng của quỏ trỡnh thay đổi nhanh hơn trong khi đú vẫn đang coi quỏ trỡnh chậm trong trạng thỏi cố định. Vỡ vậy, cú thể coi giả định tựa tĩnh là yờu cầu để phôn chia húa và điều kiện húa.

Tương tự, ta sử dụng cóc phộp xấp xỉ tuyến tớnh cho cóc thành phần phi tuyến. Tổng quỏt, việc phon tớch cóc mụ hỡnh phi tuyến là rất phức tạp nhưng với mụ phỏng cú phần dễ dàng hơn nhưng chỳng vẫn đặt ra vài vấn đề. Mỗi khi cú thể ta nòn cố gắng lấy xấp xỉ thuộc tớnh của cóc thành phần này bằng cóc mu hỡnh tuyến tớnh.

Cuối cựng, ta sử dụng nhiều nguyờn lý hệ thống tuyến tớnh để đơn giản húa sơ đồ khối. Ta cú thể kết hợp vài khối nối tiếp và song song thành một khối bằng cóch nhõn hoặc cộng cóc hàm truyền đạt. Trường hợp cóc khối tuyến tớnh bất biến cho phộp thay đổi thứ tự cóc khối để đơn giản mụ hỡnh đơn. Cóc loại đơn giản đặc biệt cú ý nghĩa khi mụ phỏng ước tớnh hiệu năng bởi lẽ: (i) cóc mụ phỏng ước tớnh hiệu năng thường rất lõu; (ii) khỏc với trường hợp mụ phỏng được dựng để hỗ trợ thiết kế chi tiết, ta khụng quan tõm quan sỏt tiến húa và tiến trõnh của dạng súng qua mỗi khối chức năng mà chỉ quan tõm so sỏnh cóc dạng súng vào/ra và đếm cóc lỗi. Theo đú, cóc dạng súng trung gian rất ớt được quan tõm hoặc sử dụng. Vỡ vậy, cú thể rỳt gọn toàn bộ hệ thống cũn rất ớt khối dẫn đến giảm đỏng kể thời gian mụ phỏng. Nếu cóc khối cú cựng mức độ phức tạp thỡ kết hợp hàm truyền đạt của n khối sẽ dẫn tới tiết kiệm tớnh toỏn khoảng n lần.

2.2.2. Mụ hỡnh húa cóc khối chức năng

Vai trũ của mỗi khối chức năng trong hệ thống truyền thụng là thực hiện chức năng xử lý tớn hiệu cụ thể, vỡ vậy mụ hỡnh mụ phỏng sẽ phản ỏnh chức năng này với cỏc mức trừu tượng thay đổi. Bất chấp tớnh chi tiết cục bộ, mụ hỡnh mụ phỏng tiếp nhận chuỗi mẫu dạng súng đầu vào theo trỡnh tự thời gian và tạo ra tập cỏc mẫu đầu ra cũng theo trỡnh tự thời gian ứng với đặc tớnh truyền đạt cụ thể. Một số lựa chọn và xem xột phải tớnh đến khi xõy dựng mụ hỡnh và ta mụ tả một số vấn đề phương phỏp luận liờn quan đến việc mụ hỡnh hoỏ trong cỏc phần sau.

Mụ hõnh mụ phỏng của phon hệ hoặc thành phần (khối) là biến đối của dạng:

$$\{y[k], y[k-1], ..., y[k-m]\} = F\{x[k-j], x[k-j-1], ..., x[k-j-n]; k; p_1, p_2, ..., p_q\}$$
 (2.5)

Trong đú x[k] biểu diễn cóc mẫu đầu vào, y[k] biểu diễn cóc mẫu đầu ra, p_1 , p_2 ,..., p_q biểu diễn cóc tham số của khối và k=m, 2m, 3m,... là chỉ số thời gian. Mụ hỡnh sử dụng n mẫu đầu vào để tạo m mẫu đầu ra tròn " $d\tilde{a}n$ chứng" của mụ hỡnh theo biến đổi F, sẽ được định nghĩa theo: cóc mẫu đầu vào, cóc tham số của khối, chỉ số thời gian k. Nếu biến đổi F khụng phụ thuộc vào chỉ số k thờ mụ hỡnh là bất biến theo thời gian. Nếu m>0 thờ mụ hỡnh được xột là mụ hỡnh vào/ra khối và khi m=0 ta cú mụ hỡnh từng mẫu. Nếu n=0 thờ mụ hỡnh khụng nhớ.

Khi xõy dựng mụ hỡnh cho khối chức năng và thực hiện mụ phỏng phải xột đến nhiều nhõn tố. Những nhõn tố này liờn quan với nhau thậm chó chỳng xuất hiện bất kỳ.

Biểu diễn tương đương thụng thấp

Cóc hệ thống truyền thụng chứa thành phần và tớn hiệu cú bản chất thụng dải hoặc thụng thấp. Từ viễn cảnh mụ phỏng, nhận được cóc thuận lợi tớnh toỏn nếu biểu diễn tất cả tớn hiệu

và phần tử hệ thống ở dạng tương đương thụng thấp phức. Với tớn hiệu và hệ thống tuyến tớnh, tương đương thụng thấp cú được bằng cỏch dịch phổ thụng băng từ tần số súng mang về tần

f=0 và mụ hỡnh tuyến tớnh của khối cú thể được thực hiện bằng cỏch sử dụng biểu diễn tương đương thụng thấp của cóc tớn hiệu đầu vào/ra và biến đổi tớn hiệu, được chi tiết húa ở chương 4.

Tương đương thụng thấp của tớn hiệu tất định đạt được qua chuyển dịch phổ tần của nú, trong khi đú đối với tớn hiệu ngẫu nhiờn thực hiện dịch mật độ phổ cụng suất. Nếu phổ thụng băng khụng đối xứng qua cỏc súng mang thỡ biểu diễn tương đương thụng thấp trong miền thời gian là giỏ trị phức. Hơn nữa, khi này cỏc thành phần của quỏ trỡnh ngẫu nhiờn tương đương thung thấp sẽ được tương quan nhau.

Đối với loại hệ thống phi tuyến cũng cú thể sử dụng biểu diễn tương đương thụng thấp. Chi tiết húa mụ hỡnh tương đương thụng thấp cho hệ thống phi tuyến được mụ tả ở chương 12.

Lấy mẫu

Một khi tớn hiệu và hệ thống là thụng thấp (trong trường hợp thụng băng của chỳng được biểu diễn bởi tương đương thụng thấp) thỡ chỳng cú thể được lấy mẫu và biểu diễn bởi cỏc mẫu cỏch đều nhau. Trường hợp thụng thấp lý tưởng, tốc độ lấy mẫu nhỏ nhất phải gấp hai lần độ rộng băng tần của tớn hiệu. Tuy nhiờn, thực tế cỏc hàm tần số cú thể khụng được giới hạn độ rộng băng thỡ tốc độ lấy mẫu thường lấy là 8 đến 16 lần độ rộng băng tần. Trường hợp cỏc hệ thống số thỡ tốc độ lấy mẫu thường chọn là 8 đến 16 lần tốc độ ký hiệu. Cỏc nhõn tố như lỗi chồng phỏ, mộo tần số khi thực thi bộ lọc và nở rộng băng thụng do tớnh phi tuyến đều phải được tớnh đến khi chọn tốc độ lấy mẫu. Cú thể giảm thiểu cỏc ảnh hưởng này bằng cỏch tăng tốc độ lấy mẫu nhưng lại làm tăng tải tớnh toỏn (thời gian mụ phỏng lõu hơn) vỡ vậy cần phải dung hoà độ chớnh xỏc và thời gian mụ phỏng. Lấy mẫu đa tốc độ, kých thước bước khả biến... là cỏc kỹ thuật được ỏp dụng để giảm tải tớnh toỏn.

Mụ hỡnh tuyến tớnh và phi tuyến

Trong khi hầu hết cóc khối là tuyến tớnh thỡ một phần đỏng kể của hệ thống cần phải xử lý phi tuyến. Tồn tại một số xử lý phi tuyến là chủ ý và khụng chủ ý. Minh chứng cho loại chủ ý như: cóc bộ cỡn bằng hồi tiếp quyết định, tớnh phi tuyến trong cóc phôn hệ đồng bộ... Với loại khụng chủ ý như: tớnh cóch phi tuyến của cóc bộ khuếch đại.

Như xấp xỉ đầu tiờn, cú thể mụ hỡnh húa hầu hết tớnh phi tuyến là cú cỏc ảnh hưởng tuyến tớnh lòn cóc tớn hiệu truyền thụng, đặc biệt nếu tớn hiệu là tớn hiệu đường bao khụng đổi. Tuy nhiờn, trong cóc hệ thống đa súng mang hoặc trong cóc hệ thống đơn súng mang với điều chế biờn độ cầu phương bậc cao (M-QAM) thỡ tớnh cóch phi tuyến khụng chủ ý cú ảnh hưởng đỏng kể lờn hiệu năng hệ thống và vỡ vậy cần phải xột cóc mụ hỡnh mụ phỏng phi tuyến. May thay, hầu hết tớnh cóch phi tuyến này đều cú thể được mụ hỡnh húa một cóch hiệu quả bằng cóch sử dụng biểu diễn tương đương thụng thấp phức.

Tồn tại nhiều giải phỏp để mụ hỡnh húa cóc hệ thống cú tớnh phi tuyến. Chỳng gồm, cóc phương phỏp phi tuyến chuỗi lũy thừa khung nhớ, cóc mụ hỡnh phi tuyến chọn lọc tần số cú nhớ và cóc phương trỡnh vi phốn phi tuyến. Tổng quỏt, việc phốn tớch toỏn học cóc hệ thống phi tuyến và ước lượng cóc ảnh hưởng của tớnh phi tuyến là khú. Tuy nhiờn, dựng mụ phỏng thỡ đơn giản hơn ngay cả với cóc mụ hỡnh phi tuyến chọn lọc tần số.

Cỏc mụ hỡnh phi tuyến được phốn thành hai loại chớnh: (i) cỏc mụ hỡnh khối vào-ra; (ii) cỏc phương trỡnh vi phốn phi tuyến. Tập cỏc mụ hỡnh thứ nhất thường dựa vào cỏc phộp đo trong khi đú lớp cỏc mụ hỡnh thứ hai thường được rỳt ra từ việc mụ hỡnh húa tớnh cỏch vật lý của thiết bị. Cỏc giải phỏp của cỏc mụ hỡnh phương trỡnh vi phốn phi tuyến được thực hiện bằng cỏch sử dụng cỏc mụ hỡnh tớch phốn bước thời gian khả biến (cú hiệu quả tớnh toỏn nhất mặc dự chỳng cú thể mất nhiều thời gian thiết lập hơn). Cũng cú thể phốn giải một phốn hệ phi tuyến vào dạng sơ đồ khối và mụ phỏng dạng sơ đồ khối bằng cỏch sử dụng cỏc khối cơ bản sẵn cú trong thư viện mụ phỏng. Giải phỏp này mặc dự dễ thiết lập hơn nhưng sẽ khụng là giải phỏp hiệu quả tớnh toỏn cao nhất.

Một nhõn tố quan trọng phải được xột đến khi mụ phỏng cỏc phần tử phi tuyến là tớnh phi tuyến gõy ra dón rộng độ rộng băng tần (nở phổ) vỡ vậy tốc độ lấy mẫu phải được chọn đủ lớn để bắt giữ cỏc ảnh hưởng của sự nở rộng độ rộng phổ tần.

Bất biến theo thời gian

Như đó được trỡnh bày, tất cả cóc hệ thống, cóc thành phần và cóc quỏ trỡnh sẽ biểu lộ tớnh cóch thay đổi theo thời gian khi quan sót trong khoảng thời gian dài. Việc sử dụng hay khụng sử dụng mụ hỡnh thay đổi theo thời gian được định hướng bởi một số nhõn tố. Xột ba trường hợp sau:

Trường hợp thứ 1: Trong nhiều ứng dụng như mụ hõnh húa và mụ phỏng sợi quang, cỏc đặc tớnh sợi quang cú thể thay đổi rất ớt tròn tuổi thọ của hệ thống truyền thụng và vỡ vậy chọn mụ hỡnh bất biến theo thời gian.

Trường hợp thứ 2: Tớnh cỏch thay đổi theo thời gian cú thể đỏng kể nhưng tốc độ thay đổi của chỳng rất thấp so với độ rộng băng thụng của cóc phần bất biến theo thời gian của hệ thống. Khi này, lấy xấp xỉ tựa tĩnh là hợp lệ, thực hiện mụ phỏng bằng cóch sử dụng những chớp ảnh cố định của cóc phần thay đổi theo thời gian, sau đú lấy trung bỡnh cóc kết quả (nghĩa là, phon chia húa và trung bỡnh húa). Trong hai trường hợp này, phộp đo hiệu năng là một số trung bỡnh húa dài hạn chứ khụng phải là tớnh cóch động.

Trường hợp thứ 3: Đụi khi được chứng thực là mụ phỏng động cóc thay đổi theo thời gian, được dựng khi những biến đổi theo thời gian là "nhanh" và hiệu năng của hệ thống dựa vào tớnh cóch nhất thời hay động của hệ thống. Trường hợp điển hỡnh là việc bắt và bỏm tớnh cóch nhất thời của phon hệ đồng bộ làm việc trong mụi trường kờnh pha đinh nhanh. Mụ hỡnh mụ phỏng cho trường hợp này sẽ là mụ hỡnh đường trễ rẽ nhỏnh cú cóc hệ số khuếch đại nhỏnh thay đổi theo thời gian, thường được mụ hỡnh húa là cóc quỏ trỡnh ngẫu nhiờn được loc.

Trong khi khỏ dễ dàng rỳt ra và thực thi mụ hõnh mụ phỏng đường trễ rẽ nhỏnh cho cóc hệ thống thay đổi theo thời gian thỡ hai nhõn tố phải được tớnh đến là: (i) do tớnh thay đổi theo thời gian gõy ra hiện tượng nở phổ tần đỏng kể, hậu quả là phải lấy mẫu cao hơn; (ii) khụng được thay đổi thứ tự cóc khối cú tớnh thay đổi theo thời gian bởi lẽ khụng tồn tại tớnh chất giao hoỏn đối với cóc hệ thống thay đổi theo thời gian.

Tớnh nhớ

Nếu đầu ra tức thời y[k] của một phần tử phụ thuộc vào đầu vào tức thời x[k] thỡ phần tử đú là khụng nhớ; ngược lại là cú nhớ. Cỏc bộ lọc, do cú tớnh cỏch chọn lọc tần số nờn thuộc loại cú nhớ (lưu ý, tớnh cỏch chọn lọc tần số là đồng nghĩa với tớnh cú nhớ). Ngoài ra, một số loại phi tuyến cú nhớ và tồn tại nhiều mụ hỡnh khả dụng để mụ phỏng chỳng. Đặc biệt cẩn thận khi thực hiện cỏc mụ hỡnh cú nhớ theo lưu giữ cóc trạng thỏi nội tại của mụ hỡnh sao cho mụ hỡnh cú thể trở lại. Vớ dụ khi dựng mụ hỡnh bộ lọc tổng quỏt cho một vài trường hợp trong sơ đồ khối thỡ trạng thỏi bờn trong của mỗi trường hợp của bộ lọc phải được lưu giữ riờng biệt sao cho khi mụ hỡnh bộ lọc được dựng đến vài lần trong quỏ trỡnh mụ phỏng nú luụn được đi vào trạng thỏi nguyờn vẹn trước đú.

Mụ phỏng trong miền thời gian và miền tần số

Cú thể mụ hỡnh húa và mụ phỏng quan hệ vào/ra của cóc khối chức năng trong miền thời gian hoặc miền tần số. Gỏnh nặng tớnh toỏn của 2 giải phỏp cho cóc khối tuyến tớnh thường là tương đương, miền phự hợp để thực thi phụ thuộc vào miền mà cóc đặc tớnh kỹ thuật được cung cấp khởi đầu, chẳng hạn nếu bộ lọc được xóc định theo đỏp ứng tần số thờ nòn chọn miền tần số. Trường hợp phi tuyến, cóc đặc tớnh kỹ thuật và việc thực hiện đa phần được thực hiện trong miền thời gian.

Trong khi việc thực hiện mụ hỡnh cú thể trong cả miền thời gian và tần số thỡ thực tế thường dựng cỏc mẫu trong miền thời gian để biểu diễn tớn hiệu vào/ra. Cỏc mụ hỡnh trong miền tần số, vớ dụ như dựng FFT để mụ phỏng cỏc bộ lọc cần phải lưu đệm nội bộ cỏc mẫu đầu vào miền thời gian, lấy biến đổi vectơ đầu vào đó được lưu trong bộ đệm theo cỏch xử lý trong miền tần số, FFT ngược, và lưu đệm tại đầu ra. Phải lưu đệm bởi lẽ thực hiện biến đổi là hoạt động xử lý khối dựa tròn tập cỏc mẫu chứ khụng phải là xử lý theo từng mẫu. Trong quỏ trỡnh mụ phỏng, cỏc mẫu đầu vào và đầu ra cú thể xuất/nhập bộ đệm theo từng mẫu tại một thời điểm hoặc theo cỏc khối N mẫu.

Xử lý khối

Một mụ hỡnh cú thể tiếp nhận và xử lý một mẫu tại một thời điểm hoặc một khối N mẫu miền thời gian tròn một lần cần đến. Hiệu quả tớnh toỏn của 2 phương phỏp sẽ phụ thuộc vào tớnh phức tạp và phần mào đầu liờn quan với lần gọi của mụ hỡnh. Nếu mụ hỡnh cú số cỏc trạng thỏi nội bộ và cỏc tham số là nhỏ hoặc nếu thụng tin mào đầu để gọi (hay làm xuất hiện) mụ hỡnh là nhỏ so với cỏc tớnh toỏn được thực hiện bờn trong mụ hỡnh, thỡ việc gọi (làm xuất hiện) mụ hỡnh tròn cơ sở từng mẫu là thuận tiện và hiệu quả. Khi thụng tin mào đầu để gọi mụ hỡnh là lớn thỡ việc sử dụng khối hoặc giải phỏp xử lý vectơ cú (mụ hỡnh được gọi bằng một vectơ đầu vào kớch cỡ N) cho ta hiệu quả tớnh toỏn cao.

Xử lý khối dẫn đến phải lưu đêm và giao diên tốt với cóc khối trước và theo khối. Xử lý khối gõy trễ N*T_s giõy, bởi lẽ đầu ra khung thể được tớnh toỏn cho đến khi tập hợp được toàn bộ N mẫu đầu vào và được chuyển vào mụ hỡnh. Kể cả mụ hỡnh vào/ra khối trong vũng hồi tiếp sẽ tao ra cóc kết quả sai do trễ xử lý lớn. Ngoài ra, nếu mu hõnh xử lý khối được trôn lẫn với mu hỡnh phi tuyến thỡ nòn trở lai phương phỏp xử lý theo từng mẫu đối với phần tử phi tuyến tớnh, vỡ gõy nghẽn đầu vào và xử lý tròn cơ sở từng khối dựng nguyờn lý xếp chồng, xếp chồng khung được ỏp dung cho phần tử phi tuyến. Vớ du tỡnh huống này xảy ra khi tớnh phi tuyến xuất hiện giữa hai bô loc FFT kiểu phỏt sinh và chồng châp. Bô loc FFT phỏt sinh và chồng chập dựa vào nguyờn lý tuyến tớnh. Kỹ thuật tớnh toỏn đỏp ứng bộ lọc cho cóc khối khung chồng châp của cóc mẫu đầu vào và công cóc đỏp ứng tại đầu ra. Với phần tử phi tuyến sau bô loc, phương phỏp xử lý khối khung thể thực hiện được cho phần tử phi tuyến bởi lẽ xếp chồng khung ỏp dụng được đối với tớnh phi tuyến. Để xử lý chónh xỏc thực hiện theo trỡnh tự sau: (i) đỏp ứng ra do mỗi khối của cóc mẫu đầu vào phải được công tại đầu ra của bô lọc đầu tiờn; (ii) mu hỡnh phi tuyến xử lý đầu ra đó công của bô loc đầu tiờn trờn cơ sở từng mẫu; (iii) đầu ra của phần tử phi tuyến được xử lý bởi bô lọc thứ hai sử dụng chồng chập và phương phỏp công của xử lý khối. Chi tiết húa cho bài toàn này được xôt ở chương 12.

Một yếu tố khỏc phải tớnh đến khi bàn về xử lý khối là lập lịch. Nếu cóc mụ hỡnh khỏc nhau trong hệ thống sử dụng cóc kớch thước khối vào/ra khỏc nhau thỡ khung mụ phỏng nòn cú khả năng lập lịch thứ tự và tần suất gọi (gọi cóc phon hệ) phự hợp.

Xử lý kớch thước bước khả biến

Xử lý đa tốc độ được sử dụng trong mụ phỏng nếu mụ hỡnh hệ thống chứa cỏc quỏ trỡnh và hiện tượng cú băng thụng khỏc nhau lớn. Với lấy mẫu đa tốc độ, mỗi tớn hiệu được lấy mẫu và được xử lý tại tốc độ phự hợp với băng thụng của nú, dẫn đến cải thiện đỏng kể hiệu quả tớnh toỏn. Khi sử dụng lấy mẫu đa tốc độ, cần đến nội suy để giao tiếp cóc luồng mẫu với cóc tốc độ lấy mẫu khỏc nhau.

Xử lý kớch thước bước khả biến cũng thường được sử dụng để cải thiện hiệu quả tớnh toỏn. Giải phỏp này thường được sử dụng trong cóc thường trõnh tớch phốn số để giải cóc phương trõnh vi phốn tuyến tớnh và phi tuyến. Nếu cóc phương trõnh vi phốn cơ bản và cóc nghiệm của chỳng được giải chớnh xỏc thỡ giải phỏp này sẽ giảm đỏng kể tải tớnh toỏn. Khi dựng kớch thước bước khả biến trong mụ hỡnh thỡ đầu ra phải được lưu đệm và được lấy mẫu lại nếu cóc khối sau sử dụng kớch thước bước khụng đổi.

Tham số húa

Một trong những lý do cơ bản sử dụng mụ phỏng là tối ưu húa thiết kế, trong hầu hết cỏc trường hợp làm giảm việc tỡm kiếm giỏ trị tối ưu của cỏc tham số tới hạn như băng thụng của bộ lọc thu, điểm hoạt động của bộ khuếch đại và số mức lượng tử được sử dụng trong mỏy thu. Muốn vậy, cỏc mụ hỡnh phải được tham số húa một cỏch phự hợp và cỏc tham số thiết kế chủ đạo nòn được thể hiện ra ngoài; nghĩa là cỏc mụ hỡnh nòn cú "điều chỉnh ngoài" để điều chỉnh tham số thiết kế một cỏch lặp trong quỏ trỡnh mụ phỏng. Phải tớnh đến số lượng tham số cần phải cú đối với một mỡnh cho trước. Tổng quỏt, nòn nhỏ nhất cú thể, vỡ hệ thống truyền thụng phức tạp cần cú nhiều thành phần. Nếu mỗi thành phần cú nhiều tham số phụ thỡ toàn bộ

khung gian tham số sẽ rất lớn. Khi này sẽ rất khú để tối ưu thiết kế dựng mụ phỏng. Theo đú, khi số lượng cỏc tham số càng ớt thỡ việc đo cỏc giỏ trị tham số và phờ chuẩn càng dễ dàng hơn.

Giao tiếp giữa cóc khối chức năng

Cựng với giải phỏp mụ hỡnh húa và mụ phỏng được sử dụng cho mỗi thành phần phụ thuộc vào bản chất của thành phần sẽ được mụ hỡnh húa và mụ phỏng, cũng cần phải tớnh đến giao tiếp giữa cỏc khối chức năng. Vỡ sơ đồ khối hệ thống gồm một tập cỏc khối được kết nối với nhau, phải đảm bảo tớnh kiờn định và tớnh tương thớch cho cả cơ cấu mụ phỏng và/hoặc người dựng. Sẽ dễ dàng hơn nếu cỏc mụ hỡnh của cỏc khối riờng biệt được xõy dựng cú cỏc giao diện được định nghĩa và dẫn chứng rừ ràng. Một số lý giải cho sự khụng phự hợp gồm: cỏc miền xử lý khỏc nhau, cỏc loại tớn hiệu, kớch thước khối, kớch thước bước, lấy mẫu đa tục độ, đặc tớnh kỹ thuật cỏc tham số khụng kiờn định trong cỏc khối khỏc nhau và nhiều lý do khỏc đó được sơ qua ở cỏc phần trước.

Nhiều khú khăn khi mụ phỏng mụ hỡnh phức tạp mức hệ thống xuất phỏt từ sự khung phự hợp này. Vỡ vậy cần phải cẩn thận khi cụng thức húa mụ hỡnh mụ phỏng tổng thể, lựa chọn cóc khối riờng biệt và cóc tham số của chỳng trong viễn cảnh khung chỉ đối với cóc mụ hỡnh riờng biệt mà cũn đối với mụ hỡnh chung tổng thể.

2.2.3. Mụ hỡnh húa và mụ phỏng quỏ trỡnh ngẫu nhiờn

Giả sử cú một mụ hỡnh hệ thống với mức trừu tượng cao nhất và tớnh phức tạp thấp nhất, quan tõm cỏc mặt của phương phỏp luận, ứng dụng vào việc mụ hỡnh húa và tạo cỏc dạng súng đầu vào (tớn hiệu, tạp ốm và nhiễu) điểu khiển mụ hỡnh mụ phỏng. Vỡ mục đớch cơ bản của mụ phỏng mức dạng súng là *phỏng tạo* cỏc dạng súng trong hệ thống và tớnh toỏn một số *phộp đo* dạng súng một cỏch trung thực, muốn vậy trước hết cần phải lập mụ hỡnh và mụ phỏng cỏc dạng súng đầu vào hoặc tỏc nhõn kớch thớch.

Trong hệ thống truyền thụng, dạng súng mang thụng tin, tạp ốm và nhiễu mang bản chất ngẫu nhiờn và được mụ hỡnh húa bằng cóc quỏ trỡnh ngẫu nhiờn. Dừng là giả định đa năng nhất vỡ nú cú thể được biện minh trong nhiều trường hợp dựa vào bản chất của tớn hiệu hoặc chuỗi đang được mụ hỡnh.

Cỏc quỏ trỡnh ngẫu nhiờn dừng được đặc trưng húa bởi cóc phốn bố xỏc suất nhiều chiều, khú để xỏc định, và ở dạng tổng quỏt rất khú tạo cóc giỏ trị mẫu của một quỏ trỡnh dừng cú phốn bố n chiều bất kỳ. Ngoại trừ quỏ trỡnh Gausơ dừng, hoàn toàn được xỏc định bởi phốn bố bậc 2 (cóc tham số của nú là hàm tự tương quan và trung bỡnh). Đối với cóc quỏ trỡnh khụng Gausơ, thực tế giới hạn cóc đặc tớnh kỹ thuật thành cóc phốn bố bậc 2.

Cóc giỏ trị mẫu của cóc quỏ trỡnh ngẫu nhiờn được dựng để điều khiển mụ phỏng là cóc chuỗi cóc số ngẫu nhiờn được tạo ra bởi cóc bộ tạo số ngẫu nhiờn. Cóc thuật toỏn để tạo cóc chuỗi ngẫu nhiờn với phôn bố bất kỳ (bậc một và bậc hai) và cóc hàm tương quan thường được thấy trong cóc chương sau. Dưới đõy đề cập một số mặt của phương phỏp luận để lập mụ hỡnh và tạo cóc giỏ trị lấy mẫu của quỏ trỡnh ngẫu nhiờn.

Xấp xỉ Gausơ

Xấp xỉ Gausơ bởi định lý giới hạn trung tõm, nếu cú cỏc biến ngẫu nhiờn X_i là độc lập, thố $Y = X_1 + X_2 + ... + X_n$ tiến dần tới phốn bố Gausơ khi n lớn. Võ vậy tạp õm ăng ten thu, được đúng gúp bởi một số lượng lớn cỏc nguồn, cú thể được xấp xỉ bởi quỏ trỡnh Gausơ. Tương tự nhiễu từ một số lượng lớn người dựng cũng cú thể được xấp xỉ bởi quỏ trỡnh Gausơ và võ vậy khụng nhất thiết tạo cóc tớn hiệu riờng biệt từ một số lượng lớn người dựng và lấy tổng chỳng lại.

Biểu diễn quỏ trỡnh tương đương

Khỏi niệm thứ hai bàn về quan điểm biểu diễn quỏ trõnh tương đương, được phỏt biểu như sau: Giả sử cho một quỏ trõnh ngẫu nhiờn X(t) đi qua n khối và xuất hiện tại đầu ra của khối thứ n là một quỏ trõnh Y(t). Nếu bằng một số phương tiện (thụng qua phôn tớch vựng, hoặc xấp xỉ húa, hoặc bằng chớnh mụ phỏng), cú thể suy ra cỏc đặc tớnh của quỏ trõnh Y(t) thỡ toàn bộ quỏ trõnh xử lý sau đú (sau khối thứ n) ta cú thể đơn giản hoỏ bằng cỏch chỉ cần tỡm một chuỗi (biểu diễn cỏc giỏ trị mẫu của Y(t)) vỡ vậy bỏ qua việc tạo và xử lý cỏc giỏ trị mẫu của X(t) thụng qua n khối. Khi X(t) là Gausơ và cỏc khối là tuyển tớnh thỡ cú thể chỉ ra rằng Y(t) cũng là Gausơ. Cỏc tham số của quỏ trỡnh Y(t) được rỳt ra từ phôn tớch hoặc mụ phỏng X(t) qua n khối. Đỏng tiếc, sẽ khú rỳt ra cỏc đặc tớnh của Y(t) theo phộp giải tớch khi X(t) là bất kỳ và cỏc khối là phi tuyến. Khi này, cú thể dựng mụ phỏng để ước tớnh cỏc thuộc tớnh của Y(t) và cú thể dựng cỏc thuộc tớnh được ước tớnh này để tạo quỏ trỡnh tương đương.

Giải phỏp này được dựng để biểu diễn tạp \bar{o} m pha trong cóc hệ thống truyền thụng cũng như Jitter pha và định thời do cóc phốn hệ đồng bộ tạo ra. Giả định được dựng phổ biến nhất ở đỡy là quỏ trỡnh Gausơ *dừng*. Đối với cóc quỏ trỡnh tạp \bar{o} m lối vào thỡ mật độ phổ cụng suất PSD được giả định là trắng. Với cóc quỏ trỡnh khỏc thỡ PSD được giả sử là dạng kớn cho trước như tỉ số đa thức theo f^2 , trong trường hợp này quỏ trỡnh cú thể được tạo ra bằng cóch lọc quỏ trỡnh Gausơ trắng bằng bộ lọc cú hàm truyền đạt. Trường hợp cóc hàm PSD bất kỳ, chẳng hạn như trường hợp PSD Doppler của cóc kờnh pha đinh, ta cú thể *hoặc* xấp xỉ húa phổ bằng tỉ số đa thức theo f^2 và ỏp dụng phương phỏp thừa số húa phổ để cú được hàm truyền đạt của bộ lọc hoặc làm phự hợp mụ hỡnh trung bỡnh di chuyển tự hồi quy ARMA trực tiếp theo PSD để đạt được cóc hệ số của bộ lọc đệ quy mà sẽ tạo ra PSD mong muốn.

Cóc quỏ trỡnh phi Gausơ với PSD bất kỳ là khú để tổng hợp và mụ phỏng hơn. Một phương phỏp xử lý trường hợp này mặc dự rất khú ởp dụng song cú thể được thấy trong chương 7.

Cỏc quỏ trõnh nhanh và chậm

Tồn tại khỏ nhiều hiện tượng ngẫu nhiờn cú băng thụng hay "*cỏc hằng số thời gian*" khỏc nhau nhiều. Nếu băng thụng của quỏ trỡnh này khỏc nhiều so với băng thụng của quỏ trỡnh khỏc thỡ nòn dựng một trong hai giải phỏp sau để giảm thời gian mụ phỏng:

Giải phỏp thứ nhất: Bài toỏn nòn được phon chia húa và điều kiện húa thành quỏ trõnh chậm và thực hiện mụ phỏng riờng biệt theo giỏ trị của quỏ trõnh chậm nếu cú thể trong khi đú phon chia húa hệ thống bàn về việc mụ phỏng quỏ trõnh nhanh hơn. Theo đú, trong quỏ trõnh

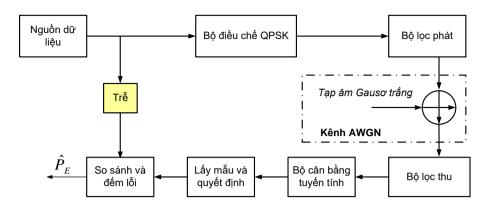
mụ phỏng khung cần phải tạo cóc giỏ trị mẫu của quỏ trỡnh chậm bởi lẽ giỏ trị của nú thay đổi rất ớt trong khoảng thời gian của số lượng lớn cóc mẫu của quỏ trỡnh nhanh. Giải phỏp này thường được sử dụng để mụ phỏng hiệu năng của cóc hệ thống truyền thụng đang hoạt động tròn cóc kờnh pha đinh chậm.

Giải phỏp thứ hai: Lấy mẫu đa tốc độ, cóc quỏ trõnh được lấy mẫu tại cóc tốc độ khỏc nhau phự hợp với cóc băng thụng của chỳng sao cho số cóc mẫu được tạo ra trong khoảng thời gian mụ phỏng là tỉ lệ nghịch với cóc băng thụng của cóc quỏ trõnh tương ứng. Nếu cần cú thể dựng phộp nội suy và giảm mẫu để trộn cóc tớn hiệu này với nhau tại một số điểm trong hệ thống.

2.3. Ước tớnh hiệu năng

Một trong những mục đóch chónh của mụ phỏng là *ước tớnh* hiệu năng. Đối với hệ thống truyền thụng tương tự, phộp đo hiệu năng cơ bản là tỷ số tớn hiệu tròn tạp ỡm đầu ra SNR₀. Với hệ thống truyền thụng số, phộp đo hiệu năng là tỉ số lỗi bit BER hoặc tỉ số lỗi khung FER. Tỉ số tớn hiệu tròn tạp ỡm SNR cũng là phộp đo hiệu năng thứ cấp trong cỏc hệ thống truyền thụng số (vỡ BER là một hàm đơn trị của SNR). Dựng kỹ thuật Monte Carlo để ước tớnh phộp đo hiệu năng. Để minh họa cóc mặt của phương phỏp luận cho mụ phỏng Monte Carlo và ước tớnh hiệu năng, ta xột bài toỏn ước tớnh xỏc suất lỗi trong cóc hệ thống truyền thụng số. Mụ hỡnh mụ phỏng được cho ở hỡnh 2.2. Lưu ý rằng, mụ hỡnh mụ phỏng khi này là mụ hỡnh đơn giản của hệ thống được cho ở hỡnh 2.1. Một số khối như đồng bộ và mó hoỏ được loại bỏ. Đồng bộ được cơi là lý tưởng hoặc những ảnh hưởng của đồng bộ được xử lý thụng qua việc điều kiện húa và phôn chia húa như đó được giải thớch trong phần trước. Mó hoỏ cũng được loại bỏ vỡ trọng tỡm là tớnh toỏn xỏc suất lỗi khụng mó hoỏ trong hệ thống; cỏc ảnh hưởng của việc mó hoỏ được xử lý riờng biệt trong chương 8. Ngoài ra, kờnh được giả định là thay đổi *chậm* hoặc *tựa tĩnh*, và cóc trọng số bộ cỡn bằng là "*ổn định*" sau khi chỳng hội tụ tới cỏc giỏ trị cú trang thỏi ổn định.

Hiệu năng BER được mụ phỏng bằng việc đưa chuỗi bit ngẫu nhiờn vào bộ điều chế, qua cóc khối chức năng của mụ hỡnh được cho ở hỡnh 2.2, sau đú được so sỏnh và đếm lỗi để xỏc định BER. Lưu ý rằng vỡ mục đớch mụ phỏng xỏc định BER khụng mó húa kiểm soỏt lỗi nòn khụng cần đến nguồn dữ liệu thực tế, bộ giải mó hoỏ nguồn, bộ mó hoỏ kiểm soỏt lỗi, bộ đan xen (vỡ ảnh hưởng của những khối này là tạo ra chuỗi nhị phôn ngẫu nhiờn). Việc đơn giản húa này phải được thực hiện trước khi mụ phỏng ước tớnh hiệu năng. Động cơ chủ yếu để đơn giản hoỏ là giảm thời gian mụ phỏng. Vỡ vậy, chỉ cóc thành phần cú ảnh hưởng đỏng kể lờn hiệu năng được chứa trong sơ đồ khối.



Hỡnh 2.2: Mụ hỡnh mụ phỏng để xóc định BER

BER được xỏc định theo phương phỏp Monte Carlo, BER khụng thể là tất định mà đỳng hơn là được ước tớnh bằng cỏch cho N ký hiệu qua hệ thống và đếm lỗi. Giả sử rằng đếm được N_e lỗi trong số N ký hiệu đi qua hệ thống thỡ BER là:

$$\hat{P}_E = \frac{N_e}{N} \tag{2.6}$$

Là một ước tớnh của xỏc suất lỗi.

$$P_E = \lim_{N \to \infty} \frac{N_e}{N} \tag{2.7}$$

Tổng quốt, ước tớnh Monte Carlo khụng bị lệch. Khi cóc giỏ trị của N nhỏ dẫn đến cóc ước tớnh lỗi cú phương sai lớn (khi phương sai của ước tớnh lớn thỡ ước tớnh kộm chónh xỏc), và khi cóc giỏ trị của N là lớn cho ta cóc ước tớnh lỗi cú phương sai nhỏ. Ước tớnh \hat{P}_E hội tụ về P_E (giỏ trị đỳng của xỏc suất lỗi) khi $N \to \infty$, vỡ vậy thực tế thường dựng N lớn nhất cú thể (cần sự dung hũa cóc tham số đối nghịch: thời gian mụ phỏng và tớnh chónh xỏc của kết quả mụ phỏng). Chương sau sẽ đề cập cóc kỹ thuật làm giảm phương sai của ước tớnh lỗi cho giỏ trị N cố định. Cóc kỹ thuật giảm phương sai, cần cú sự kết hợp giữa phôn tớch và mụ phỏng, và phải được ỏp dụng cẩn thận. Theo đú, cần cú kiến thức khỏ sõu về lý thuyết ước tớnh.

Cần đặc biệt lưu ý hai khối chức năng ở hỡnh 2.2 là những khối " $tr\tilde{e}$ " và " $so\ sỏnh\ và\ d\acute{e}m\ lỗi$ ". Đối với: (i) Khối "so sỏnh và đếm lỗi" cú chức năng rừ ràng là so sỏnh cỏc ký hiệu thu với cỏc ký hiệu dữ liệu gốc sau đú đếm số lỗi N_e ; (ii) Khối " $tr\tilde{e}$ " xỏc định thời gian trễ của toàn bộ cỏc phần tử của hệ thống để việc so sỏnh đếm lỗi được chớnh xỏc. Cần lưu ý rằng việc xỏc định trễ là khú và phải được thực hiện cẩn thận (bởi lẽ tớnh ngẫu nhiờn của cỏc phần tử trong hệ thống). Cú thể được giải thớch sơ bộ như sau: Một số khối chức năng cú đỏp ứng pha khỏc khụng, vỡ vậy tớn hiệu đi qua những khối chức năng này bị trễ thời gian. Kết quả là tớn hiệu tại đầu ra của khối nguồn dữ liệu phải được trễ sao cho ký hiệu tại đầu ra của mỏy thu so sỏnh được với ký hiệu tương ứng tại đầu ra của nguồn dữ liệu. Việc xỏc định lượng trễ này

phải được thực hiện cần thận. Nếu khụng chónh xỏc thỡ ước tớnh BER sẽ bị lệch, ước tớnh BER sẽ vượt quỏ xỏc suất lỗi đỳng. Việc xỏc định giỏ trị trễ thớch hợp là phần quan trọng của quy trỡnh hiệu chuẩn. Hiệu chuẩn mụ phỏng là một thủ tục để đảm bảo cỏc mức tớn hiệu, cỏc mức tạp ỡm, cỏc độ trễ và cỏc thuộc tớnh quan trọng khỏc trong mụ phỏng hệ thống phự hợp với cỏc thuộc tớnh tương ứng của hệ thống đang được mụ phỏng. Chi tiết húa cho bài toỏn này được đề cập ở chương 10, ở đú sẽ bàn về kỹ thuật mụ phỏng Monte Carlo sõu hơn.

Khối trễ được thực thi là đường trễ chiều dài khả biến. Chiều dài đối với một ứng dụng cụ thể được chọn để nhận được sự đồng chỉnh phự hợp giữa ký hiệu được giải điều chế (tại đầu ra mỏy thu) với ký hiệu phỏt (tại đầu ra nguồn dữ liệu). Độ trễ thường được lượng tử thành một số nguyòn lần chu kỳ lấy mẫu. Để điều khiển tốt về độ trễ cần cú chu kỳ lấy mẫu rất ngắn, (tần số lấy mẫu rất lớn) trong mụ phỏng. Việc tăng tần số lấy mẫu làm tăng thời gian mụ phỏng. Cần phải nghiờn cứu bài toỏn tối thiểu thời gian chạy mụ phỏng nhưng vẫn đảm bảo độ chớnh xỏc, đõy là vấn đề cú *tớnh nghệ thuật* của mụ phỏng.