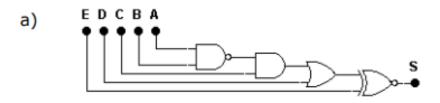
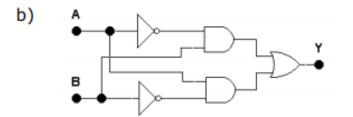
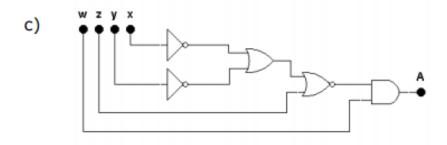
UNA CENTRO UNIVERSITÁRIO UNA				
Aluno:				
Curso: Análise e Desenvolvimento de Sistemas		Disciplina: Fundamentos Computacionais		
Turma: ADS1AN-BRA	<b>Data:</b> 07/05/2020	Tema: Portas Lógicas		
Professor: Osmar Ventura Gon	nes	Atividade: A2_1	Nota:	

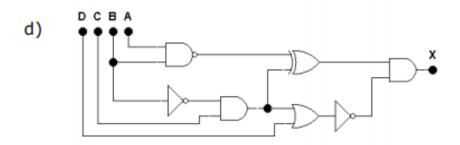
## LISTA 5

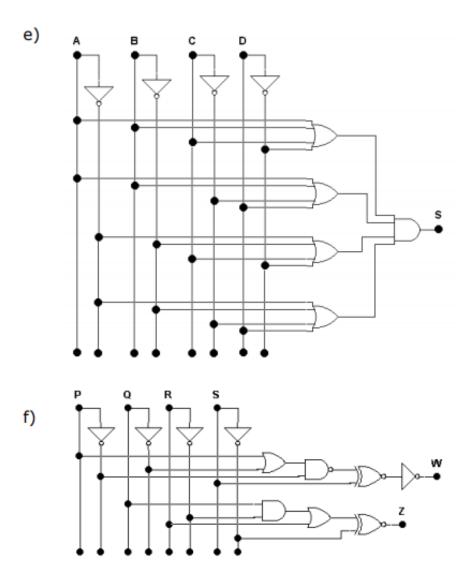
1) Monte a tabela verdade e encontre as expressões lógicas correspondentes aos circuitos a seguir:











2) Dadas as expressões lógicas, obtenha os circuitos correspondentes e monte a tabela verdade de cada item.

a) 
$$Y = AB + CD$$

b) 
$$Y = (A+B)(C+D)$$

c) 
$$Y = \overline{A}(B + \overline{C}(D + E))$$

3) Dada a tabela verdade, obtenha os circuitos lógicos correspondentes e as expressões lógicas.

A	В	C	W	X
0	0	0	0	0
0	0	1	0	0
0	1	0	0	1
0	1	1	1	1
1	0	0	0	0
1	0	1	1	0
1	1	0	1	1
1	1	1	0	1