

# Índice

<b>1. Objetivos - Parámetros del diseño</b>	<b>2</b>
<b>2. Diseño del sistema</b>	<b>2</b>
2.1. Circuito de control . . . . .	2
2.2. Pre-regulador . . . . .	2
2.3. Generador . . . . .	2
2.4. Detector . . . . .	2
2.5. Amplificador de error . . . . .	2
<b>3. Rango de carga <math>R_L</math></b>	<b>2</b>
<b>4. Simulación</b>	<b>2</b>
<b>5. Mediciones</b>	<b>2</b>
<b>6. Diseño de PCB - Consideraciones</b>	<b>2</b>
6.1. Placa fuente . . . . .	2
6.2. Placa de banco de pruebas . . . . .	2

## **1. Objetivos - Parámetros del diseño**

## **2. Diseño del sistema**

### **2.1. Circuito de control**

ELECCION Y COSAS, LO DE LA DERIVADA (DESPEJE EN ANEXO), CALCULO DISIPADOR SI NECESITA O NO Y CUAL ELEGI AL FINAL

### **2.2. Pre-regulador**

### **2.3. Generador**

### **2.4. Detector**

### **2.5. Amplificador de error**

## **3. Rango de carga $R_L$**

## **4. Simulación**

COMENTAR QUE DAN BIEN LOS NUMEROS  
TEMA GANANCIA DE LAZO SIN Y CON COMPENSACION

## **5. Mediciones**

MENCIONAR QUE PARA LAS PRUEBAS SE REALIZO UNA PLACA DE BANCO DE PRUEBAS PARA TOMAR EN VARIOS PUNTOS POR TODA LA CURVA. CUADRO DE VALORES

## **6. Diseño de PCB - Consideraciones**

SARASA DE TAMECOS, PISTAS, ESPACIO PARA DISIPADOR, CONECTORES, MODELO 3D DE AMBAS PLACAS

### **6.1. Placa fuente**

### **6.2. Placa de banco de pruebas**