

DRIVE	DRIVER OUTPUT 40 39 38 37 36 35 34 33 32 31 30 29 28 27 26 25 24 23 22 21 20 19 18 17 16 15 14 13 12 11 10 9 8 7 6 5 4 3 2 1											1																										
DRIVER	Bits	Digit		Segment																																		
U1	140	1																																				
U2	4180	2														32 3	33 34								38 31											4		
U3	81120	3	DD.		1	2 8	7		18	17	14   1	 3   16	10	20	25			,   24	: 27	,   >=	5 28	20	۵۷	27		]   21   2 <i>(</i>	00 2	21 2	,   23	) 22	10	10	12	11	0		5	BP
U4	121160	4	BP	כ	'	2 0	'	6	10	17	14   1	סון כ	כו	20	23			4   20	)   2 /	ככ		27	ן טכ	۱۵/		בן וכ	00   2	21   24	+   23	22	17	10 1	12		7		ן כ	DP
U5	161200	5																																				
U6	201240	6																																				

Copying of this document, and giving it to others and the use or communication of the contents thereof, are forbidden without express authority. Offenders are liable to the payment of damages. All rights are reserved in the event of the grant of a patent or the registration of a utility model or design.

Weitergabe sowie Vervielfältigung dieser Unterlage, Verwertung und Mitteilung ihres Inhalts nicht gestattet, soweit nicht ausdrücklich zugestanden. Zuwiderhandlungen verpflichten zu Schadensersatz. Alle Rechte für den Fall der Patenterteilung oder Gebrauchsmuster-Eintragung vorbehalten.

(	IAD–Zeichnur (A4)	ng		Freima	βtoleranz	Oberfläche	Maβstab / GV17 38 / 70 / 06 statisch								
				Bearb. Gepr. Norm. Qual.	Datum 04.03.96	Name Wahls		ctionspla RATING PL							
02 01 00 Zus		27.03.00 21.03.96 04.03.96 Datum	Nef Wa		AE	G	371.2	219 064.F	2/2 Bl.						