|  |  |
| --- | --- |
| **Gerb-BMSTU_01** | **Министерство науки и высшего образования Российской Федерации**  **Федеральное государственное бюджетное образовательное учреждение**  **высшего образования**  **«Московский государственный технический университет**  **имени Н.Э. Баумана**  **(национальный исследовательский университет)»**  **(МГТУ им. Н.Э. Баумана)** |

ФАКУЛЬТЕТ **Информатика и системы управления**

КАФЕДРА **ПРОГРАММНАЯ ИНЖЕНЕРИЯ (ИУ7)**

НАПРАВЛЕНИЕ ПОДГОТОВКИ **09.03.04** Программная инженерия

**Отчет**

|  |  |
| --- | --- |
| **По лабораторной работе № 1** |  |

«Синхронные одноступенчатые триггеры со статическим и динамическим управлением записью»

**Дисциплина:** Архитектура ЭВМ

|  |  |  |  |
| --- | --- | --- | --- |
| Студент | ИУ7-41Б |  | Савинова М. Г. |
|  | (Группа) |  | (Ф. И. О) |
| Преподаватель | Калитвенцев М. П. |  |  |

Москва, 2023

Содержание

[Цель работы 2](#_Toc129546121)

[Задания 2](#_Toc129546122)

[1 2](#_Toc129546123)

[2 2](#_Toc129546124)

[3 2](#_Toc129546125)

[4 2](#_Toc129546126)

[5 2](#_Toc129546127)

[6 2](#_Toc129546128)

# Цель работы

– изучить схемы асинхронного RS-триггера, который является запоминающей ячейкой всех типов триггеров, синхронных RS- и D-триггеров со статическим управлением записью и DV-триггера с динамическим управлением записью**.**

# Задания

## 1

## 2

## 3

## 4

## 5

## 6