

Cronograma

Controlador DNP3 para la CIAA

Versión 2






















Preparado por M. Sebastián Tobar

gridTICs

Octubre de 2016

Historial de revisiones

Nombre	Fecha	Descripción de los cambios	Versión
M. Sebastián Tobar	04/01/16	Emisión inicial	0
M. Sebastián Tobar	01/08/16	Adecuación para solicitud de prórroga	1
M. Sebastián Tobar	02/12/16	Conforme a ejecución	2

		Nombre	Porcentaje c...	Tri 1, 2016Tri 2, 2016Tri 3, 2016Tri 4, 2016											
				ene	feb	mar	abr	may	jun	jul	ago	sep	oct	nov	dic
															
1		Controlador DNP3 para la CIAA	9 9 %												
2		Introducción a la CIAA	100 %												
3		RTOS	100 %												
4		Arquitectura estática	100 %												
5		Arquitectura dinámica	100 %												
6		Estructura de directorios	100 %												
7		CIAA Firmware Coding Guidelines	100 %												
8		Proceso de Desarrollo del Firmware	100 %												
9		Instalación del entorno	100 %												
10		Análisis IEEE1815-2012	100 %												
11		Especificaciones de requisitos de software	100 %												
12		Diseño de alto nivel	100 %												
13		Diseño	100 %												
14		Arquitectura	100 %												
15		UML	100 %												
16		Interfaces	100 %												
17		Implementación	9 3 %												
18		Capa aplicación	78 %												
19		Capa pseudo transporte	100 %												
20		Capa de enlace	100 %												
21		Ensayos	100 %												
22		Documentación	100 %												