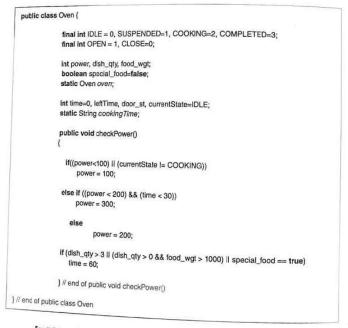
테스트 설계 기법에 대한 자세한 설명은 본 가이드의 파트 II '5장 테스트 케이스 구현 가이드'를 참고하기를 바란다.

4.4.5 단위 테스트 케이스 작성

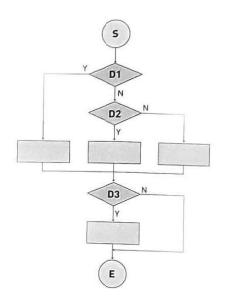
김대리는 [표 I.4.3]의 리스크 항목 중 자신이 개발하고 있는 오븐(oven) 프로그램의 단위 테스트 케이스를 작성하기로 했다. 오븐 프로그램은 리스크가 가장 높은 STA 영역이며 테스트 종료 기준은 결정 커버리지(decision coverage) 100%이다. 김대리는 먼저 오븐 소스 코드를 분석했다. [그림 I.4.12]는 오븐 프로그램의 소스 코드다.



[그림 l.4.12] 단위 테스트 케이스 설계 - Oven.java 소스 코드

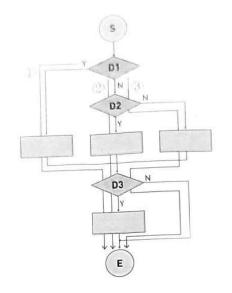
'Oven.java' 소스 코드를 분석한 김대리는 결정 테스팅을 위해 [그림 I.4.13]과 같이 'checkPower()' 메소드의 제어 흐름도를 작성했다. D1, D2, D3는 프로그램 소스 코드에서 결정문(분기문)인 if 조건문을 의미한다.

결정 테스팅 기법에 대한 자세한 설명은 본 가이드 파트 Ⅱ의 '5장 테스트 케이스 구현 가이드'를 참고하기를 바란다.



[그림 l.4.13] 단위 테스트 케이스 설계 - checkPower()의 제어 흐름도

김대리는 [그림 I.4.13]의 제어 흐름도를 분석해 결정 커버리지를 100% 만족하는 최소 테스트 경로 3개를 [그림 I.4.14]와 같이 도출했다. 결정 커버리지 100%는 '프로그램 소스 내의 모든 결정문(분기문)에서 생성 가능한 모든 결과(참 — Yes, True, 거짓 — No, False)를 누락 없이 한 번씩은 테스트 한다'는 의미다. 즉, 테스트 케이스를 설계할 때 모든 분기를 최소 한 번은 지나도록 작성한다. 결정 커버리지 100%를 달성하기 위한 최소 테스트 경로가 3개인 경우, 경로에 맞는 3개의 테스트 케이스를 작성하면 결정 커버리지를 100% 만족한다.



[그림 I.4.14] checkPower() 결정 커버리지 100% 테스트 경로

김대리는 [그림 I.4.14]에 도출한 테스트 경로를 근거로 테스트 케이스를 작성하기로 했다. 각 테스트 경로를 분석하면 필요한 입력값을 찾을 수 있다. 먼저 김대리는 결정 문과 테스트 경로(테스트 케이스)와 커버리지 관계를 [표 I,4,4]와 같이 정리했다. 3개 의 테스트 경로(테스트 케이스)가 모든 결정문의 분기를 커버하는 것을 [표 I.4.4]에서 확인할 수 있다.

결정문 (분기문)	분기 (연산 결과)	테스트 경로 (테스트 케이스) 1	테스트 경로 (테스트 케이스) 2	테스트 경로 (테스트 케이스)
(元/元)	Υ Υ	V	10/0	V
D1	N		V	
D2	Y		V	V
	N	4.	V	
D3	Y	V	V	V
	N			나 커버리지 관계

[표 I.4.4] checkPower() 결정문과 테스트 경로(테스트 케이스)의 커버리지 관계

나용 단계로 집대리는 [표 [4 4]를 기반으로 [표 [4 5]와 같이 논리적 테스트 케이스 를 도출했다.

			The Control	테스트 케이스 2	테스트 케이스
결정문	분기 (연산 결과)	개별 조건식	레스트 케이스 1	HAE NOIC &	
(분기분) (연산	(55 84)	TorF	V		
01	A	(Ot)	-	4	9
	N	FOFF			
	У	T and T		7	v
D2		T and F			
0.0	N	10.00	.,	1	
D3	Υ	For (Tand T) or F			V
	N	For (F and T) or F			

[표 I.4.5] checkPower() 논라적 테스트 케이스 도출

이제 단위 테스트 설계 마지막 단계로 김대리는 [표 [4.5)를 기반으로 [표 [4.6]과 같 이 실제 테스트 가능한 입력 데이터를 고려해 물리적 테스트 케이스를 작성했다.

결정문 (분기문)	입력 데이터	테스트 케이스 1	테스트 케이스 2	테스트 케이스 3
(金/元)	power	99	101	101
D1	currentState	COOKING	COCKING	COCKING
D2	time	-	28	31
DZ	dish_qty	1	1	٥
D3	food_wgt	1001	1001	1001
	special_food	laise	take	false
기대결과	power	100	300	200
	time	60	60	31

[표 I.4.6] checkPower()의 물리적 테스트 케이스 작성

산출물	체크리스트		
	· 단위 테스팅 계획서가 있는가?	필수/선	
	· 단위 테스팅의 목적이나 목표를 구체적으로 정의했는가?	필수	
테스트 계획서	- 단위 테스팅의 테스트 대상 품질 특성과 품질 목표를 기술했는가?	필수	
	· 단위 테스팅 전략을 정의했는가?	선택	
	· 단위 테스팅 일정 및 노력이 계획됐는가?	필수	
	단위 테스팅에 필요한 역할과 책임을 정의했는가?	필수	
	· 단위 테스트 시작 기준과 종료 기준을 명시했는가?	필수	
	27 di	필수	
	- 테스트 계획서에 있는 테스트 전략 내용을 반영했는가?	771 /	
	단위 테스트 케이스 설계 기법이나 방법을 명시했는가?	필수	
	· 단위 테스트 케이스에 테스트에 필요한 입력 데이터, 기대결과 값을	선택	
테스트 설계	명시했는가?	필수	
명세서	· 단위 테스트 계획에서 명시한 테스트 커버리지 목표를 만족할 수 있도	Lien	
0.11.1	록 테스트 케이스를 작성했는가?	선택	
	에러 처리, 예외 처리. 이상 처리 등과 같은 비정상 상황을 위한 테스	y-len	
Ŋ	트 케이스를 포함했는가?	선택	
	· 단위 테스트 종료 시 종료 기준을 만족했는가?	필수	
	· 단위 테스트 계획에서 명시한 테스트 커버리지 목표를 달성했는가?	필수	
테스트 종료	· 단위 테스트 계획에서 명시한 테스트 활동을 모두 수행하고 테스트를	선택	
보고서	종료했는가?		
١,٠٠٠	· 단위 테스트 관련 메트릭스(metrics) 및 단위 테스트 활동 내용을 요약	선택	
	해 보고했는가?		

[표 1,4.7] 단위 테스트 체크리스트 예시

4.5.3 변형 조건/결정 커버리지(MC/DC) 테스트 적용 사례

변형 조건/결정 커버리지(MC/DC, Modified Condition/Decision Coverage)는 항공, 원자력, 자동차, 철도, 의료 등의 분야처럼 기능 안전 우선 소프트웨어에서 요구하는 강도 높은 커버리지다. [그림 I.4.12]의 'Oven, java' 소스 코드를 이용해 변형 조건/결정 커버리지(이하 MC/DC) 테스트 방법을 알아보자.

먼저 MC/DC 테스트를 위해 [표 I,4,8]과 같이 각 분기에서 MC/DC 조건을 만족하는 논리 조합을 도출한다.

결정문 (분기문)	조건/결정 커버리지(MC/DC) 조합	
O1: A or B	(1,0), (0,1), (0,0)	
D2: A and B	(1,0), (0,1), (1,1)	
D3: A or (B and C) or D	(1,1,0,0), (0,1,1,0), (0,0,1,1), (0,0,1,0), (0,1,0,0)	

[표 I.4.8] checkPower()의 MC/DC 조합

MC/DC 조합을 도출한 후 $[extbf{I} extbf{I} extbf{I}, 4.9]$ 와 같이 11개의 모든 MC/DC 조합이 실행될 수 있도록 논리적 테스트 케이스를 설계한다. 5개의 테스트 케이스로 모든 MC/DC 조합을 커버할 수 있다. 더 자세한 내용은 본 가이드 파트 I '5장 테스트 케이스 구현 가이드'를 참고하기를 바란다.

결정문 (분기문)	분기 (연산 결과)	테스트 케이스				
D11(1,0)	Y	V				
D12(0,1)	Υ		V			
D13(0,0)	N		-	V	V	V
D21(1,0)	N			V		
D22(0,1)	N				V	
D23(1,1)	Y					V
D31(1,1,0,0)	Y	V				
D32(D,1,1,0)	Y		V			
D33(D,0,1,1)	Y			V		
D34(0,0,1,0)	N				V	
D35(0,1,0,0)	N					V

[표 i.4.9] checkPower()의 MC/DC 논리적 테스트 케이스 설계