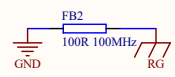
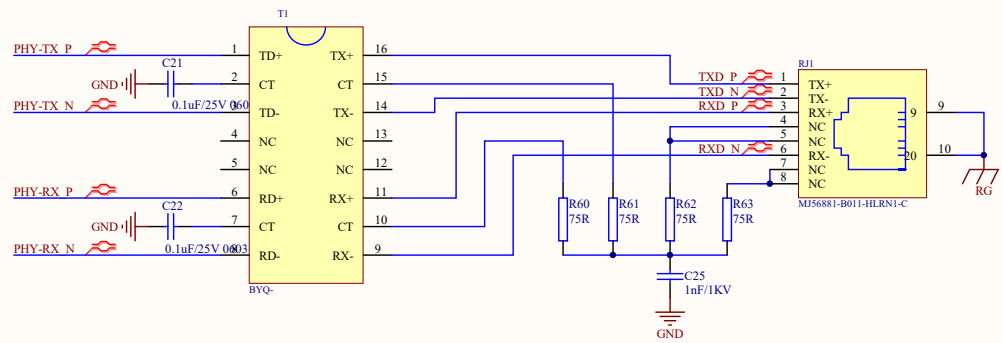
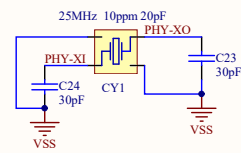
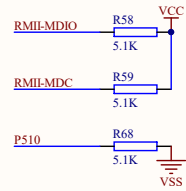
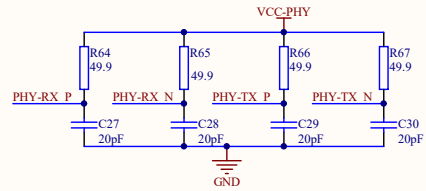
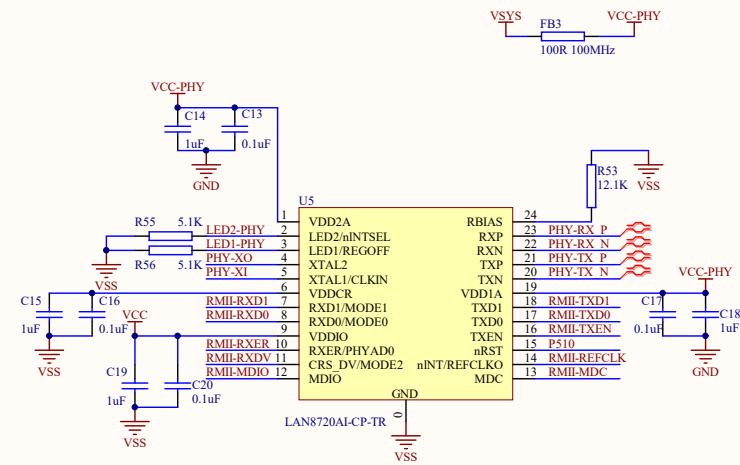
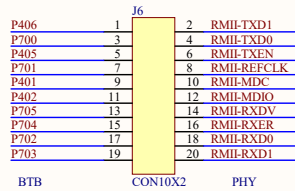


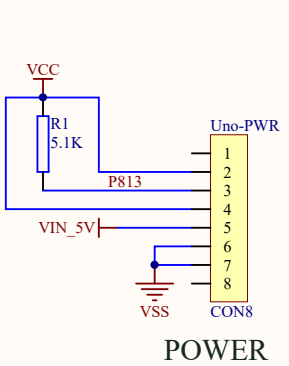
设计	刘荣成	2024/07/03	RA8核心板底板 原理图	SF-Renesas-RA8-Board		
审核	刘宏祥	2024/07/05		版本: 2.0	第3页	共9页
批准				深圳市欣瑞利科技有限公司		

RMII Ethernet PHY & Connector



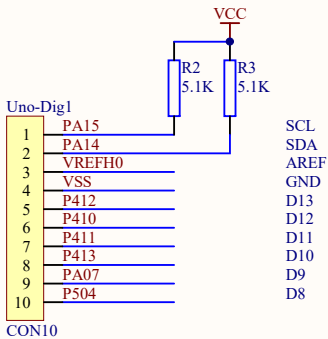
设计	刘荣成	2024/07/03	RA8核心板底板 原理图	SF-Renesas-RA8-Board	
审核	刘宏祥	2024/07/05		版本：2.0	第4页 共9页
批准				深圳市欣瑞利科技有限公司	

Arduino Uno Interface

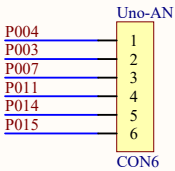


NC
IOREF
RESET
3.3V
5V
GND
GND

SPI1

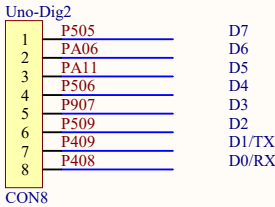


Digital



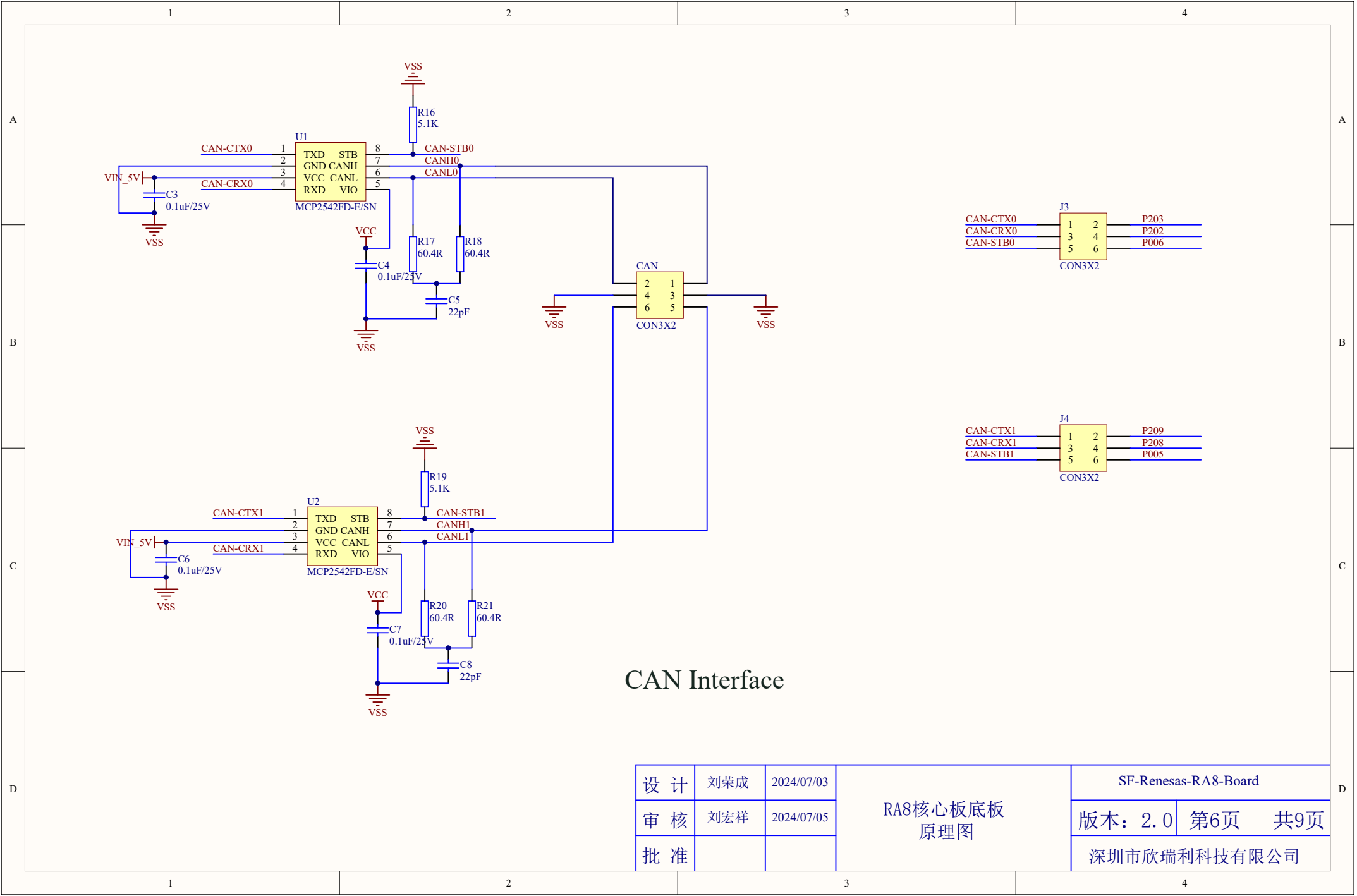
Analog

AN000 A0
AN104 A1
AN004 A2
AN106 A3
AN007/DA0 A4
AN105/DA1 A5



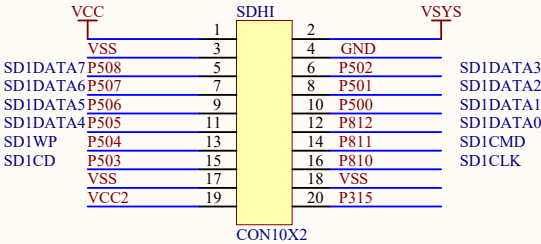
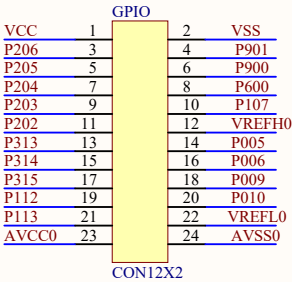
Digital

设计	刘荣成	2024/07/03	RA8核心板底板 原理图	SF-Renesas-RA8-Board	
审核	刘宏祥	2024/07/05		版本：2.0	第5页 共9页
批准				深圳市欣瑞利科技有限公司	

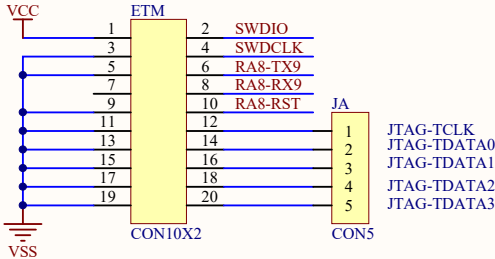
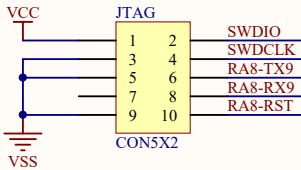


设计	刘荣成	2024/07/03	RA8核心板底板 原理图	SF-Renesas-RA8-Board	
审核	刘宏祥	2024/07/05		版本：2.0	第6页 共9页
批准				深圳市欣瑞利科技有限公司	

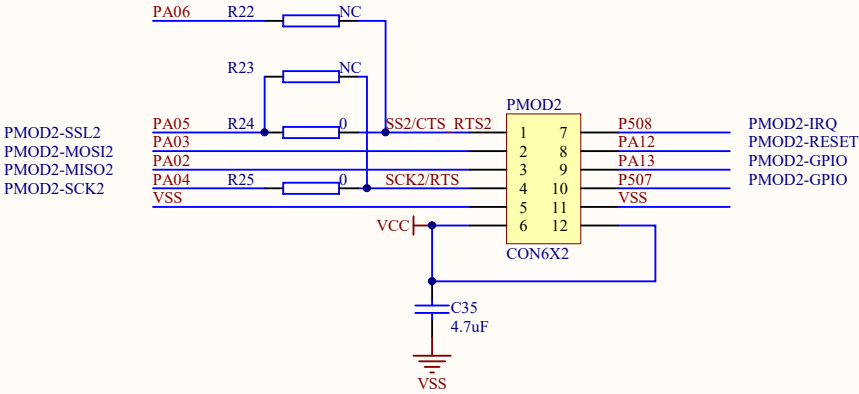
Pin Headers



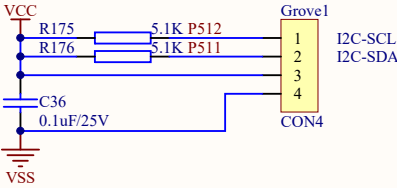
SDHI Interface



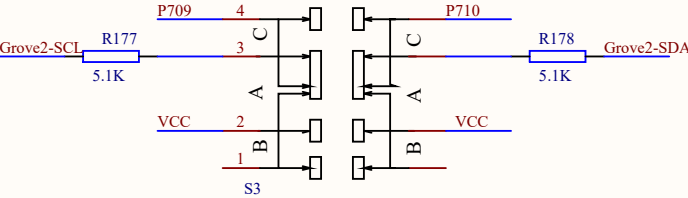
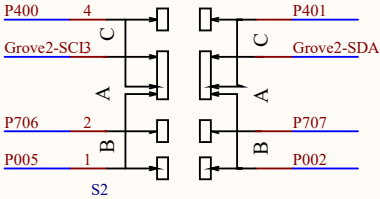
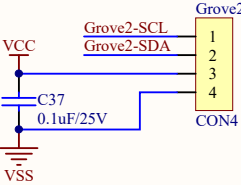
设计	刘荣成	2024/07/03	RA8核心板底板 原理图	SF-Renesas-RA8-Board	
审核	刘宏祥	2024/07/05		版本：2.0	第7页 共9页
批准				深圳市欣瑞利科技有限公司	



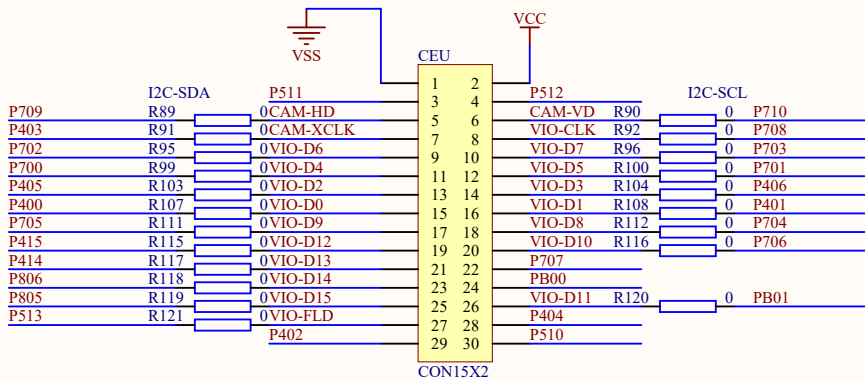
PMOD Interface



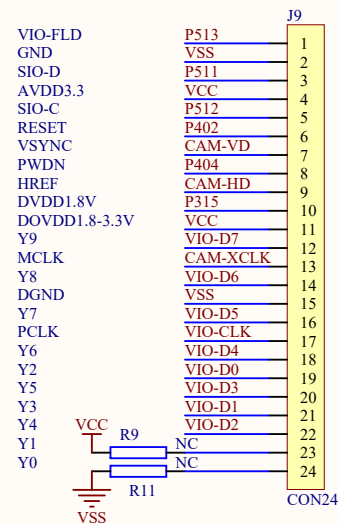
Grove Interface



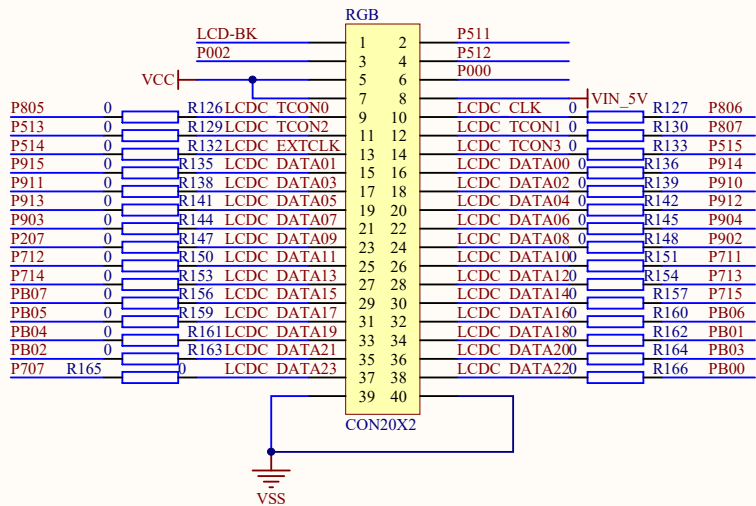
设计	刘荣成	2024/07/03	RA8核心板底板 原理图	SF-Renesas-RA8-Board	
审核	刘宏祥	2024/07/05		版本：2.0	第8页 共9页
批准				深圳市欣瑞利科技有限公司	



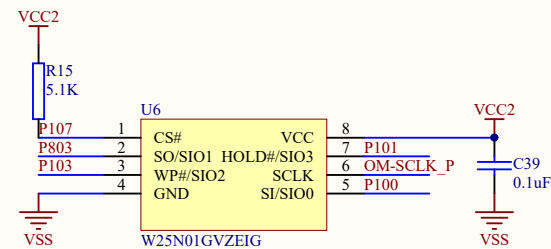
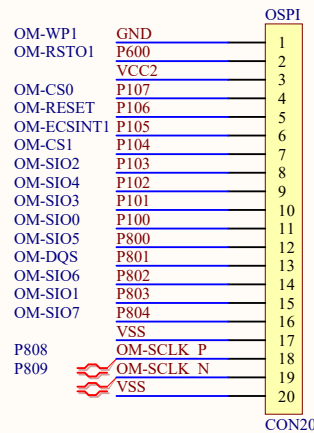
CEU Interface



OV7725Module



RGB Interface



OSPI Interface

设计	刘荣成	2024/07/03	RA8核心板底板 原理图		SF-Renesas-RA8-Board	
审核	刘宏祥	2024/07/05			版本: 2.0	第9页 共9页
批准					深圳市欣瑞利科技有限公司	