333333344666 Munilo de Jesus Sentos Silva Provide Sistemaso pera cio mais 2 4) A vantagem do vetor de placos livres Eque para acessar est e bloco livre, basta in ao bloco represendado pelo index do anay e verificar se o bloco esta livri ou mas, enquanto ma lista de blocos livres à precios perconertoda lista para verificar se o bloco esta livre V 1/1 A vantagem da lista de blocos livres é que ela requer menos espaço que o vetor de Islocos livres (bit map). No bit map, a spajo gest o para arma de man o anay é sempre fixo, em fun ças da quantida de de blocos que o volume tem. Por exemplo, se o volume tem 1000 blo cos, o vetor de bits será de roca bits. 1) At operações de luitura e escrita da de uma parte do endere comento Vintual associa do logi comente a suma segas de um arquivo sas tratadas como openações de lutura e as aita no enquivo, simplificando e muito a utilizaçõe desses aguillos. Fechan o aquillo resulta em es never todos os de dos mapeados na mamória de volta no dis co, nemo vendo- or da memória virtual de prisessa. Multiples processos paden mapean o mesmo angulvo ma memoria de vintual de codo um para parmitir o compartilha. mento dedados.

2/44 As operações de escrita de qual ques procesos mo dificam os dados ma mamónia vintual e podom se vistos por todos os outros processos que mapriam a mesma se ção do arquivo.

Pregram mm a) Em dispositivos anjo volume de dados é paquemo, como por exemplo o mo dam, i usa da a interrupção, polo esses dispositives has precisam compatit Zar velocidade de transférência de de dos com a CPU. logo, pod-se oconer intersupção l o dispositivo avisa quando está pronto ao invés de a CPU perguntar se está priento. A CPU pade estar executando qualquer coisa que sea será entersompida quando acontecer um evento por les canismo, de par d wary a hant a de interprepas. I gold feit amand mulmer da me b) Em dispositives cupe à volume de informações () & grande é utilita do o mecanismo de PMA que é o acesos direto à memória que é feito por barramento de memoria que sai da CPU OSQ sabe que o dado está disponível para oprocesso através de un tratador de interrup cas que tem como o bjetivo a visor que o dodo esta ma memoria. Antes, a interripção transfe via o dado para a memória, a gona os avisa que o dado está na memoria ho final Portante, todos os dispositivos que precisam compatibilizar velocidade de transférência de dados com a CPU e cujo voleme de do dos e muito grande, se utiliza o me canis mo da DMA, que é mais eficient e que a intempose.

40543 a) TA = Tamanho do angrivo TB = 1KB TN = 4KB Indire gas simples = TB/TN+10=1KB+10=256K India cas simples = (TB) + (TB) + (TB) + 10 = = 32(256) 3+(256) + + 256+10 = 16 GB (Bb) Não existe apenas a indireção tripla porque o accesso aos blocos indicados mas seria mais lent of por on un porteino que se localiza nos places de dupla indireção que são referenciados nos blocos de indireção simples que parpa our ver sas referenciados por mode. Todo esse percurso como penda de desemponho, por essos para coda caso de ve ger a valiado a blocos de indireção. 03/10 / as control. an anhin 5-100 blocon = 200 KB 4 pedaços de 50 KB continuos Tempo de transferência = 5 mo Tempo de acesso a ocada pedago = seek+ latência than ferencia 10+5+ 5= 20 ms 4 peda yos = 20.4 = 80 ms